



























































		Name	Duration	Start	Finish
1		 <b>Desenvolvimento dos entregáveis e Documentação</b>	<b>51 days</b>	<b>2/27/13 8:00 AM</b>	<b>5/8/13 5:00 PM</b>
2		 <b>Etapa 1</b>	<b>11 days</b>	<b>2/27/13 8:00 AM</b>	<b>3/13/13 5:00 PM</b>
3		Primeira versão do diagrama de casos de uso	11 days	2/27/13 8:00 AM	3/13/13 5:00 PM
4		Primeira versão dos requisitos Funcionais e não-funcionais	11 days	2/27/13 8:00 AM	3/13/13 5:00 PM
5		Primeira versão do diagrama de classes	11 days	2/27/13 8:00 AM	3/13/13 5:00 PM
6		Primeira versão do diagrama de blocos do hardware	11 days	2/27/13 8:00 AM	3/13/13 5:00 PM
7		 <b>Etapa 2</b>	<b>10 days</b>	<b>3/14/13 8:00 AM</b>	<b>3/27/13 5:00 PM</b>
8		 <b>Atualizar a documentação desenvolvida na Etapa 1</b>	<b>10 days</b>	<b>3/14/13 8:00 AM</b>	<b>3/27/13 5:00 PM</b>
9		Segunda versão do diagrama de casos de uso	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
10		Segunda versão dos requisitos Funcionais e não-funcionais	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
11		Segunda versão do diagrama de classes	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
12		Segunda versão do diagrama de blocos do hardware	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
13		 <b>Desenvolvimento de documentação adicional necessária</b>	<b>10 days</b>	<b>3/14/13 8:00 AM</b>	<b>3/27/13 5:00 PM</b>
14		Primeira versão do diagrama de fluxo de dados do software embarcado	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
15		Primeira versão dos diagramas de estados do sistema de comunicação	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
16		Primeira versão da descrição das mensagens e codificações dos comandos	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
17		Primeira versão do diagrama elétrico/eletrônico do hardware	10 days	3/14/13 8:00 AM	3/27/13 5:00 PM
18		 <b>Etapa 3</b>	<b>10 days</b>	<b>3/28/13 8:00 AM</b>	<b>4/10/13 5:00 PM</b>
19		 <b>Atualizar a documentação desenvolvida na Etapa 2</b>	<b>10 days</b>	<b>3/28/13 8:00 AM</b>	<b>4/10/13 5:00 PM</b>
20		Terceira versão do diagrama de casos de uso	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
21		Terceira versão dos requisitos Funcionais e não-funcionais	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
22		Terceira versão do diagrama de classes	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
23		Terceira versão do diagrama de blocos do hardware	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
24		Segunda versão do diagrama de fluxo de dados do software embarcado	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
25		Segunda versão dos diagramas de estados do sistema de comunicação	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
26		Segunda versão da descrição das mensagens e codificações dos comandos	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
27		 <b>Etapa 4</b>	<b>10 days</b>	<b>4/11/13 8:00 AM</b>	<b>4/24/13 5:00 PM</b>
28		Projeto da Printed Circuit Board	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
29		Lista de componentes para confecção da PCB	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
30		Atualização dos documentos da Etapa 3	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
31		Descrição do uso do Software	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
32		Mapa da conexão da PCB com a alimentação e outros elementos do hardware	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
33		Guia de montagem	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
34		 <b>Etapa Final</b>	<b>10 days</b>	<b>4/25/13 8:00 AM</b>	<b>5/8/13 5:00 PM</b>
35		Revisão da Monografia	10 days	4/25/13 8:00 AM	5/8/13 5:00 PM
36		 <b>Implementação do software da estação base</b>	<b>37 days</b>	<b>3/5/13 8:00 AM</b>	<b>4/24/13 5:00 PM</b>
37		 <b>Backend</b>	<b>17 days</b>	<b>3/5/13 8:00 AM</b>	<b>3/27/13 5:00 PM</b>
38		 Abstração em alto nível do controle dos sensores, webcam, motores e mapa	9 days	3/5/13 8:00 AM	3/15/13 5:00 PM
39		 Salvar e carregar mapas	5 days	3/11/13 8:00 AM	3/15/13 5:00 PM
40		 Desenvolvimento do protocolo de comunicação	5 days	3/11/13 8:00 AM	3/15/13 5:00 PM
41		 Testes com o software	8 days	3/18/13 8:00 AM	3/27/13 5:00 PM
42		 <b>Frontend</b>	<b>5 days</b>	<b>3/11/13 8:00 AM</b>	<b>3/15/13 5:00 PM</b>
43		 Desenho do mapa 2D	5 days	3/11/13 8:00 AM	3/15/13 5:00 PM
44		 Display de imagens da webcam	5 days	3/11/13 8:00 AM	3/15/13 5:00 PM
45		Interface gráfica integrada	5 days	3/11/13 8:00 AM	3/15/13 5:00 PM
46		 Implementação do software de alto nível do sistema embarcado	10 days	3/28/13 8:00 AM	4/10/13 5:00 PM
47		Simulações e testes no computador e ajustes	10 days	4/11/13 8:00 AM	4/24/13 5:00 PM
48		 <b>Implementação do hardware</b>	<b>41 days</b>	<b>2/27/13 8:00 AM</b>	<b>4/24/13 5:00 PM</b>
49		Especificação do diagrama esquemático do hardware	6 days	2/27/13 8:00 AM	3/6/13 5:00 PM
50		Montagem do protótipo em protoboard	8 days	3/7/13 8:00 AM	3/18/13 5:00 PM
51		Testes e ajustes com o protótipo	7 days	3/19/13 8:00 AM	3/27/13 5:00 PM
52		 Projeto da PCB, Roteamento da placa e envio para impressão	15 days	3/28/13 8:00 AM	4/17/13 5:00 PM
53		 Soldagem dos componentes	5 days	4/18/13 8:00 AM	4/24/13 5:00 PM
54		 <b>Fase final de desenvolvimento</b>	<b>10 days</b>	<b>4/25/13 8:00 AM</b>	<b>5/8/13 5:00 PM</b>
55		 Testes e ajustes finais do robô	10 days	4/25/13 8:00 AM	5/8/13 5:00 PM

