

**ПРАВИТЕЛЬСТВО РОССИЙСКОЙ ФЕДЕРАЦИИ
НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ
«ВЫСШАЯ ШКОЛА ЭКОНОМИКИ»**

Факультет компьютерных наук
Департамент программной инженерии

Согласовано

Профессор базовой кафедры
системного программирования
В НИУ ВШЭ
канд. физ. - мат. наук

_____ Гайсарян С. С.
" " _____ 2018 г

Утверждаю

Академический руководитель
образовательной программы
«Программная инженерия»
профессор департамента программной
инженерии канд. техн. наук

_____ Шилов В. В.
" " _____ 2018 г

**АЛГОРИТМ ДЛЯ ГЛОБАЛЬНОГО РАСПРЕДЕЛЕНИЯ РЕГИСТРОВ В
ЭМУЛЯТОРЕ QEMU И ЕГО РЕАЛИЗАЦИЯ**

Текст программы

ЛИСТ УТВЕРЖДЕНИЯ

RU.17701729.509000 12 01-1

Студент группы БПИ 151 НИУ ВШЭ
_____ Абрамов А.М.
" " _____ 2018 г

Подп. и дата	
Инв. № дубл.	
Взам. инв. №	
Подп. и дата	
Инв. № подл.	

2018

УТВЕРЖДЕНО
RU.17701729.509000 12 01-1

**АЛГОРИТМ ДЛЯ ГЛОБАЛЬНОГО РАСПРЕДЕЛЕНИЯ РЕГИСТРОВ В
ЭМУЛЯТОРЕ QEMU И ЕГО РЕАЛИЗАЦИЯ**

Текст программы

RU.17701729.509000 12 01-1

Листов 5

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Содержание

1 Текст программы	2
1.1 Исходный код программы	2
2 Приложение 1. Терминология	3
2.1 Терминология	3
3 Приложение 3. Список используемой литературы	4
3.1 Список используемой литературы	4

Изм.	Лист	№ докум.	Подп.	Дата
RU.17701729.509000 12 01-1				
Инв. №подл.	Подп. и дата	Взам. инв. №	Инв. №дубл.	Подп. и дата

1. Текст программы

1.1. Исходный код программы

Исходный код предоставляется на USB носителе.

Изм.	Лист	№ докум.	Подп.	Дата
RU.17701729.509000 12 01-1				
Инв. №подл.	Подп. и дата	Взам. инв. №	Инв. №дубл.	Подп. и дата

2. Приложение 1. Терминология

2.1. Терминология

Блок трансляции Множество базовых блоков подлежащие трансляции в коды команд основной системы.

Базовый блок, англ. basic block Максимальная последовательность следующих друг за другом команд, обладающих следующими свойствами: 1) поток управления может входить в базовый блок только через первую команду блока. 2) управление покидает блок без останова или ветвления, за исключением возможно в последней команде блока.

Распределение регистров, англ. register allocation Задача определения множества переменных, которые будут находится в регистрах в каждой точке программы.

Назначение регистров, англ. register assignement Задача выбора конкретных регистров для размещения в них переменных.

Сохранение или сброс регистра, англ. register spilling Сохранение (сброс - spilled) содержимого регистра в ячейку памяти для освобождения регистра. Необходимо когда для вычисления требуется регистр, а все доступные регистры уже используются.

Изм.	Лист	№ докум.	Подп.	Дата
RU.17701729.509000 12 01-1				
Инв. №подл.	Подп. и дата	Взам. инв. №	Инв. №дубл.	Подп. и дата

3. Приложение 3. Список используемой литературы

3.1. Список используемой литературы

1. ГОСТ 19.102-77 Стадии разработки. //Единая система программной документации. -М.: ИПК Издательство стандартов, 2001.
2. ГОСТ 19.201-78 Техническое задание. Требования к содержанию и оформлению // Единая система программной документации. -М.:ИПК Издательство стандартов, 2001.
3. ГОСТ 19.101-77 Виды программ и программных документов //Единая система программной документации. -М.: ИПК Издательство стандартов, 2.: 001.

Изм.	Лист	№ докум.	Подп.	Дата
RU.17701729.509000 12 01-1				
Инв. №подл.	Подп. и дата	Взам. инв. №	Инв. №дубл.	Подп. и дата

Лист регистрации изменений

Изм.	Номера листов (страниц)				Всего листов (страниц) в докум.	№ докум.	Входящий № сопроводительного докум. и дата	Подпись	Дата
	измененных	замененных	новых	аннулированных					

Изм.	Лист	№ докум.	Подп.	Дата
RU.17701729.509000 12 01-1				
Инв. №подл.	Подп. и дата	Взам. инв. №	Инв. №дубл.	Подп. и дата