# 1. FORTH が生まれた世界

1970 年代のミニコン上のプログラミング環境を感じられるプロセスを、今風の自作ワンボードマイコンと母艦 PC の組み合わせの上に実現し、68000 機械語・アセンブリ言語で FORTH のワードを整えてゆきます。

私にとって FORTH の魅力は、言語としての側面よりも、実行環境としての側面にある。

- サブルーチンのアドレスを2重ポインタでたどって呼び出してゆく、シンプルな「インタプリタ」。
- 機械語サブルーチンではあるが、部品化して組み合わせるための仕組みである「単語」「辞書」「コンパイル」
- これらの単純な仕組みの組み合わせで「アプリケーション志向」でアプリケーションにくみ上げてゆくプログラミングスタイル。

UNIX でプログラミングに目覚め「小さな部品を組み合わせて問題を解いてゆく」スタイルがしみついている、今でもシェルスクリプトでバッククォート、sed を日常的に使う私にとって、もうひとつの「部品を組み合わせて問題を解いてゆく」仕組みとして魅力的である。UNIX がない時代の「部品箱」アプローチはとても興味深い。

FORTH を発明した Charles Moore は、機械語サブルーチンの束とインタプリタを引っ提げて、顧客の求めるミニコンに開発環境を一から移植し、その上にアプリケーションを組んだ。この作業を数 10 種類のミニコンに対して繰り返す中で、FORTH 言語が形作られていった。

ならば、私も彼のたどった道をたどろう。新しい CPU に対して、アセンブリ言語を使って機械語サブルーチンを一つ一つ作ってゆく。最終的に FORTH 言語が動くようにする。彼が数 10 回たどった道だが、私がさらに 1 回たどってもいいじゃないか。このシンプルな開発環境・実行環境を体で味わいたい。ということだ。

- サブルーチン先頭のアドレスの列をソフトウェア部品として実行する。実行は2重ポインタの参照なので実行コードへのジャンプは高速である。
- プログラムはテキストで表現されているが、アドレスの列に変換した状態でメモリ上に展開しているので高速実行できる。
- テキストを解釈する際は空白で区切られた「単語」単位に区切り、単語に対応する部品のアドレスを見つけ出し実行する。

幾つかの機械語部品以外は、すべて数 10 個のアドレスの列(ポインタの配列)なのでコンパクトであり、当時の限られたメモリ容量でもある程度の規模のアプリケーションを組むことが出来た。

数キロバイトのメモリ、ハードディスクと低速の端末、機械語によるプログラミングで腕を磨いた Moore は、自分独自の開発環境を作り上げてゆく、さまざまなマシンの仕事を受け手元のソフトウェア部品をインタプリタで組み合わせて仕事をこなしてゆく中で彼が作り出したものが FORTH という開発環境だった。60 年後半から 70 年代前半にはコンパイラやライブラリは提供されているがコード品質はよくわからない状況で、自分の手元にある機械語サブルーチンの束を組み合わせて顧客要望に応える。新たな CPU の仕事を受けるとアセンブラを作るところから始め、用意した機械語ルーチン群を「移植」してゆく。数 10 種類のコンピュータに対してそれを繰り返す中で FORTH という仕組みが出来上がっていった。

- アドレス解決済のサブルーチン呼び出しの列を順次呼び出してゆく実行方法(内部インタプリタ)
- 入力プログラムを単語に区切って、単語を名前-コードのペアのエントリの片方向リスト(辞書)で検索して見つかったコードのアドレスを実行する(外部インタプリタ)
- 単語の列で構成されたモジュールを、辞書で検索してコードのアドレスをメモリ上に順次並べ、そのリストを新しい辞書エントリとする(コンパイル)

という処理をベースとして、

FORTH として最も初期の記述は(Moore 74)"FORTH: A NEW WAY TO PROGRAM A MINI-COMPUTER"にある。RAM 8k バイト、ハードディスクと端末のつながったミニコンピュータ、フロントパネルのスイッチを操作して、数 10 バイトのブートローダを 1 バイト 1 バイト手打ちで入力して、紙テープからコンパイラを読み込ませ実行する環境。おそらく、FORTH 実行環境は紙テープに打ち込んでおき、手打ちブートローダから読み込んで RUN していたのでしょう。

FORTH 実行環境は 2k バイトだとのこと。現在の我々の住まいの 1000 分の 1、ひょっとすると 100 万分の一かもしれない。アプリケーションも数キロバイト、データ領域も数キロバイトの規模感である。現在を生きる我々がこの規模感の世界で何か役に立つ・実用的なものを開発すること自体に意味がないことは、私自身も承知している。だが、Moore はこの環境で天文台向けアプリケーション(おそらく、望遠鏡を天空の一点に向けながら写真を撮像するようなものなのだろう)を開発し、当時の天文台の人気を博したというのだ。小さな部品の組み合わせ、言語ではあるが、既にある部品とアプリケーション用の部品を追加で開発し組み合わせる。 2kB のメモリでも動作する「インタプリタ」と「コンパイラ」なら、我々の世代なら VTL や Tiny BASIC を思い浮かべるだろう。だが、FORTHには「ソース読み込み・解釈部」自体も幾つかの部品の組み合わせでできており、ここをカスタマイズすることもできる。例えば、単語の文字並びの定義も変えることができる。あるアプリケーションの機能を単語として定義してそろえてゆくだけでなく、実際にアプリケーションを実行する際の「入力」の構文も専用化することができる。この辺りは他の言語・実行環境ではなかなかできるものではない。

Moore は「ジョン・マッカーシから Lisp を学んだ」ことがあると言う。1960 年に学士取得後にスタンフォードで 2 年間数学を学んだ時のことらしい。Lisp のインタラクティブ性、(S 式の範囲ではあるが)パーザも自作できる環境についても知っていたと推測する。

IBM704 で Fortran II を使用(1958 年)。このプログラムをアセンブラに圧縮し、衛星軌道を決定(1959 年)。一方、スタンフォード線形加速器センターで電子ビームのステアリングを最適化するためにバロウズ B5500 用の Algol を習得(1962 年)。Charles H Moore and Associates として、タイムシェアリングサービスをサポートするために Fortran-Algol トランスレータを作成しました(1964 年)。また、最初のミニコンピュータでリアルタイムのガスクロマトグラフをプログラミングした(1965 年)。モハスコ社でオーダーエントリネットワークをプログラムするために Cobol を習得した(1968)。[PROGRAMMING A PROBLEM ORIENTED LANGUAGE, Moore70b]

FORTH を発明するまでにこれだけの経験を積んでいた。Fortran/Algol 言語に熟知し、最終的にアセンブリ言語で書くことを躊躇しない(というか、アセンブリ言語で書かざるをえなかった)し、実際にアセンブリ言語で書いて仕事ができたのだろう。

## FORTH の誕生

[Evolution-FORTH]には Moore が FORTH を誕生させた経緯について説明がある。

1960年に、スミソニアン天文台で天文関係の計算を行うプログラムを開発していた。 彼自身が開発・蓄積したプログラムの「構成管理」のためのインタプリタを自分で開発したというのが、のちの Forth につながっているらしい。

「カードトレイ2枚を埋め尽くす」規模に成長した彼のプログラムの再コンパイルの手間と時間を最小にするために、プログラムを制御するカードを読み取る簡単なインタプリタを開発した。これにより、彼は再コンパイルすることなく、複数の衛星のために異なる方程式を構成することができた。

このインタプリタには、現代の Forth に受け継がれているいくつかのコマンドとコンセプトがあり、主にスペースで区切られた「単語」を読むコマンドと、数字を外部形式から内部形式に変換するコマンド、それに IF ... ELSE 構成がある。

彼は、自由形式の入力が、特定の列にフォーマットするという、より一般的な Fortran の やり方、これは列間違いにより果てなく再実行を繰り返す結果になるやり方よりも効率的 で(より小さく、より速いコード)、信頼できるものであることを発見しました。

### FORTHの発展

スタンフォード時代に、スタンフォード線形加速器センターでプログラムを書き、2マイル電子加速器のビームステアリングを最適化したという。

そのプログラムを制御するために、彼は自分のインタプリタを拡張し、パラメータ渡しのためのプッシュダウンスタック、明示的に値を取得・保存できる変数、算術・比較演算子、手続きを定義・解釈する機能などを管理できるようにしたものを使用した。

1965年からはフリーのプログラム書きとして様々な仕事をこなした。都度、インタプリタを活用していた。

60年代終盤にはミニコンピュータが登場し、それに伴ってテレタイプ端末が登場したが、ムーアはこの端末用に演算子を追加して文字の入出力を管理するようになった。

1968 年、モハスコインダストリーズ社に入社し、そこで、IBM1130 ミニコンピュータ+2250 グラフィックディスプレイ用のコンピュータグラフィックスプログラムを開発した。

2250 用のコードを生成するために、プログラムにクロスアセンブラを追加し、さらにプリミティブエディタとソース管理ツールも追加しました。このシステムは、IBM のソフトウェアが静的な 2D 画像しか描けなかった時代に、アニメーションの 3D 画像を描くことができた。また、遊びで、初期のビデオゲーム「Spacewar」を書いたり、「Algol Chess」プログラムを、初めて「FORTH」と呼ばれる新しい言語に変換したりもした。彼は、FORTHが非常にシンプルになったことに感動した。

このころ、彼が育ててきたインタプリタ(もはや、実行環境といってもいいだろう)は Forth という名前を持つことになった。

ムーア氏は、2250 をプログラミングするための Forth ベースの 1130 環境が、1130 のソフトウェアが開発された Fortran 環境よりも優れていることに気づき、1130 コンパイラに拡張した。その結果、ループコマンド、ソースを 1024 バイトのブロックに分けて管理する概念とその管理ツールなど、現在 Forth で認識されているコンパイラの機能のほとんどが追加された。

最も重要なのは、辞書が追加されたことだ。手続きは名前を持つようになり、インタプリタは名前のリンクリストを検索して一致するものを探しました。これはスタンフォード大学のコンパイラーから学んだことで、1980年代まで Forth で広く使われていた。

1130システム上で、辞書・コンパイラが確立してゆく。また、リターンスタックも入った。

最後に、ルーチンをネストするための簡単なメカニズムを提供するために、「リターンスタック」と呼ばれる第2のスタックが追加された。リターンアドレス用に予約されたスタックを持つことの利点は、呼び出しの前後に「バランス」を取る必要がなく、もう1つのスタックをパラメータ受け渡しに自由に使えることであった。

モハスコ社でのプロジェクトと中断、この時代に「タスクを定義し管理する仕組み」「現在使われている仕組みに似たディスクブロックバッファ」が導入されている。

Forth に関する最初の論文はモハスコ社で書かれた [Moore,1970a]。1970 年、モハスコ社は、新しい Univac 1108で受注システムのための専用線ネットワークを処理するという野心的なプロジェクトを Moore 氏に任せた。彼は、Forth を 1108 に移植し、トランザクション処理を行う COBOL モジュールとのインタフェースを確保した。1108 の Forth は、アセンブラでコード化されていた。入出力のメッセージをバッファリングし、各行を処理するタスク間で CPU を共有する。また、入力を解釈し、適切な COBOL モジュールを実行した。このバージョンの Forth には、タスクを定義し管理する仕組みや、現在使われている仕組みに似たディスクブロックバッファを効率的に管理する仕組みが追加されていた。

このころ、[PROGRAMMING A PROBLEM ORIENTED LANGUAGE, Moore, 70b]を書いた。

しかし、不況のあおりを受けて、モハスコ社は 1108 プロジェクトの完成を待たずに中止を決定した。Moore は直ちにその旨を伝え、怒りの詩を書き、出版されることのなかった Forth に関する本 [Moore, 1970b]を書きました。それは、Forth ソフトウェアの開発方法を説明し、シンプルさと革新性を奨励するものでした。

私がこの本を書こうと思ったきっかけである。1970年、万国博覧会が万博と呼ばれていたころ、アメリカ東海岸でのできごとである。C言語もない(C言語誕生は1972年である)、コンピュータ付属のコンパイラ・ライブラリが玉石混交だった(ドラゴンブック第1版の発売が1986年であった。その前10年程度は研究テーマとなるくらいで、市井のプログラム書きがコンパイラ理論など知っているはずがない、そんな時代につくられたツールの品質たるやどんなものなのだったろうか)ころ、「人が作ったソフトウェアは信用できない、自分の手で自分のアプリケーションに必要な機能を構築するのだ」という意思に基づいて生まれたソフトウェア構築環境、それがForthだった。

# 2. Forth の哲学

Moore 78 の最初に書かれている基本原則の系「Do It Yourself!」には「標準的なライブラリを使うべきという通例に従わずに、自分でサブルーチンを書きなさい」とある。Evolution-Forth には説明があり、

自分でサブルーチンを書く前に、書き方を知らなければならない。これは、現実的には、 以前に書いたことがあるということであり、そのため、始めるのが難しいのです。しかし、 一度試してみてください。同じサブルーチンを何台ものコンピュータと言語で何十回も書 いているうちに、かなり上手になるはずだ

# 2章 実行環境の整備

70年当時のミニコン環境を整えます。機械語/アセンブラでの開発がメインで、私個人として経験のない 68000 を選びました。

今風の開発環境として、SBC(Single Board Computer)とエミュレータソフトウェアを用意しました。SBC は、68008 CPU, 128k SRAM, PIC18F CPU からなる基板です。エミュレータは Musashi をベースにしました。68000 ファミリを FPU/MMU まで備えたなかなかのエミュレータ だと思います。

### 70年代の実行環境・開発環境

Moore がたどった道をたどるために、70 年当時のミニコン環境に近づけます。CPU とメモリとスイッチパネル、数 MByte のハードディスクと、タイプライタ端末、紙テープリーダ・パンチャです。

ミニコン自体は 19 インチラック 1 本に CPU/メモリとフロントパネルが刺さっています。磁気テープ装置やハードディスクも含めてラック数本でコンピュータ 1 台を構成していたようです。オペレータの一人は、**タイプライタ端末**の前に座ってコンピュータを操作するふりをしています。

図 2-1. PDP-11 ミニコンピュータ全景(PDP-11 の前でポーズを取る Dennis Ritchie と Ken Tompson)



**フロントパネル**: コンピュータを操作するためのスイッチが並んでいます。CPU を止めておくスイッチ、CPU 停止中に RAM 上に 1 バイト 1 バイトデータを書き込んでゆくためのスイッチがならんでいます。

図 2-2. ミニコン PDP-11 のフロントパネル(実際には、レプリカ PiDP-11 のパネルです)



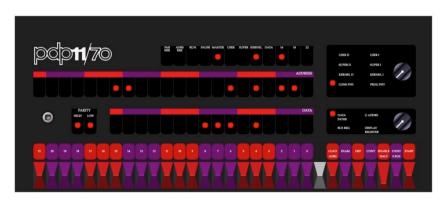
当時のミニコンピュータは、電源投入直後にメモリ上にはなにもなく、フロントパネルのスイッチを操作して、0番地から1バイトずつIPLを書き込み、それを実行して実行したいプログラムを紙テープから読み込むというのが使い始めの手続きとなっていました。

具体的にどんな感じで操作するのかは、以下の YouTube ムービーがいい感じを出しています。 Programming a PDP-11 Through the Front Panel by BitDanz Blog

ムービーを今すぐ見られない方々のために、いかにざっと説明を書いておきます。

- 機械語(8 進数データ)をプリントアウトしておく。
- 先頭アドレス(01000)を下側のスイッチを ON/OFF して 2 進数で設定する。
   下側のスイッチ(スイッチレジスタ)は数値(アドレス、データ)を入力するためのもので、3
   個一組で色分けされており、8 進数 3 ビットまとまりのダンプデータの入力が分かりやすくなっています。
- LOAD ADRS スイッチを引き、スイッチの値をアドレスレジスタに設定する。
- スイッチレジスタのスイッチを操作し、データを設定する。
- DEPスイッチを引き、先ほど設定したデータの値をメモリに書き込む。
- (アドレスレジスタの値が自動的にインクリメントされるので)再度スイッチレジスタに次の データを設定し、DEP スイッチを引くと、2番目のデータが格納される。

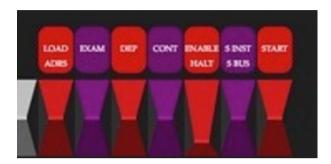
こうして、1ワード1ワードメモリに打ち込んでゆくのです。



左下のスイッチレジスタ(18個)で8進数を入力します。



右下のコントロールスイッチを使い、アドレス設定、データ書き込みを行います。

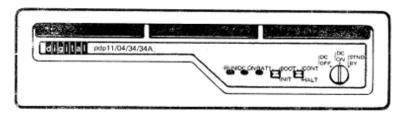


各スイッチの説明は以下の通りです。

スイッチ名	説明
LOAD ADRS	スイッチレジスタの内容をバスアドレスレジスタに書き込む。書き込んだ結果がアドレスレジスタ(18bit LED)に表示される。この値を使い、EXAM, DEP, START スイッチを押しそれぞれの動作を行う。
EXAM (Examine)	バスアドレスがさすメモリの内容をデータレジスタ(16bit LED)に表示する。再 度このスイッチを引くと、次のアドレスの内容を表示する。つまり、バスアド レスが自動的にインクリメントされる。
DEP (Deposit)	スイッチレジスタの内容をメモリに書き込む。書き込む位置はバスアドレスで ある。
CONT (Continue)	先ほど停止した続きで実行再開する。
ENABLE/ HALT	ENABLE: CPU にプログラム実行させる。 HALT: CPU を停止する。スイッチを引くとシングルステップ実行する。
START	システムリセット後、プログラムを実行する。

これで数キロバイト打ち込むのは耐えられないので、「紙テープからをプログラムをロードするプログラム」「ハードディスク先頭からプログラムをメモリにロードするプログラム」(IPL)だけを打ち込み、Fortran コンパイラやアセンブラをロードして実行させていたと思われます。

また、ブートローダを ROM で持たせることもできたようで、80 年代の PDP-11 のマニュアルを見ると、テンキー(実際には 8 個だけだが)でアドレス・データが入力できるコンソールと、それもなくなり実行開始・停止だけができるコンソールも出てきています。後者はブートローダを ROM で持つことが前提になっていることがわかります。



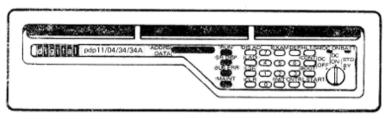


図 2-5.80 年代の PDP-11 のフロントパネル(上が通常型パネル、下がプログラマー用パネル)

### 今回の実行環境

これだけ盛り上げておいて恐縮ですが、今回の実行環境ではスイッチパチパチのパネルは用意していません。大昔に自作コンピュータを操作したときの経験を思い出すと、数十バイトのIPLロードでさえ「やってられねぇ」感しかないからです。申し訳ありません。

SBC 版では、起動直後にブートロードモードに入り、シリアルターミナル(Teraterm 等)のテキストアップロード機能を用いてダンプデータファイルをアップロードします。

SBC内部のPICのファームウエアがダンプデータファイルをメモリ上に展開し、スタートコマンドを入力するとプログラムを実行します。

エミュレータ版は、Linux コマンドラインプロンプトでダンプデータファイルを引数として与えると、エミュレータ起動時に読み取りメモリ上に展開し、プログラムの実行を開始します。

アセンブル・リンクはいずれにおいても Linux プロンプトから、Linux コマンドのアセンブラ・リンカを起動します。70 年代の環境では、

- ブートローダを手で打ち込む。
- 紙テープのアセンブラプログラムを読み込み実行する。
- アセンブラソースコードを紙テープから読み込み、メモリ上に展開する。
- ターゲットプログラムを実行する。

と思われます。かなり面倒なことが想像できます。そういう観点からは今回の「Linux コマンドでアセンブルする」はかなりのズルかも知れません。

一方、実行開始後は打つ手はありません。デバッガなしでのデバッグとなります。ブレークポイントとシングルステップまで許容してもいいかもしれません。

#### 具体的な手順

#### 1. ソースコードをアセンブルする。

sh as.sh [source-file]を実行します。以下ではソースコードaccept.s をアセンブルしています。

アセンブルが完了すると画面にリストファイルが出力されます。

```
      ▲ kuma@LizNoir -/narrowroad/arm
      —
      ×

      2aa: 305f
      moveaw %sp@+,%a0
      ^

      2ae: 4e75
      rts
      ^

      000002ae ⟨sputch⟩:
      2ae: 3f00
      movew %d0,%sp@-

      000002b0 ⟨sputch|>:
      2bi: 1039 0008 00al
      moveb 800al ⟨uart_cres⟩,%d0 and b f2,%d0

      2bi: 1039 0008 00al
      and b f2,%d0
      beas 2b0 ⟨sputch|>

      2b:: 13d1 moveb 800al ⟨uart_cres⟩,%d0 moveb 800al ⟨uart_dres⟩
      rts

      2c4: 4e75
      rts
      moveb 800al ⟨uart_cres⟩,%d0 and b f1,%d0

      2c5: 1039 0008 00al
      moveb 800al ⟨uart_cres⟩,%d0 and b f1,%d0
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2d0: 1034 0008 00al
      moveb 800al ⟨uart_dres⟩,%d0 rts
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2d2: 1039 0008 00al
      moveb 800al ⟨uart_dres⟩,%d0 rts
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2d3: 4e75
      moveb 800al ⟨uart_dres⟩,%d0 rts
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2d4: 103c 000d moveb f13,%d0
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2e4: 103c 000d moveb f13,%d0
      moveb 800al ⟨uart_dres⟩,%d0 rts

      2e4: 103c 000d moveb f13,%d0
      moveb 80al ⟨uart_dres⟩,%d0 rts

      2e4: 103c 000d moveb f13,%d0
      moveb 80al ⟨uart_dres⟩,%d0 rts
```

#### 2. ダンプファイルに変換する。

sh dump.sh > [dump-file]を実行します。以下ではダンプファイル accept.X を生成しています。

```
      ▲ kuma@LizNoir -/narrowroad/asm
      - □ ×

      2aa: 305f
      moveaw %sp@+,%a0

      2ac: 4e75
      rts

      000002ac <putch>:
      noveaw %d0.%sp@-

      2ae: 3100
      moveb 800al <putch|>:
      2bc: 1039 0008 00al
      2bc: 1039 0008 00al
      2bc: 2000 0002
      2bc: 2010 0002
      2bc: 3010 000 00al
      2bc: 3010 000 00al
      2bc: 13c0 0008 00al
      2bc: 13c0 0008 00al
      2bc: 13c0 0008 00al
      2bc: 1039 0008 00al
      2bc: 11.%d0
      2bc: 1039 0008 00al
      2bc: 26 <putch>
      2bc: 26 <putch>
      2bc: 1030 0008 00al
      2bc: 26 <putch>
      2bc: 103c 000
      2bc: 2bc: 4bc4 ffcc
      3bc 2bc2 (putch>)
      2bc: 4bc4 ffcc
      3bc2 xbc2 (putch>)
      2bc: 4bc4 ifcc
      3bc2 xbc2 (putch>)
      2bc: 105bc: if/narrowroad/asm$ sh clump.sh > accept.X_■
      > voice this if/narrowroad/asm$ sh clump.sh > accept.X_■
      > voice this if/narrowroad/asm$ sh clump.sh > accept.X_■
      > voice this if/narrowroad/asm$ sh clump.sh > accept.X_■
      • voice this if/narrowroad/asm$ sh clump.sh > accept.X_■
```

#### アセンブラとリンカ

68000 用として、binutils を 68000 用にビルドして使っています。

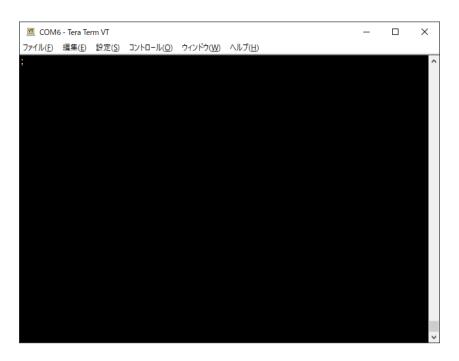
スクリプト as.sh では、アセンブラ m68k-elf-as を実行後、リンカ m68k-elf-ld で未解決シンボルの解決を行っています。

スクリプト dump. sh では m68k-elf-obj dump コマンドを使ってダンプファイルを生成

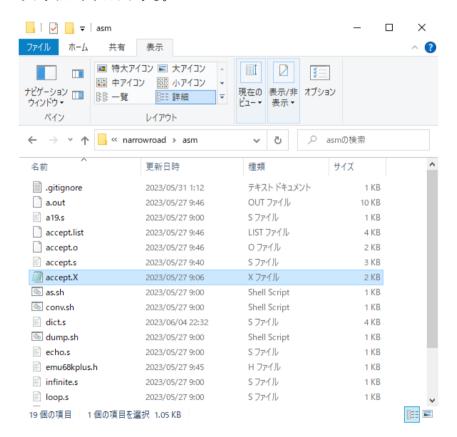
後、sed により PIC ファームウェアがロード可能な形式に変換しています。

#### 3. 実行(SBC 版): ダンプファイルをドラッグアンドドロップする

SBC(emu68k plus)を起動する。Teraterm に;だけのプロンプトが表れる。



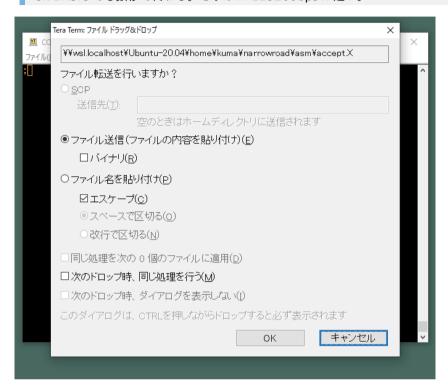
この状態で、Windows のエクスプローラからダンプファイル accept.X を掴んで、Teraterm にドラッグアンドドロップする。



WSLのファイルを Windows エクスプローラで開くには、\\wsl\$\Ubuntu-20.04\home\kuma\....\accept.X のように、\\wsl\$\Ubuntu-20.04\を先頭に付けてエクスプローラを開けるとよいようである。

すると、以下のダイアログを出してくるので、OKを押す。アップロードが始まる。

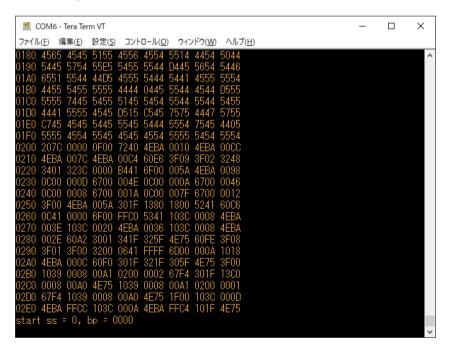
8k BASIC でも数秒で終わる。さすがに 115200bps は速い。



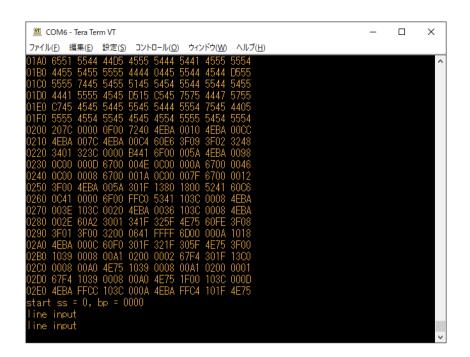
アップロードが終わっても Teraterm 画面には何も変化がない。アップロード中は読み込みと RAM への展開に全力を注ぎ、エコーバックは一切行わないのだ。エコーバックを行わないことにより、 PIC ファームウェアは 115200bps で突っ込まれても十分処理できる。

以下の画面はダンプコマンドを叩いたあとの状態です。ダンプコマンドは1文字!(びっくりマーク)です。

プログラム実行開始は...(ピリオド 3 個連打)です。start ss = 0, bp = 0000 と表示され 68008 のリセットが解除されます。上記の表示は見た目だけでブレークポイントが使えるわけでは ありません。



今回の例で用いた accept . X は行入力ルーチンです。通常文字を受信・エコーバックするとともにバッファに貯めます。 ^H により直前の文字を抹消することができます。 行編集コマンドはこれだけです。 リターンを押すと入力完了です。 このテストプログラムでは入力して得た文字列をそのままダンプしています。よって以下のように同じ表示が 2 行続くことになります。



# 3章 旅立ち

PROGRAMMING A PROBLEM ORIENTED LANGUAGE, Moore, 70b は、Moore 師匠が 1970 年 に書いた文書である。自前の環境を 10 年使い続けて、開発環境とアプリケーション構築に関する 彼の考えを説明している。この文書は FORTH という開発環境そのものの説明だが、この 9 章は、新しいマシンを前にしてこの環境をどのようにして構築してゆくか、のあらすじをざっと説明して いる。

移植ではない、構築なのだ。別のアーキテクチャの CPU をまたいで生きてゆかねばならないのだから、共通のディスクアクセス機構、共通の OS、共通のライブラリを前提として、元のソースコードにちょいちょいと手直しだけして「移植」することは期待できない。 C コンパイラなんてもちろん存在しない。下手するとアセンブラさえ使えない環境、機械語をぱちぱち打ち込んで実行するだけの環境に、自分の手元にある環境一式を「構築」してゆく。これまで頼りにしていたものすべてから切り離され、生きてゆかねばならない、そんな気持ちがするかも。「月は地獄だ」「Dr. STONE」「サバイバル」そんな作品を思い出しながら、彼のたどった道を自分の足で歩いてみたい。そんな気がするのだ。

以下では、Moore, 70bの9章の文言を引用しながら、私が歩いた道筋を説明してゆく。よろしければ、ご自分で好きなCPUを選んで実行環境をつくっていただいても構わない。

### まず練習だ

さて、あなたは今、コンピュータと向き合っている。どうするんだ? まず練習です。コンピュータを起動したら、無限ループを実行するように割り込み位置を初期化しなさい。いいかい? それからループを修正してメモリをクリアするようにします。いいですか? おそらく多くのことを学んだことでしょう。  $(9.1\,\hat{\Phi})$ 

BIOS はおろか、ブートローダもなにもない。1 バイト目からフロントパネルのスイッチをぱちぱちして入力して RUN スイッチを押すしかない、そんなコンピュータを前にして、最初にやることは、コンピュータに慣れること。

Moore 師匠当時のコンピュータはフロントパネルにアドレスバス・データバス状態を示す LED があり、それの点滅やシングルステップで実行を見ることができたのでした。

実は、私も 1981 年に自分で「スイッチぱちぱち」のコンピュータをくみ上げて使い始めていました。が、これが結構つらいのです。結局 PC8801 を買ってからはそちらにひよってしまってしまったのでした。なので、今回もスイッチぱちぱちから始めるというのはやめておきます。代わりにシングルステップを使うことにします。

EMU68kplus には割り込み機能はありません(今のところは)。よって、単純な無限ループを組みます。

.org 0

loop:

bra loop
/\* end \*/

アップロード用ファイルは、

=0 6000 fffe

## 辞書(ディクショナリ)

さて、これからが本番です。まだ使うことはできないにしても、辞書の構築を開始します。 ここでエントリの形式を選びます。可変長エントリは必須ですが、それでも、ワードサイ ズとレイアウトはあなたが決めることができます。

既にあるライブラリを頼まず、一から手組みで「オレのシステム」をくみ上げてゆくこの取り組みで、データ・ルーチンに名前を付け呼び出せるようにする仕組みの基本が「辞書(ディクショナリ)」です。ロジカルには、「名前とバイト列のペアをエントリとする」「定義した順にエントリをリストにつなぎ、検索は最新のエントリから最初のエントリにさかのぼってゆく」がその定義で、登録・検索も単純なルーチンで実現できます。

エントリには、定義されるワード、実行されるコード、次のエントリへのリンク、パラメータの4つのフィールドがあります。それぞれについて説明する。

ワードの形式はワード入力ルーチンとともに決定されなければならない。ワードのサイズは固定で、NEXTで定義されたサイズより小さくてもよいが、ハードウェアのワードサイズの倍数でなければならない。しかし、より洗練されたアプリケーションは、出力メッセージを構築するために辞書のワードを使用する。その場合、ワードを切り詰めないことが重要であり、その場合、ワードフィールドは可変長でなければならない。このフィールドのサイズをマークするために、文字カウントではなく、空白文字を使用する必要がある。可変エントリ内で可変ワードフィールドを扱うには、ワードは一方向に(後方に)、パラメータは他方向に(前方に)伸びる必要があります。固定または可変ワードサイズのどちらを選ぶかは、基本原則の適用が必要です。

コードフィールドには、テーブルや他の省略形へのインデックスではなく、ルーチンのアドレスを入れるべきです。プログラムの効率は、3.9で説明するように、エントリが特定された後、コードにたどり着くまでの時間に強く依存します。しかし、プログラムのサイズが小さいと、このアドレスはハードウェアアドレスフィールドより少ないスペースに収まることができます。

リンクフィールドも同様に、ハードウェアで指定されたものより小さくてもよい。これは、 現在のエントリからの距離ではなく、次のエントリの絶対位置を含むべきである。

パラメータフィールドは、通常4種類の情報を含む。

• 定数または変数で、サイズは可変です。数値の性質は、実行されるコードによって 決定されます。

- •配列 数値が格納されるスペースです。配列のサイズはパラメータであるか、または実行されるコードに含まれているかもしれません。
- 定義: 仮想のコンピュータ命令を表す辞書の項目の配列。3.9 を参照してください。
- 機械語命令: プログラムによってコンパイルされたコードで、このエントリが実行される際にこのコードが実行される。このようなデータは、おそらくワード境界でアラインされなければならないが、他はその必要がない。(3.6.1. エントリの形式)

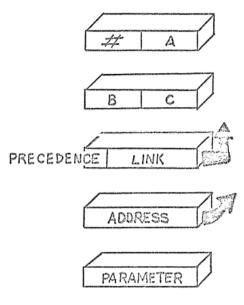


図 4. 辞書エントリの形式

例えば、単語"ABC"のエントリは以下のようになります。

1324: 03 ; number of name 1325: 41 ; 1st char of name 1326: 42 ; 2nd char of name 1327: 43 ; 3rd char of name 1328: 0340 ; PRECEDENCE and LINK

132A: 0551 ; machine code of the word, "ABC"

132B:

最初の1バイトは名前の文字列の長さです。Forthでは、文字列はヌル文字終端ではなくて、銭湯 1バイトに長さを置き、2バイト目から名前を表す文字を順に並べます。

次の要素は PRECEDENCE and LINK です。この要素はワードアライメントされて置かれます。この例では 2 バイトアライメントです。

PRECEDENCE は、このワードの属性を表すビットです。通常、2 ビットを占めます。LINK は次のワードの先頭を指すポインタです。この例では、1 ワード(16bit)の上位 2 ビットを PRECEDENCE が占め、下位 14 ビットをアドレスを収容します。

LINK は、ワードの単方向リストを順にたどる際に用います。絶対アドレスを用いてもよいし、リンク位置からの相対オフセットでもかまいません。絶対アドレスを用いると、辞書サイズの上限が16kB になりますが、相対オフセットを用いると、1 エントリ16kB 上限になります。あとで分かってきますが、1 エントリ16kB も使うことは普通はないのと(特殊な巨大配列を使う場合ぐらい)、単方向リストをたどる処理はプログラムの実行時間に影響を与えない(「コンパイル」時間に効いてくる)ので、相対オフセットで1 エントリ手繰るたびにポインタ加算が余分に増えても問題ないでしょう。

コンパイラ(といっても入力文字列からワードを一つ一つ切り出し、辞書を引いてその名前を持つエントリを検索し、得たエントリのアドレスをメモリ上に並べてゆく)ができるまでは、「手で辞書をコンパイル」します。具体的には、「名前」「属性」「名前の列」を順に並べ、辞書エントリを描くアセンブラプログラムを書きます。

通常のやり方は、マクロアセンブラのマクロ機能を用いて辞書エントリを生成し、本体は「名前の列」のエントリシンボルを書き出して、アセンブラに掛けてオブジェクトを生成し、辞書とします。

ここでは、簡単なテキスト処理プログラムにより、辞書エントリを生成し、アセンブラに掛けるコードを生成させるようにします。名前の前方参照を解決する必要があるので、そこはアセンブラの機能を利用するというわけです。

エントリのデータフィールドには、他のエントリのアドレスが並びますが、アドレスでない要素も並べられるようにします。以下の要素です。

- 定数をスタックに置く要素(Literal):機械語のイミディエイト命令のように、次の要素を数値とみなしスタックに置きます。ソースコードで定数を書くと、辞書エントリとしてコンパイルするときにこの要素が必要になるのです。
- ブランチ(スキップ)命令: 直後の要素をアドレスとみなし、そこまでジャンプすることを指示する要素です。IF-ELSE-THEN, WHILE 等の制御構造を実現するときに、辞書エントリ内で要素をスキップしたり戻ったりすることが必要になるのですが、それを実現します。無条件ブランチと、条件付きブランチの2種類を用意します。条件付きブランチは、「スタックトップの値がゼロならジャンプする」の一つだけとします。大なり、小なりは、ブランチ命令の前に演算を並べてスタックトップにゼロ/非ゼロの結果を返すことで実現します。

ここまでくると、call, bra, load immediate の3種類の命令だけからなる特殊な CPU が実行する機械語の世界である。その CPU は、スタックポインタ 2 つ、アキュムレータ 1 個を持ち、データスタックとリターンスタックを管理し、スタック上のデータとアキュムレータの間で演算するという風になる。文献によっては、Forth Virtual Machine と呼ぶものもある。

## SAVE, LOAD, DUMP

ここでワードの実行の話になるのかと思えば、Moore 師匠の話はいくつかのサービスルーチンをアセンブラで書く方向に向かいます。

辞書エントリの実行はどうなるねん。確かにサービスルーチンは必要だし、CPU に慣れるというなら、よく知ったサブルーチンを新しい CPU の機械語で書くというのもわかる。ということで、辞書の実行は後のお楽しみということで取っておきます。

最初のエントリは SAVE で、これはプログラムをディスクに保存します。コントロールループがないので、手動でジャンプしなければなりませんが、少なくとも、多くの作業をやり直すことは最小限に抑えられます。2番目の項目は LOAD で、ディスクからプログラム

を再ロードします。ハードウェアのロードボタンがあるかもしれませんが、それと互換性を持ってプログラムを保存できるのであれば、それはそれで結構です。そうでなければ、ロードカードにパンチして初期ロードを提供するのがよいでしょう。しかし、コアから再スタートできるのは常に便利なことです。

SAVE, LOAD は、ハードディスクとメモリの間でデータの読み書きを行うサブルーチンです。

いやあんた、EMU68kplus には外部ストレージがないやんか。SAVE も LOAD もないやろう。ということで少し困りました。

ここで想定している操作は、

- 以前作ったプログラムを RAM 上に LOAD する。
- スイッチぱちぱちで追加入力、ルーチン呼び出し、シングルステップやレジスタウォッチを 使いデバッグする。
- 作業が一区切りしたら RAM イメージをディスクに SAVE する。

だと思います。ここでは、

- 以前保存しておいたバイナリイメージを母艦 PC から RAM 上にアップロードする。
- ルーチン呼び出し、シングルステップを使いデバッグ。
- 但しプログラム修正はアセンブラソースコードを修正して再アセンブルする。
- 修正プログラムのデバッグは、再アセンブル結果を RAM 上にアップロードする。

とします。EMU68kplus 上でプログラム変更しないので、モニタの機能だけで作業を進めることができます。

外部ストレージがまだないことと、バイナリを手で修正してデバッグというのも辛いので、ひよってしまいました。すみません。

3番目のエントリは DUMP で、これはコアをプリンタにダンプします。スイッチで見るよりずっと速いので、それほど速くなくてもよいでしょう。このルーチンはおそらく自明なものではありませんが、12命令以上かかることはないはずです。ほんの少し延期してもいいかもしれません。

せめてこれぐらいはちゃんとやろうと想い、DUMPルーチンを作りました。

```
/*
* dodump
* hex dump a region of RAM storage
* %a0: begin address
* %d0: count
*/
dodump:
   move.w %a1,-(%a7)
                        /* push %a1 */
   move.w %d1,-(%a7)
                          /* push %d1 */
   move.w %d0,%d1
                          /* %d1: loop counter */
                          /* %al: address pointer */
   move.w %a0,%a1
   move.w %a0,%d0
```

```
and.w #0xfffe,%d0 /* address should be even */
    move.w %d0,%a1
                              /* %d0: actual start address */
    and.w #0xfff0,%d0
    /* type initial address */
    move.w %d0,(dbg_port+2)
    isr
           (puthex4)
    move.b #':',%d0
    jsr
           (putch)
                          /* type a blank */
            (bl)
    jsr
   /* check skip words */
dodump1:
   /* prefix five spaces */
    move.b %d0,(dbg_port)
    move.w %a1,%d0
                          /* %d1 = %a1 & 0xf, skip count */
    and.w
           #0xf,%d0
dodump2:
                          /* if zero, end of five spaces */
   beq.b
           dodump3
   /* five spaces */
   jsr
            (bl)
            (bl)
    jsr
    isr
           (bl)
    jsr
           (bl)
    jsr
           (bl)
    sub.w
           #2,%d0
           dodump2
    bge.b
dodump3:
   /* check loop counter */
   and.w
           %d1,%d1
                          /* check loop counter */
           dodump4
    beq.b
    /* word dump loop */
    move.w %a1,%d0
    and.w \#0xf,\%d0
    bne.b
           dodump5
                          /* skip typing address */
    /* type address */
    move.w %a1,%d0
    jsr
           (puthex4)
    move.b #':',%d0
           (putch)
    jsr
    jsr
            (bl)
dodump5:
   /* put word */
    move.w (%a1),%d0
          (puthex4)
    jsr
    jsr
           (bl)
    add.w #2,%a1
```

```
/* check eol */
   move.w %a1,%d0
   and.w \#0xf,\%d0
                     /* to tail check */
   bne.b
           dodump6
   /* put crlf */
   jsr
         (crlf)
dodump6:
   sub.w #2,%d1
   bge.b dodump3
dodump4:
   /* all dump over, closing process */
   move.w %a1,%d0
   and.b #0xf,%d0
   beq.w dodumpx
   /* do crlf if address %15 != 0 */
   jsr
          (crlf)
dodumpx:
   /* pop registers */
                       /* pop %d1 */
   move.w (%a7)+,%d1
   move.w (%a7)+,%a1
                         /* pop %a1 */
   rts
```

これのどこが 12 命令やねん。うーん。たぶん、もともと Moore 師匠が想定していたのは、アドレスもなく単に 16 進変換して出力するだけなんでしょうねぇ。ここで私は頑張りました。結果は以下の通りです。だいたいよく見る見慣れた形式にしています。

