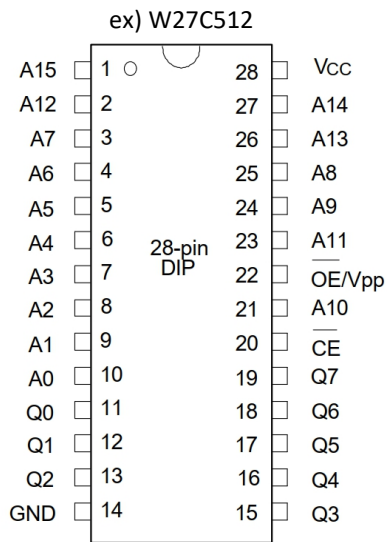
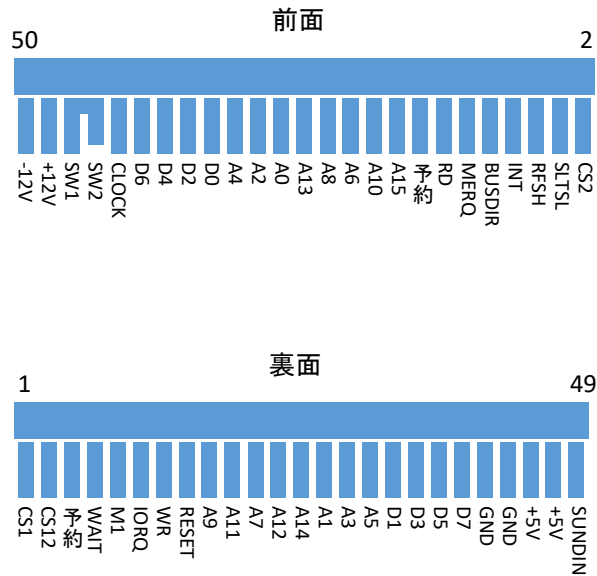


MSX カートリッジ端子 実寸表



PIN DESCRIPTION

SYMBOL	DESCRIPTION
A0–A15	Address Inputs
Q0–Q7	Data Inputs/Outputs
\overline{CE}	Chip Enable
\overline{OE}/V_{PP}	Output Enable, Program/Erase Supply Voltage
Vcc	Power Supply
GND	Ground
NC	No Connection

ピン番号	名 称	内 容
1	CS1	ROM 4000H～7FFFH番地セレクト信号
2	CS2	ROM 8000H～BFFFFH番地セレクト信号
3	CS12	ROM 4000H～BFFFFH番地セレクト信号(256K ROM用)
4	SLTSL	スロットセレクト信号 各スロット毎のそのスロット固有のセレクト信号
5	予約	将来のための予約(使用禁止)
6	RFSH	リフレッシュサイクル信号
7	WAIT	CPUへのWAIT要求信号
8	INT	CPUへの割り込み要求信号
9	M1	CPUへのフェッチサイクルを表す信号
10	BUSDIR	外部データバスバッファの方向を制御する信号 カートリッジがセレクトされ、データを送出するタイミングで メモリを除く各カートリッジよりLレベルを出力する。 (I/Oリードとアドレスをデコードした信号をORした信号を入れる)
11	IORQ	I/Oリクエスト信号
12	MERQ	メモリリクエスト信号
13	WR	ライトタイミング信号
14	RD	リードタイミング信号
15	RESET	システムリセット信号
16	予約	将来のための予約(使用禁止)
17～32	A0～A15	アドレスバス信号
33～40	D0～D7	データバス信号
41	GND	電源および信号グランド
42	CLOCK	CPUクロック 3.579545MHz
43	GND	信号グランド
44、46	SW1、SW2	抜き差しプロテクト用
45、47	+5V	+5V電源
48	+12V	+12V電源
49	SUNDIN	サウンド入力信号(-5dBm)
50	-12V	-12V電源