**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| pc\_plus\_if\_id (32) | PC\_plus\_ID\_EX (32) | mem\_to\_reg\_EX\_MEM (1) | RegWr\_MEM\_WB (1) |
| instruction\_if\_id (32) | rd1\_ID\_EX (32) | reg\_write\_EX\_MEM (1) | mem\_to\_reg\_MEM\_WB (1). |
|  | rd2\_ID\_EX (32) | pc\_src\_EX\_MEM (1) | mem\_data\_MEM\_WB (32) |
|  | mem\_to\_reg\_ID\_EX (1) | branch\_addr\_EX\_MEM (32) | alu\_res\_MEM\_WB (32) |
|  | ext\_imm\_ID\_EX (32) | zero\_EX\_MEM (1) | dest\_registru\_MEM\_WB (5) |
|  | pc\_src\_ID\_EX (1) | alu\_res\_EX\_MEM (32) |  |
|  | alu\_src\_ID\_EX (1) | rt\_EX\_MEM (32) |  |
|  | func\_ID\_EX (6) | dest\_registru\_EX\_MEM (5) |  |
|  | alu\_op\_ID\_EX (6) | reg\_write\_ex\_mem (1) |  |
|  | reg\_write\_ID\_EX (1) |  |  |
|  | reg\_dst\_ID\_EX (1) |  |  |
|  | mem\_write\_ID\_EX (1) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>

Mentionez ca proiectul nu a fost testat pe placa, insa este implementat in totalitate, pe baza mips-ului ciclu unic realizat anterior, in cadrul primei teme.