

计算机系统概论（2024 秋）作业 4

本周作业只有两道超级大题。

赋分：本次作业第一大题每空 2 分，第二大题每题 5 分（具体评分细则在该题描述）。从 100 分开始向下扣分，每个题目总分在标题后以括号表示

1) 虚拟内存映射 (44)

假设你获得了一个卡片计算机，它的计算能力略强于算盘，但略弱于紫荆宿舍的洗衣机。它的内存系统参数如下：

- 每个字节 8-bit，物理内存大小 4MiB = $4 \times 1024 \times 1024$ B
- 虚拟内存地址长度 32-bit
- 页大小 4KiB = 4×1024 B

1.1) 静态参数的设置 (10)

请填写以下参数（使用十进制数字即可）：

1. 如果它的物理地址正好可以编址整个物理内存，那么物理地址的长度是 22 bit，物理地址页内偏移（PPO）的长度是 12 bit，物理页号（PPN）的长度是 10 bit。
2. 因此，为了和物理地址的参数匹配，使地址翻译能够正常执行，虚拟地址页内偏移（VPO）的长度应该是 12 bit，虚拟页号（VPN）的长度是 20 bit。

1.2) 地址翻译 (6)

卡片计算机上的某程序访问 0xDEADBEEF，需要经过地址翻译，请回答（数字请填写 16 进制）：

1. 查询的 VPN 是 0xDEADB。
2. 如果页表中存在一项匹配了查询的 VPN，页表项中的 PPN 是 0x233，那么翻译结束后访问的物理地址是 0x233EEF。
3. 如果页表中不存在匹配的 VPN，那么：C
 - A. 不会发生异常，地址将不会被翻译，直接用于访问物理内存
 - B. 不会发生异常，硬件将填充 TLB。
 - C. 会发生缺页异常（Page fault）
 - D. 会发生 TLB 缺失异常

1.3) 快表（TLB） (12)

卡片计算机神奇地拥有快表。假设其快表组织形式为 2-way，最多存储 16 条目。请回答以下问题，可以使用 10 进制（无前缀，如 13），16 进制（以 0x 前缀，如 0xD）或者二进制（以 0b 前缀，如 0b1101）：

1. TLB Index（TLBI）长度为 3 bit，TLB Tag（TLBT）长度为 17 bit。
2. 上述对 0xDEADBEEF 的访问中，TLBI 为 0b011，TLBT 为 0b11011110101011011。
3. 为了使 TLB 访问命中，E 的 TLBT 应该与虚拟地址中的 TLBT 匹配。
 - A. TLB 中任意一个有效条目
 - B. TLB 中所有有效条目
 - C. TLB 中任意 Set 中的所有有效条目
 - D. TLB 中所有 Set 中的均有任意有效条目
 - E. TLB 中由 TLBI 索引的 Set 中的任意有效条目

- F. TLB 中由 TLBI 索引的 Set 中的所有有效条目

3. 如果 TLB 没有命中，那么： **B**

- A. 不会发生异常，地址将不会被翻译，直接用于访问物理内存
- B. 不会发生异常，硬件将填充 TLB。
- C. 会发生缺页异常（Page fault）
- D. 会发生 TLB 缺失异常

1.4) 懒惰文件映射 (8)

Linux（及类 Unix 系统）提供了 `mmap` 系统调用，用于将一个文件的内容直接映射到一块内存中。这一文件映射是懒惰的，即只有在第一次真正访问某个被映射的文件页时才会将对应的文件页的内容读入内存。假设某程序依次进行了如下操作：

- 调用 `mmap` 将文件 `foo.txt` 映射到虚拟地址 `0x10000000` 处。文件长度 `1MiB`。
- 读取 `0x10000008` 处的字节。
- 读取 `0x10000016` 处的字节。
- 读取 `0x10002016` 处的字节。
- 调用 `munmap` 将文件映射解除。

在这个过程中，发生了 **2** 次 Page fault，操作系统总共修改了 **3** 次页表（同时修改多项算作一次）。`foo.txt` 文件总共被读取了 **2** 次，共读取了 **8KiB** 字节。

附加说明：

读取文件的定义就是连续读取一块文件。由于在这个题目中，不存在稀疏读取，所以“次数”这里的歧义性比较小。

将五个操作分别导致的内核行为为：

- `mmap` 本身由于是完全懒惰的，所以并不会加载任何文件页面，也不会修改任何地址映射。内核只会修改自己的一些状态。
- 第一次读取会导致 Page fault，进入内核，因为这个页面没有映射。内核修改一次页表，读取一次文件：[0, 4KiB) 这一页面，映射到了 [0x10000000, 0x10001000) 地址空间中。
- 第二次读取命中已经加载的页面。不会进入内核。
- 第三次读取与第一次同理，修改一次页表，读取一次文件。
- `munmap` 会将上述添加的两个页表项删除。

1.5) 硬件查询页表过程，及走向多级页表 (8)

卡片计算机硬件上页表也储存在物理内存中，处理页表查询的方法通常是根根据一个基地址，并将 VPN 作为索引，如下伪代码：

```
// PTE = Page Table Entry 页表项
PTE page_table[1 << VPN_LEN];

uint32_t get_ppn(uint32_t vpn) {
    return page_table[vpn].ppn;
}
```

卡片计算机每从内存读取一个页表项需要一次内存访问，那么每个内存访问指令被执行时，不考虑读取指令字，不考虑数据缓存，至多需要访问 **2** 次内存，至少访问 **1** 次内存。页表的基地址应该储存在 **A**：

- A. 物理地址
- B. 虚拟地址

如果我们假设 PTE 的大小为 4-byte (32-bit)，那么在卡片计算机中，页表的大小将会占用内存大小为 **4MiB**。这太大了！为了节省内存，真实硬件引入了一种多级页表机制，将页表存储为树形结构。感兴趣的同学可以参考课本 CSAPP 第三版 9.6.3 一节。

附加说明：

我们收到了一些同学们的邮件询问这里“一次”的定义，以及异常处理例程中涉及的内存访问不算在其中，这里做出说明。

从处理器角度，这里“一次”的含义是，假设处理器不带有数据缓存，忽略取指令这一访存过程，那么每个访存指令，最多导致处理器访问几次内存？这里主要需要考虑的结构是 MMU 中负责加载页表的结构，以及 TLB。

可能产生的内存访问分别为：

- 加载页表：如伪代码中，读取了 `page_table + vpn * sizeof(PTE)` 这一位置的内容。但如果命中了 TLB，这一次请求将不会产生。
- 真的执行访存：当地址完成翻译后，会发出翻译后的物理地址的访存请求。特别地，课程上接触过的 ISA (x86, RISC-V) 都保证每条访存请求最多产生一个访存，即不允许直接从内存到内存的数据移动。因此这里会发生一次。

对于发生 Page fault 后进入内核的处理中涉及的缓存，需要注意的是这部分处理器的执行过程已经脱离了这条指令本身的执行过程：这条指令已经完成了执行，结果是发生了异常。所以不应包含在这条指令在执行过程中导致的内存访问。

2) 链接和重定位 (15)

考虑以下 C 程序，在 C11 标准下编译，编译选项 `-O0`，输出了 `foo.o` 文件，后续和其他文件链接得到可执行文件 `bar`：

```
// foo.c
extern void (*test1)();

static void test2() {}

void test3() {}

extern void test4();

void test_call(void (*test5)()) {
    test1();
    test2();
    test3();
    test4();
    test5();
}
```

你可以在实验集群上尝试这一过程，编译命令为：

```
gcc -c -o foo.o -O0 foo.c
```

2.1) 请列出 `test_call` 中的五个函数调用，在链接期间需要全局重定位参与的调用有哪些，并简短解释原因。 (5)

(即生成的 `foo.o` 文件里这些调用中，需要重定位的符号有哪些)

test1, test3, test4。参考 6.1-与 c 语言-5.pdf 课件中 P25。

test2 是 static 的，test5 是局部变量。这两个调用在编译时即可确定，test1 是全局变量，test3, test4 是全局函数，需要在链接时才能确定。

如果回答没有 test3 但是言之有理也可：test3 可能被内联。

可以正确回答 `test1` 和 `test4` 及其原因，每个 2 分。可以正确回答 `test3` 及其原因，1 分。多出来的每个扣两分。

2.2) 请列出 `foo.o` 文件中 `.symtab` 中必须以全局符号存储的符号名，并简短解释原因。

(即生成的 `foo.o` 文件中，所有可能参与后续链接的全局函数及变量符号。你只需要列出上述源代码中出现的变量及函数即可)

你可以使用 `readelf -a foo.o` 查看符号表，注意输出中 `.symtab` 部分。

test1, test3, test4, test_call

test1, test3, test4, test_call 均为参与全局链接的全局符号名。特别注意，这里既包含本对象文件需要的符号，也包含本对象文件提供的符号。

2.3) 最终可执行文件链接外部变量、函数所处的对象文件时，可以使用静态链接也可以使用动态链接。在运行时谁更有性能优势？请简要解释原因。(5)

静态链接库有优势，因为访问这些变量函数时无需穿过 GOT，减少一次内存访问。

只要答对静态链接库有优势，任何言之有理的说法均可给满分。如果认为静态链接库没有显著优势，交由助教讨论决定。