lb	encia Memória-Registo (<i>Load</i>)	Cálculo c/	Intoinas, Onorgaãos Aritmáticas	Tuonafa	rência Mamária Docisto (Land	1) [0	alta Dalati	(D 1)	
		Cálculo c/ Inteiros: Operações Aritméticas		Transferência Memória-Registo (Load)		<i>i)</i> 5	Salto Relativo (Branch)		
	Rdst,addr	add	Rdst, Rsrc1, Rsrc2	1.d	FPdst,addr¶	b) Lá	abel	
lbu	Rdst,addr	addi	Rdst, Rsrc, Imm	1.s	FPdst,addr 1	b	ge Rs	src,Src,Lak	pel Z
lw	Rdst,addr	addiu	Rdst, Rsrc, Imm			b	geu Rs	src,Src,Lak	pel
lwcz	CReg,addr	addu	Rdst, Rsrc1, Rsrc2	Transfe	rência Registo-Memória (Store	e) b	og <u>t</u> Rs	src,Src,Lak	pel3
ldcz	CReg,addr	div	Rsrc1, Rsrc2	s.d	FPsrc,addr 1	b	gtu Rs	src,Src,Lak	pel
Transferê	encia Registo-Memória (Store)	divu	Rsrc1, Rsrc2	s.s	FPsrc,addr (b	ole Rs	src,Src,Lak	pel 2
sb	Rsrc,addr	mult	Rsrc1, Rsrc2			b	leu Rs	src,Src,Lak	pel
SW	Rsrc,addr	multu	Rsrc1, Rsrc2	Transfe	rência Registo-Registo (Move)	b	ol <u>t</u> Rs	src,Src,Lak	pel 3
SWCZ	Creg,addr	sub	Rdst, Rsrc1, Rsrc2	move	Rdst, Rsrc 1	b	ltu Rs	src,Src,Lak	pel
sdcz	Creg,addr	subu	Rdst, Rsrc1, Rsrc2			b	eq Rs	src,Src,Lak	pel 2
Transferê	encia Registo-Registo (Move)	Cálculo c/	Inteiros: Op. Lógicas Bitwise	Manipu	lação de Const. (Load Imm/syn	n) b	ne Rs	src,Src,Lak	pel
mfhi	Rdst	and	Rdst, Rsrc1, Rsrc2	la	Rdst,sym 2				
mflo	Rdst	andi	Rdst, Rsrc, Imm	li	Rdst, IMM -> 2 x for value	R 3Z b 17	1		
mthi	Rsrc	nor	Rdst, Rsrc1, Rsrc2		1 x for value	R 10 blr	5		
mtlo	Rsrc	or	Rdst, Rsrc1, Rsrc2						
${\tt mfc} z$	Rdst,Creg	ori	Rdst, Rsrc, Imm						
mtcz	Rsrc,Creg	xor	Rdst, Rsrc1, Rsrc2	Cálculo	c/ Inteiros: Op. Aritméticas				
mov.d	FPdst,FPsrc	xori	Rdst, Rsrc, Imm	mul	Rdst, Rsrc, Src — 1	pana 3	7		
mov.s	FPdst,FPsrc	Cálculo c/	Inteiros: Operações de Shift	mulu	Rdst, Rsrc, Src 2	pona 6	54		
•		sll	Rdst, Rsrc1, Imm5	mulo	Rdst, Rsrc, Src	•			
Manipula	ção de Const. (Load Immediate)	sllv	Rdst, Rsrc1, Rsrc2	mulou	Rdst, Rsrc, Src				
lui	Rdst, Imm	sra	Rdst, Rsrc1, Imm5				,	Tabela I: Regi	istos do MIPS e convenção de uso
•		srav	Rdst, Rsrc1, Rsrc2	div	Rdst, Rsrc, Src 1	N	lome Lóg.	Nome Real	Uso Convencionado
Instruçõe	s de Comparação	srl	Rdst, Rsrc1, Imm5	divu	Rdst, Rsrc, Src 1	\$	zero	\$0	Constante 0
slt	Rdst, Rsrc1, Rsrc2	srlv	Rdst, Rsrc1, Rsrc2			\$	at	\$1	Reservado pelo assemblador
sltu	Rdst, Rsrc1, Rsrc2	Cálculo er	n Vírgula Flutuante	rem	Rdst,Rsrc,Src 3	\$	v0\$v1	\$2\$3	Geral / valor de retorno das funções
slti	Rdst, Rsrc, Imm	add.p	FPdst, FPsrc1, FPsrc2	remu	Rdst, Rsrc, Src	\$	a0\$a3	\$4\$7	Geral / primeiros 4 parâmetros das funções
sltiu	Rdst, Rsrc, Imm	sub.p	FPdst, FPsrc1, FPsrc2			\$	t0\$t7	\$8\$15	Geral
Salto Rela	ativo (Branch) e Absoluto (Jump)	div.p	FPdst, FPsrc1, FPsrc2			\$	s0\$s7	\$16\$23	Geral - não podem ser alterados pelas funções
bczf	Label	mul.p	FPdst, FPsrc1, FPsrc2			\$	t8\$t9	\$24\$25	Geral
bczt	Label					\$	k0\$k1	\$26\$27	Reservado pelo kernel do S.O.
beq	Rsrc1, Rsrc2, Label	neg.p	FPdst, FPsrc	Cálculo	c/ Inteiros: Operações de Rota	ate \$	gp	\$28	Ponteiro para área global (Global Pointer)
bne	Rsrc1, Rsrc2, Label	abs.p	FPdst, FPsrc	rol	Rdst, Rsrc, Src	\$	sp	\$29	Stack Pointer
bgez	Rsrc,Label			ror	Rdst, Rsrc, Src	\$	fp	\$30	Frame Pointer
bgtz	Rsrc,Label	cvt.d.s	FPdst, FPsrc			\$	ra	\$31	Endereço de retorno das funções (Return Address
blez	Rsrc,Label	cvt.d.w	FPdst, FPsrc						
bltz	Rsrc,Label	cvt.s.d	FPdst, FPsrc				Tabe	ela II: Registos	s da FPU do MIPS e convenção de uso
j	Label	cvt.s.w	FPdst, FPsrc			N	lome Lógic	co	Uso Convencionado
jal	Label	cvt.w.d	FPdst, FPsrc				f0		Geral / valor de retorno das funções
jalr	Rsrc	cvt.w.s	FPdst, FPsrc			\$	f2\$f10	0	Geral
jr	Rsrc					\$	f12\$f1	14	Geral / passagem de parâmetros para funções
_		Comparação em Vírgula Flutuante		1		\$	\$f16\$f18 Geral		Geral
break	n		FPsrc1,FPsrc2	1		_	f20\$f3		Geral - não podem ser alterados pelas funções
			FPsrc1, FPsrc2						
nop		<u>-</u>							
nop eret		1 -	FPsrc1, FPsrc2						Rev 2023 - MBC, JLA, AO, LAU, A

Tabela III:	Tabela III: Notação						
Imm	Valor imediato (constante) de 16 bits	addr	Endereço na forma Imm (Rsrc) = (Rsrc) + Imm				
IMM	Valor imediato de 32 bits	B _k (Rsrc)	Byte índice k de Rsrc				
Rsrc(1,2)	Registo fonte (1 ou 2)	FPdst	Registo destino do coprocessador aritmético				
(Rsrc)	Conteudo de Rsrc	FPsrc(1,2)	Registo fonte do coprocessador aritmético (1 ou 2)				
Rdst	Registo destino	Src	Rsrc ou IMM				
CReg	Registo do Coprocessador Cz	cz	Coprocessador nº z (0 or 1)				
sym	Endereço do símbolo (label) sym	Imm5	Valor imediato (constante) de 5 bits				
Label	Endereço de uma instrução	.p	Precisão: substituir por .s ou .d				

Tabela IV: System Calls do MARS					
Protótipo equivalent em C	\$v0	Parâmetros de entrada	Retorno		
<pre>void print_int10(int value)</pre>	1	\$a0 = value			
<pre>void print_float (float value)</pre>	2	\$f12 = value			
<pre>void print_double(double value)</pre>	ო	\$f12 = value			
<pre>void print_string(char *str)</pre>	4	\$a0 = str			
<pre>int read_int(void)</pre>	5		\$v0		
<pre>float read_float(void)</pre>	6		\$f0		
double read_double(void)	7		\$f0		
<pre>void read_string(char *buf, int length)</pre>	8	\$a0=buf,\$a1=length			
<pre>void *sbrk(int amount)</pre>	9	\$a0 = amount	\$v0		
<pre>void exit(void)</pre>	10				
<pre>void print_char(char value)</pre>	11	\$a0 = value			
char read_char(void)	12		\$v0		
<pre>void print_int16(unsigned int value)</pre>	34	\$a0 = value			
<pre>void print_int2(unsigned int value)</pre>	35	\$a0 = value			
<pre>void print_intul0(unsigned int value)</pre>	36	\$a0 = value			

Tabela V - Directivas do Assembler					
Directivas	Descrição				
Para controlo dos Segmentos					
.data [address]	Coloca os próximos items no segmento de dados do utilizador (opcionalmente a partir de address).				
.text [address]	Coloca os próximos items no segmento de código do utilizador (opcionalmente a partir de address).				
.kdata [address]	Coloca os próximos items no segmento de dados do kernel (opcionalmente a partir de address).				
.ktext [address]	Coloca os próximos items no segmento de código do kernel (opcionalmente a partir de address).				
Para criação de constantes e	variáveis em memória:				
.ascii str	Armazena uma <i>string</i> em memória sem lhe acrescentar o terminador '\0'.				
.asciiz str	Armazena uma string em memória acrescentando-lhe o terminador '\0'.				
.space n	Reserva <i>n</i> bytes no segmento de dados, sem inicializar				
.byte b_1 ,, b_n	Armazena as grandezas de 8 bits b ₁ ,, b _n em sucessivos bytes de memória.				
.word w_1 ,, w_n	Armazena as grandezas de 32 bits w ₁ ,, w _n em sucessivas palavras de memória.				
.float f_1 ,, f_n	Armazena f ₁ ,, f _n em vírgula flutuante, precisão simples (32 bits) no seg. de dados.				
.double d_1 ,, d_n	Armazena d ₁ ,, d _n em vírgula flutuante, precisão dupla (64 bits) no seg. de dados.				
.eqv label, valor	Substitui todas as ocorrências de label no programa por valor.				
Para controlo do alinhament	to:				
.align n	Alinha o próximo item num endereço múltiplo de 2 ⁿ .				
Para referências externas:					
.globl sym	Declara que o símbolo sym é global e pode ser referenciado em outros ficheiros.				
.extern sym size	Declara que o item associado a sym ocupa size bytes e é um símbolo global.				
.include filename	Insere o conteúdo do ficheiro especificado (o nome do ficheiro é colocado entre aspas).				