

AIDE MÉMOIRE – INSTRUCTIONS DU SIMULATEUR AQA.

Lectures et écritures en mémoire ou dans les registres :

LDR Rd, <adr mémoire>	Valeur stockée à l'<adr mémoire> \Rightarrow Rd
STR Rd, <adr mémoire>	Rd \Rightarrow Valeur stockée à l'<adr mémoire>
MOV Rd, <operand2>	Valeur spécifiée par <operand2> \Rightarrow Rd

Additions et soustractions :

ADD Rd, Rn, <operand2>	Rn + Valeur spécifiée par <operand2> \Rightarrow Rd
SUB Rd, Rn, <operand2>	Rn - Valeur spécifiée par <operand2> \Rightarrow Rd

Branchements :

CMP Rn, <operand2>	Compare la valeur de Rn avec la valeur spécifiée par <operand2> en vue d'un branchement conditionnel (BEQ, BNE, BGT, BLT).
B<condition> <label>	Branchement conditionnel vers la position <label> dans le programme. Le branchement se fait en fonction de la dernière comparaison : BEQ: branchement si égal à ; BNE: si n'est pas égal à ; BGT: si strictement plus grand que ; BLT: si strictement moins grand que.
B <label>	Branchement inconditionnel jusqu'à la position <label> dans le programme.

Opérations bit à bit logiques :

AND Rd, Rn, <operand2>	Rn AND Valeur spécifiée par <operand2> \Rightarrow Rd
ORR Rd, Rn, <operand2>	Rn OR Valeur spécifiée par <operand2> \Rightarrow Rd
EOR Rd, Rn, <operand2>	Rn XOR Valeur spécifiée par <operand2> \Rightarrow Rd
MVN Rd, <operand2>	NOT(Valeur spécifiée par <operand2>) \Rightarrow Rd
LSL Rd, Rn, <operand2>	Décale la valeur du registre Rn de <operand2> bit(s) vers la gauche \Rightarrow Rd
LSR Rd, Rn, <operand2>	Décale la valeur du registre Rn de <operand2> bit(s) vers la droite \Rightarrow Rd

Fin du programme

HALT	Arrête l'exécution du programme.
------	----------------------------------

Entrées-sorties

INP Rd,2	Lit un nombre au clavier et le stocke dans le registre Rd.
OUT Rd,4	Affiche la valeur du registre Rd comme nombre signé.
OUT Rd,5	Affiche la valeur du registre Rd comme nombre non signé.
OUT Rd,6	Affiche la valeur du registre Rd comme nombre hexadécimal.
OUT Rd,7	Affiche la valeur du registre Rd comme caractère Latin1.

<operand2> peut être	Un nombre : #nnn (exemple #42) ou bien un registre : Rm (exemple R1). Les registres vont de R0 à R12.
----------------------	--

Vous pouvez entrer des hexadécimaux comme 0xnnn partout où un nombre nnn est attendu.