





TP1 1N4148 BATI 1N4148
BATTERY CONI R12 VDD33V VDD1.25V nRESET nRESET nRSTOUT/GPA21 VDDMOP(SCLK,100MHz:3.3V)
VDDMOP(SCLK,100MHz:3.V)
VDDMOP(SCLK,100MHz:3.V)
VDDMOP(SCLK,100MHz:3.V)
VDDMOP(SCLK,100MHz:3.V)
VDDMOP(SCLK,100MHz:3.V)
VDDMOP(SCLK,100MHz:3.V)
VD EINTO EINTO/GPF0 M16 EINT0/GPF0
EINT1/GPF1
EINT2/GPF2
EINT3/GPF3
EINT4/GPF4 GPIO\_IO K2 EINT1 EINT2 GPIO\_IO GPIO\_IO EINT4 BUS\_INT EINT5
BUS\_INT EINT6
BUS\_INT EINT7 L14 EINT4/GPF4
L15 EINT5/GPF5
L16 EINT6/GPF6
EINT7/GPF7
T9 EINT8/GPG0 EXT INT VDDMOP(SCLK,100MHz:3.3V) BUS\_INT EINT8 T9
T10
EINT9/GPG1
EINT16/GPG8
EINT17/GPG9/nRST1 VDDOP()3.3V) VDDOP()3.3V) VDDOP()3.3V) VDDOP()3.3V) VDDOP()3.3V) GPIO IO GPIO\_IO EINT18/GPG10/nCTS1 CAM\_PCLK G5
CAM\_VSYNC G7
CAM\_HREF G2
CAMCLK J3 VDDOP()3.3V) CAMPCLK/GPJ8 CAMVSYNC/GPJ9 VSSi A3 VSSi B10 VSSi A12 VSSi C17 VSSi VSSi C17 CAMHREF/GPJ10 VSSA\_ADC CAMCLK J3
CAMCLKOUT/GPJ11
CAMREST J4
CAMRESET/GPJ12
CAMDATA0 H6
CAMDATA1 G2
CAMDATA1/GPJ0 CAMERA IF CAMDATA1/GPJ1 
 CAMDATA2
 HS
 CAMDATA2GPP2

 CAMDATA3
 H4
 CAMDATA3GPP3

 CAMDATA5
 H7
 CAMDATA4GPP4

 CAMDATA6
 H8
 CAMDATA5GPP6

 CAMDATA7
 H2
 CAMDATA6GPP6

 CAMDATA7,GPJ7
 CAMDATA7,GPJ7
 VSSA\_mPLL R17
VSSA\_UPLL M12 S3C24402 VDD33V 100nF 100nF 100nF 100nF 100nF 10 100nt VDD1.25V C20 C21 C22 C23 C24 C25 100nF 100nF 100nF 100nF 100nF 100nF 100nF В











