

## Tercera investigación

Valor 10%

Fecha de entrega: 5 de agosto, 2017

### Introducción

Los FPGA han evolucionado de la mano de la tecnología CMOS, sin embargo al mismo tiempo los sistemas que se implementan por medio de FPGAs han ido creciendo de tal forma que muchas veces requieren muchos más recursos que los presentes en un solo chip. La reconfiguración parcial es una herramienta que puede ayudar a resolver estos problemas.

### Descripción

1. ¿Que es la reprogramación parcial? ¿Que beneficios se obtienen cuando se utiliza esta técnica sobre una reconfiguración total del FPGA?
2. Describa brevemente como es implementada la reconfiguración parcial en los dispositivos Xilinx e Intel (altera).
3. A su criterio y basandose en los contenidos previos del curso ¿Cómo se beneficiaría usted de la reconfiguración parcial cuando debe usar el FPGA para prototipar un diseño ASIC?