

Nome: Helder Henrique da Silva

RA: 20250326

18/05/21

① Sequência: 7 → 3 → 2 → 0

(3 bits FFs)

Tabela verdade para transição

A B C
↳ MSB

	A	B	C	J _A	K _A	J _B	K _B	J _C	K _C
7	1	1	1	X	1	X	0	X	0
3	0	1	0	0	X	X	0	X	1
2	0	1	0	0	X	X	1	0	X
0	0	0	0	1	X	1	X	1	X

Don't Care nos
dígitos não listados

→ Mapas de Karnaugh

→ J_A

AB \ C	00	01	11	10
0	1	0	X	X
1	X	0	X	X

↳ \bar{B}

→ K_A

AB \ C	00	01	11	10
0	X	X	X	X
1	X	X	1	X

↳ 1

→ J_B

AB \ C	00	01	11	10
0	1	X	X	X
1	X	X	X	X

↳ 1

→ K_B

AB \ C	00	01	11	10
0	X	1	X	X
1	X	0	0	X

↳ \bar{C}

→ J_C

AB \ C	00	01	11	10
0	1	0	X	X
1	X	X	X	X

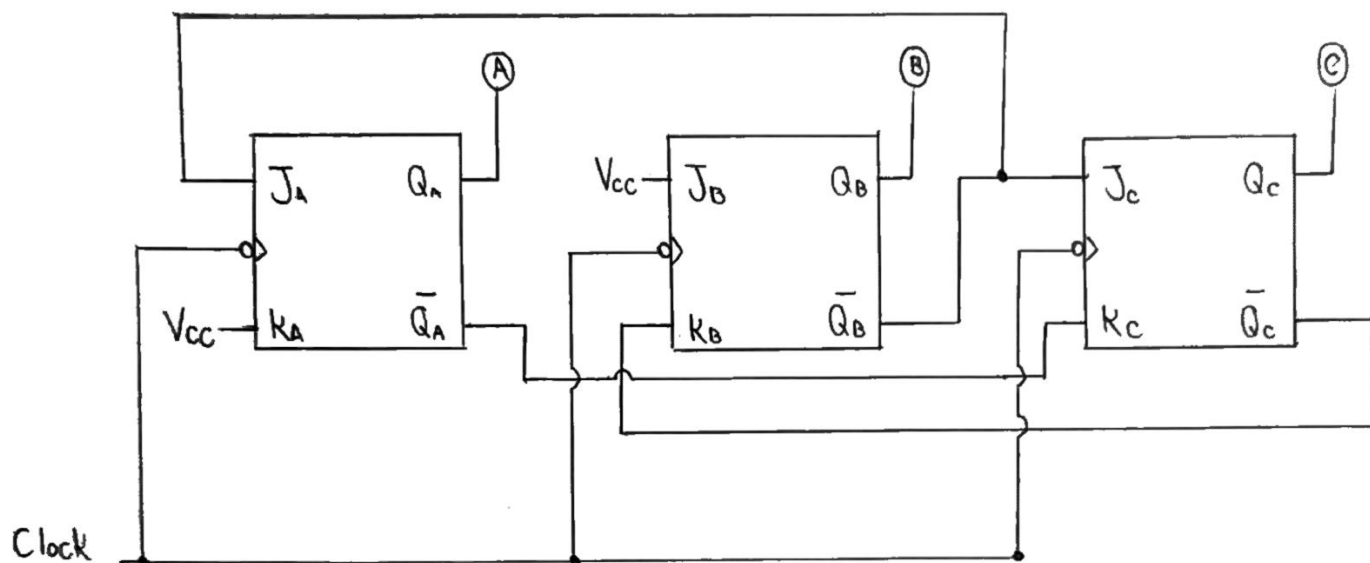
↳ \bar{B}

→ K_C

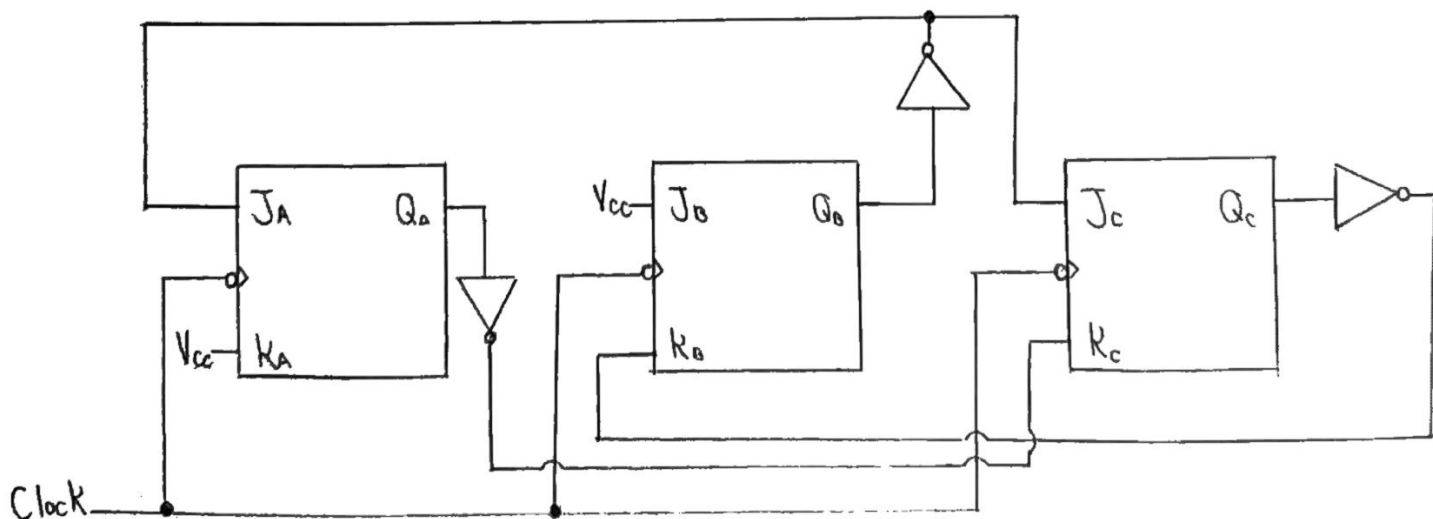
AB \ C	00	01	11	10
0	X	X	X	X
1	X	1	0	X

↳ \bar{A}

→ Implementação do circuito contador

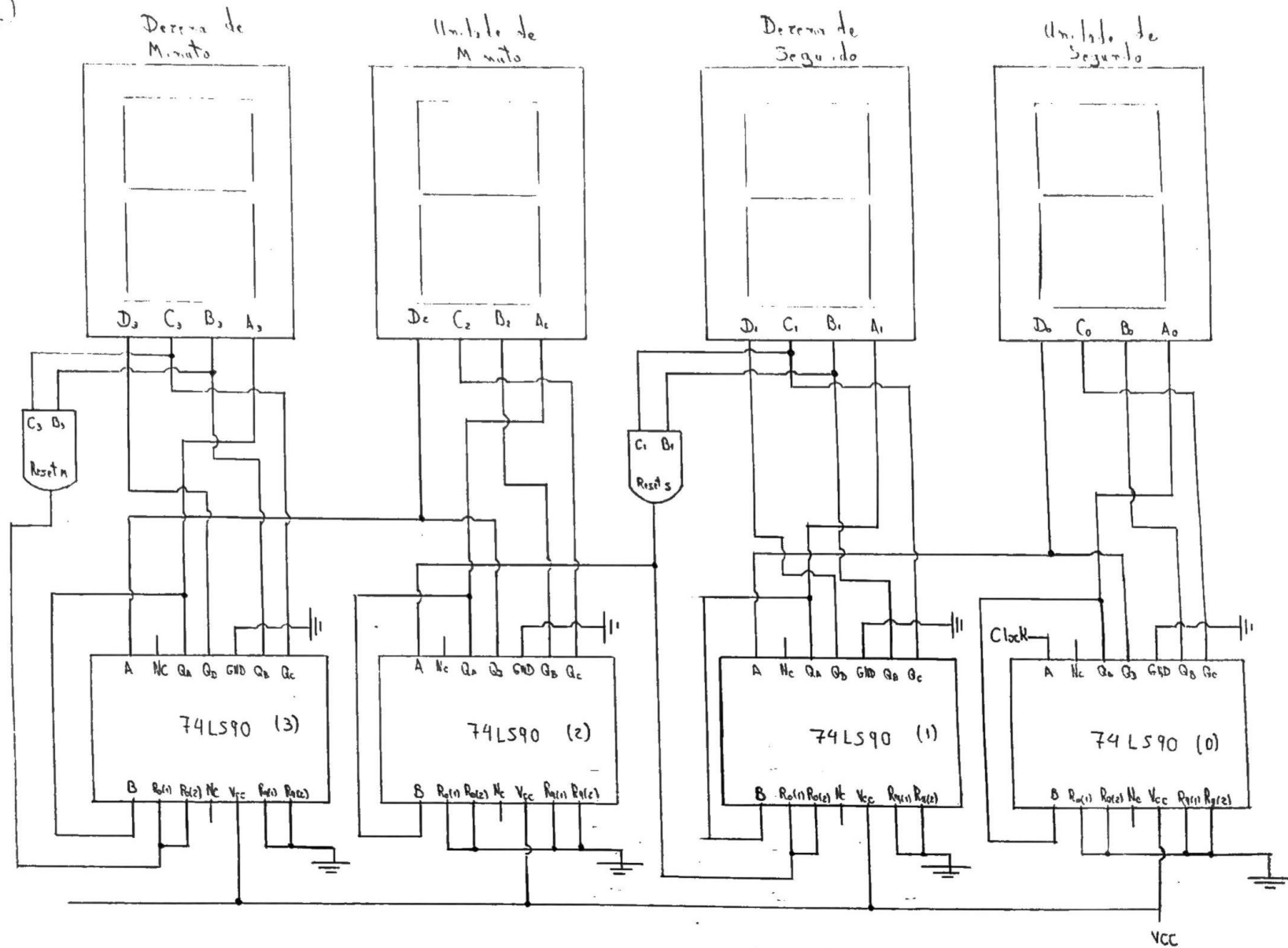


ou ainda



Nome: Helder Henrique da Silva RA: 20250326

18/05/21



RA: 20250326

18/05/21

③ CI 7493 \Rightarrow Contador Binário \rightarrow Contar até 32 e travar

32 116 * Contagem de 0 a 15.

32 116 * Contagem de 0 a 15.
0 2 ∴ travará quando o segundo circuito marcar 2

Esse vai de 0 a F

Esse trava em 2

