Aula 13: 1 de 10

Aula 13 - Sinais e Variáveis

de Santa Catarina

Linguagem de descrição de hardware

Aula 13: 2 de 10

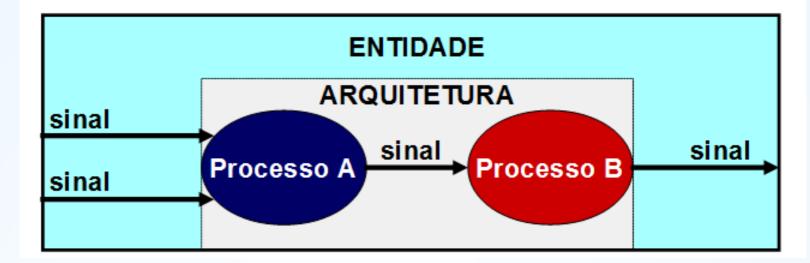
Tópicos da aula

Diferença entre Sinais e Variáveis

Aula 13: 3 de 10

Sinais

- Representam interconexão física (fio) que realizam a comunicação de informações entre os processos
- Declarados na entidade, na arquitetura ou em um pacote



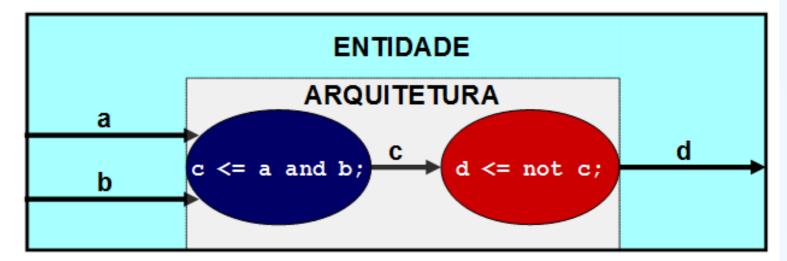
Aula 13: 4 de 10

Atribuindo valores a sinais (processos implícitos)

□ A atribuição é feita usando <=</p>

```
<signal name> <= <expression>;
```

Uma atribuição a um sinal possui um processo implícito associado



Aula 13: 5 de 10

Atribuindo valores a sinais

Exemplo

```
SIGNAL temp : STD_LOGIC_VECTOR (7 DOWNTO 0);
```

Atribuindo valor a todos os bits (usar aspas duplas)

```
temp <= "10101010";
temp <= X"AA";
```

Atribuindo valor a um único bit (usar aspas simples)

```
temp(7) <= 1';
```

Atribuindo valor a um grupo de bits

```
temp (7 \text{ downto } 4) \le "1010";
```

Aula 13: 6 de 10

Variáveis

- Declaradas dentro de processos e constituem-se em objetos de armazenamento temporário
- Declaração

```
VARIABLE <variable name>: <type>;
```

□ A atribuição é feita usando ":="

```
<variable_name> := <expression>;
```

 São atualizadas no momento da atribuição (não ao término do processo, como os sinais)

Aula 13: 7 de 10

Atribuindo valores a variáveis

Exemplo

```
VARIABLE temp: STD LOGIC VECTOR (7 DOWNTO 0);
```

Atribuindo valor a todos os bits (usar aspas duplas)

```
temp := "10101010";
temp := X"AA";
```

Atribuindo valor a um único bit (usar aspas simples)

```
temp(7) := '1';
```

Atribuindo valor a um grupo de bits

```
temp (7 \text{ downto } 4) := "1010";
```

Aula 13: 8 de 10

Atribuindo valores a variáveis

```
PROCESS(i_A, i_B, i_C, i_D, i_SEL)
   variable v_C : std_logic_vector(7 downto 0);
BEGIN
   IF (i\_SEL = "00") THEN
      V_C := i_A;
   ELSIF (i_SEL = "01") THEN
      V_C := i_B;
   ELSIF (i_SEL = "10") THEN
      v_C := i_C;
   ELSE
     v_C := i_D;
   END IF:
   o_C <= v_C;
END PROCESS;
```

Aula 13: 9 de 10

Sinais x Variáveis

	Sinal	Variável
Atribuição	<=	:=
Utilidade	Representa um fio no circuito	Representa um local de armazenamento temp.
Escopo	Global (comunicação entre processos)	Local (dentro do processo)
Comportamento	Atualizado no final do processo	Atualizada imediatamente

Aula 13: 10 de 10

FIM AULA 13