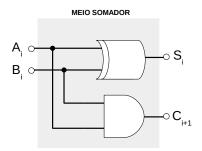
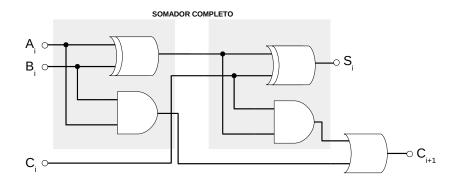


## Lista de Exercícios 02

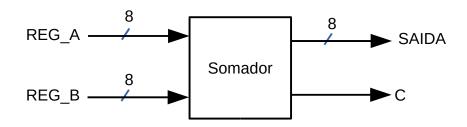
**Exercício 01**: Utilizando a ferramenta Modelsim, simule o o seguinte somador de um bit (somador completo):



Entradas		Saídas	
$A_{i}$	$B_{i}$	$S_{i}$	$C_{i+1}$
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1



**Exercício 02**: Utilizando a ferramenta Modelsim, crie um Testbench e simule o funcionamento de um somador completo implementado no Exercício 01, que realiza a soma de dois números de 08 bits cada.



**Exercício 03**: Implemente e simule o funcionamento de um multiplexador de 7 canais de entrada, com 16 bits cada, nas seguintes situações:

- a) Utilizando o comando concorrente WHEN ELSE.
- **b)** Utilizando o comando concorrente WITH SELECT.
- c) Utilizando um PROCESS.