

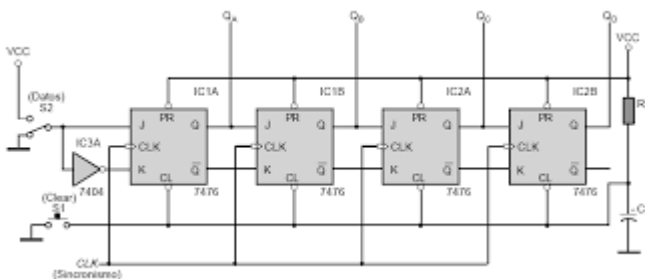
Apellidos, nombre: Ivan Dragos Cornel
PRÁCTICA: 32

1. Enunciado: Estudio, desarrollo, montaje y comprobación de un registro de desplazamiento de 4 bits de entrada serie y salida serie fabricado a partir de 4 biestables tipo JK 7476
3. Esquema lógico o simbólico (sin elementos físicos reales). En caso de electrónica digital incluye tabla de verdad:

CLR	PR	J	K	CLK	Q _{n+1}	Q̄ _{n+1}
∅	∅	X	X	X	1	1
∅	1	X	X	X	∅	1
1	∅	X	X	X	1	∅
1	1	∅	∅	⌊	Q _n	Q̄ _n
1	1	∅	1	⌊	∅	1
1	1	1	∅	⌊	1	∅
1	1	1	1	⌊	Q̄ _n	Q _n

(*) No permitido
X = no importa

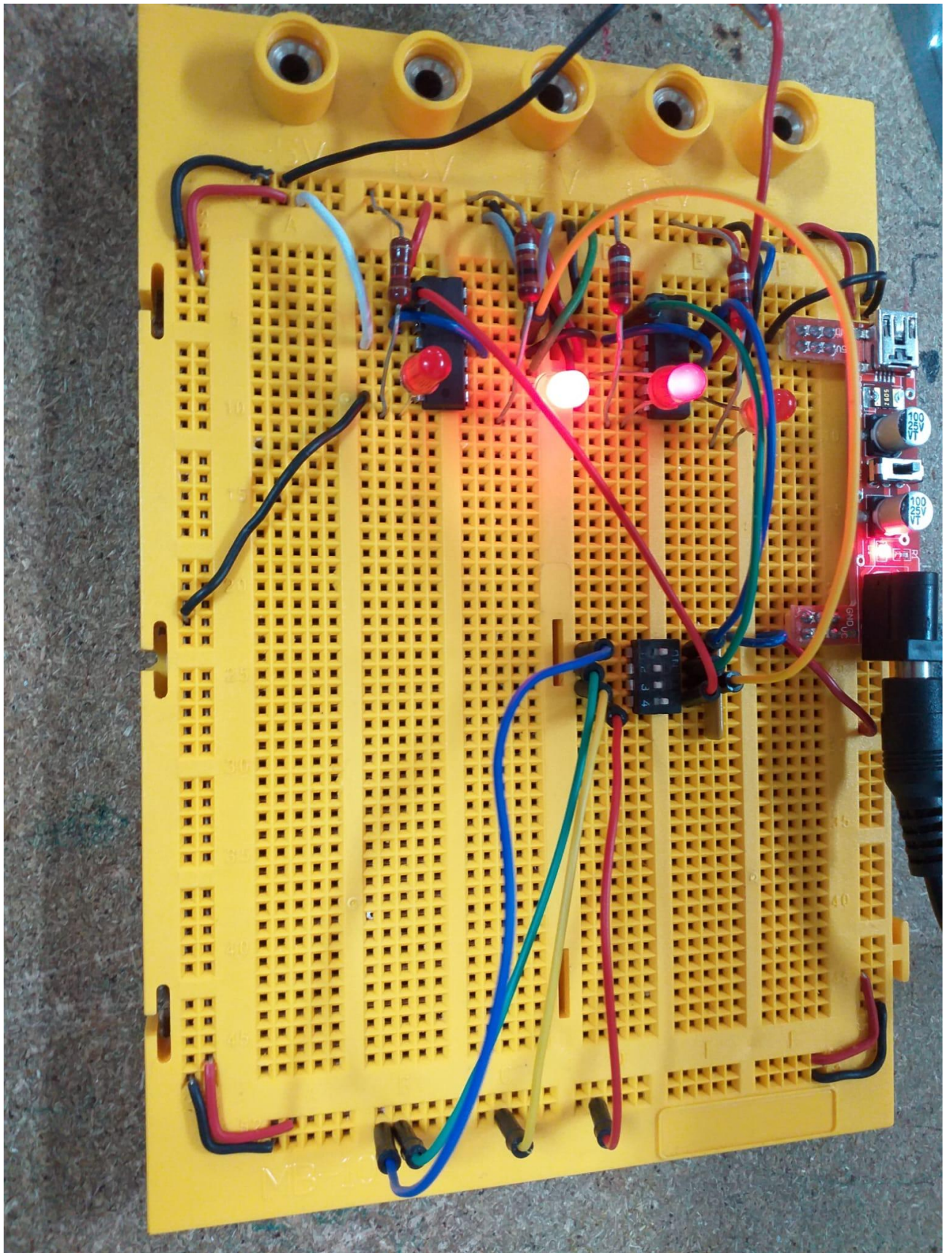
4. Esquema físico (todo lo necesario para que funcione):

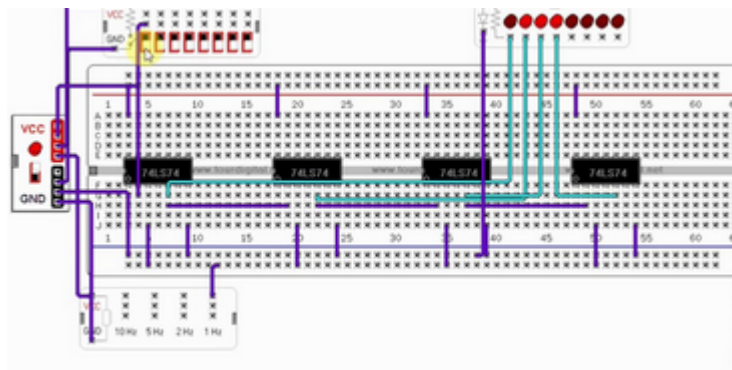


5. Explicación del funcionamiento:

Estamos ante un contador que registra las señales de reloj, y va transmitiendo la información de módulo en módulo, reflejándola en la salida de cada led desde el menos significativo (arriba) al más significativo (abajo).

6. Fotografía del montaje final:





7. Aspectos a resaltar y conclusiones: