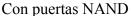
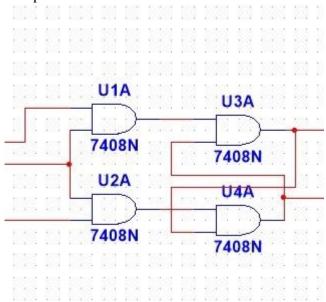
Apellidos, nombre: Ivan Dragos Cornel

PRÁCTICA: 26

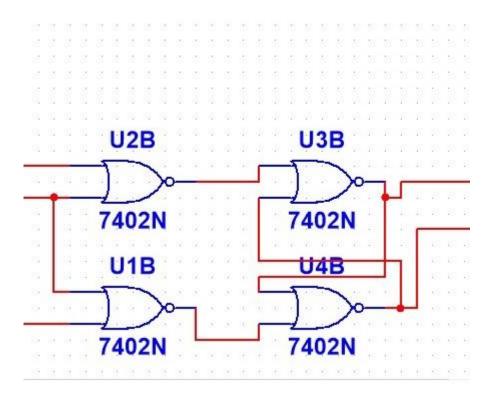
- 1. Enunciado: Estudio, desarrollo, montaje y comprobación de un circuito con un biestable RS realizado con puertas NAND (74LS00) y entrada de validación o lo que es lo mismo, sincronismo por nivel.
- 2. Cualquier circuito digital capaz de tener en cuenta la salida previa para el cálculo de la salida actual es un circuito secuencial. El elemento básico que tiene en cuenta la salida anterior es el biestable. Este es el circuito más básico, que es capaz de almacenar un estado (bit).
- 3. Esquema lógico o simbólico (sin elementos físicos reales). En caso de electrónica digital incluye tabla de verdad:





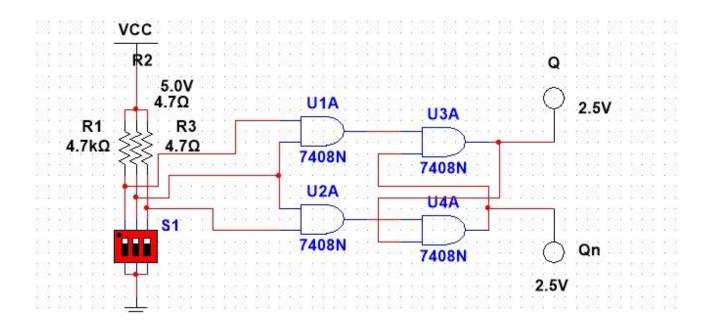
Entradas			Salidas	
Ε	s	R	Q	₫
1	0	0	х	X
1	0	1	0	1
1	1	0	1	0
0	x	х	NC	NC

Con puertas NOR:

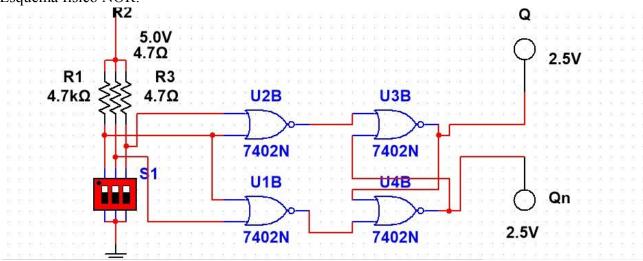




4. Esquema físico (todo lo necesario para que funcione): Esquema físico NAND



Esquema físico NOR:



5. Explicación del funcionamiento:

Con la entrada de validación E en valor lógico 0, el circuito no funciona: No importa que mueva Set o Reset, porque no va a reaccionar.

Cerrando Reset con Set abierto:

Q1 no conduce (1 en salida Q1),

Q2 sí conduce (0 en salida Q2).

Cerrando Set con Reset abierto: Q1 sí conduce (0 en salida) y Q2 no conduce (1 en salida).

Set y Reset cerrados: Vb en ambos es 0. TRTs en corte. Hay un 1 en ambas salidas. Estado inválido. Set y Reset abiertos: Depende del último estado anterior.

6. Fotografía del montaje final:

