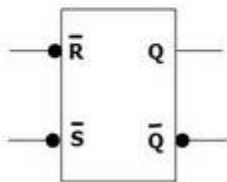
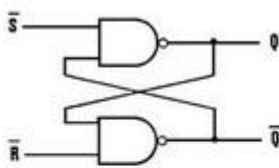


**Apellidos, nombre: Ivan Dragos Cornel**  
**PRÁCTICA: 24**

1. Enunciado: Estudio, desarrollo, montaje y comprobación de un circuito con un biestable RS realizado con puertas NAND (74LS00).
2. Cualquier circuito digital capaz de tener en cuenta la salida previa para el cálculo de la salida actual es un circuito secuencial. El elemento básico que tiene en cuenta la salida anterior es el biestable. Este es el circuito más básico, que es capaz de almacenar un estado (bit).  
A continuación vamos a ver el funcionamiento.
3. Esquema lógico o simbólico (sin elementos físicos reales). En caso de electrónica digital incluye tabla de verdad:

**BIESTABLE RS NAND**



**Tabla de Verdad**

S	R	Q(t+1)	Q(t+1)	
0	0	-	-	Indeseable
0	1	1	0	Set
1	0	0	1	Reset
1	1	Q(t)	Q(t)	No cambia

S	R	Q(t)	Q(t+1)	
0	0	0	-	Indeseable
0	0	1	-	
0	1	0	1	Cuando R≠S la salida sigue a la R
0	1	1	1	
1	0	0	0	
1	0	1	0	
1	1	0	0	No cambia
1	1	1	1	

4. Esquema físico (todo lo necesario para que funcione):

5. Explicación del funcionamiento:

Cerrando Reset con Set abierto:  
 Q1 no conduce (1 en salida Q1),  
 Q2 sí conduce (0 en salida Q2).

Cerrando Set con Reset abierto:  
 Q1 sí conduce (0 en salida) y Q2

no conduce (1 en salida).

Set y Reset cerrados:

Vb en ambos es 0. TRTs en corte.

Hay un 1 en ambas salidas. Estado  
inválido.

Set y Reset abiertos:

Depende del último estado  
anterior.

## 6. Fotografía del montaje final:

