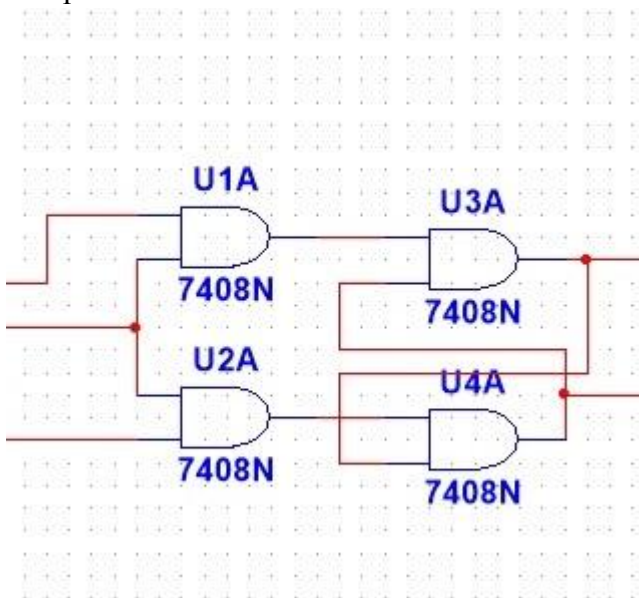


Apellidos, nombre: Ivan Dragos Cornel
PRÁCTICA: 26

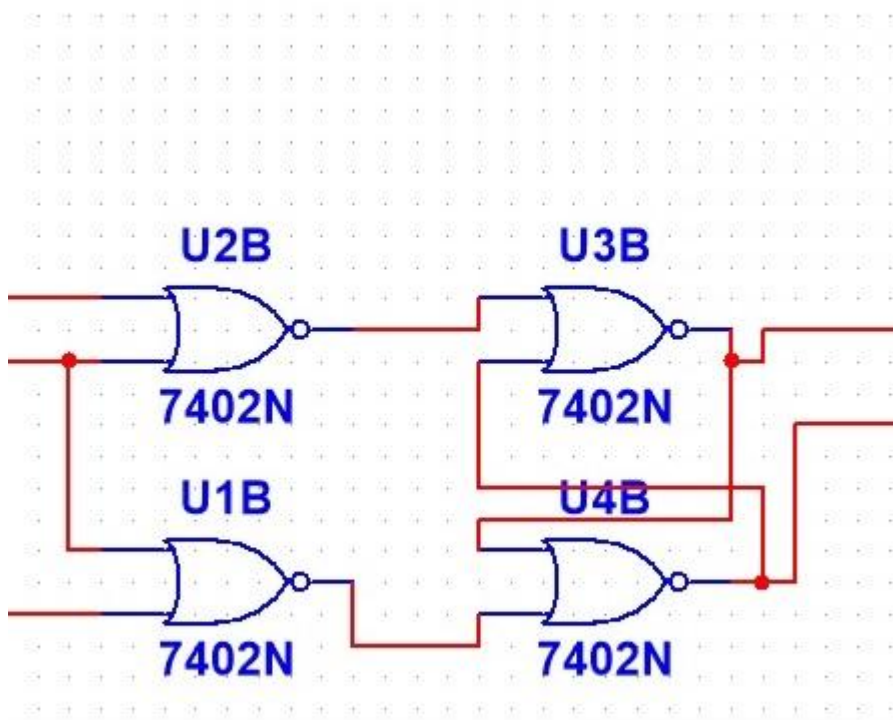
1. Enunciado: Estudio, desarrollo, montaje y comprobación de un circuito con un biestable RS realizado con puertas NAND (74LS00) y entrada de validación o lo que es lo mismo, sincronismo por nivel.
2. Cualquier circuito digital capaz de tener en cuenta la salida previa para el cálculo de la salida actual es un circuito secuencial. El elemento básico que tiene en cuenta la salida anterior es el biestable. Este es el circuito más básico, que es capaz de almacenar un estado (bit).
3. Esquema lógico o simbólico (sin elementos físicos reales). En caso de electrónica digital incluye tabla de verdad:

Con puertas NAND



Entradas				Salidas	
E	S	R		Q	\overline{Q}
1	0	0		X	X
1	0	1		0	1
1	1	0		1	0
0	X	X		NC	NC

Con puertas NOR:



Entradas			Salidas	
E	S	R	Q	\overline{Q}
1	0	0	X	X
1	0	1	0	1
1	1	0	1	0
0	X	X	NC	NC

4. Esquema físico (todo lo necesario para que funcione):
Esquema físico NAND

inválido.
Set y Reset abiertos:
Depende del último estado
anterior.

6. Fotografía del montaje final:

