

8086 实验报告

张浩宇 522031910129

1 实验一 I/O 译码

1.1 读入开关状态并输出

输入端口（74LS244）和输出端口（74LS273）的片选端口分别为 Device1 和 Device2，通过 74LS138 进行 IO 地址译码，如图。当 Device1 为低电平，选中 74LS244，即为输入；当 Device2 为低电平，选中 74LS273，即为输出。根据译码器连接方式，输入端口地址 80H，输出端口地址 88H。

因此从输入端口读入开关状态，取反输出到输出端口，即可实现开关状态的读入和输出。