

3.设计一个判断 1 位余 3 码范围的电路，当输入余 3 码的值为 3、4、5 时，F1 输出为 1；当输入余 3 码的值为 6、7、8、9 时，F2 输出为 1；判断 F1 和 F2 是否存在竞争？是否存在险像？给出完整的解题过程。