

2.用 2 个 4 路选择器设计有 2 个输出端的组合逻辑电路, $F_2 = \sum m(3,5,6,7)$, $F_1 = \sum m(1,2,4,7)$, 电路基本结构如下图所示, 在该图基础上应用适当的逻辑门完成本设计任务。

