

CIP - Catalogação na Publicação

Augusto, Thiago Rider

Estudo de viabilidade técnica para implementação de hardware dinâmico implementando técnicas de detecção de falhas em processadores / Thiago Rider Augusto. -- 2013.

35 f.

Orientador: ANTÔNIO CARLOS SCHNEIDER BECK FILHO.

Dissertação (Mestrado) -- Universidade Federal do Rio Grande do Sul, Instituto de Informática, Programa de Pós-Graduação em Microeletrônica, Porto Alegre, BR-RS, 2013.

1. Tolerância a falhas. 2. MiniMIPS. 3. Detecção de falhas. 4. Hardware Adaptativo. 5. Processadores. I. BECK FILHO, ANTÔNIO CARLOS SCHNEIDER , orient. II. Título.