

```

; Programme de démarrage TP1.S

.include "p24FJ256GB106.inc"    ; Définitions pour ucontrôleur

.equiv PLL96DIS_ON,      0xF7FF ; Enabled
; Définition des paramètres de configuration (horloges, USB, watchdog)
; CONFIG 1 : JTAG off, watchdog timer off
config __CONFIG1, JTAGEN_OFF & ICS_PGx2 & FWDTEN_OFF
; CONFIG 2 :Using the 12MHz clock provided by the PIC18F67J50 (debug)
config __CONFIG2, IESO_OFF & PLL96DIS_ON & PLLDIV_DIV3 & FNOSC_PRIPLL & POSCMOD_HS
; Ces paramètres conduisent à une fréquence horloge système de 32 MHz
.global __reset                ;The label for the first line of code.

;Declaration du mecanisme d'interruption en fonction d'un Timer
.global __T1Interrupt          ;Declare Timer 1 ISR name global

;.....
;Code Section in Program Memory
;.....

.text                          ;Start of Code section
    ORG 000H    ; a reset redirects program to this point

    GOTO __reset

    ORG 004H    ; an interrupt redirects the program to here

    GOTO __T1Interrupt
;Affiche une ligne a l'ordonnee W1 d'intensite W2 (modifie W0)
__T1Interrupt:
    BCLR IFS0, #T1IF          ;Clear interrupt flag

    MOV #0xFFFF, W9
    MOV W4, W0
    MOV W5, W1
    MOV W6, W2
    CALL PutPixel
    ;On laisse le pixel affiche un certain temps
    MOV #5, W0
    CALL DelayMs
    ;On eteints le pixel
    MOV W4, W0
    MOV W5, W1
    MOV #0, W2
    CALL PutPixel
    ;On decale la position de 1
    ADD W4, #1, W4
    MOV #132, W13

    RETFIE                    ;Return from Interrupt Service routine

LINE_DELAY:
    ;On sauvegarde les registres a utiliser
    MOV #0, W4
    MOV W1, W5
    MOV W2, W6
TqL:
    ;On place les parametres de PutPixel
    MOV W4, W0
    MOV W5, W1
    MOV W6, W2
    CALL PutPixel
    ;On laisse le pixel affiche un certain temps
    MOV #5, W0
    CALL DelayMs
    ;On eteints le pixel
    MOV W4, W0
    MOV W5, W1
    MOV #0, W2
    CALL PutPixel
    ;On decale la position de 1
    ADD W4, #1, W4
    MOV #132, W13
    SUB W4, W13, W13
    BRA NZ, TqL

```

[illegible]