



Kien truc may tinh - bài tập

Kiến trúc máy tính (Trường Đại học Giao thông Vận tải)



Scan to open on Studocu

Kiến trúc máy tính

Câu 1: Hãy xác định chiếc máy tính điện tử đầu tiên được chế tạo trên cơ sở nào trong các phương án sau đây?

- Các đèn điện tử.
- Các vi mạch cỡ nhỏ.
- Các chuyển mạch cơ khí.
- Các đèn bán dẫn.

Câu 2: Hãy chọn 1 phát biểu đúng cho biết chức năng chính của CPU (Central Processing Unit) là gì trong các phương án sau đây?

- Là để hiển thị và tính toán dữ liệu phục vụ cho việc in ấn.
- Là để xử lý và điều khiển mọi hoạt động của hệ thống máy tính.
- Là để nhận tín hiệu từ thiết bị đầu vào và đưa tín hiệu tới thiết bị đầu ra.
- Là để chuyển đổi tín hiệu số sang tín hiệu tương tự.

Câu 3: Hãy cho biết mỗi Sector trên đĩa từ (HDD) chứa được khối dữ liệu có kích cỡ là bao nhiêu trong các phương án sau đây?

- 512 kilobyte.
- 256 kilobyte.
- 512 byte.
- 1024 byte.

Câu 4: Trong chuẩn IEEE 754 , dạng kép mở rộng, phần E (mũ) chiếm bao nhiêu bit?

- 32 bit
- 8 bit
- 64 bit
- 15 bit

Câu 6: Thế hệ máy tính thứ tư được chế tạo trên cơ sở nào?

- Các vi mạch cỡ lớn
- Các vi mạch cỡ nhỏ
- Các đèn bán dẫn (transistor)
- Các chuyển mạch cơ khí

Câu 7: Thanh ghi BX trong chip vi xử lý Intel 8086 là?

- Thanh ghi tích lũy
- Thanh ghi cơ sở
- Thanh ghi đếm
- Thanh ghi số liệu

Câu 8: Thanh ghi CX trong chip vi xử lý Intel 8086 là?

- Thanh ghi tích lũy
- Thanh ghi cơ sở
- Thanh ghi đếm
- Thanh ghi số liệu

Câu 9: Hãy cho biết thanh ghi BP trong chip vi xử lý Intel 8086 là?

- Là thanh ghi cơ sở.
- Là thanh ghi số liệu.
- Là thanh ghi con trỏ cơ sở.
- Là thanh ghi chỉ số nguồn .

Câu 10: Theo luật Moore, số lượng transistor sẽ tăng gấp đôi sau mỗi?

- 14 tháng
- 18 tháng
- 16 tháng
- 20 tháng

Câu 11: Hãy chọn phương án đúng cho biết thứ tự thực hiện một chu trình lệnh của CPU (Central Processing Unit) là thế nào?

- Giải mã lệnh - nhận dữ liệu - xử lý dữ liệu - ghi dữ liệu - nhận lệnh.
- Nhận lệnh - giải mã lệnh - nhận dữ liệu - xử lý dữ liệu - ghi dữ liệu.
- Nhận lệnh - nhận dữ liệu - giải mã lệnh - xử lý dữ liệu - ghi dữ liệu.
- Nhận dữ liệu - xử lý dữ liệu - nhận lệnh - giải mã lệnh - ghi dữ liệu.

Câu 12: Hãy xác định chuẩn IEEE 754 - dạng đơn (single) có độ dài là bao nhiêu trong các phương án sau đây?

- 32 bit
- 36 bit
- 64 bit
- 80 bit

Câu 13: Trong quá trình thực hiện chương trình, máy tính dừng khi gặp sự cố nguồn hoặc lỗi bộ nhớ thì gọi đó là ngắt loại gì trong các phương án sau đây?

- Ngắt cứng
- Ngắt mềm
- Ngắt ngoại lệ
- Ngắt tự sinh

Câu 15: Hãy chọn khái niệm nào đúng về thiết bị EPROM (Erasable Programmable ROM) trong các phương án sau đây?

- Là loại ROM do nhà sản xuất đã nạp sẵn dữ liệu, dữ liệu không thể xóa được.
- Là loại ROM chỉ ghi dữ liệu 1 lần và dữ liệu không thể thay đổi hoặc xóa.
- Là loại ROM có thể ghi dữ liệu nhiều lần và dữ liệu có thể xóa bằng tia cực tím.
- Là loại ROM mà toàn bộ dữ liệu có thể xóa bằng điện.

Câu 17: Trong các giai đoạn phát triển của máy tính, phát biểu nào sau đây là sai ?

- Thế hệ thứ hai dùng transistor
- Thế hệ thứ ba dùng transistor
- Thế hệ thứ nhất dùng đèn điện tử chân không
- Thế hệ thứ tư dùng vi mạch

Câu 18: Hãy chọn đáp án nào đúng sau đây cho biết chức năng của tập thanh ghi trong CPU là gì ?

- Là để chứa các thông tin tạm thời phục vụ cho hoạt động của máy tính.
- Là để liên kết với khối bộ nhớ để thực hiện chu trình lệnh của máy tính.
- Là để lưu giữ thông tin hệ thống của máy tính.
- Là để truyền các tín hiệu điều khiển từ khối CU tới khối ALU.

Câu 20: Hãy chọn đáp án đúng cho biết các thành phần cơ bản của Bộ xử lý trung tâm (CPU-Central Processing Unit) là gì trong các phương án sau đây?

- Khối điều khiển, khối số học logic và tập thanh ghi.
- Bộ nhớ trong, các thiết bị vào ra, bộ nhớ cache và bộ nhớ ngoài.
- Bộ nhớ trong và hệ thống vào ra.
- Khối điều khiển, bộ nhớ cache và tập thanh ghi.

Câu 21: Thanh ghi BX là?

- Thanh ghi đa năng 16 bit chia làm 2 phần: một Byte cao BL và một Byte thấp BH
- Thanh ghi đa năng 8 bit chia làm 2 phần: một Byte cao BH và một Byte thấp BL
- Thanh ghi đa năng 16 bit chia làm 2 phần: một Byte cao BH và một Byte thấp BL
- Giống như AX

Câu 22: CPU đang ở trạng thái cấm ngắt với tín hiệu từ bên ngoài, có ảnh hưởng thế nào đến cờ IF trong thanh ghi cờ?

- $IF = 1$
- $IF = 0$
- Không ảnh hưởng đến cờ IF trong trường hợp này
- Tất cả đều sai

Câu 23: Tìm giá trị biểu diễn số 150 (có dấu, 8 bit) theo phương pháp Mã bù 2 ?

- Không biểu diễn được
- 10010110
- 00010110
- 01101001

Câu 24: Thanh ghi cờ là?

- Dùng để ghi trạng thái kết quả các lệnh
- Là thanh ghi 16 Bit có 9 Bit được sử dụng
- Dùng để ghi trạng thái kết quả các phép xử lý trong ALU
- Có thể có hoặc không tùy theo từng bộ vi xử lý

Câu 25: Các ngắt sinh ra do lỗi xuất hiện trong quá trình thực hiện một chương trình gọi là ngắt nào?

- Ngắt mềm
- Ngắt cứng
- Ngắt ngoại lệ
- Ngắt MI

Câu 26: Trong máy tính số, mọi dữ liệu được biểu diễn dưới dạng nào?

- Dạng ký tự
- Dạng cơ số 16
- Dạng cơ số 2
- Một dạng khác

Câu 29: Hãy chọn phát biểu đúng cho biết chức năng của tín hiệu điều khiển MEMW (Memory write) là gì trong các phương án sau đây?

- Là tín hiệu đọc lệnh và dữ liệu từ ngăn nhớ.
- Là tín hiệu ghi lệnh và dữ liệu ra ngăn nhớ.
- Là tín hiệu ghi lệnh ra ngăn nhớ .
- Là tín hiệu ghi dữ liệu ra ngăn nhớ.

Câu 31: Hãy chọn phát biểu sai về tín hiệu INTA (Interrupt Acknowledge) trong các phương án sau đây?

- INTA là tín hiệu CPU trả lời đồng ý chấp nhận ngắt.
- INTA là tín hiệu gửi từ bộ xử lý ra ngoài.
- INTA là tín hiệu từ bên ngoài yêu cầu ngắt CPU.
- INTA là tín hiệu ngắt gửi đến CPU (ngắt không chặn được).

Câu 33: Hãy chọn khái niệm nào đúng về MSB (Most Significant Bit) trong các phương án sau đây?

- Bit ngoài cùng bên trái có trọng số lớn nhất.
- Bit ngoài cùng bên phải có trọng số nhỏ nhất.
- Bit ở giữa có trọng số nhỏ nhất.
- Bit ngoài cùng bên trái có trọng số nhỏ nhất.

Câu 34: Hãy cho biết chức năng của thanh ghi CS trong vi xử lý 8086 là gì theo các phương án sau đây?

- Dùng để chứa địa chỉ chuỗi cần viết đến
- Dùng để chứa dữ liệu tạm thời trong Bộ xử lý trung tâm.
- Dùng để chứa địa chỉ của ô nhớ trong bộ nhớ máy tính.
- Dùng để chứa địa chỉ đoạn của lệnh thi hành tiếp theo.

Câu 35: Hãy chọn phát biểu nào là đúng khi ta có chip nhớ SRAM với dung lượng 64K x 4bit trong các phương án sau đây?

- a. Các đường địa chỉ là: A0 -> A15.
- b. Các đường địa chỉ là: D0 -> D15.
- c. Các đường dữ liệu là: A0 -> A3.
- d. Các đường dữ liệu là: D1 -> D8.

Câu 36: Hãy chọn khái niệm nào đúng về thiết bị PROM (Programmable ROM) trong các phương án sau đây?

- Là loại ROM do nhà sản xuất đã nạp sẵn dữ liệu, dữ liệu không thể xóa được .
- Là loại ROM chỉ ghi dữ liệu 1 lần và dữ liệu không thể thay đổi hoặc xóa.
- Là loại ROM có thể ghi dữ liệu nhiều lần và dữ liệu có thể xóa bằng tia cực tím.
- Là loại ROM mà toàn bộ dữ liệu có thể xóa bằng điện.

Câu 37: Hãy cho biết tốc độ xử lý của CPU trong hệ thống máy tính được đo bằng đơn vị nào trong các phương án sau đây?

- RPM
- Megabyte
- Mhz
- Gigabyte

Câu 38: Hãy chọn khái niệm nào đúng về IC (Integrated Circuit) trong các phương án sau đây?

- Là vi mạch chứa các linh kiện bán.
- Là vi mạch chứa các thiết bị điện tử đặc biệt.
- Là mạch tích hợp mật độ cao dành riêng cho các loại CPU hiện đại.
- Là công nghệ làm tăng dung lượng của bộ nhớ chính.

Câu 39: Trong tổ chức chip nhớ SRAM, hãy xác định ký hiệu WD là gì trong các phương án sau đây?

- Tín hiệu chọn địa chỉ hàng.
- Tín hiệu chọn địa chỉ cột.
- Tín hiệu điều khiển đọc.
- Tín hiệu điều khiển ghi.

Câu 40: Để đánh địa chỉ chuỗi đọc vào (chuỗi nguồn) thì thanh ghi đoạn DS (Data segment) ta phải kết hợp với thanh ghi nào sau đây?

- Thanh ghi SP
- Thanh ghi SI
- Thanh ghi SS
- Thanh ghi ES

Câu 41: Hãy chọn phương án nào sau đây là đúng cho biết bộ nhớ cache được đặt ở vị trí nào trong hệ thống máy tính?

- a. Bộ nhớ Cache có thể được đặt trên cùng chip với CPU.
- b. Bộ nhớ Cache được đặt cạnh bộ nhớ ngoài.
- c. Bộ nhớ cache được đặt giữa bộ nhớ chính và bộ nhớ ngoài.
- d. Bộ nhớ Cache được đặt cạnh bộ nhớ chính.

Câu 42: Hãy chọn khái niệm nào là đúng về kỹ thuật Pipeline trong CPU trong các phương án sau đây?

- Là kỹ thuật xen kẽ dòng lệnh để tiết kiệm thời gian xử lý.
- Là đặc trưng thực hiện lệnh của hệ thống thanh ghi trong CPU.
- Là phương pháp lưu thao tác lệnh trong bộ nhớ.
- Là kỹ thuật thực hiện lần lượt từng lệnh nhân vào.

Câu 43: DRAM là viết tắt của?

- Dynamic Running Access Memory
- Dynamic Random Access Memory
- Decrypted Readable Access Mode
- Detectable Random Access Memory

Câu 44: SRAM là thuật ngữ viết tắt của?

- Static Random Access Memory
- Standard Random Access Memory
- Static Random Access Mode
- Server Random Access Memory

Câu 45: Chíp vi xử lý Intel 8086 có bao nhiêu thanh ghi đa năng?

- 8
- 4
- 16
- 20

Câu 46: Nhiệm vụ của AX là?

- Chuyên dùng để chứa kết quả các thao tác lệnh
- Chuyên dùng cho việc sử dụng các đơn vị thi hành lệnh
- Dùng để chứa địa chỉ bộ chọn đoạn
- Dùng để chứa địa chỉ bộ mô tả đoạn

Câu 47: Data Bus có chức năng gì?

- Vận chuyển địa chỉ của ngăn nhớ hay cổng vào - ra từ nguồn đến đích
- Vận chuyển lệnh từ bộ nhớ đến bộ xử lý.
- Vận chuyển các tín hiệu điều khiển
- Vận chuyển dữ liệu giữa bộ xử lý, hệ thống nhớ, hệ thống vào /ra với nhau

Câu 48: Control bus có chức năng là gì?

- Vận chuyển địa chỉ của ngăn nhớ hay cổng vào - ra từ nguồn đến đích
- Vận chuyển lệnh từ bộ nhớ đến bộ xử lý
- Vận chuyển các tín hiệu điều khiển giữa bộ xử lý, hệ thống nhớ, hệ thống vào /ra với nhau
- Tất cả các đáp án trên đều đúng

Câu 49: Trong chuẩn IEEE 754/84 , dạng kép mở rộng có độ dài là bao nhiêu?

- 32 bit
- 8 bit
- 64 bit
- 80 bit

Câu 50: Hãy cho biết thanh ghi SI, DI của chíp vi xử lý Intel 8086 là gì trong các phương án sau đây?

- Là thanh ghi cơ sở nguồn / đích.
- Là thanh ghi số liệu.
- Là thanh ghi con trỏ cơ sở.
- Là thanh ghi chỉ số nguồn /đích.

Câu 51: Hãy cho biết tín hiệu điều khiển INTR là tín hiệu gì trong các phương án sau đây?

- Là tín hiệu từ bên ngoài gửi đến CPU xin ngắt.
- Là tín hiệu từ CPU gửi ra ngoài xin ngắt.
- Là tín hiệu từ bộ nhớ chính gửi đến CPU xin ngắt.
- Là tín hiệu từ CPU gửi đến bộ nhớ chính xin ngắt.

Câu 52: Hãy xác định phần M (định trị) chiếm bao nhiêu bit trong chuẩn IEEE 754- dạng đơn (single) theo các phương án sau đây?

- 8 bit
- 23 bit
- 16 bit
- 32bit

Câu 55: Hãy chọn phương án đúng cho biết máy tính có các loại Bus hệ thống nào?

- Địa chỉ, chức năng và điều khiển.
- Điều khiển, dữ liệu và địa chỉ.
- Dữ liệu, chức năng và điều khiển.
- Dữ liệu, điều khiển và phụ trợ .

Câu 56: Hãy chọn phương án nào sau đây là sai khi ta có chip nhớ SRAM với dung lượng 16K x 8 bit?

- a. Có 14 đường địa chỉ
- b. Có 8 đường dữ liệu
- c. Các đường địa chỉ là: A0 -> A13
- d. Các đường địa chỉ là: A0 -> A14

Câu 57: Thanh ghi SP (Stack Pointer) thường kết hợp với thanh ghi nào sau đây để được địa chỉ đầy đủ của ô nhớ?

- Thanh ghi CS
- Thanh ghi SS
- Thanh ghi DS
- Thanh ghi ES

Câu 58: Hãy cho biết số thập phân 50.375 là số bao nhiêu của hệ nhị phân trong các phương án sau đây?

- 110010.011
- 11011.011
- 110010.001
- 110010.111
- a. 110010.011
- b. 11011.011
- c. 110010.001

- d. 110010.111

Câu 60: Công dụng của thanh ghi SS trong vi xử lý 8086 là gì?

- Là thanh ghi đoạn ngăn xếp.
- Là thanh ghi đoạn chương trình
- Là thanh ghi đoạn dữ liệu
- Là thanh ghi để trở đến đỉnh ngăn xếp

Câu 61: Hãy xác định con trỏ ngăn xếp (SP) luôn trở vào đâu trong các phương án sau đây?

- Đáy ngăn xếp.
- Đỉnh ngăn xếp.
- Giữa ngăn xếp.
- Vị trí ngẫu nhiên theo lệnh đang thi hành.

Câu 62: Thanh ghi DS trong vi xử lý 8086 là?

- Là thanh ghi đoạn ngăn xếp
- Là thanh ghi đoạn chương trình
- Là thanh ghi đoạn dữ liệu
- Là thanh ghi đoạn mở rộng

Câu 63: Thanh ghi ES có công dụng gì?

- Là thanh ghi đoạn ngăn xếp
- Là thanh ghi đoạn chương trình
- Là thanh ghi đoạn dữ liệu
- Là thanh ghi đoạn mở rộng

Câu 64: Nội dung của SS:SP chỉ tới đâu?

- Địa chỉ bắt đầu của đoạn ngăn xếp
- Một ô nhớ bất kỳ
- Đỉnh ngăn xếp
- Địa chỉ của lệnh tiếp theo sẽ thi hành

Câu 65: Khi một chương trình đang thi hành, CS: IP thực hiện công việc gì?

- Chứa dữ liệu chương trình
- Lấy địa chỉ lệnh sắp thi hành
- Chỉ đến đỉnh bộ nhớ STACK
- Chỉ đến một cổng vào /ra

Câu 66: Thanh ghi AX trong chip vi xử lý Intel 8086 là?

- Thanh ghi tích lũy
- Thanh ghi cơ sở
- Thanh ghi đếm
- Thanh ghi số liệu

Câu 67: Con trỏ ngăn xếp (SP) luôn trỏ vào đâu?

- Đáy ngăn xếp
- Đỉnh ngăn xếp
- Giữa ngăn xếp
- Ngẫu nhiên theo lệnh đang thi hành

Câu 68: Khi nào con trỏ ngăn xếp (SP) trỏ vào đáy ngăn xếp?

- Ngăn xếp rỗng
- Ngăn xếp đầy
- Ngăn xếp không hoạt động trong quá trình thi hành lệnh
- Tất cả đều sai

Câu 69: Ngăn xếp (Stack) là gì?

- Là vùng nhớ có cấu trúc LIFO
- Là vùng nhớ có cấu trúc FIFO
- Là nơi lưu trữ lệnh sắp thi hành
- Là nơi thi hành lệnh

Câu 70: 1 byte bằng bao nhiêu bit?

- 2 bit
- 4 bit
- 8 bit
- 10 bit

Câu 71: Sử dụng phương thức gì để biến đổi phần nguyên của số thập phân thành số nhị phân?

- Phương thức chia liên tiếp cho 2 rồi lấy phần dư
- Phương thức nhân cơ số
- Phương thức nhân và chia kết hợp
- Không thể biến đổi giữa 2 hệ số trên

Câu 72: Số nhị phân 101011 là số bao nhiêu trong hệ thập phân ?

- 43
- 57
- 75
- 102

Câu 74: Bộ xử lý nhận dữ liệu tại đâu?

- Bộ nhớ hoặc thiết bị ngoại vi
- Bộ nhớ
- Thiết bị ngoại vi
- Bus dữ liệu

Câu 75: Biểu diễn số nguyên 58 (8 bit, không dấu) theo phương pháp mã bù 2?

- 00111010
- 11111010
- 00111011
- Không biểu diễn được
- a. 00111010
- b. 11111010
- c. 00111011
- d. Không biểu diễn được

Câu 76: SIMD viết tắt của cụm từ nào sau đây?

- Single Intruction – Single Data
- Single Intruction – Multiple Data
- Multiple Intruction – Multiple Date
- Single Introduction – Multiple Data

Câu 77: MIMD viết tắt của cụm từ nào sau đây?

- Multiple Intruction – Multiple Date
- Single Intruction – Multiple Data
- Multiple Intruction – Multiple Data
- Single Introduction – Single Data

Câu 78: Kiến trúc SIMD là gì?

- Kiến trúc đơn dòng lệnh - đơn dữ liệu
- Kiến trúc đơn dòng lệnh - đa dữ liệu
- Kiến trúc đa dòng lệnh - đa dữ liệu
- Kiến trúc đa dòng lệnh - đơn dữ liệu

Câu 80: Biểu diễn số nguyên -88 (8 bit, có dấu) theo phương pháp mã bù 2?

- 10101000
- 01011000
- 11011011
- 10001101
- a. 10101000

- b. 01011000
- c. 11011011
- d. 10001101

Câu 82: Chức năng của Modul vào - ra?

- **Nối ghép với CPU và hệ thống nhớ**
- Liên kết khối CU với thanh ghi
- Nối ghép với một hoặc nhiều thiết bị ngoại vi
- Liên kết với khối ALU trong CPU

Câu 84: Số nhị phân 11110101 là số bao nhiêu trong hệ thập phân?

- 23
- **245**
- 237
- 332
- a. 23
- **b. 245**
- c. 237
- d. 332

Câu 86: ROM là gì?

- **Bộ nhớ chỉ có thể đọc**
- Bộ nhớ ngoài, có thể đọc và ghi
- Bộ nhớ truy xuất ngẫu nhiên, có thể đọc và ghi
- Bộ nhớ đệm

Câu 87: Thiết bị ROM mặt nạ là?

- **Loại ROM do nhà sản xuất đã nạp sẵn dữ liệu, dữ liệu không thể xóa được**
- Loại ROM chỉ ghi dữ liệu 1 lần và dữ liệu không thể thay đổi hoặc xóa
- Loại ROM có thể ghi dữ liệu nhiều lần và dữ liệu có thể xóa bằng tia cực tím
- Loại ROM mà toàn bộ dữ liệu có thể xóa bằng điện

Câu 88: EEPROM là?

- Loại ROM do nhà sản xuất đã nạp sẵn dữ liệu, dữ liệu không thể xóa được
- Loại ROM chỉ ghi dữ liệu 1 lần và dữ liệu không thể thay đổi hoặc xóa
- Loại ROM có thể ghi dữ liệu nhiều lần và dữ liệu có thể xóa bằng tia cực tím
- **Loại ROM mà toàn bộ dữ liệu có thể xóa bằng điện**

Câu 89: Thiết bị RAM là gì?

- Là bộ nhớ truy xuất, chỉ có thể đọc

- Bộ nhớ ngoài, có thể đọc và ghi
- Bộ nhớ truy xuất ngẫu nhiên, có thể đọc và ghi
- Bộ nhớ trong, lưu thông tin cấu hình của máy tính

Câu 90: Trong tổ chức chip nhớ DRAM, CAS viết tắt cụm từ nào?

- Row Address Select
- Column Address Select
- Close Address Select

Câu 91: Khái niệm ngắt?

- Ngắt là cơ chế cho phép tạm dừng chương trình đang thực thi để chuyển sang thực hiện một chương trình khác: chương trình con phục vụ ngắt
- Ngắt là cơ chế làm tươi chương trình
- Ngắt là quá trình thực thi lệnh do người dùng yêu cầu
- Ngắt là quá trình ngừng chương trình đang thực thi ngay lập tức để lưu thông tin vào bộ nhớ

Câu 92: Đối với khối ALU (trong CPU), phát biểu nào sau đây là sai?

- Thực hiện phép dịch bit
- Thực hiện phép hoặc, và
- Thực hiện phép lấy căn bậc hai
- Thực hiện phép cộng và trừ

Câu 93: Trong tổ chức chip nhớ DRAM, CAS là gì?

- Tín hiệu chọn địa chỉ hàng
- Tín hiệu chọn địa chỉ cột
- Tín hiệu điều khiển đọc
- Tín hiệu điều khiển ghi

Câu 94: Chức năng của tín hiệu điều khiển MEMR là gì?

- Đọc dữ liệu từ ngăn nhớ
- Ghi lệnh và dữ liệu ra ngăn nhớ
- Đọc lệnh từ thiết bị ngoại vi
- Ghi lệnh ra thiết bị ngoại vi

Câu 95: Chức năng của tín hiệu điều khiển IOR là gì?

- Đọc lệnh và dữ liệu từ ngăn nhớ
- Ghi lệnh và dữ liệu ra ngăn nhớ
- Đọc dữ liệu từ thiết bị ngoại vi
- Ghi dữ liệu ra thiết bị ngoại vi

Câu 96: Chức năng của tín hiệu điều khiển IOW là gì?

- Đọc lệnh và dữ liệu từ thiết bị ngoại vi
- Ghi lệnh và dữ liệu ra thiết bị ngoại vi
- Đọc dữ liệu từ thiết bị ngoại vi
- Ghi dữ liệu ra thiết bị ngoại vi

Câu 97: Tín hiệu điều khiển INTA là tín hiệu gì?

- CPU trả lời không chấp nhận ngắt
- CPU trả lời chấp nhận ngắt
- Từ bên ngoài gửi đến CPU xin ngắt
- Ngắt ngoại lệ

Câu 98: Điều kiện để CPU có thể hoạt động trong hệ thống máy tính là gì?

- Tần số xung nhịp đồng hồ
- Nguồn điện
- Bus hệ thống
- Tất cả đều đúng

Câu 100: Thế hệ máy tính thứ hai được chế tạo trên cơ sở nào?

- Rơ le điện tử
- Các vi mạch cỡ nhỏ
- Các đèn bán dẫn (transistor)
- Các vi mạch cỡ lớn

Câu 5: Dạng biểu diễn IEEE754/84 (single) của số thực 98,25, tìm giá trị của E (Số mũ) là bao nhiêu?

- a. 10000101
- b. 10000011
- c. 11000001
- d. 10000100

Câu 14: Hãy xác định số nhị phân 100011.11 là số bao nhiêu trong hệ thập phân theo các phương án sau đây?

- a. 35.75
- b. 35.625
- c. 29.57
- d. 76.25

Câu 16: Hãy xác định số hệ thập phân 35.375 là số bao nhiêu trong hệ nhị phân theo các phương án sau đây?

- e. 100011.011
- f. 111001.011
- g. 111101.001
- h. 1010.1111

Câu 19: Hãy xác định số nhị phân 1111.011 là số bao nhiêu của hệ thập phân trong các phương án sau đây?

- a. 15.375
- b. 14.375
- c. 15.25
- d. 15.275

Câu 27: Hãy dùng phương pháp Dấu để xác định giá trị biểu diễn số nguyên -35 (8 bit) là bao nhiêu trong các phương án sau đây?

- a. 00100011
- b. 01100011
- c. 10100011
- d. 11100011

Câu 28: Cho chip nhớ SRAM có dung lượng 4K x 8 bit, hãy xác định có bao nhiêu đường địa chỉ trong các phương án sau đây?

- a. 8 đường.
- b. 4 đường.
- c. 12 đường.
- d. 14 đường.

Câu 30: Hãy xác định số thập lục phân 1AB là số bao nhiêu của hệ nhị phân trong các phương án sau đây?

- a. 000110101011
- b. 001010101011
- c. 100110101011
- d. 001010111010

Câu 32: Trong quá trình thực hiện chương trình, máy tính dừng khi gặp một lệnh sai cú pháp thì gọi đó là ngắt loại gì trong các phương án sau đây?

- a. Ngắt cứng NMI (None Maskable Interrupt).
- b. Ngắt mềm.
- c. Ngắt ngoại lệ.
- d. Ngắt cứng MI(Maskable Interrupt).

Câu 53: Hãy xác định số nhị phân 10101001 là giá trị nào của hệ thập phân trong các phương án sau đây?

- a. 97
- b. 225
- c. 170
- d. 169

Câu 54: Hãy dùng phương pháp mã bù 2 để tìm giá trị biểu diễn số nguyên - 48 (8 bit, có dấu) là bao nhiêu trong các phương án sau đây?

- a. 11010000
- b. 10110100
- c. 11001111
- d. 00110000

Câu 59: Hãy xác định dạng biểu diễn của số thực 98,25 theo chuẩn IEEE754 (dạng đơn) là bao nhiêu trong các phương án sau đây?

- a. 42C48000H
- b. 24C48000H
- c. 42C84000H
- d. 42D48000H

Câu 73: Số trong hệ thập lục phân AFC là số bao nhiêu trong hệ nhị phân

- a. 101011111100
- b. 111110011111
- c. 000011110001
- d. 111111100011

Câu 79: Số nhị phân 10101001 là giá trị nào trong hệ thập lục phân?

- a. A9
- b. B1
- c. B9
- d. AB

Câu 81: Số 128 trong thập lục phân là số nào trong hệ nhị phân?

- a. 00111001000
- b. 00110000111
- c. 00100101000
- d. 11110001001

Câu 83: Số 4BF thuộc hệ đếm nào??

- a. Hệ bát phân
- b. Hệ nhị phân
- c. Hệ thập lục phân
- d. Hệ thập phân

Câu 85: Yêu cầu ngắt do lệnh gọi ngắt nằm trong chương trình sinh ra là loại ngắt nào?

- a. Ngắt mềm
- b. Ngắt cứng
- c. Ngắt ngoại lệ
- d. Ngắt MI