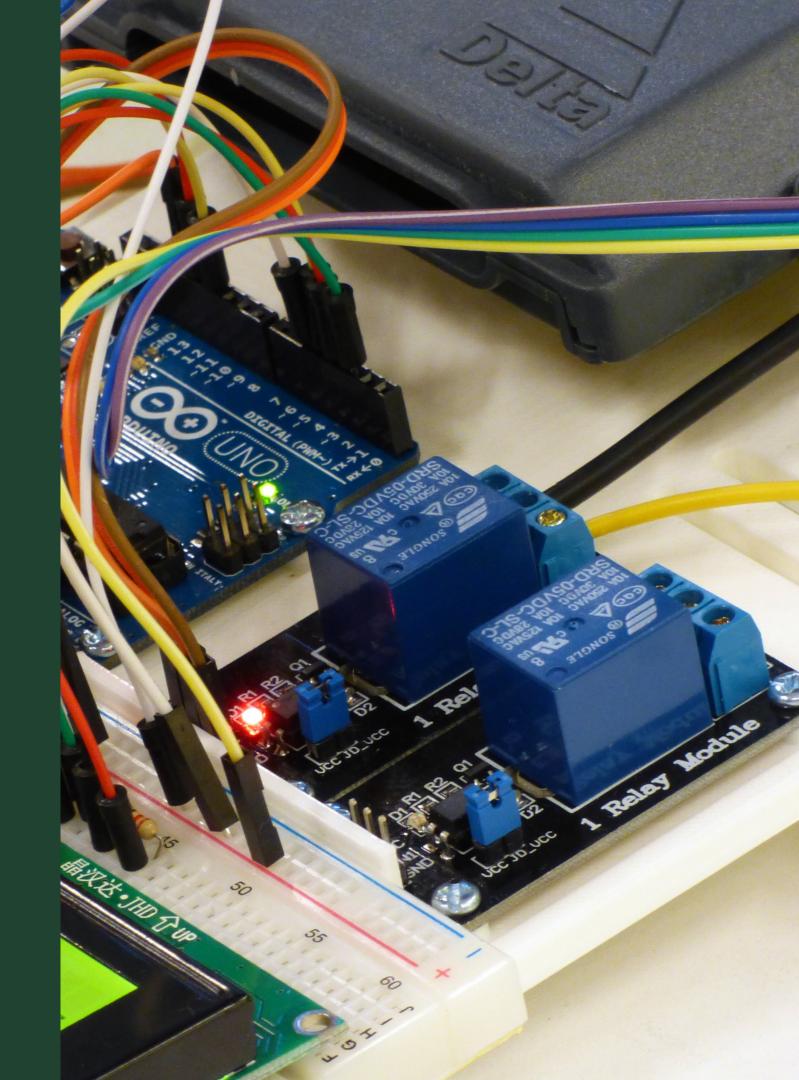


**Universidade do Minho**Escola de Engenharia

## Projeto Integrador em Telecomunicações e Informática

Universidade do Minho

A84913 Inês Barreira Marques A77314 Miguel Chaves Moreira PG47639 Rui Filipe Ribeiro Freitas PG47692 Tiago João Pereira Ferreira



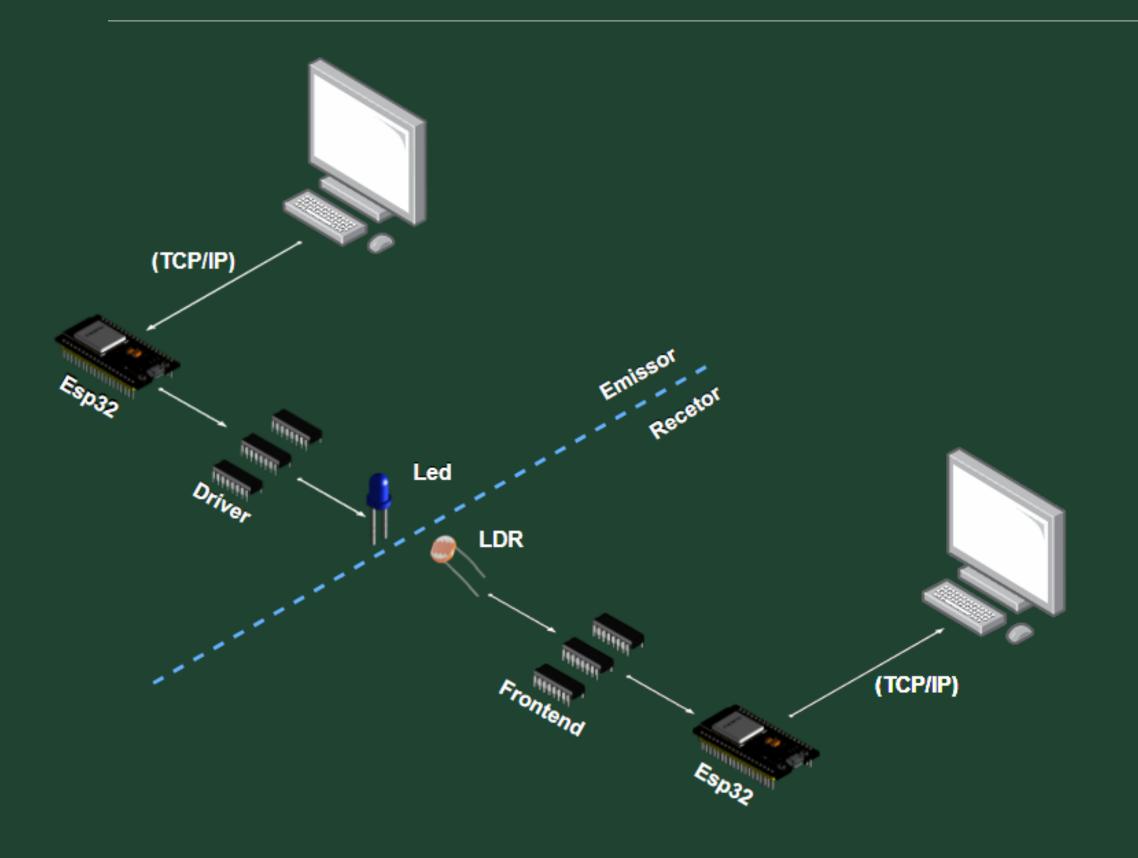
# Tópicos



- Arquitetura
- Modelo de Camadas
- Aplicação
- SP32 Emissor
- ESP32 Recetor
- Protocolo de comunicação

# Planeamento temporal

| Fase    | Fase Intermédia 1   | Fase Intermédia 2   | Fase Final  |
|---------|---|---|---|
| Tarefas | <ul> <li>Planeamento temporal</li> <li>Definir o modelo de camadas</li> <li>Compreensão de conceitos</li> <li>Comunicação entre PCs</li> <li>Elaboração da Apresentação da Fase<br/>Intermédia 1</li> </ul> | <ul> <li>Montagem do Driver e Frontend</li> <li>Desenvolvimento do código do ESP</li> <li>Aplicação do CDMA</li> <li>Elaboração da Apresentação da Fase<br/>Intermédia 2</li> </ul> | <ul> <li>Correção de fases anteriores</li> <li>Testes e discussão de resultados</li> <li>Elaboração do relatório final</li> <li>Elaboração da Apresentação da Fase Final</li> </ul> |
| Datas   | <ul> <li>Entrega da Apresentação: 11/03</li> <li>Apresentação: 14/03 ou 18/03</li> </ul>  | <ul> <li>Entrega da Apresentação: 1/04</li> <li>Apresentação: 4/04 ou 8/04</li> </ul>   | <ul> <li>Entrega da Apresentação e Relatório:<br/>20/05</li> <li>Apresentação: 23/05 ou 27/05</li> </ul>  |

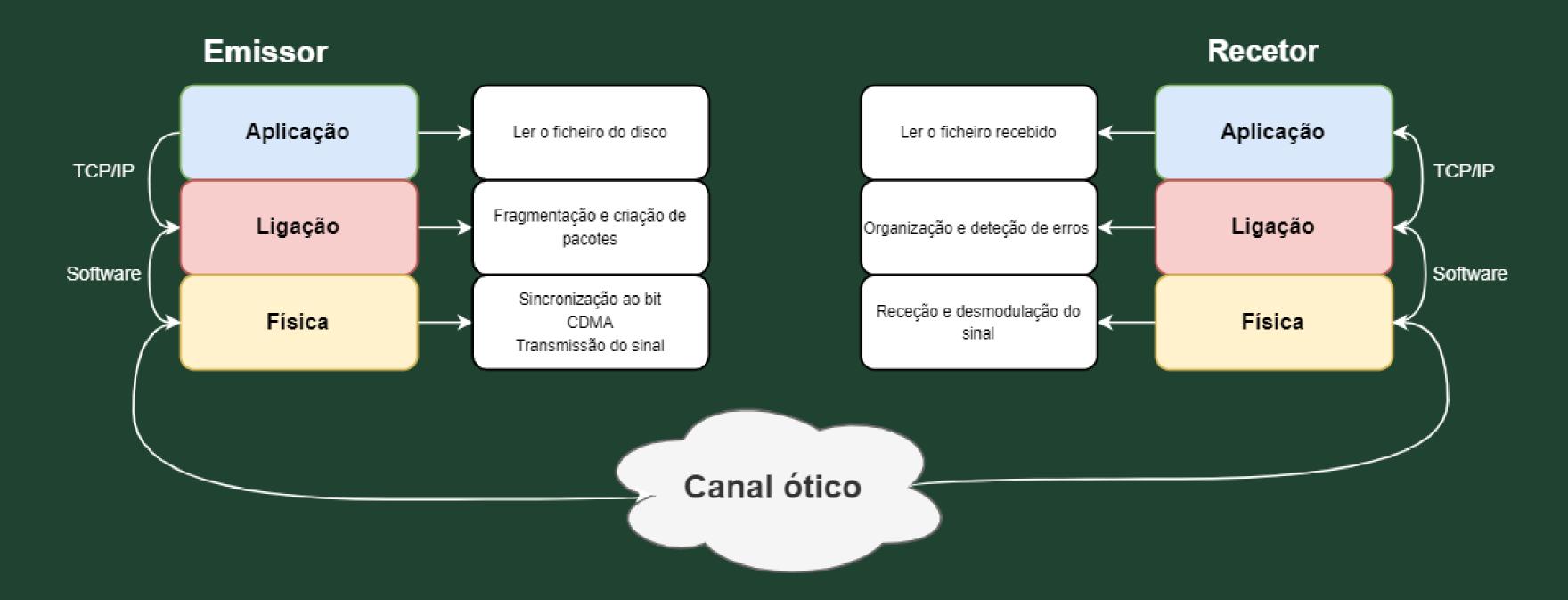


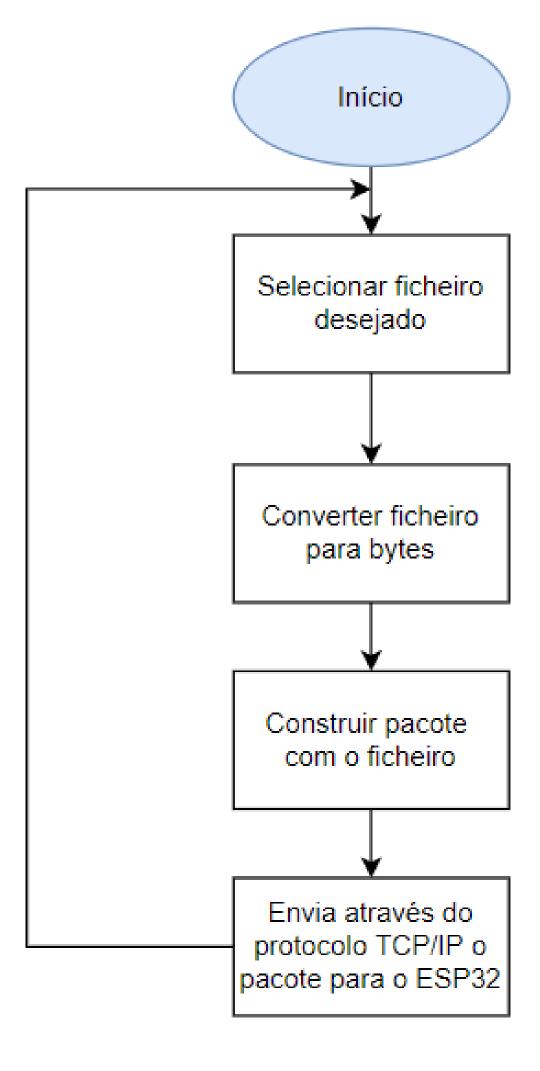
# Arquitetura

Do lado do emissor é executada a aplicação num PC que gera dados que serão enviados ao ESP32 através de uma ligação TCP/IP para mais tarde serem difundidos através do LED para o receptor. O driver servirá para interligar o ESP32 com o dispostivo emissor de luz (LED).

Do lado do recetor temos um fotodetector que receberá os dados provenientes do emissor. É implementado à custa de hardware específico para transformar o sinal óptico num sinal eléctrico e software a executar no ESP32. Por fim, temos um PC do lado do receptor que recebe e visualiza a informação difundida através do canal óptico.

## Modelo de Camadas





Projeto Integrador em Telecomunicações e Informática

## Aplicação - Emissor

Type (1 byte) File ID (1 byte)

File (N bytes)

Type

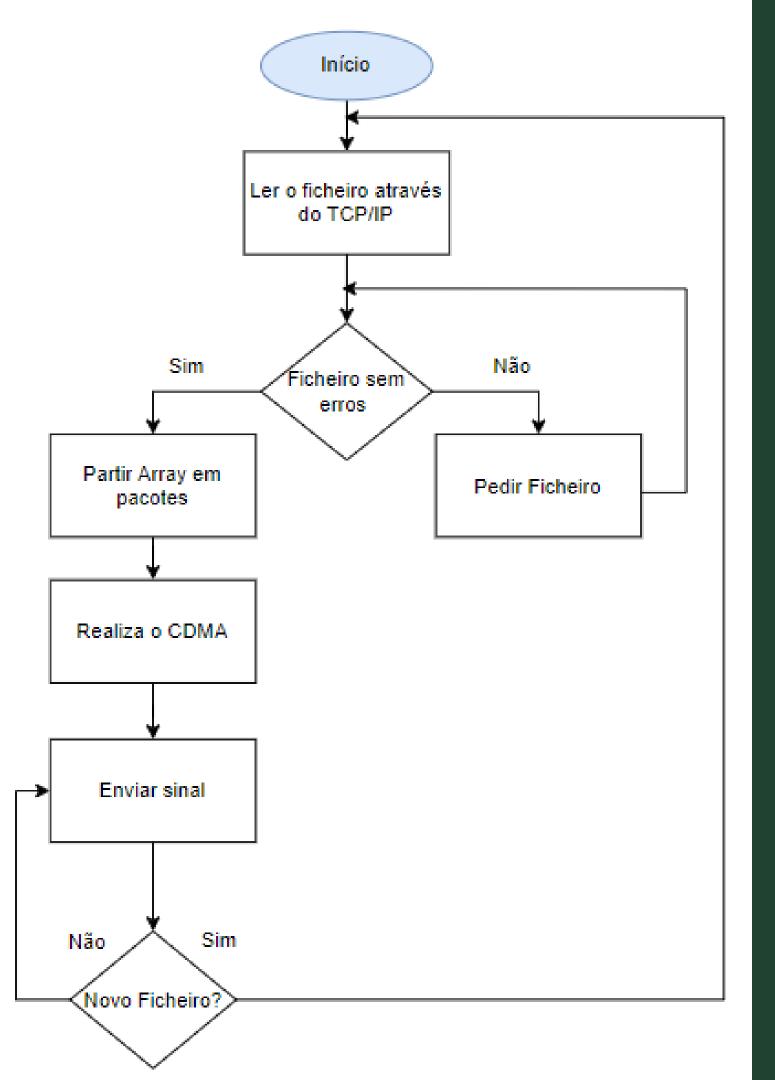
Indica o tipo de pacote (1 - Send File, 2 - Request File)

• File ID

Identifica o ficheiro a ser enviado

• File

Contém a informação em bytes do ficheiro a ser enviado



Projeto Integrador em Telecomunicações e Informática

## ESP32 - Emissor

## Data Packet

Preamble (3 Bytes) Start Frame Delimiter (1 Byte)

Type (1 Byte) Packet Number (1 Byte) Payload Size (1 Byte)

Payload (N Bytes) Checksum (1 Byte)



O preamble consiste numa sequência de 3 bytes iguais com o valor 10101010



O SFD é um byte(10101011) que indica o início de um pacote

#### Type

Indica o tipo de pacote (1 - Start Packet, 2 - Normal Packet, 3 - Final Packet)

#### Packet Number

Indica o número do pacote

#### Payload Size

Contém o tamanho do payload

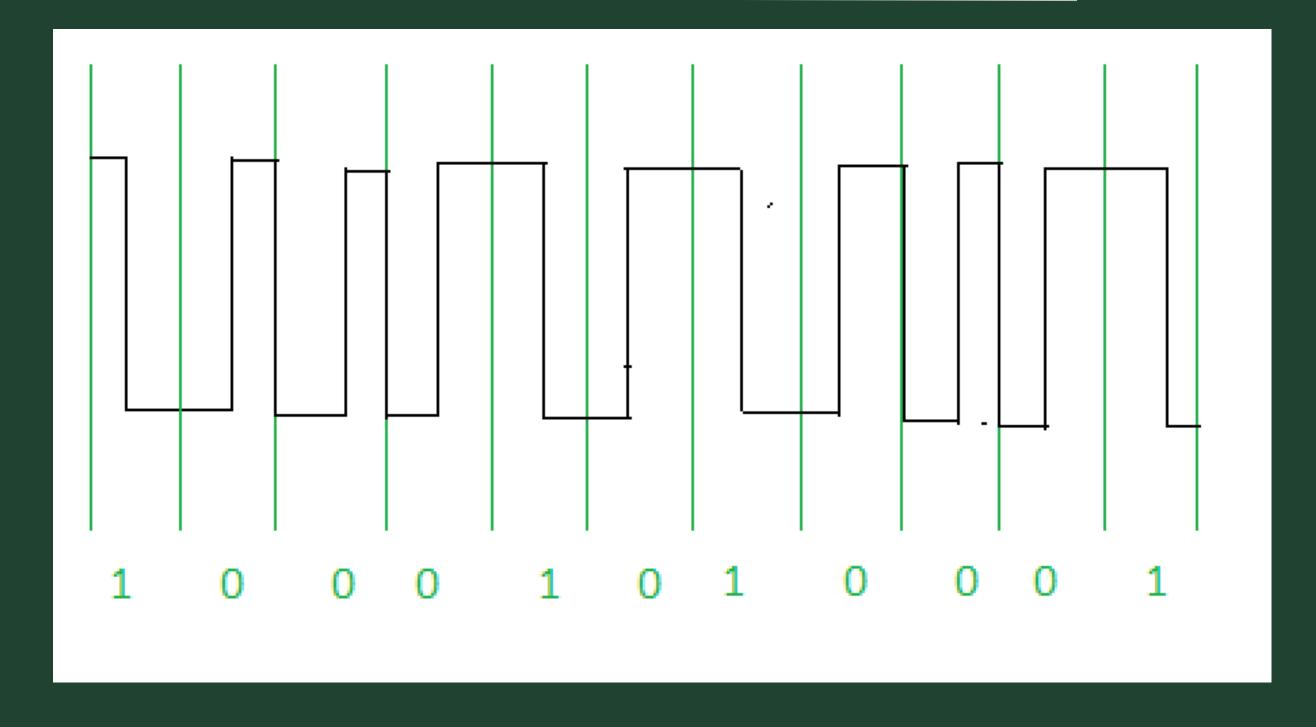
#### Payload

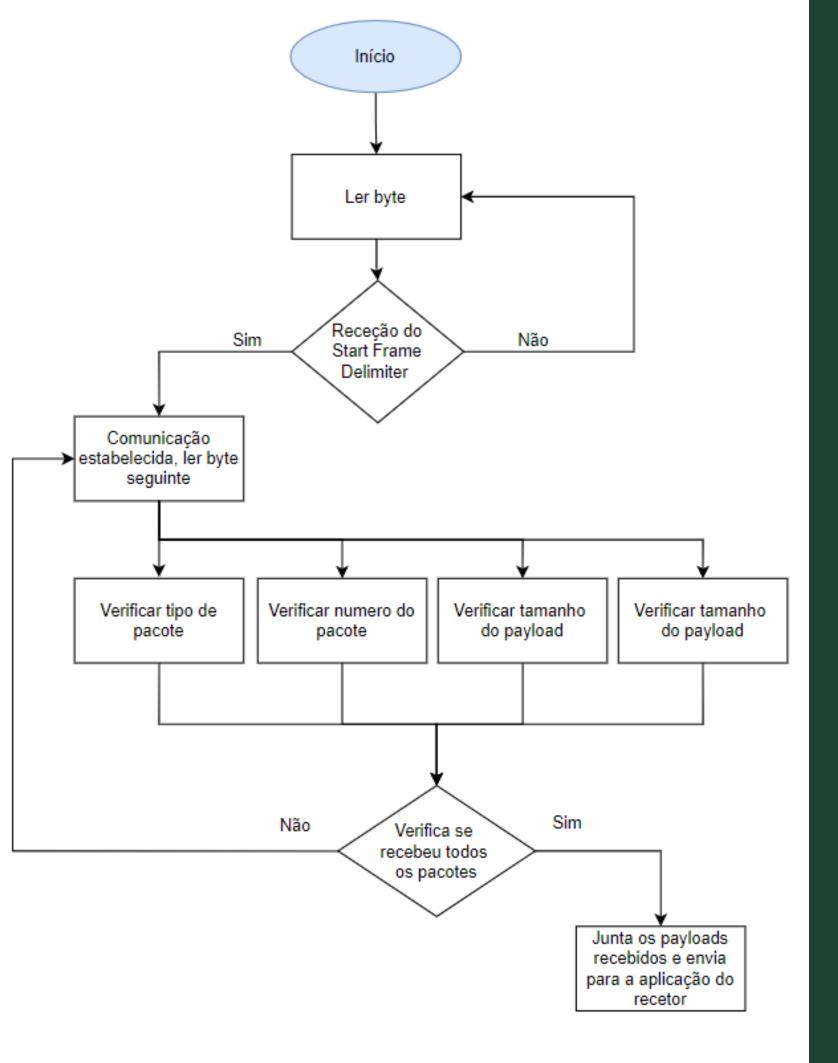
Contém o conteúdo do ficheiro

#### Checksum

Usado para a deteção de erros

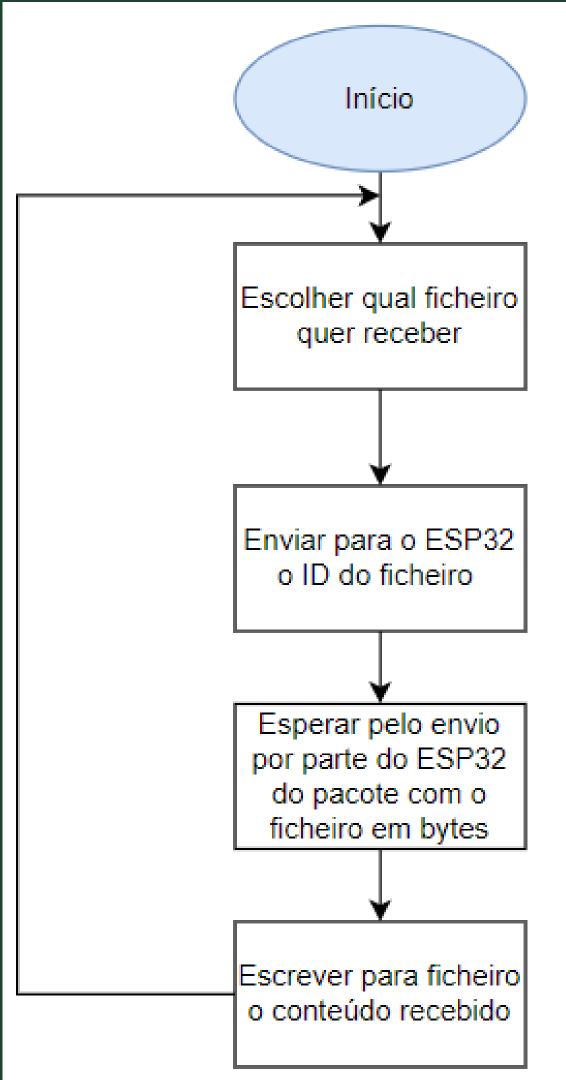
# Sincronização





Projeto Integrador em Telecomunicações e Informática

# ESP32 - Recetor



Projeto Integrador em Telecomunicações e Informática

## Aplicação - Recetor

Type (1 byte) File ID (1 byte)

File (N bytes)

Type (1 byte) File ID (1 byte)



Indica o tipo de pacote (1 - Enviar ID para o ESP, 2 - Envio do ficheiro)



Identifica o ficheiro a ser enviado



Contém a informação em bytes do ficheiro a ser enviado

## Projeto Integrador em Telecomunicações e Informática

Universidade do Minho

A84913 Inês Barreira Marques A77314 Miguel Chaves Moreira PG47639 Rui Filipe Ribeiro Freitas PG47692 Tiago João Pereira Ferreira

