

EE531 - TURMA S

---

## Diodos

*Laboratório de Eletrônica Básica I - Segundo Semestre de 2010*

---

PROFESSOR: JOSÉ CÂNDIDO SILVEIRA SANTOS FILHO

DANIEL LINS MATTOS	RA: 059915
RAQUEL MAYUMI KAWAMOTO	RA: 086003
TIAGO CHEDRAOUI SILVA	RA: 082941

*10 de setembro de 2010*

Este experimento visa o estudo do diodo semicondutor, elemento não-linear fundamental de um circuito. Assim como um resistor, o diodo tem dois terminais; mas, diferentemente do resistor, o qual tem uma relação linear (direta) entre a corrente que circula por ele e a tensão aplicada, o diodo tem uma característica i-v não-linear. Portanto, para um melhor entendimento do funcionamento e das características de um diodo, este experimento trata da aplicação mais comum do diodo, o projeto de circuitos retificadores (o qual converte ca em cc).

Assim como no primeiro experimento, foi utilizado o protoboard para a montagem dos circuitos. Foi necessário, ainda, a utilização de oito diodos 1N4001 ou 1N4002, dois diodos 1N4148, três capacitores eletrolíticos  $100\mu\text{F}$ , um amplificador operacional 741, dois resistores de  $10k\Omega$ , um resistor de  $1k\Omega$  e um transformador de  $110 V_{ac}, 9 V_{ac}$ .

## Parte Experimental

### 1 Amplificador Operacional

O amplificador operacional

Para esta parte inicial do experimento, o circuito da figura 1.0.1 — composto de um amplificador operacional 741, um resistor ( $R_i$ ) de  $1k\Omega$ , e dois diodos 1N4148 ( $D_1$  e  $D_2$ ) — é montado e o canal um do osciloscópio é colocado entre  $D_1$  e  $R_i$  e o canal dois na saída do amplificador operacional.

Além disso, o gerador de funções é ajustado para produzir um sinal de tensão com sua forma de onda triangular, com amplitude  $10V_{pp}$ , com offset de  $5V$ , frequência de  $10kHz$  e simetria de 50%.

É importante que a onda gerada seja positiva, pois caso fosse negativa diodo  $D_1$  atuaria bloquearia o sinal, logo o amplificador operacional saturaria.

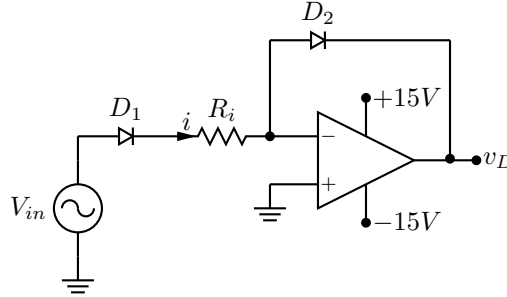


Figura 1.0.1: Circuito para caracterização V versus I do diodo

Supondo que o amplificador operacional seja ideal, nenhuma corrente de entrada é drenada, ou seja, a corrente  $i$  caracterizada em  $D_1$  e  $R_i$  é a mesma que em  $D_2$ . Além disso, a tensão entre o terminal de saída e o terra é equivalente a  $A(v_2 - v_1)$ , sendo o ganho  $A$  idealmente infinito. Logo, tem-se que:

$$\frac{V_D}{A} = (v_2 - v_1) \approx 0 \quad (1)$$

Como  $v_1 = 0$  temos que  $v_2 = 0$ , assim:.

$$i = \frac{V_{CH2}}{R_i} \quad (2)$$

Utilizando o canal 1, tem-se que:

$$V_D = -V_{CH1} \quad (3)$$

Utilizando o recurso Time Base X-Y do osciloscópio, obtemos uma curva característica (V versus I) do diodo presente na figura 1.0.2. As escala do eixo  $V_D$  vale  $500\text{mV}/\text{célula}$ . Portanto, o diodo em condução direta apresenta um queda de tensão de aproximadamente  $0,7\text{V}$ .

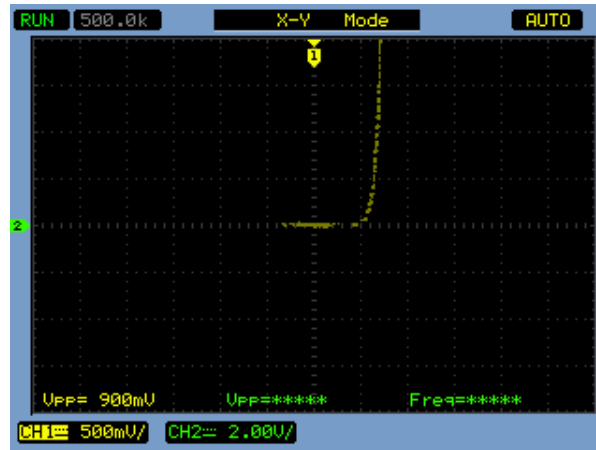


Figura 1.0.2: Curva característica V versus I do diodo

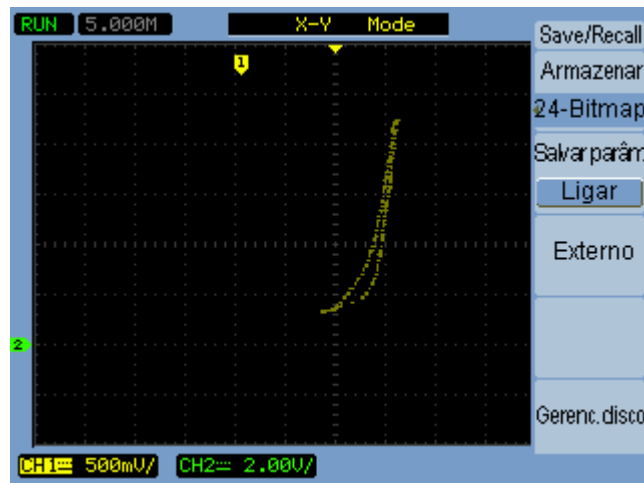


Figura 1.0.3: Curva de histerese

## 2 Circuitos retificadores

O circuito retificador é uma aplicação fundamental do diodo, que faz uso intenso da curva não-linear i-v. Este circuito consiste em um diodo D e um resistor R conectados em série. Supondo uma tensão de entrada senoidal  $v_1$  e um diodo ideal, durante os semiciclos positivos da entrada senoidal, a tensão positiva  $v_1$  faz com que a corrente circule pelo diodo no sentido direto. Como a tensão no diodo será muito pequena, idealmente zero, a tensão de saída  $v_0$  será igual a tensão de entrada  $v_1$ . Durante os semiciclos negativos de  $v_1$ , o diodo não conduzirá. Portanto,  $v_0$  será zero. A figura 2.1 ilustra os circuitos em cada semiciclo de  $v_1$  e as formas de ondas de saída  $v_0$ . Observa-se que, enquanto  $v_1$  alterna em polaridade e tem um valor médio zero,  $v_0$  é unidirecional e tem um valor médio finito, ou uma componente cc. Portanto, o circuito retificador retifica o sinal, sendo por isso denominado de retificador. Ele pode ser usado para gerar cc a partir de ca. Para este experimento foram estudados dois tipos de circuitos retificadores: retificador de meia onda e retificador de onda completa tipo ponte.

### 2.1 Retificador de meia onda

Inicialmente foi montado no protoboard o circuito da figura 2.1.1 circuito retificador de meia onda que consiste em um diodo de retificação (diodo 1N4001) e um resistor (de valor  $10k\Omega$ ) conectados em série, alimentados por um transformador de  $110V_{ac}$ . Um circuito retificador de meia onda utiliza metade dos semiciclos da senóide de entrada. Supondo um diodo ideal, durante os semiciclos positivos da entrada senoidal, a tensão positiva  $V_s$  faz com que a corrente circule pelo diodo no sentido direto. Segue que a tensão no diodo será muito pequena idealmente zero. Portanto, a tensão de saída  $V_0$  será igual à tensão de entrada  $V_s$ . Por outro lado, durante os semiciclos negativos de  $V_s$ , o diodo não conduzirá, sendo a tensão de saída igual a zero. Enquanto  $V_s$  alterna em polaridade e tem um valor médio zero, a tensão de saída é unidirecional e tem um valor médio finito, ou uma componente cc. Como o diodo do circuito da figura 2.1.1 não é ideal, pode-se escrever:

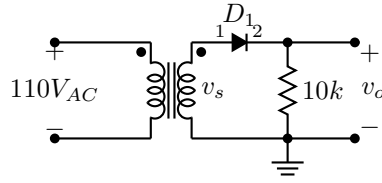
$$v_0 = 0, v_s < V_{DO} \quad (4)$$

$$v_0 = \frac{R}{R + r_D} v_s - V_{DO} \frac{R}{R + r_D}, v_s \geq V_{DO} \quad (5)$$

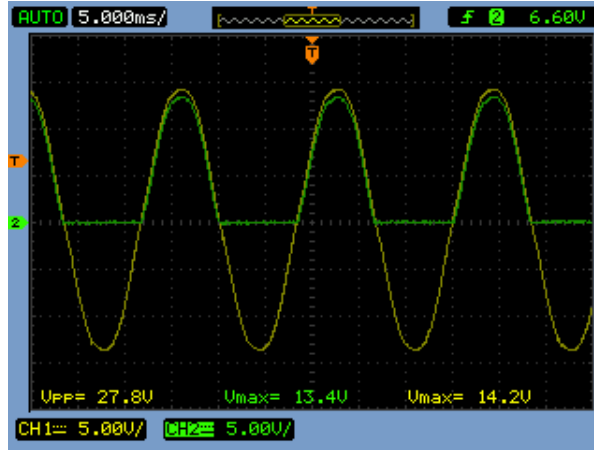
Em que  $V_{DO}$  e  $r_D$  são, respectivamente, a tensão e a resistência do diodo. Em muitas aplicações tem-se  $r_D \ll R$  e a segunda equação pode ser simplificada para:

$$v_0 = v_s - V_{DO} \quad (6)$$

Um dos principais parâmetros de um diodo no projeto de retificadores é a tensão de pico inversa (*peak inverse voltage* – PIV) que o diodo deve ser capaz de suportar sem atingir a tensão de ruptura, determinada pelo maior valor de tensão inversa que pode aparecer no diodo. Pelo circuito da figura 2.1.1 observa-se que, quando  $v_s$  é negativo, o diodo corta e  $v_0$  é igual a zero. Portanto, conclui-se que a PIV é igual ao valor de pico  $v_s$ :  $PIV = V_s$ .



(a)



(b)

Figura 2.1.1: (a) Circuito Retificador de Meia Onda. (b) Formas de onda de entrada e saída.

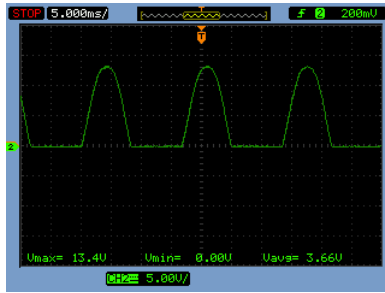
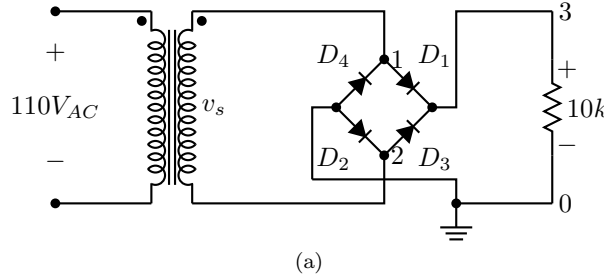
Fazendo-se a análise do esquemático da figura 2.1.1a, pode-se ver o funcionamento de um retificador de meia onda a partir das formas de ondas capturadas no osciloscópio dos nós 1 e 2 do circuito da figura 2.1.1b. Os nós 1 e 2 correspondem, respectivamente, ao canal 1(CH1) e ao canal 2 (CH2) do osciloscópio. Nos semiciclos positivos, como o diodo encontra-se em curto, irá passar corrente pelo circuito, criando uma tensão de saída no resistor. Os diodos introduzem perdas na tensão final de modo que a tensão de saída tende a  $v_0 = v_s - V_{DO}$ . Pode-se verificar pela figura 2.1.1b que a máxima tensão de saída do circuito é de 13.4Volts. Portanto,  $V_{DO} = 0.8V$ . Nos semiciclos negativos, o diodo não conduz, portanto a tensão de saída é zero.

## 2.2 Retificador de Onda Completa tipo Ponte

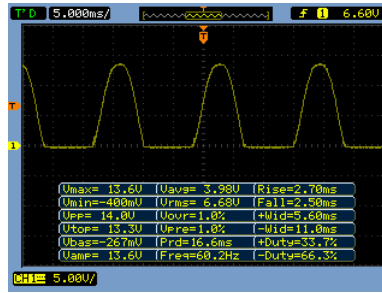
Foi montado no protoboard o circuito da figura 2.2.1 circuito retificador de onda completa tipo ponte que consiste em quatro diodos de retificação  $D$  (diodo 1N4001) e um resistor  $R$  (de valor  $10k\Omega$ ) dispostos conforme indica a figura 2.2.1, alimentados por um transformador de  $110V_{ac}$ . O circuito retificador em ponte opera da seguinte maneira: durante os semiciclos positivos da tensão de entrada  $v_s$ , é positiva e a corrente é conduzida pelo diodo  $D_1$ , resistor  $R$  e diodo  $D_2$ . Enquanto isso, os diodos  $D_3$  e  $D_4$  estarão inversamente polarizados. Durante os semiciclos negativos da tensão de entrada, a tensão  $v_s$  no secundário será negativa e, portanto,  $-v_s$  será positiva, forçando a corrente a circular por  $D_3$ ,  $R$  e  $D_4$ . Enquanto isso, os diodos  $D_1$  e  $D_2$  estarão inversamente polarizados. Deve ser observado que durante ambos os semiciclos, a corrente circula por  $R$  no mesmo sentido (do ponto 3 para o ponto 0) e então  $v_o$  será sempre positiva. Para determinar a tensão de pico inversa (PIV) de cada diodo,

considera-se o circuito durante os semiciclos positivos. A tensão inversa sobre o diodo  $D_3$  pode ser estabelecida pela malha formada por  $D_3$ ,  $R$  e  $D_2$  como  $v_{D3}(inverso)v_o + v_{D2}(direto)$ . Logo, o valor máximo de  $v_{D3}$  ocorre no pico de  $v_o$  e é dado por:

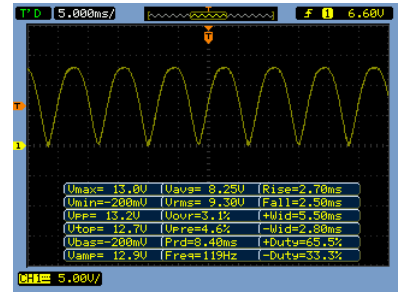
$$PIV = V_S - 2V_D + V_D = V_S - V_D \quad (7)$$



(b)



(c)



(d)

Figura 2.2.2: (a) Circuito Retificador de Onda Completa tipo Ponte. (b) Forma de onda no ponto do nó 1. (c) Forma de onda no ponto do nó 2. (d) Forma de onda no ponto do nó 3.

Com o objetivo de montar uma fonte de tensão DC não regulada, introduziu-se o capacitor eletrolítico de  $100\mu F$  entre os nós 3 e 0 da Figura , ou seja, o capacitor é incluído em paralelo com o resistor de carga. Dessa forma, obteve-se um circuito retificador com capacitor de filtro (o retificador de pico). O circuito retificador de pico opera da seguinte maneira: inicialmente, o capacitor está descarregado; durante o primeiro semiciclo da tensão do secundário, o diodo está conduzindo permitindo que o secundário carregue o capacitor até a tensão de pico; logo após, no semiciclo negativo, o diodo pára de conduzir (o que significa uma chave aberta) e neste estágio, como o capacitor tem uma tensão  $V_p$ , ele polariza o diodo inversamente e começa a descarregar-se no resistor de carga. Deve ser considerado a constante de tempo de descarga do capacitor, que é função do resistor  $R$  e do capacitor  $C$ . Esta constante deve ser bem maior do que o período  $T$  do sinal de entrada. Dessa forma, o capacitor só se descarregará um pouco até o próximo ciclo.

A figura 2.2.3 ilustra a forma de onda do retificador de pico.

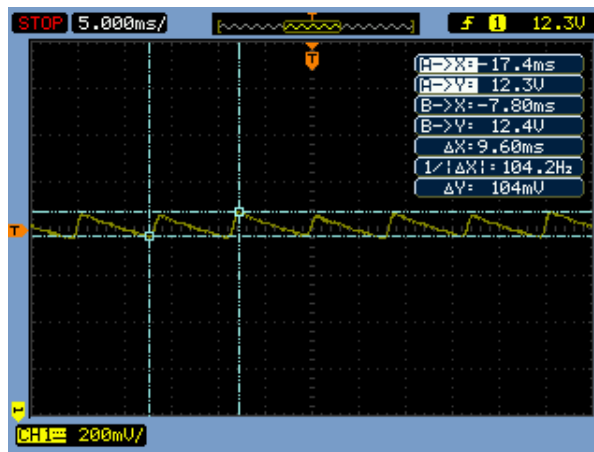


Figura 2.2.3: Forma de onda da tensão no capacitor do retificador de pico.

### 3 Duplicador de Tensão

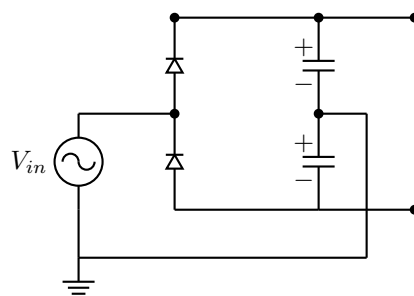


Figura 3.0.1: Duplicador de tensão



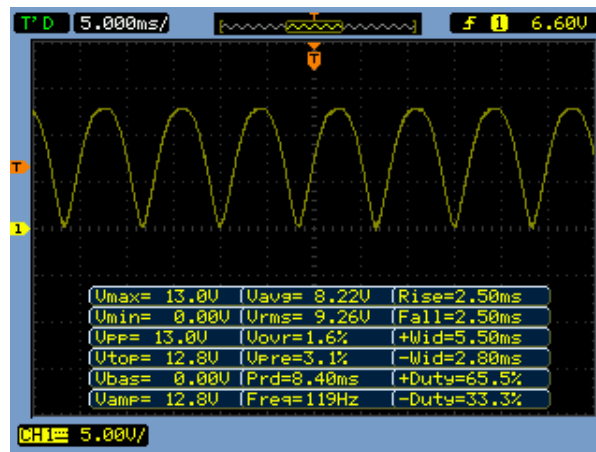


Figura 3.0.2: Medida da tensão no nó 3

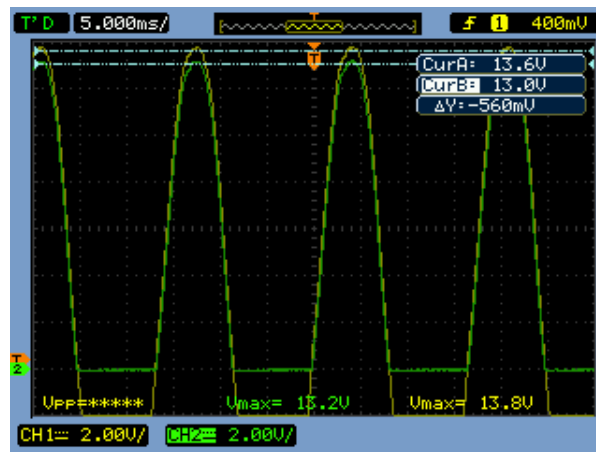


Figura 3.0.3: Medida da tensão diferencial entre os nós 2 e 3

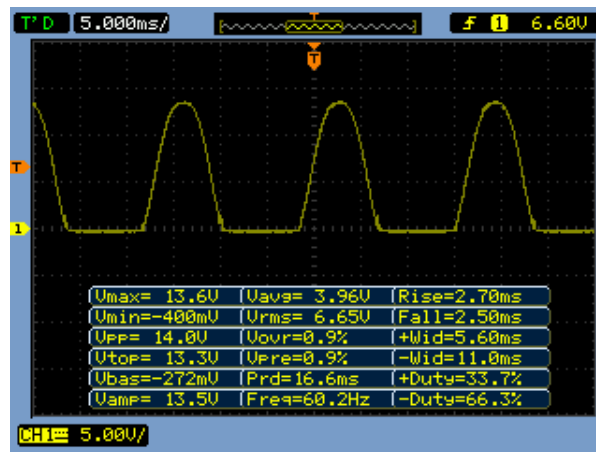


Figura 3.0.4: Medida da tensão no nó 1

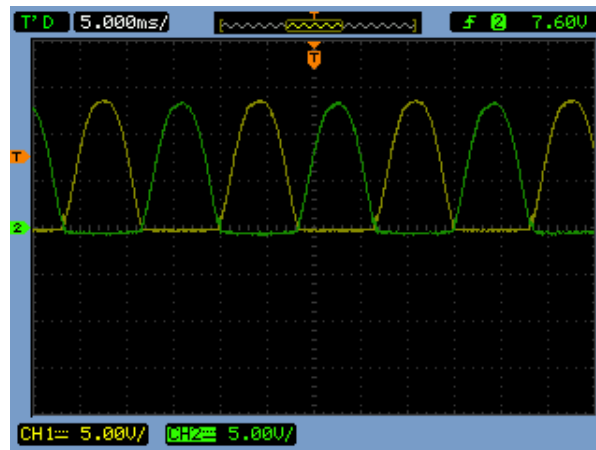


Figura 3.0.5: Medida da tensão nos nós 1 e 2

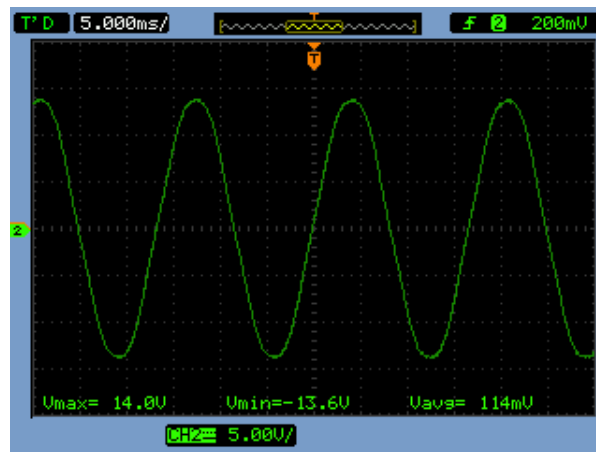


Figura 3.0.6: Medida da tensão diferencial entre os nós 2 e 3

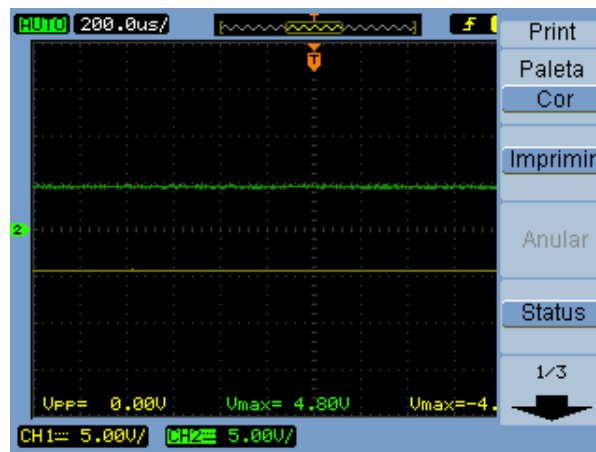


Figura 3.0.7: Medida da tensão diferencial entre os nós 2 e 3

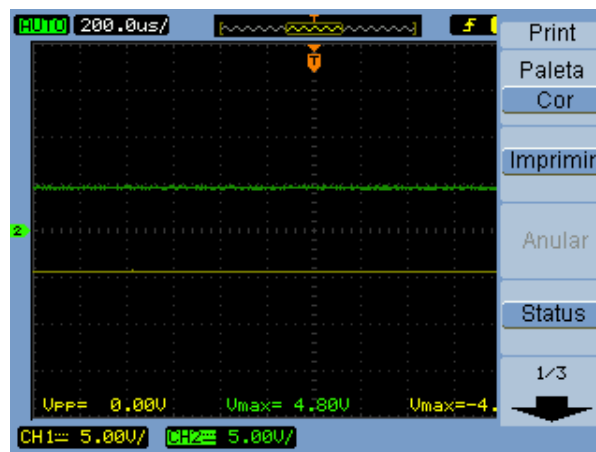


Figura 3.0.8: Tensão de saída nos nós 1 e 2

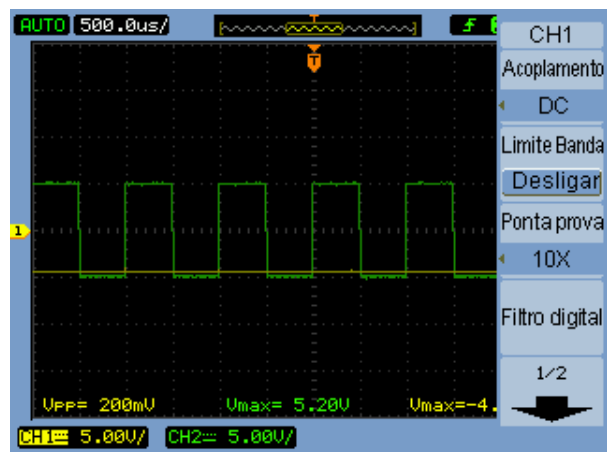


Figura 3.0.9: Análise do sinal de saída no nó x

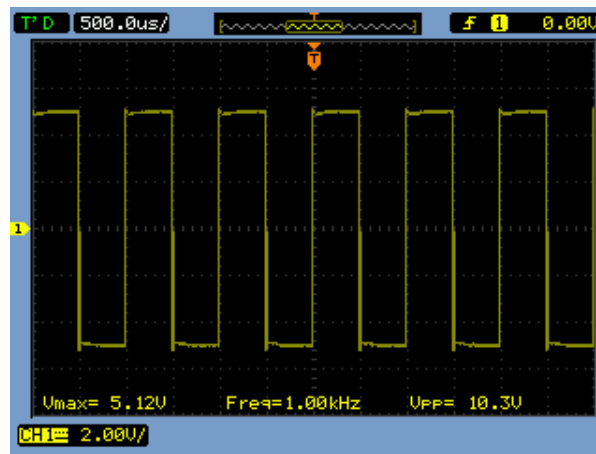


Figura 3.0.10: Onda de entrada do circuito

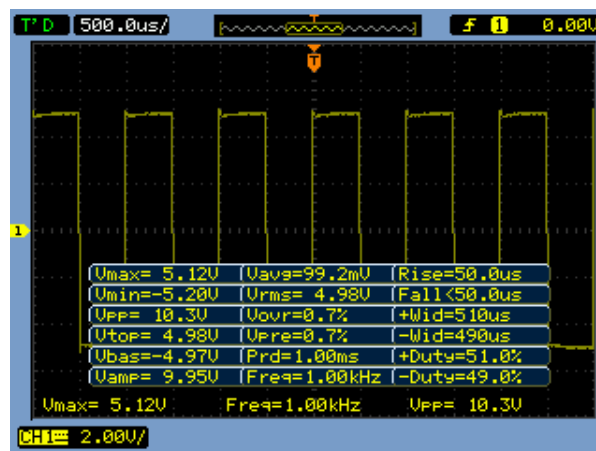


Figura 3.0.11: Medidas da onda de entrada do circuito

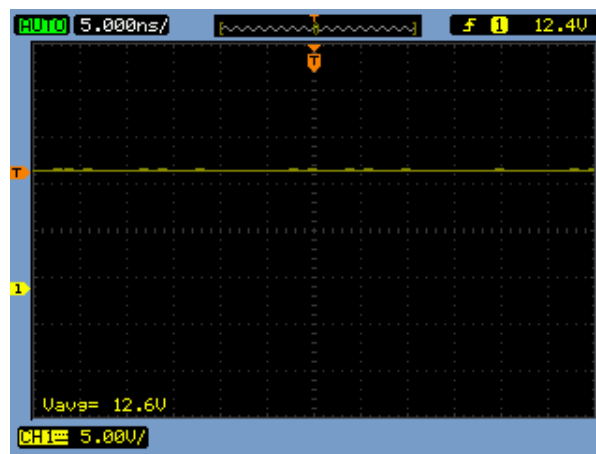


Figura 3.0.12: Característica onda após a inserção de capacitor em paralelo