



UNIVERSIDADE ESTADUAL DE CAMPINAS
INSTITUTO DE COMPUTAÇÃO

MODELAGEM DE PROCESSADORES EM ARCHC

Proposta de projeto

Nome: Douglas Alves Germano **RA:** 060210
Nome: Tiago Chedraoui Silva **RA:** 082941

Introdução

O archC é uma linguagem de descrição de arquiteturas livre desenvolvido no Laboratório de Sistemas de Computação (LSC) na Unicamp. Utilizando essa linguagem desenvolveremos um simulador de um sistema dedicado.

Descrição

Modelaremos o processador da família RS08 da empresa freescale na linguagem ArchC.

Próximas fases

Fase 2 Composta pelos item 1, 2 e 3 da lista do cronograma: Iniciaremos a implementação do processador em ArchC.

Fase 3 Composta pelo item 4 lista do cronograma: Terminaremos a implementação.

Cronograma

1. Instalar localmente ArchC
2. Estudar como desenvolver um processador na linguagem ArchC
3. Implementar código com funções básicas
4. Implementação código com a maioria das funções presentes no processador

Tabela I: Cronograma das atividades

	Fase 2			Fase 3		
Semana	01	02	03	04	05	06
1	•					
2	•	•				
3		•	•			
4				•	•	•

Referências

- [1] Manual microprocessador da empresa freescale Disponível em: <http://www.freescale.com/>.
- [2] Linguagem de descrição de arquitetura ArchC Descrição em: <http://www.archc.org/>.
- [3] Descrição do projeto Disponível em: <http://www.ic.unicamp.br/~ducatte/mc723/1s2011/trabalho.html>.