

Tiago Gomes Castro

Brasileiro, solteiro, 34 anos

Rua Tibúrcio Pereira, 341. Bloco 7, apartamento 204. Cajazeiras, Fortaleza/CE, Brasil

Telefone: +55 85 9 9994 5740

Email: tiagogomes.ti@gmail.com

Linkedin: <https://www.linkedin.com/in/tiagogomescastro>

Formação

- Engenheiro de Teleinformática, com Ênfase em Sistemas de Computação
Conclusão: 2015.2
Universidade Federal do Ceará (UFC)
-

Experiência Profissional

- **Janeiro/2021 - Atualmente: Sistronix**
Cargo: Desenvolvedor de Firmware
Principais Atividades: Desenvolvimento de firmware para equipamentos de trânsito, utilizando o FreeRTOS, disponibilizado dentro do stm32cubeIDE.
- **Setembro/2019 – Janeiro/2021: Eletra Energy Solutions(Hexing Group)**
Cargo: Analista de Firmware
Principais Atividades: Desenvolvimento de firmware para uma NiC (Network interface card) com intuito de possibilitar comunicação para medidores de energia inteligentes. A comunicação era via LoRa.
- **Abril/2017 – Setembro/2019: Atlanta Tecnologia da Informação**
Cargo: Desenvolvedor de firmware
Principais Atividades: Projetos de firmware desenvolvidos para serem embarcados em radares de velocidade. Microprocessador utilizado: PIC.
- **Maio/2016 – Março/2017: INPE – Instituto Nacional de Pesquisas Espaciais**
Cargo: Bolsista PCI - CNPQ
Principais Atividades: Desenvolvimento e síntese de hardware (implementação em FPGA), de sistemas computacionais para aplicações espaciais, como a comunicação entre aplicações em solo e satélites do sistema brasileiro de coleta de dados espaciais..
- **Fevereiro/2014 - Setembro/2015: LESC - Laboratório de Engenharia de Sistemas de Computação**
Cargo: Desenvolvedor de Firmware.
Principais atividades: Desenvolvimento de firmware para processamento de sinais

digitalizados de telefonia analógica. Os códigos foram implementados em assembly para ser executado em um softcore sintetizado em uma FPGA. O projeto foi realizado no Lesc, mas era um projeto da Siemens..

Gerente do projeto: Fábio Cisne Ribeiro – 55 85 9 8737 0000

- **Julho/2010 - Dezembro/2013: LESC - Laboratório de Engenharia de Sistemas de Computação**
Cargo: Bolsista de P&D.
Professor Orientador: Jarbas Silveira
Principais atividades: Pesquisa e desenvolvimento em NoC's (Network on Chip). Utilizando VHDL e C na implementação e simulação de modelos de hardware.

Qualificações

- Nível de Inglês intermediário
- Experiências em projetos de sistemas embarcados.
- Experiências em projetos com arquitetura ARM da ST microelectronics
- FREERTOS
- Versionamento Git
- Manuseio de equipamentos de bancada (Osciloscópios, Geradores de Sinais, Multímetros, etc...)
- Sistemas Operacionais: Linux, Windows.

Cursos

- **Maio/2018**
Embedded Systems - Shape The World: Microcontroller Input/Output
Carga Horária: 40 horas
Online: EDX
Link: <https://www.edx.org/es/course/embedded-systems-shape-the-world-microcontroller-inputoutput>
 - **Fevereiro/2016**
Introdução ao Linux Embarcado
Carga Horária: 20 Horas
Instrutor: Prof. Luc Deneire - Ecole Polytechnique Universitaire
 - **Setembro/2010**
Linguagem de descrição de hardware – VHDL
Carga Horária: 20 Horas
 - **Julho/2010**
Programação Orientada à Objetos com Java
Carga Horária: 40 Horas.
-

Outras Experiências

- **Outubro/2014**
Instrutor: Minicurso de VHDL
Carga Horária: 12 Horas.
- **Novembro/2013**
Instrutor: Minicurso de VHDL
Carga Horária: 14 Horas.
- **Agosto/2013 – Novembro/2013**
Monitoria: Sistemas de Computação
Atividades: Ajudar os alunos no laboratório da disciplina, na aplicação dos conceitos de sistemas operacionais, tendo como Linux, o sistema operacional utilizado.
- **Abril/2013 – Novembro/2013**
Monitoria: Projeto Lógico Digital
Atividades: Ajudar os alunos no laboratório da disciplina, na simulação e montagem de circuitos digitais.
- **Abril/2013 – Julho/2013**
Monitoria: Sistemas Microprocessados
Atividades: Ajudar os alunos no laboratório da disciplina, na programação ASSEMBLY para o processador 8086, da intel.
- **20/10/2013**
Encontros Universitários 2011 – UFC
Trabalho: THOR: Uma rede intrachip para sistemas de tempo real
Participação no trabalho: Co-Autor
- **19/10/2013**
Encontros Universitários 2011 – UFC
Trabalho: Simulação de redes intrachip utilizando OMNET++
Participação no trabalho: Co-Autor
- **19/10/2013**
Encontros Universitários 2011 – UFC
Trabalho: Ambiente de geração e análise de tráfego para redes intrachip
Participação no trabalho: Co-Autor