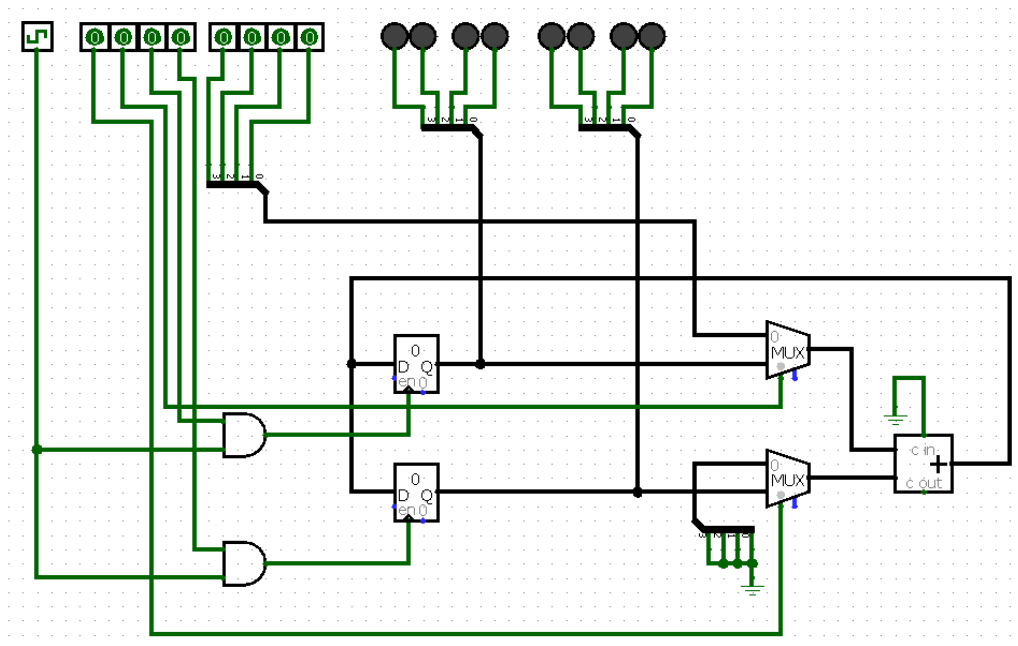




	AV1	AV2	AV3
1ª Ch.			
2ª Ch.			

Curso:	Disciplina:	Código/Turma:
Professor/a:	Data:	
Aluno/a:	Matrícula:	

Os itens abaixo dizem respeito à Unidade de Execução enviada para o AVA.



Sabemos que o circuito tem a finalidade de realizar uma operação do tipo:

[____] e [____] = ____ + ____

e que as lacunas são preenchidas de acordo com os 8 *bits* de instrução binária.

Os 8 *bits* de da instrução binária são enumerados da direita para a esquerda como I_0 , I_1 , I_2 , I_3 , I_4 , I_5 , I_6 e I_7 e suas funções são:

- I_0 , I_1 , I_2 e I_3 – Número de Entrada (Operando);
- I_4 – Habilita a escrita no registrador B;
- I_5 – Habilita a escrita no registrador A;
- I_6 – Escolhe a primeira parcela da soma (A ou Operando) ;
- I_7 – Escolhe a segunda parcela da soma (B ou 0);

1. Salve o valor 4 no registrador A.

Em outras palavras, faça o hardware cumprir a instrução $A = 4$.

2. Salve o valor -6 no registrador B.

Em outras palavras, faça o hardware cumprir a instrução $B = -6$.

Para isso expresse o número -6 em complemento de 2.

3. Salve o resultado do cálculo $4 - 6$ no registrador A.

Em outras palavras, faça o hardware cumprir a instrução $A = A + B$.

Antes disso você deve ter salvo os valores 4 em A e -6 em B.

4. (Para casa) Salve no registrador B o resultado do cálculo armazenado no registrador A.

Em outras palavras, faça o hardware cumprir a instrução $B = A$.

5. (Para casa) As instruções utilizadas até agora foram:

$$A = 4$$

$$B = -6$$

$$A = A + B$$

$$B = A$$

Escreva uma sequência de instruções que calcule a expressão numérica: $(4 - 6) \times 3 + 2$