



1. b.

2. 3 formatos "I" \rightarrow ex lw d.

3. a.

mult, se res negativo HI for 0 depende

1 1 1 1 101100100 ... \rightarrow para continuar 32 bits
HI LO

4. d.

5. end. do proc. 30 bits $\rightarrow 2^{30}$

$$2^{30} \cdot 16 \Leftrightarrow 2^{30} \cdot 2^4 = 2^{34}$$

c.

6. b. Load - Store \rightarrow obriga que leia no registo do CPU

7. \rightarrow está slides

7,45 \rightarrow arredondamento para par mais próx

d.

7,4

8. b.

lb \rightarrow é interpretado como negativo
 \hookrightarrow signed

9. ver tabela slides

expoente 0 e 255 é reservado

255 é ∞

c.

10. b.

trade 212

11. c.

12. c.

13. a.

14. a.

15. b.

16. c.

17. c.

18. a.

19. d.

20. c.

21. a.

22. d.

23. d.

24. d.

25. b.

26. b.

27. a.

28. a.

29. a.

30. d.

31. b.

32. c.