

研究内容	完成进度
RISC-V 顺序处理器核	架构设计✓ 功能模块设计✓ 代码开发✓ 处理器功能验证✓
取指设计	方案设计✓代码开发✓ 功能验证✓性能评估✓
译码设计	方案设计✓代码开发✓ 功能验证✓性能评估✓
访存设计	方案设计✓ 代码开发✗ 功能验证✗ 性能评估✗
加速器集成测试	✗