

# Makefile

Hans Buchmann FHNW/IME

23. März 2015

# Programmentwicklung von der *Source* zum *Image*

Gegeben: SourceFiles: viele Files

Gesucht: ImageFile: ein File

# Programmentwicklung

## Files sind die Grundelemente

- ▶ Klassische Programmentwicklung
- ▶ Verschiedene Arten von **Files**
- ▶ Programme/Tools erzeugen die Files
- ▶ Die Files hängen voneinander ab
- ▶ Für etwas komplexere Projekte gibt es viele Files  $\approx 100$

# Ein grosses Projekt

## GNU/Linux

- ▶ Anzahl Files
  - ▶ `tools/count-files.sh`
- ▶ SLOC: Source Line Of Code
  - ▶ `tools/sloc-count.sh`
  - ▶ Analyse mit excel

# Der File Makefile

## das Programm `make`

**Makefile** Muss selber geschrieben werden:  
Beschreibt, wie Files gemacht werden.

**Remark:** Es gibt Programme z.B. automake die erzeugen Makefile's

**make** Programm:  
interpretiert den Makefile

`http://www.gnu.org/software/make/manual/make.html`

## make: Aufruf

```
make name
```

**make** Das Programm

**name** Name des Files, der hergestellt werden soll <sup>1</sup>

**Makefile** muss nicht angegeben werden. **make** sucht den File mit dem Namen **Makefile** im *current directory*

---

<sup>1</sup>Allgemeiner: **name** ist der Name einer Regel

# Makefile: Struktur

Variablen Siehe `→ listing/Makefile`

Rules der wichtige Teil

Remark: Eine Regel beschreibt Abhängigkeiten



# Makefile: *rule* Regel

```
target: → file1 file2 file3 ..  
      → tool
```

Remark: '→' steht für das unsichtbare *Tabulator* Zeichen

**target** File, der hergestellt wird

**file1,file2..** *prerequisites* Files, die es braucht um das target herzustellen

**tool** Programm, das aus den *prerequisites* das target herstellt.

- Muss normalerweise nicht angegeben werden.  
make kann aus den *Fileextensions* das tool bestimmen.

# Ziel

1. lauffähig auf *Host*
2. lauffähig auf **RaspberryPi**

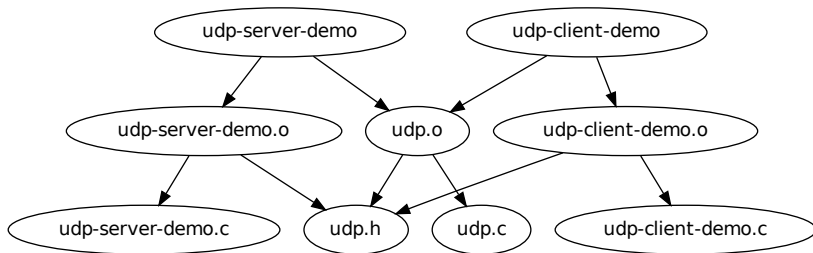
# Verzeichnisstruktur

```
somewhere ..... on your Host  
├── src ..... home of source files  
├── config ..... home of configuration files  
│   └── Makefile  
└── work ..... workspace  
    └── Makefile → ../config/Makefile ..... link
```

Remark: Wie immer!

# Abhängigkeiten

9 Files



# Die Operationen

target	prerequisites	action
udp-server-demo:	udp-server-demo.o udp.o	link
udp-client-demo:	udp-client-demo.o udp.o	link
udp-server-demo.o:	udp-server-demo.c udp.h	compile
udp-client-demo.o:	udp-client-demo.c udp.h	compile
udp.o:	udp.c udp.h	compile

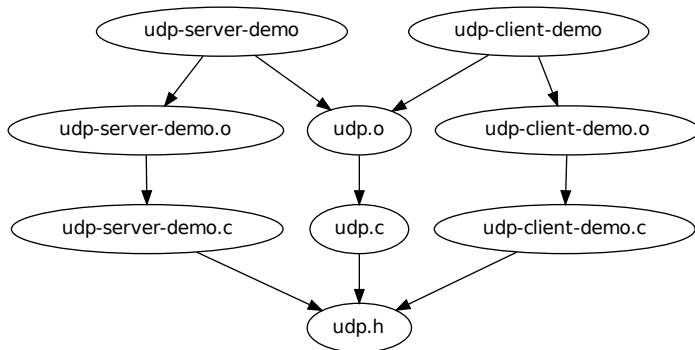
# Die Include Files

Die *include files*:

- ▶ müssen im Makefile angegeben werden
- ▶ werden erst im vom Präprozessor inkludiert

# Die Include Files

## Andere Sichtweise



# Aufgabe

- ▶ Anpassung an **RaspberryPi**
- ▶ Für **RaspberryPi** *und Host*