# システムソフトウェア・試験の解答と解説

2020年度 (2020年11月26日・試験時間100分)

# 1. (a) 2

解説 ブートブロック (0), スーパーブロック (1) に続くブロックになるのでブロック番号は 2 となる.

**(b)** 42

解説 logstart + nlog = 42.

(c) 61

解説 1 ブロックあたりの dinode 構造体の数は 1024/64 = 16, inode ブロックの個数は  $\lceil ninode/16 \rceil = 19$  なので、bmapstart は inodestart + 19 = 61.

(d) 1938

解説 総ブロック数 (size)2000 から,ブートブロック  $(1 \, \text{個})$ ,スーパーブロック  $(1 \, \text{@})$ ,ログブロック  $(40 \, \text{@})$ ,inode ブロック  $(19 \, \text{@})$ ,ビットマップブロック  $(1 \, \text{@})$  を引いた数 1938 が nblock となる.

## 2. B, E, F, G, (H), I, J

#### 解説

**A**, **B** ある一つの sleeplock (L とする) について、acquiresleep 内の sleep で複数のスレッドが待っているとする. L について releasesleep が実行されると wakeup によってそれらのスレッド全てが起こされる(RUNNABLE になる)が、acquiresleep の while がif になっているとそれらが全て L を獲得できることになってしまう(実際には二番目以降に release を実行しようとしたスレッドが panic を発生させる). したがって、while 文で再度 1k->locked を調べるようにすることで、最初に L を獲得したスレッド以外は再

び sleep を実行するようにしている. ここで,起こされたスレッドが sleep を抜ける際に当該 sleeplock に付随するスピンロックを再度確保する必要があるため,while 文の条件式を複数のスレッドが同時に検査することはない. したがって,Lを確保できるのは1つのスレッドとなる.

 $\mathbf{C}$ ,  $\mathbf{D}$ ,  $\mathbf{E}$  コード 3 の 4 行目では,現在実行中のカーネルスレッドに対応するプロセスに関するプロセス構造体(P とする)に付随するスピンロックを確保している.その後 9 行目の sched を実行すると,swtch によってコード 5 の 13 行目に制御が移動する.この時点での変数  $\mathbf{p}$  (関数 scheduler のローカル変数)にはP へのポインタが格納される.したがって,P に付随するスピンロックはコード 5 の 15 行目にある release によって解放される.

コード 3 の 12 行目にある release が解放するのはコード 5 の 8 行目にある acquire が確保したスピンロックである。また、コード 4 の 9 行目にある release が解放するのはコード 4 の 4 行目にある acquire が確保したスピンロックである。

**G**, **H** いずれも同じスコープ内の変数であり、代入が行われていないためその値は等しい.

補足 Hについては for ループによる繰り返しの各回 それぞれについて 8 行目と 15 行目で等しくなるという意図で出題した. しかし問題の表現が曖昧で, ループによる変化を考えると「常に等しい」とは言えないため, この問については正しいとも誤りとも解釈できる. よってこの問については全員に得点を与えている.

I, J, K xv6-riscv のソースコードをみるとわかるが, swtch の呼び出しは scheduler と sched のみで行われている. sched の呼び出しは sleep, yield および exit

のみであり、それぞれ呼び出しの前にプロセスの状態を SLEEPING, RUNNABLE および ZOMBIE に設定している.

L 複数の CPU コアで動作している場合,各コアにおいて scheduler が動作しており,それぞれが procから RUNNABLE なプロセスを見つけ次第 swtch によって制御を移している.そのためコード 6 の 7.8 行目と,9 行目では実行している CPU コアが異なることがある.したがって,コード 7 のように変更することはできない.

## **3.** (a) 4096

解説 xv6-riscv が動作する RISC-V プロセッサでは 1 ページは 4096 バイトになっている.

**(b)** 4194304

解説  $1024 \times 1024 \times 4 = 4194304$ 

(c) 1025

解説 4194304 = 4096\*1024 であるが、malloc のヘッダに利用する 16 バイトの領域のためにもう 1 ページ必要になる.

(d) 1025 (中間のページテーブルのエントリを入れ た場合は 1029~2562)

解説 (物理ページを指す)ページテーブルエントリ数は物理ページ数と等しい。中間のページテーブルエントリを考慮に入れる場合は、1段あたり4096/8=512個のエントリを取り得る。中間のページテーブルであるが、第1段は常に1ページである。この問題の場合、第2段が1ページ、第3段が3ページとる場合が最小となり、合計4エントリ必要なので、合計1029となる。実際に物理メモリに確保できるかどうかは別として、第2段を512ページ、第3段を1025ページとした場合が最大となるが、この場合第2段のエントリ数は1025、第3段も1025となるため、合計512+1025+1025=2562となる。

## (e) sbrk

解説 sbrk はプロセスが使用するメモリ領域を増加・減少させるシステムコールである.

pipe はプロセス間通信を行うパイプを作るため、mknod はデバイスファイルを作るため、fstat はファイルの情報を得るため、dup はファイルディスクリプタをコピーするためのシステムコールである.