




Contact

 ornel rony@et.esiea.fr



+33 758384679



95870 Bezons

Expertise

Systèmes d'Exploitation

• Windows

• Linux

Outils et Environnements

• VS Code

• MATLAB & SIMULINK

• STM32CubeIDE

• QUARTUS

• INTELLIJ IDE

• ALTIUM DESIGNER

Gestion de Versions et Collaboration

• GitHub

• GitLab

Langages de Programmation

• Langage C

• Java

• Python

• VHDL

• BASH

• SQL

• STM32

Outils et Logiciels

• FPGA

• APEX

• Commandes Linux et programmations

• Structures de données et algorithmes

• REST APIs

• Google OAuth 2.0

compétences interpersonnelles

• bonne communication

• bonne capacité d'analyse

• autonome

• Esprit d'analyse

Liens utiles

• Ahttps://github.com/tititaya

• https://github.com/tititaya/projet-PCB

• www.linkedin.com/in/ornel-rony-diffo-tandjong-01737b267

• https://gitlab.esiea.fr/ornelrony

Language

• Français - Langue Maternelle

• Anglais - Intermédiaire

Centre d'intéret

• Football

• musculation

DIFFO TANDJONG Ornel rony

Stage Electronique : caractérisation d'une carte électronique numérique complexe F

Étudiant en M1 en Systèmes Embarqués à l'ESIEA, passionné par la conception de composants programmables et le développement de protocoles de communication. Motivé par les projets techniques en électronique et réseaux, je recherche un stage pour approfondir mes compétences en environnement industriel

Education

RYTHME : stage technique de 6 mois à parti de février, 2023 - 2025

ESIEA Paris ivry-sur-seine BAC +3 et En cour M1

09/2022 - 06/2023

Polytech Paris-Saclay ORSAY BAC +3

09/2021 - 06/2022

Polytech Paris-Saclay ORSAY BAC +1 et 2

Informatiques et système embarqué

• Programmation en C et c++,

• électronique pour l'embarqué,

• conception de composants programmables en VHDL,

• communication série et protocoles de bus de terrain (RS485).

• Programmation orientée objet (Java, Python)

• Systèmes embarqués (ARM, microcontrôleurs, CAN)

• composants électroniques (diodes, transistors, AO)

Electroniques et Informatique pour l'Embarqué

• Programmation en C et C++

• Systèmes embarqués (ARM, microcontrôleurs)

• Electronique analogique et numérique

• Projet de fin d'études : balance te tete pour les personnes tétraplégique

Classe préparatoire intégré Polytech Paris Saclay

• Mathématiques avancées

• Physique

• Algorithmique et structures de données

• Programmation en Python et Java

projets

Nov 2024

ESIEA Paris ivry-sur-seine

Objectif : Établir une communication série entre un FPGA et un PC, contrôler un servomoteur et récupérer les données d'un télémètre à ultrason via une IP UART.

Réalisation :

• Implémentation et test des IP UART, Servo, et Télémètre en VHDL.

• Création d'un système combiné pour gérer simultanément les trois fonctionnalités.

• Technologies utilisées : VHDL, ModelSim, Quartus Prime, FPGA (DE1-SoC), Putty. Pour le moment il est en cour

Projet de Jeu de Pendu en C

• Technologies utilisées : C, Linux, GitHub, GitLab

Fonctionnalités :

• Conception et programmation d'un jeu de pendu

• Travail en équipe de 3 personnes, gestion du code via GitHub

• Responsable de la partie graphique et de l'enregistrement

• Affichage du pendu, du cadre, animations et gestion des comptes utilisateur

• Cryptage des mots de passe des utilisateurs avec l'algorithme SHA-256

Juin 2024

ESIEA Paris ivry-sur-seine

Contrôle de Moteurs avec STM32

Technologies utilisées : TM32L053R8, STM32CubeIDE, programmation bas niveau.

Objectif : Développer un contrôle moteur en bas niveau sur la carte STM32L053R8 en utilisant un pont en H.

Fonctionnalités :

• Configuration et manipulation directe des registres internes du STM32 pour gérer les périphériques.

• Développement de pilotes personnalisés pour :

• PWM : Génération de signaux pour le contrôle précis de la vitesse du moteur, GPIO , Timer : Gestion des délais

Janv 2024 - Fev 2024

ESIEA Paris ivry-sur-seine

Système de gestion et de traitement d'images numériques en Python

Technologies utilisées : Python, OpenCV, Numpy, Tkinter.

Objectif : Développer un système pour le traitement et la gestion d'images numériques avec une interface utilisateur.

• Filtrage et transformation d'images, superposition d'images et manipulation des métadonnées.

• Interface utilisateur pour la gestion des opérations d'image.

• Opérations avancées sur les matrices et les couleurs

Projet de Conception d'une Carte Électronique avec Altium et du Boîtier

• Technologies utilisées : Altium Designer, SolidWorks

Fonctionnalités

• Conception de circuits électroniques

• Création de schémas électriques

• Placement et routage des composants sur le PCB

• Validation des contraintes de conception

• Exportation pour intégration 3D

Fev 2023 - Avril 2023

POLYTECH Paris Saclay Orsay

Dec 2022 - Fev 2023

POLYTECH Paris Saclay Orsay