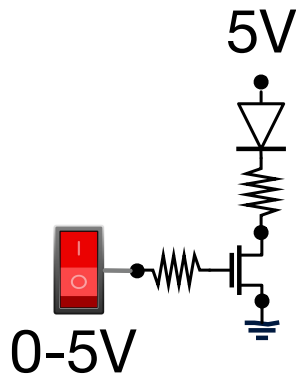


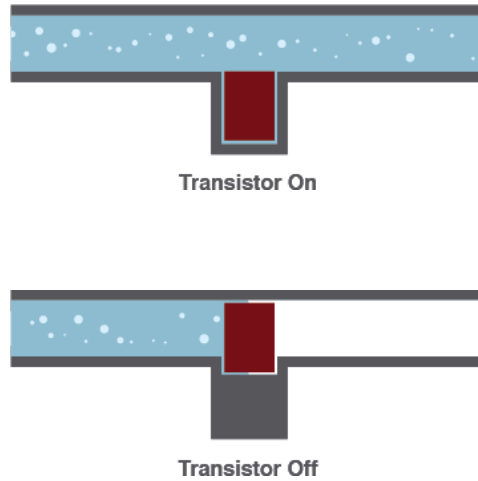
Fonctionnement du transistor

La polarisation de la base le fait passer à l'état PASSANT. Un courant s'établit entre le collecteur et l'émetteur. Dans le montage ci-dessous, le courant allume la diode.

Circuit électronique



Analogie hydraulique



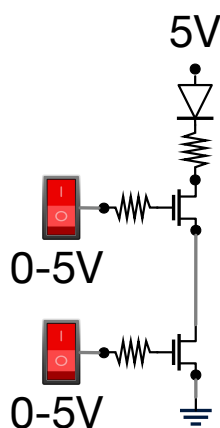
Abstraction binaire : Porte logique OUI

E	S
0	0
1	1

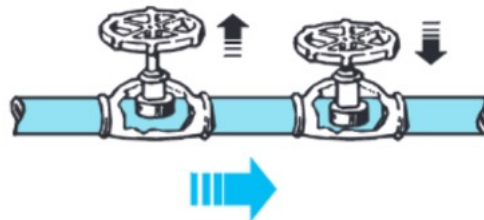
Fonction logique AND

La polarisation de la base est indépendante pour chaque transistor. Observons la diode. Celle-ci s'allume lorsque le transistor T1 est passant ET lorsque le transistor T2 est aussi passant. C'est la fonction logique AND.

Circuit électronique



Analogie hydraulique



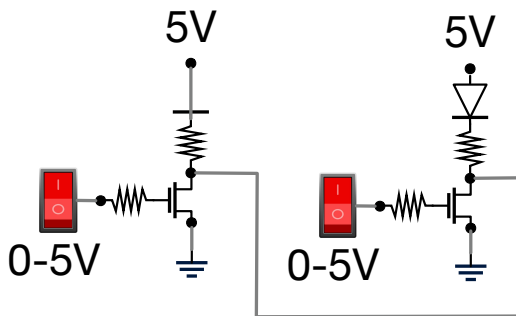
Abstraction binaire : Porte logique AND

E1	E2	S
0	0	
0	1	
1	0	
1	1	

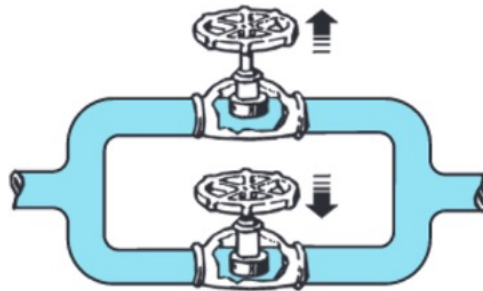
Fonction logique OR

La polarisation de la base est indépendante pour chaque transistor. Observons la diode. Celle-ci s'allume lorsque l'un des 2 transistors, T1 OU T2, est passant. C'est la fonction logique OR.

Circuit électronique



Analogie hydraulique



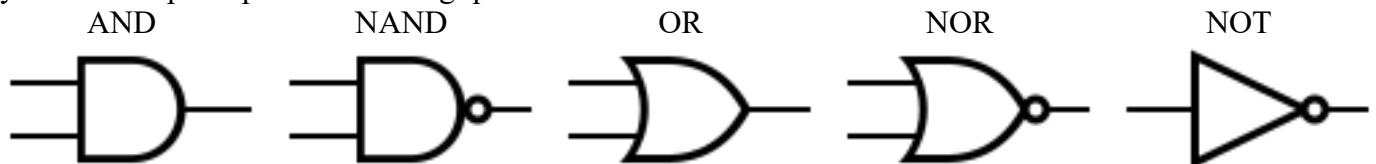
Abstraction binaire : Porte logique OR

E1	E2	S
0	0	
0	1	
1	0	
1	1	

Portes logiques

Une porte logique est un petit circuit électronique composé d'un ou deux transistors et utilisé pour traiter des données binaires. Les portes logiques telles que la porte AND, la porte OR, la porte NOT, la porte XOR et les portes NAND sont les éléments de base de tout système informatique.

Symboles des principales Portes Logiques



L'UAL, Unité Arithmétique et Logique

L'UAL permet de réaliser les opérations arithmétiques en base 2. Il prend en entrée deux mots de 2 bits (les opérandes). Il contient un registre appelé accumulateur. Il peut effectuer les opérations $+$, $-$, $*$, $/$. L'opération à effectuer lui est communiquée par un code opération qui lui est communiqué par l'unité de contrôle.

Symbole

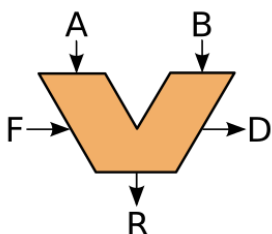
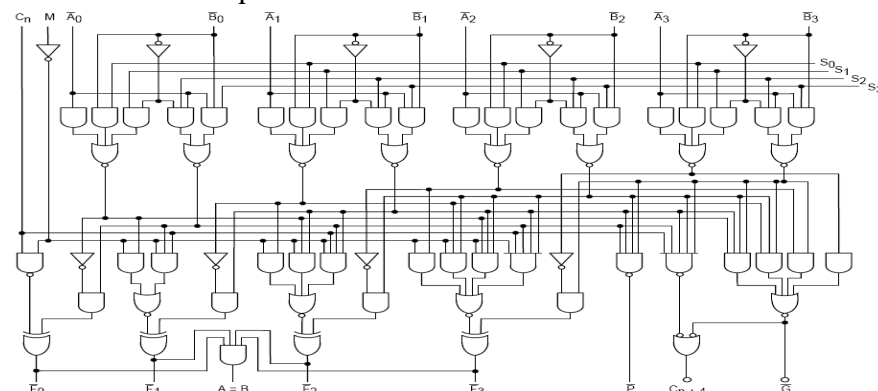


Schéma électronique



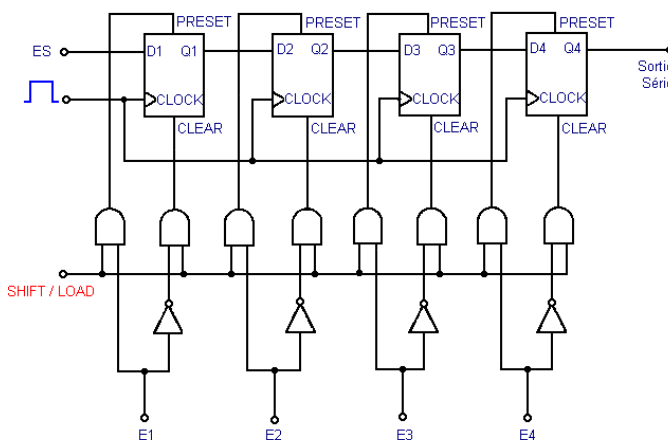
Registres

Un registre est un circuit qui permet de mémoriser plusieurs bits simultanément. Typiquement, on construit un registre en utilisant plusieurs bascules qui seront synchronisées sur le même signal d'horloge. Une bascule est un composant permettant de mémoriser un bit sous l'impulsion d'un clic d'horloge.

Symbole

Registres
r0
r1
r2
...

Schéma électronique d'un registre 4 bits



Unité de contrôle / commande

L'unité de contrôle, se charge de gérer le processeur. Il peut décoder les instructions chargées de la RAM, grâce à une unité de décodage, et choisir les registres à utiliser. Il fait appel à l'unité arithmétique et logique (UAL), d'entrée-sortie pour communiquer avec la mémoire ou les périphériques. Il possède un registre d'instructions (un compteur associé à la lecture du programme pour charger la prochaine instruction).

Symbole

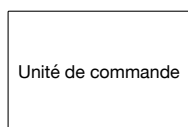
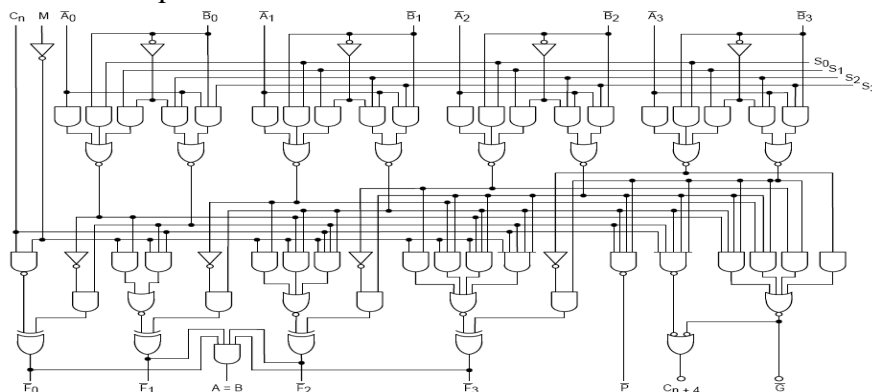
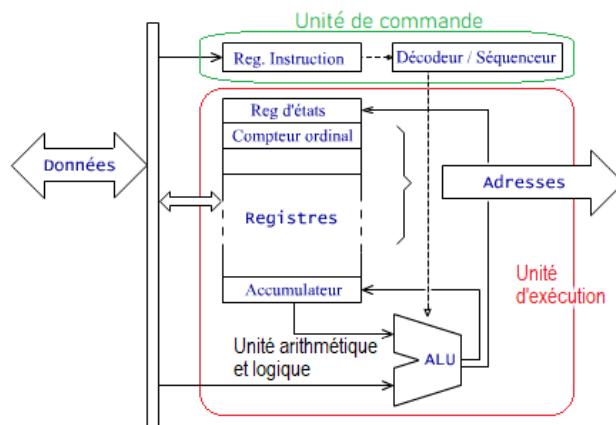


Schéma électronique



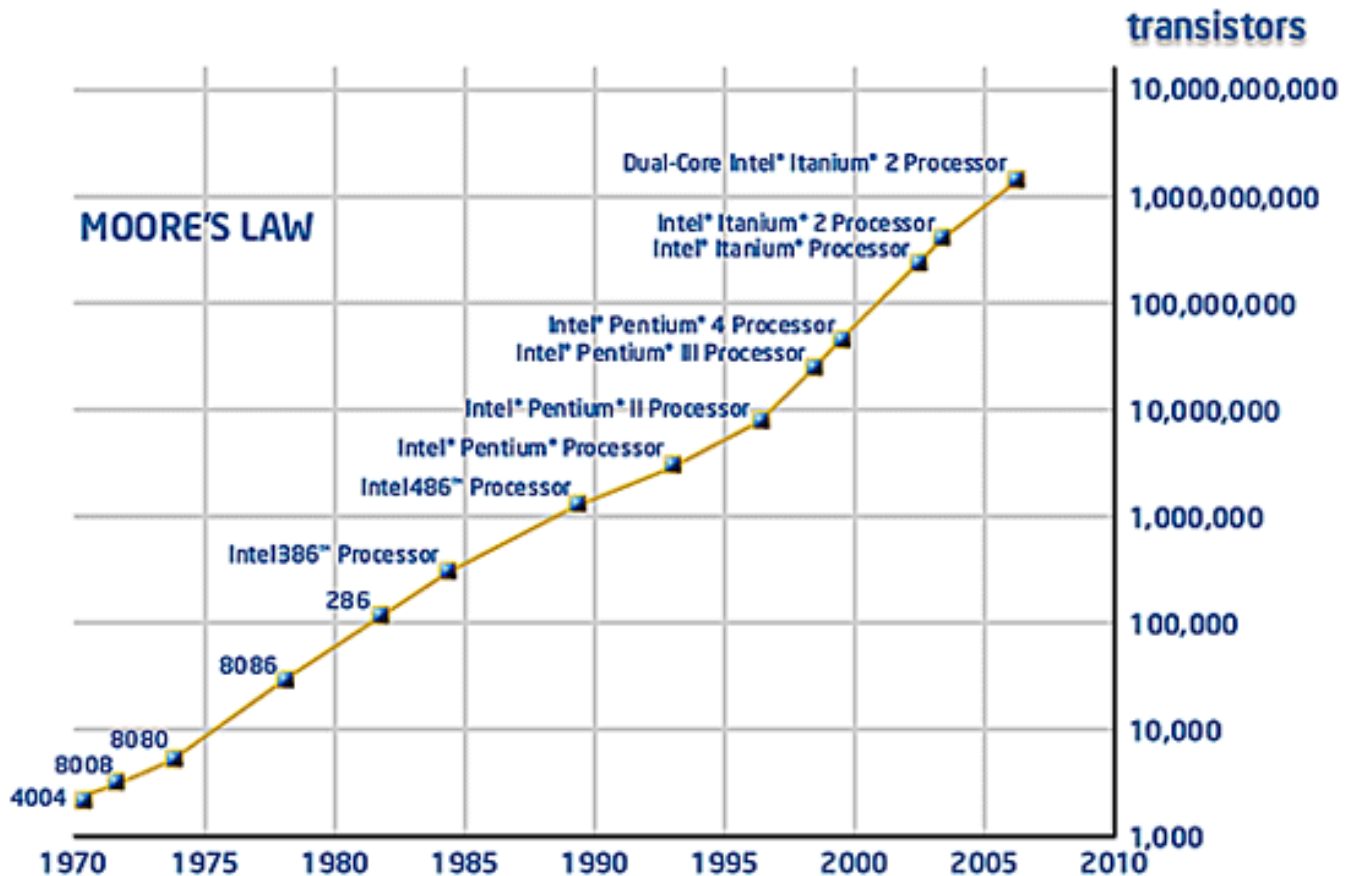
Le Microprocesseur

Le microprocesseur est un circuit intégré numérique polyvalent, piloté par horloge et basé sur une unité de contrôle, une UAL, et des registres. Il traite les données selon des instructions stockées dans sa mémoire et fournit des résultats en sortie.



La Loi de Moore : ACTIVITE

Le nombre de transistors sur une puce électronique devrait être **doublé tous les 2 ans**, pour le même prix de fabrication. Les transistors deviennent donc de plus en plus petits.



*nombre de **transistors** par unité de surface pour un microprocesseur*

1. Lire la valeur du nombre de transistors en 1975
 - 1975 :
2. Si le nombre de transistors double tous les 2 ans, combien devrait-il y en avoir en 1977, 1979, 1981, 1983, 1985 ?
 - 1977 : ...
 - 1979 : ...
 - 1981 :
 - 1983 :
 - 1985 :
3. La croissance est-elle (à peu près) régulière pour cette courbe ?
4. Conclure : la loi de Moore est-elle vérifiée entre 1970 et 2010 ?

EXERCICES : Architecture des ordinateurs 1

Exercice 1 : Portes logiques

Donner les tables de vérité pour les portes logiques courantes : NOT, AND, NAND, OR, NOR

Exercice 2 : Porte logique XOR

La porte logique XOR, qui est un OU EXCLUSIF, donne un état logique True lorsque l'une de ses 2 entrées seulement est à l'état True, l'autre est False. Ainsi, si l'état logique des 2 entrées est True, la porte logique XOR donne False. Elle diffère alors sur ce point de la porte logique OR.

1. Donner la table de vérité de la porte logique XOR
2. Quelle association de portes logiques va donner la porte logique OU EXCLUSIF, XOR ? Faire un schéma.

Exercice 3 : Mettre les actions du cycle d'exécution dans l'ordre :

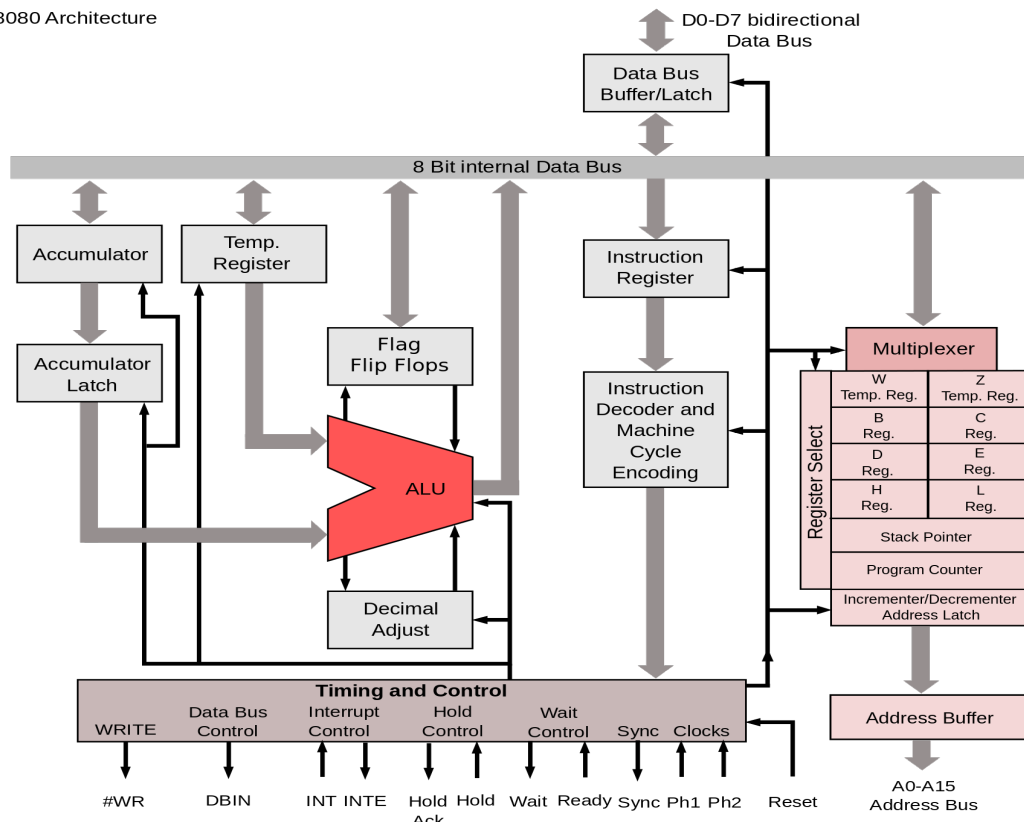
- a. L'adresse du code opération est envoyé à la mémoire
- b. Le code opération est envoyé à l'UAL
- c. Le compteur de programme est incrémenté (augmenté d'une unité)
- d. Le contenu de la mémoire est envoyé à l'UAL
- e. L'instruction est lue de la mémoire
- f. L'UAL effectue une opération à partir des données fournies
- g. Le résultat de l'opération est mis en mémoire

Exercice 4 :

Le schéma suivant représente l'architecture du micro-processeur Intel 8080, l'un des plus célèbres micro-processeurs à 8 bits, produit par Intel en 1974.

- a. Identifier dans le schéma les composants vus en cours (UAL, Unité de contrôle, registres, bus)
- b. Est-ce que la mémoire apparaît dans ce diagramme ?
- c. Ce processeur avait une vitesse d'horloge de 2 MHz. L'exécution d'une instruction nécessitait entre 4 et 11 cycles d'horloge, selon l'instruction. Quel est le nombre moyen d'instruction qu'il pouvait exécuter par seconde ?
- d. Le processeur ATMEL AVR est également un processeur 8 bits, souvent utilisé dans les cartes Arduino. Il a une horloge de 20 MHz et toutes les instructions s'exécutent en 1 cycle d'horloge (à part la multiplication). Combien de fois est-il plus rapide que l'Intel 8080 ?

Intel 8080 Architecture

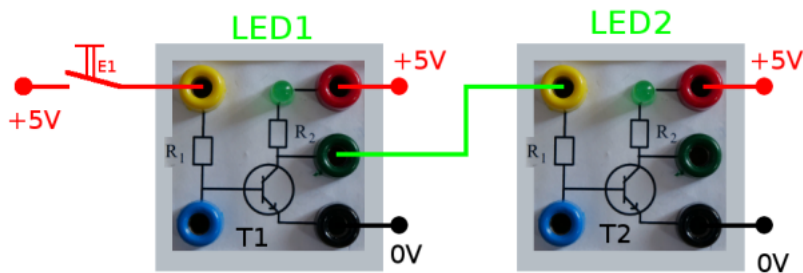


TP TRANSISTORS

En pratique

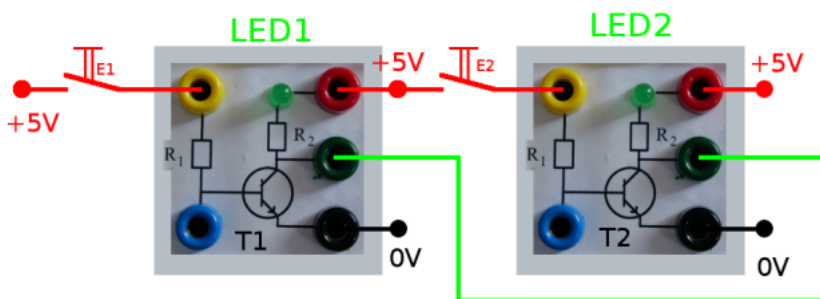
NPN ordinaire BC337, une résistance R1 de 27 kW pour limiter le courant de base (borne jaune) et une résistance R2 de 470 W pour limiter le courant collecteur dans la LED verte. Ce circuit est alimenté en +5 volts sur la borne rouge, le moins 0V sur la borne noire.

PORTE NON



La sortie NON se fait en observant la diode du T2 de droite.

PORTE OR



La sortie se fait en observant la diode de T2

LIENS

Activité : <http://193.49.249.136:20180/~web/premiere1/fichiers/Portes%20logiques.pdf>

Activité

https://fr.wikibooks.org/wiki/%C3%89lectronique/Les_familles_bipolaires_%C3%A0_diodes,_DTL,_ET_L,_TTL_et_ECL

et surtout... le TP est inspiré de : https://www.tuclie.fr/cep/planning/portes_logiques_01.pdf

Registres : <https://esco-tech.github.io/CoCiNum/circuits-logiques/sequentiel-registres-et-compteurs.html>