AKI-80 E-9-ROM

- □AKI-80、スーパーAKI-80にモニターROMが付き、開発、製作にいっそう便利に なりました。
- 「チェック機能つきで、動作の確認も簡単に出来るようになりました。

爾使用方法國

1、チェック機能動作

PIO Aボート OHをLOWレベルにして起動 (リセット) すると、チェックモードになり PIO A, Bポート (A OHをのぞく) およびスーパーAKI-80 820265 1-A. 1-B、1-C、0-A、0-B、0-Cポートが1秒間隔で1、0をくりかえします。

●AK1-80

CN1 #26を10KOでGNDに接続する。

●ス-バ-AKI-80

CN1 #10を10KQでGNDに接続する。

2、モニター機能動作

、 Z-VISION-リモート、BASICインターブリタ(システムロード社)のモニターROM がはいっています。

PIO Aポート OHをHIレベル (何も接続しない) にして起動 (リセット) し、バソコン側 でそれぞれのソフトを起動すると接続します。

◎Z-VISION-リモート、BASICインタープリタ(2.500円)が必要です。

□ボーレト基準クリスタル 19.6608MHz

TS 10 □使用CTC

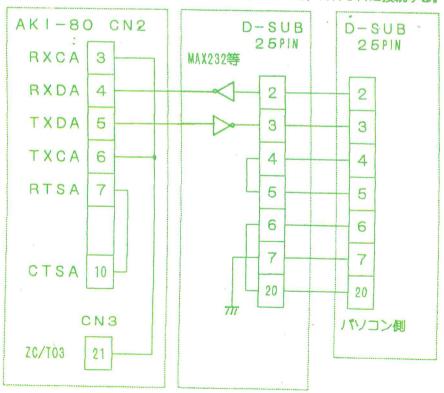
Aチャンネル制御つき1チャンネル

CTC3

で接続されます。

■スーパーAKI-80:制御付1チャンネルでそのまま接続できます。

●AKI-80:CTC3 ZC/TO3をTXCA、RXCAに接続する。



256 Kbit (32Kb x 8) UV EPROM and OTP EPROM

M27C256B-10F1(窓付き) UVEPROM

 5V ± 10% SUPPLY VOLTAGE in READ OPERATION

ACCESS TIME: 1 0 0 n S

■ LOW POWER CONSUMPTION:

Active Current 30mA at 5MHz

- Standby Current 100µA

■ PROGRAMMING VOLTAGE: 12.75V ± 0.25V

■ PROGRAMMING TIME: 100µs/word

■ ELECTRONIC SIGNATURE

Manufacturer Code: 20h

- Device Code: 8Dh

DESCRIPTION

The M27C256B is a 256 Kbit EPROM offered in the two ranges UV (ultra violet erase) and OTP (one time programmable). It is ideally suited for microprocessor systems and is organized as 32,768 by 8 bits.

The FDIP28W (window ceramic frit-seal package) has a transparent lid which allows the user to expose the chip to ultraviolet light to erase the bit pattern. A new pattern can then be written to the device by following the programming procedure.

For applications where the content is programmed only one time and erasure is not required, the M27C256B is offered in PDIP28, PLCC32 and TSOP28 (8 x 13.4 mm) packages.

Table 1. Signal Names

A0-A14	Address Inputs
Q0-Q7	Data Outputs
Ē	Chip Enable
G ·	Output Enable
Vpp	Program Supply
Vcc	Supply Voltage
V _{SS}	Ground
NC	Not Connected Internally
DU	Don't Use

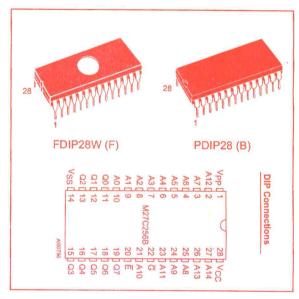


Figure 1. Logic Diagram

