Proyecto
Grupo e Integrantes
Df
Profesor responsable
Fecha Entrega Informe
Fecha Corrección

Fecha Corrección							
Sección Informe	Estado	Calidad de desarrollo Comentarios					
1. Carátula							
Carátula							
2. Prefacio, agradecimientos (opcional).							
Prefacio, agradecimientos							
3. Índice detallado							
Indice							
4. Acrónimos y Definiciones							
Acrónimos y definiciones							
5. Resumen							
Resumen							
6. Introducción							
6.1. Antecedentes.							
6.2. Contexto del proyecto							
7. Objetivos.							
7.1. Finalidad del proyecto							
7.2. Planteamiento del problema a resolver		HITO 1					
7.3 Alcance							
8. Definición de Producto							
8.1. Requerimientos de Cliente							
8.1.1 Relevamiento de Datos							
8.1.2. Construcción de la Casa de calidad							
8.2.Diagrama Funcional de Interfaces							
8.3.Especificaciones de Diseño.							
8.3.1 Especificaciones Funcionales							
8.3.2 Especificaciones de Interfaz							
8.3.3 Especificaciones de Performance							
8.3.4 Especificaciones de Implementación							
8.3.5 Especificaciones de Servicio (RAMS)							
9.Plan de Validación							
9.1 Diseño de Bancos de Pruebas							
9.2 Especificaciones de Tests							
9.3 Plan de Test							

10. Análisis de Factibilidad				
10.1. Factibilidad tecnológica				
10.1.1. Propuesta de alternativas de diseño.				
10.1.2. Elección de una solución	_			
10.1.3. DFMEA		HITC		
10.2. Factibilidad de tiempos.				
10.2.1 Planificación (PERT y simulación de Montecarlo)				
10.2.2 Programación (Gantt)	-			
10.3. Factibilidad económica. (Mercado, costos, ciclo de vida, VAN, TIR )				
10.4. Factibilidad legal y responsabilidad civil (regulaciones y licencias)	_			
11. Ingeniería de detalle				
11.1. Hard				
11.1.1. Diagrama de bloques (hard).				
11.1.2. Descripción detallada de cada bloque				
11.1.3. Detalles de selección y cálculo de los elementos circuitales de cada bloque				
11.1.4. Plan de pruebas de cada modulo		HITC	1 )	
11.2. Soft				
11.2.1. Diagrama de estados y flujogramas	U			
11.2.2. Análisis de complejidad				
11.2.3. Descripción de subrutinas				
11.2.4. Listados comentados del código				
11.2.5. Plan de prueba de módulos y de depuración de soft				
12. Construcción del prototipo				
12.1. Definición de los módulos				
12.2. Diseño de los circuitos impresos				
		LUTC		
12.3. Diseño mecánico	-	HITO 4		
12.4. Detalles de construcción y precauciones especiales de montaje				
13. Validación del prototipo				
13.1. Validación de hard				
13.1.1. Plan y protocolos especiales de medición				
13.1.2. Medidas				
13.1.3. Evaluación				
13.1.4. Resultados				
13.2. Validación de soft				
13.2. Validación de soft-Resultados				
14. Estudios de confiabilidad de hardware y de software				
		HITC	) /	
			<b>ノ 十</b>	

15. Conclusiones		
15.1. Excelencias. Objetivos alcanzados.		
15.2. Fallos. Recomendaciones para futuros diseños		
16. Bibliografía		
16.1. LIBROS. (Autor. Título. Editorial. Fecha)		
16.2. REVISTAS. (Autor. Título. Nombre de la revista. Fecha-Volumen. Páginas)		
16.3. Notas de aplicación (incluir copia de las importantes)		
17. Anexos: Técnicos.		
17.1 Esquemáticos		
17.2 Planos de PCB		
17.3 Listado de Partes y Componentes (BOM)		
17.4 Códigos de Software		
17.5 Hojas de Datos de Componentes		
17.6 Hojas de Aplicación, etc.		
17.7 Otra Documentación Técnica		