

## 0.1. Introducción

Se realizaron simulaciones en LTSpice del circuito propuesto, así también se comprobó que los resultados teóricos concuerdan con las simulaciones, además se tuvo especial cuidado a la hora de evaluar que transistores y resistores usar en las etapas tal que no haya problemas de potencia, aquí se muestran las tensiones y potencias relevantes del circuito en cuanto a la elección crítica de componentes.

Comenzando por los emisores comunes la potencia se encuentra cerca del máximo y la tensión  $V_{ce}$  en un rango seguro.

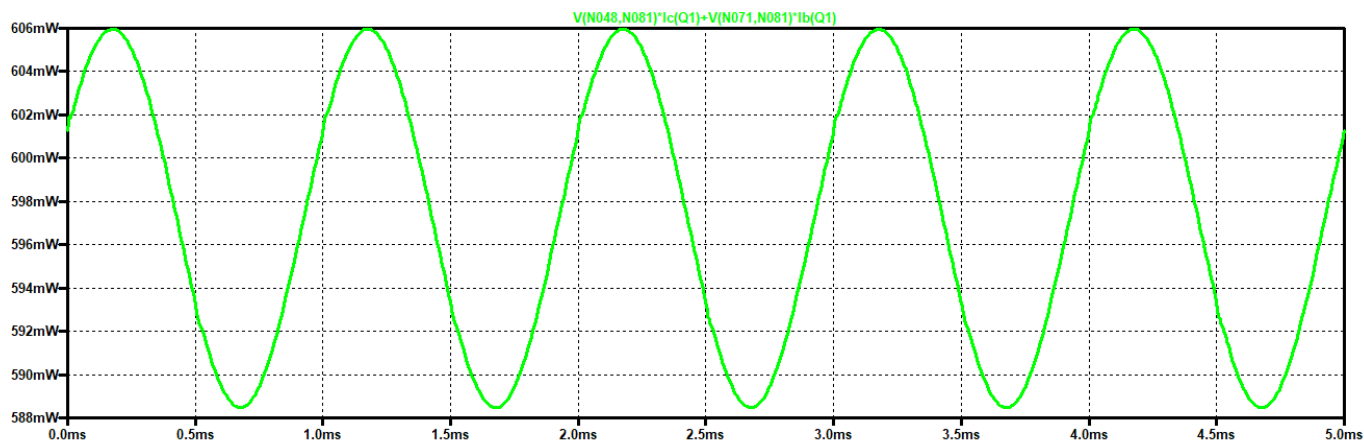


Figura 1: Potencia sobre un emisor común sin carga activa.