0.1. Diferencias Switch Ideal - MOS

En esta sección se reemplazará la llave ideal por un MOSFET con un circuito de disparo igual al del primer ejercicio.

Se observa en los gráficos



Figura 1: Conmutaciones V_{ds} e I_{ds} .



Figura 2: Conmutaciones V_{qs} e I_q .



Figura 3: Tensión y Corriente sobre la bobina.



Figura 4: Tensión y Corriente sobre el diodo.

Al realizar este cambio se puede notar cambios en muchas variables del circuito. Se se puede notar un cambio en la V_L y que el duty cycle aumento respecto al que habia con una switch ideal, ademas que la tensión de salida ahora es $V_o \approx$

chamullo del duty cycle mas grande y nueva tensión de salida

También se puede observar que la corriente de reverse recovery del diodo ahora se ve acotada a $\approx 2.8[A]$, la cual es menor a la registrada en el caso anterior.

0.2. Tiempos de Conmutación

Los tiempos de conmutación se ven alterados respecto al circuito de la primera sección ya que los valores de V_{gs-IO} , I_{g-IO} e I_{ds} dependen principalmente del circuito de aplicación. en este caso como en la topología Boost cuando el MOS se encuentra abierto se encuentra un circuito RLC mientras que cuando esta cerrado un RL del lado del generador y un RC en la carga esto afectará a los tiempos de t_{ri} t_{fv} , $t_{d_{off}}$, t_{rv} y t_{fi} .





Figura 6: Conmutaciones V_{gs} e ${\cal I}_g$ llave con y sin Boost.



Figura 7: Tensión y Corriente sobre la bobina llave con y sin Boost.



Figura 8: Tensión y Corriente sobre el diodo llave con y sin Boost.