

0.1. Introducción

Se pidió investigar soluciones para la interconexión de un sistemas TTL de 5V con uno de 3.3V. Para esto proponemos dos soluciones.

La primera es la utilización de TTL¹ y LVTTL² tal que los voltajes queden de la siguiente manera siendo compatibles entre sí.

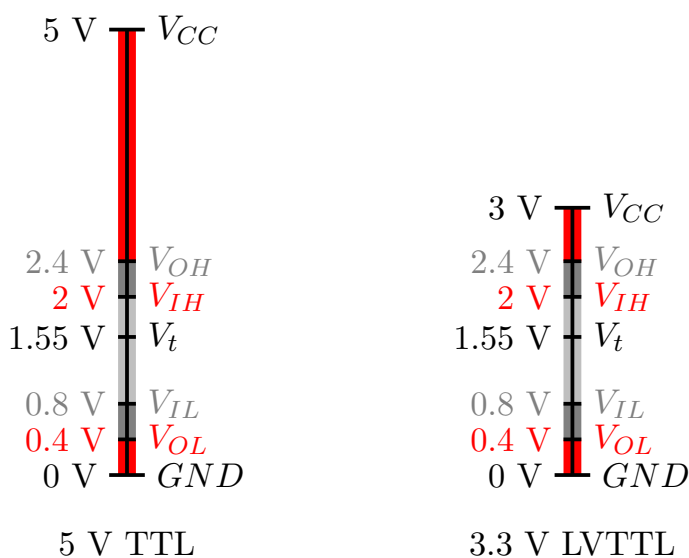


Figura 1: Niveles Lógicos TTL y LVTTL

La segunda es la implementación de un Level Shifter mediante un transistor MOS y dos resistencias (2), esta configuración permite la traducción de los niveles lógicos en ambos sentidos.

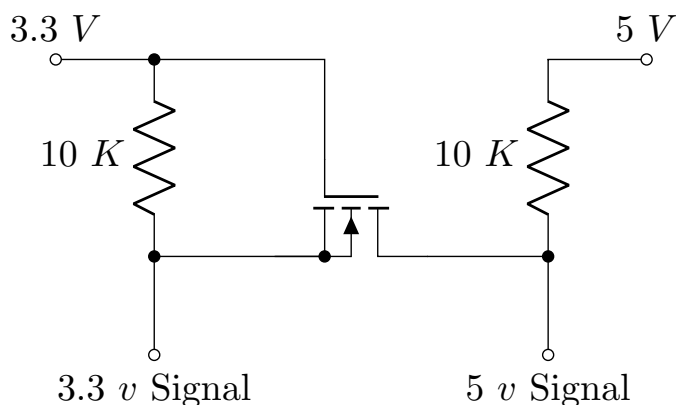


Figura 2: Level Shifter

¹Transistor Transistor Logic

²Low Voltage Transistor Transistor Logic