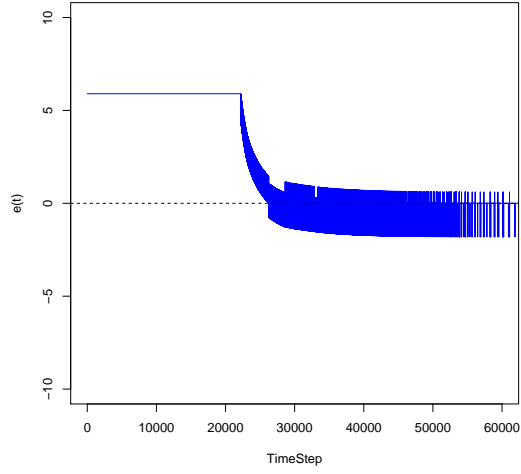


補足資料

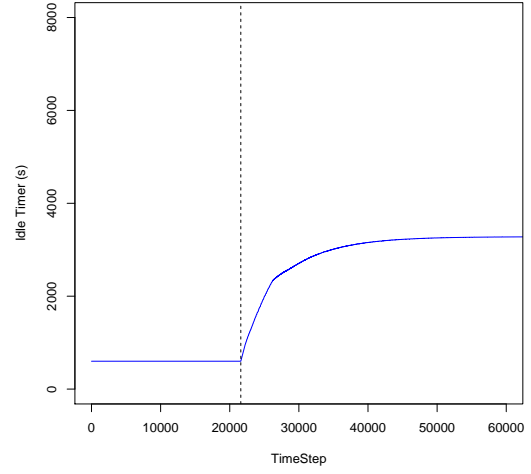
安達智哉

to-adachi@ist.osaka-u.ac.jp

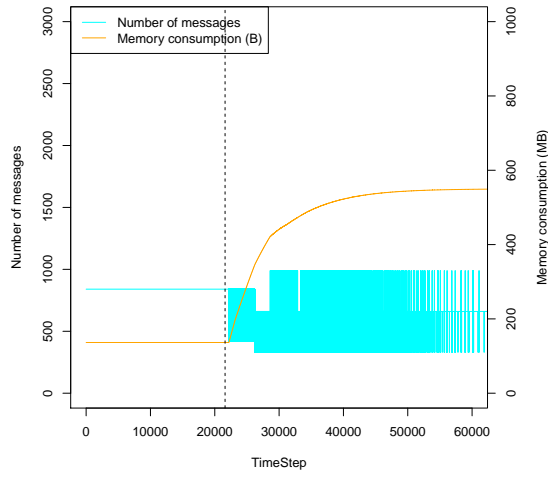
2019 年 12 月 19 日



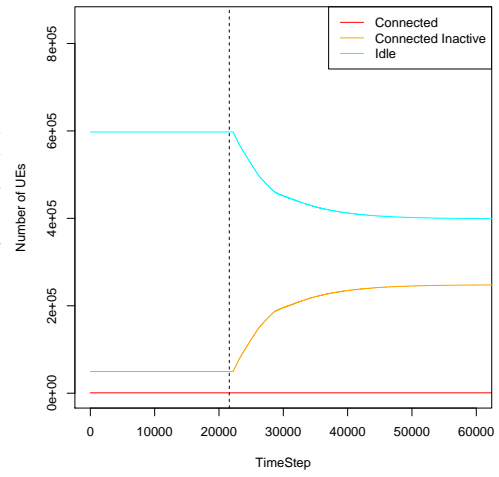
(a) $e(t)$ の変化



(b) IdleTimer の変化

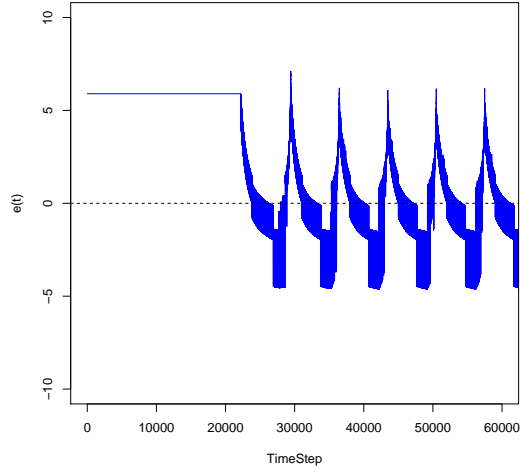


(c) CPU 負荷とメモリ使用量の変化

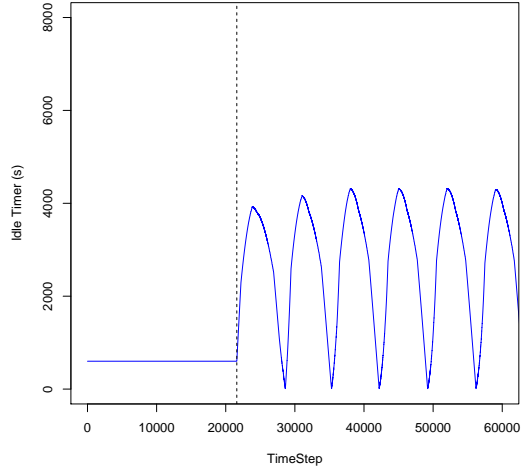


(d) 各状態にある UE 台数の変化

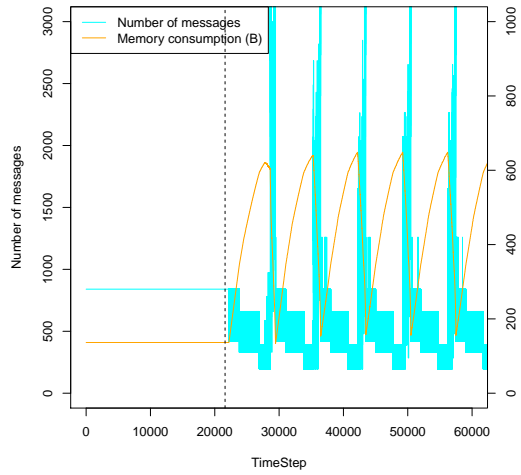
図 1: 理想 PID($K_p = 1$, $K_i = 0$, $K_d = 0$)



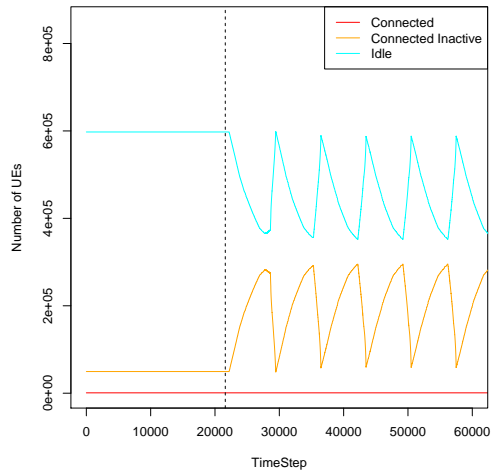
(a) $e(t)$ の変化



(b) IdleTimer の変化



(c) CPU 負荷とメモリ使用量の変化



(d) 各状態にある UE 台数の変化

図 2: 理想 PID($K_p = 5$, $K_i = 0$, $K_d = 0$)