Comenzado el	martes, 9 de mayo de 2023, 20:00
Estado	Finalizado
Finalizado en	martes, 9 de mayo de 2023, 20:10
Tiempo empleado	10 minutos 37 segundos
Calificación	9,43 de 10,00 (94,29 %)

Correcta

Se puntúa 1,00 sobre 1,00

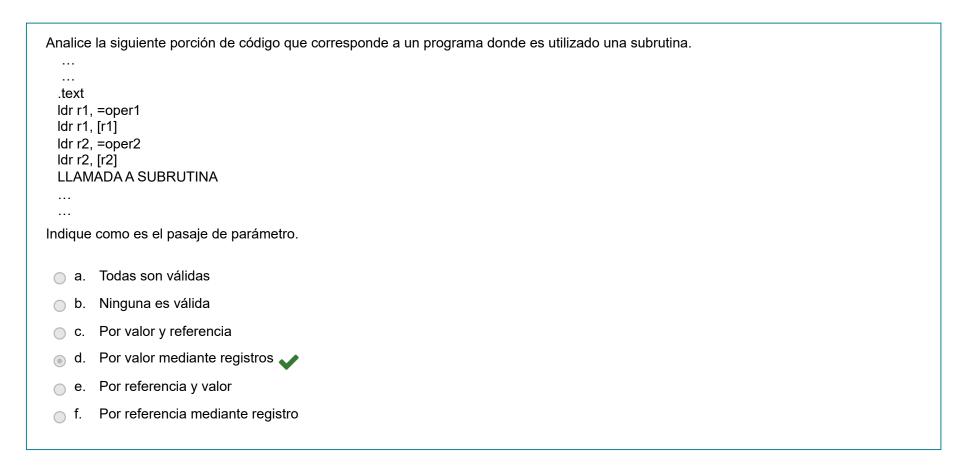
Indique que elemento forma parte de la Unidad Central de Proceso (CPU)

- a. Bus de direcciones
- 🌖 b. Unidad aritmética lógica 🍑
- c. Bus de datos
- d. Ninguna forma parte de la CPU
- e. Todas forman parte de la CPU
- f. Bus de control
- g. Memoria principal

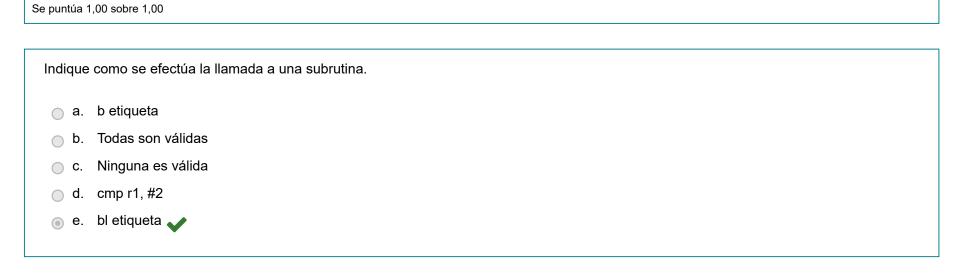
La respuesta correcta es: Unidad aritmética lógica

Correcta

Se puntúa 1,00 sobre 1,00



La respuesta correcta es: Por valor mediante registros



La respuesta correcta es: bl etiqueta

Pregunta 3
Correcta

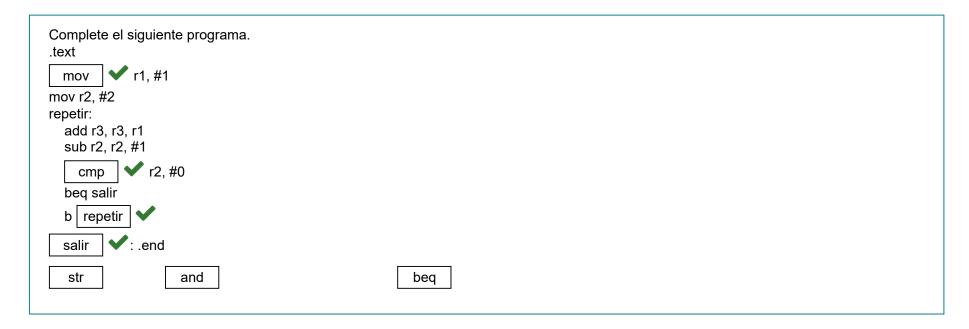
Pregunta 4 Correcta Se puntúa 1,00 sobre 1,00

Ordene la	dene la frase, indicando qué ocurre en r1 al ejecutar la línea ldr r1, =oper1								
Guarda	dirección	✓ de	memoria		de oper1	✓ en	r1	~	
		por valor	por refe	erencia	no guarda				
escribe e	en memoria	valida							

La respuesta correcta es:
Ordene la frase, indicando qué ocurre en r1 al ejecutar la línea ldr r1, =oper1
Guarda [dirección] de [memoria] [de oper1] en [r1]

Correcta

Se puntúa 1,00 sobre 1,00



La respuesta correcta es:

Complete el siguiente programa.

```
.text
[mov] r1, #1
mov r2, #2
repetir:
    add r3, r3, r1
    sub r2, r2, #1
    [cmp] r2, #0
    beq salir
    b [repetir]
[salir]: .end
```

Correcta

Se puntúa 1,00 sobre 1,00

Empareje el elemento de la primer columna con el concepto de la segunda
Localiza la ubicación de los datos dentro de una memoria o un periférico Bus de direcciones
Transmite las señales de control para coordinar las operaciones Bus de control
Ejecuta las instrucciones , opera con los datos y envía los resultados Unidad Central de Proceso
Realiza el ingreso y egreso de los datos Unidad de Entrada/Salida
Transmite los datos que se transfieren entre dos componentes Bus de datos
Almacena datos, resultados y las instrucciones del programa Unidad de Memoria
Provee la señal de sincronismo para el sistema Señal de reloj

La respuesta correcta es:

Empareje el elemento de la primer columna con el concepto de la segunda

Localiza la ubicación de los datos dentro de una memoria o un periférico [Bus de direcciones]

Transmite las señales de control para coordinar las operaciones [Bus de control]

Ejecuta las instrucciones , opera con los datos y envía los resultados [Unidad Central de Proceso]

Realiza el ingreso y egreso de los datos [Unidad de Entrada/Salida]

Transmite los datos que se transfieren entre dos componentes [Bus de datos]

Almacena datos, resultados y las instrucciones del programa [Unidad de Memoria]

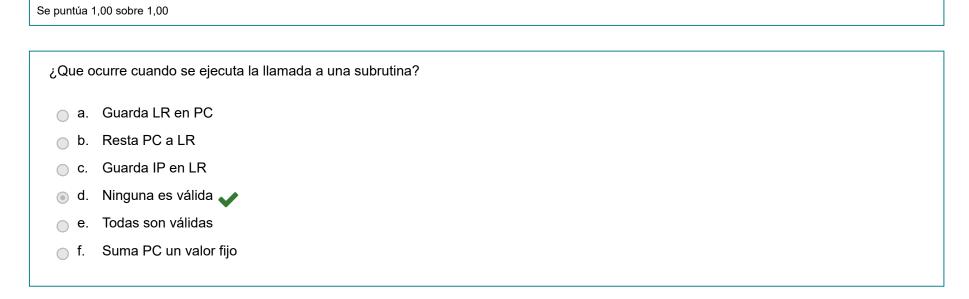
Provee la señal de sincronismo para el sistema [Señal de reloj]

Parcialmente correcta

Se puntúa 0,86 sobre 1,00

Para cada opción, indicar con una:		
E si son entradas de la Unidad de Control		
S si son salidas de la Unidad de Control		
X si no es ninguno de los anteriores		
Señales de Control externas para selección de periféricos	S	
•		
Señal de reloj (clock)	E	~
Bus de direcciones	S	×
Salidas de Registro de Instrucción (IR)	E	~
Salidas del Acumulador	X	~
Entradas del Registro de Instrucción	X	~
Señales de control (lectura/escritura) de los registros de uso general	S	~

La respuesta correcta es: Señales de Control externas para selección de periféricos \to S, Señal de reloj (clock) \to E, Bus de direcciones \to X, Salidas de Registro de Instrucción (IR) \to E, Salidas del Acumulador \to X, Entradas del Registro de Instrucción \to X, Señales de control (lectura/escritura) de los registros de uso general \to S

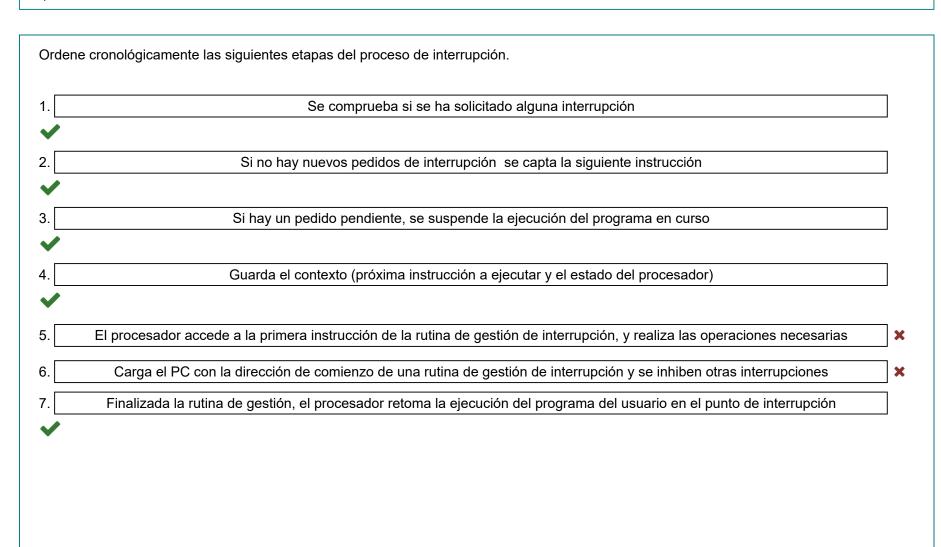


La respuesta correcta es: Ninguna es válida

Pregunta 8
Correcta

Parcialmente correcta

Se puntúa 0,71 sobre 1,00



La respuesta correcta es:

Ordene cronológicamente las siguientes etapas del proceso de interrupción.

- 1. [Se comprueba si se ha solicitado alguna interrupción]
- 2. [Si no hay nuevos pedidos de interrupción se capta la siguiente instrucción]
- 3. [Si hay un pedido pendiente, se suspende la ejecución del programa en curso]
- 4. [Guarda el contexto (próxima instrucción a ejecutar y el estado del procesador)]
- 5. [Carga el PC con la dirección de comienzo de una rutina de gestión de interrupción y se inhiben otras interrupciones]
- 6. [El procesador accede a la primera instrucción de la rutina de gestión de interrupción, y realiza las operaciones necesarias]
- 7. [Finalizada la rutina de gestión, el procesador retoma la ejecución del programa del usuario en el punto de interrupción]

Parcialmente correcta

Se puntúa 0,86 sobre 1,00

Para cada opción, indica	ar con una:	
D si es un modo de dire	ccionamiento	
O si es un tipo de opera	ción	
X si no es ninguno de lo	s anteriores	
ū		
Indirecto con registro	D	~
A 11 A11		
Aritmético	0	~
Transferencia de datos	0	~
Control de sistema	0	~
Directo	D	~
E/S	X	×
Pila	D	~
		_ •

La respuesta correcta es: Indirecto con registro \rightarrow D, Aritmético \rightarrow O, Transferencia de datos \rightarrow O, Control de sistema \rightarrow O, Directo \rightarrow D, E/S \rightarrow O, Pila \rightarrow D

