

## Universidade Estadual de Campinas

Faculdade de Engenharia Mecânica

#### IM420X – Projeto de Sistemas Embarcados de Tempo Real

Novembro de 2024

Docente: Dr. Rodrigo Moreira Bacurau

Discentes:

– Gabriel Toffanetto França da Rocha – 289320

# Arquitetura HIL para teste de sistemas embarcados como *vehicle interface* de veículos autônomos baseados no Autoware

## Sumário

1	Resumo	2				
2	Motivação					
3	Documentação3.1 Requisitos3.2 Componentes3.3 Arquitetura3.4 Método de desenvolvimento	5 6 7 8 10				
4	3.5 Projeto de software	11 <b>19</b>				
5	Problemas identificados e não resolvidos	20				
6	Códigos da comunidade	21				
Re	eferências	22				
$\mathbf{A}_{]}$	pêndices	23				

# 1 Resumo

# 2 Motivação



Figura 1: Veículo Autônomo do LMA.

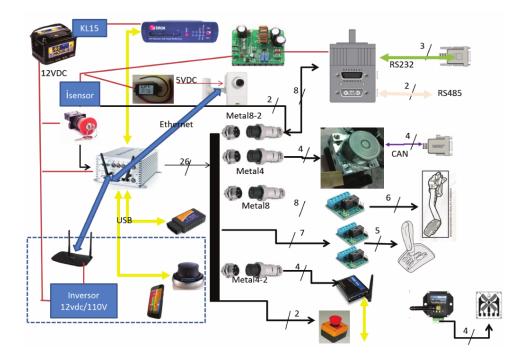


Figura 2: Diagrama de hardware do VILMA01 (BEDOYA, 2016).

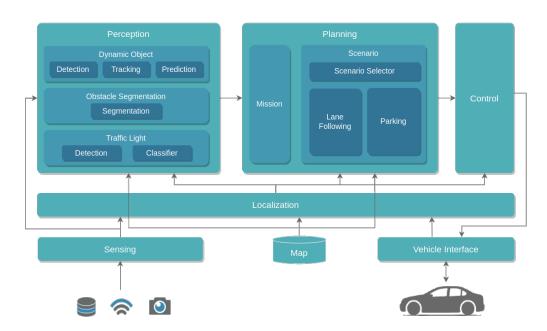


Figura 3: Arquitetura de alto nível (The Autoware Fundation, 2023).

# 3 Documentação

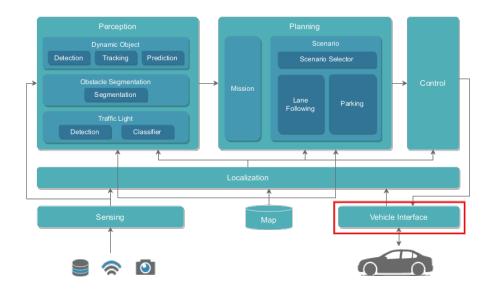


Figura 4: Escopo do projeto na arquitetura Autoware.

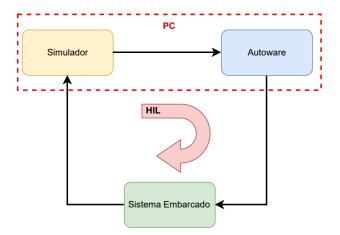


Figura 5: Arquitetura de teste do hardware.

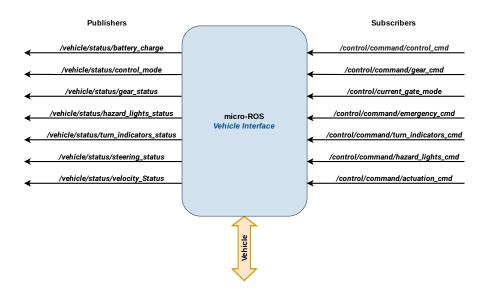


Figura 6: Diagrama de tópicos da vehicle interface.

## 3.1 Requisitos

#### Requisitos funcionais

- Comunicação com o Autoware;
- Controle da aceleração, frenagem e direção do veículo;
- Controle dos faróis e luzes de sinalização (seta) do veículo;
- Teleoperação do veículo por um *joystick* em *hardware*;
- Troca do modo de operação por meio da switch do joystick;
- Subscrição por meio do micro-ROS em todos os tópicos necessários do Autoware;
- Publicação a partir micro-ROS em todos os tópicos necessários do Autoware.

#### Requisitos não funcionais

- A vehicle interface deve ser construída na forma de um pacote portável para outros microcontroladores STM32;
- O interfaceamento com o veículo deve ser intercambiável com diferentes configurações;
- Deve-se garantir sincronização de timestamp entre o Autoware e o microcontrolador;
- O sistema embarcado deve abstraír o veículo como um sistema *Drive-By-Wire* (DBW) para o Autoware.

## 3.2 Componentes

#### Placa de desenvolvimento NUCLEO-H753ZI

- Microcontrolador STM32H753ZI;
- ARM Cortex-M7;
- 1 MB RAM;
- 2 MB Flash;
- Clock máximo de 480 MHz;
- DMA;
- Comunicação:
  - UART/USART;
  - Ethernet;
  - USB.
- Custo: US\$ 27,00.



Figura 7: NUCLEO-753ZI.

#### Joystick

- Tensão de operação: 3V3 5V;
- Saída analógica referente ao eixo x;

- Saída analógica referente ao eixo y;
- Saída digital referente ao eixo z;
- Custo: R\$ 10,00.



Figura 8: Joystick 2 eixos.

# 3.3 Arquitetura

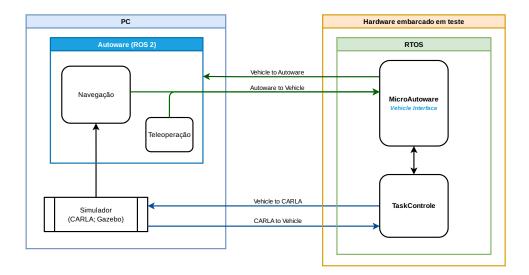


Figura 9: Diagrama de blocos em alto nível da arquitetura HIL.

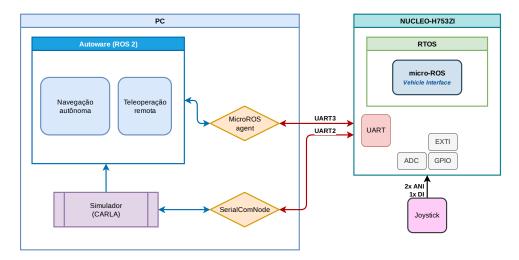


Figura 10: Diagrama de blocos do sistema embarcado.

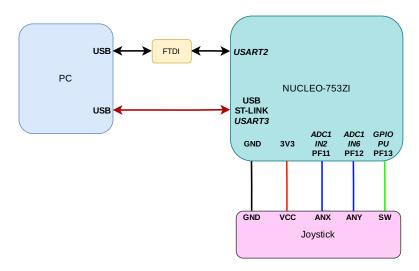


Figura 11: Esquemático de ligações elétricas.

#### Periféricos

- Direct Memory Access
  - DMA1
  - DMA2
- UART
  - USART3
  - USART2
- ADC
- EXTI

## 3.4 Método de desenvolvimento

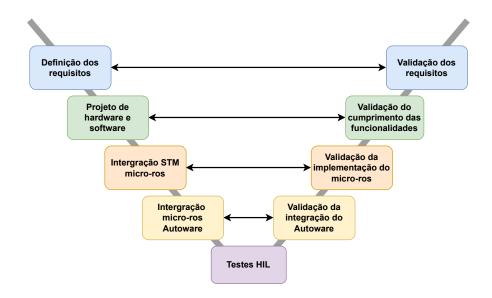


Figura 12: Modelo de execução das atividades do projeto.

Atividade/Semana	1	2	3	4	5	6	7	8	9
Proposta do projeto									
Projeto de hardware e software									
Integração do STM com o micro-ROS									
Integração do micro-ROS com o Autoware									
Implementação das tarefas do sistema embarcado									
Construção do ambiente de testes									
Realização dos testes									
Escrita do relatório									

Tabela 1: Cronograma de atividades.

- **Semana 2:** Apresentação Etapa 1
- Semana 4: Apresentação Etapa 2
- Semana 7: Apresentação Etapa 3
- Semana 9: Apresentação Final

## 3.5 Projeto de software

#### Estados do sistema

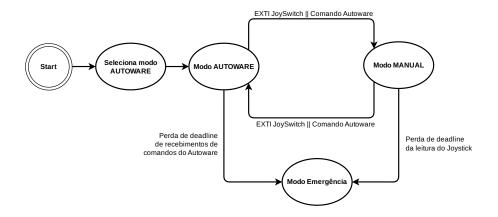


Figura 13: Máquina de estados do sistema.

#### Protocolo de comunicação serial

- 1. CARLA  $\longrightarrow$  RTOS (USART3)
  - Informações:
    - Acelerador, float.
    - Freio, float.
    - Esterçamento, float.
    - Freio de mão, unsigned char.
    - Troca de marcha manual, unsigned char.
    - Modo reverter, unsigned char.
    - Marcha, unsigned char.

#### 2. RTOS $\longrightarrow$ CARLA (USART2)

- Informações:
  - Velocidade longitudinal, float.
  - Velocidade lateral, float.
  - Velocidade de guinada, float.
  - Marcha atual, unsigned char.

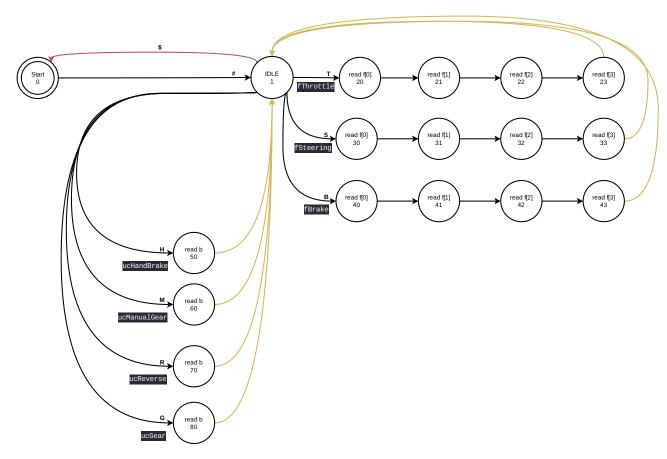


Figura 14: Máquina de estados da comunicação serial do RTOS para o CARLA.

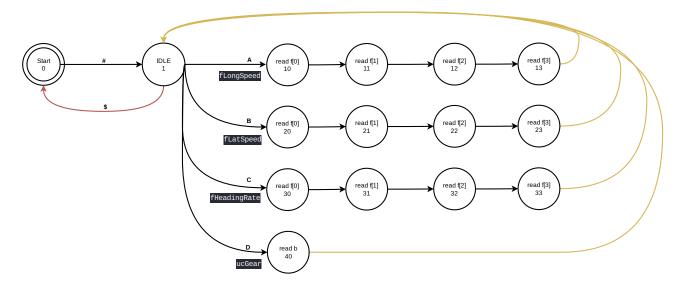


Figura 15: Máquina de estados da comunicação serial do CARLA para o RTOS.

## Tarefas

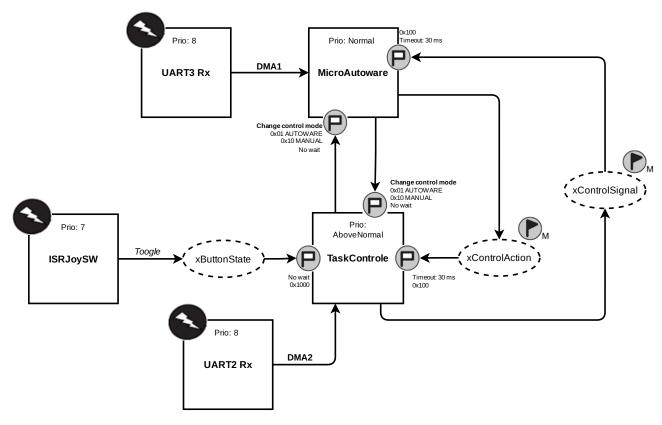


Figura 16: Diagrama do sistema embarcado.

Nome	MicroAutoware
Prioridade	Normal
Tamanho da stack	3500 kB
Detalhes	Leitura dos subscribers Autoware, leitura dos subscribers
	CARLA, envio das informações de controle e modo de opera-
	ção para a TaskControle, recebimentos das informações de con-
	trole da TaskControle, escrita dos <i>publishers</i> Autoware, escrita
	dos publishers CARLA.

Tabela 2: Especificaçõe da tarefa MicroAutoware.

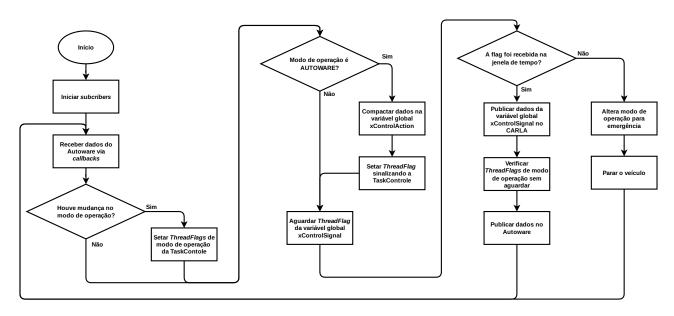


Figura 17: Fluxograma da tarefa MicroAutoware.

Nome	TaskControle
Prioridade	AboveNormal
Tamanho da stack	500 kB
Detalhes	Realiza o controle do veículo utilizando a referência dada pelo
	joystick ou pelo Autoware, dado o modo de operação, podendo
	ser MANUAL ou AUTOWARE, respectivamente. A altera-
	ção do modo é feita por <i>ThreadFlag</i> , gerada por ISR ou pelo
	Autoware. Em caso do modo de operação AUTOWARE, os
	sinais de controle são recebidos por variável global e sincro-
	nizados por <i>ThreadFlag</i> , com tempo de 30 ms, onde caso não
	receba, entra em algum modo de segurança. Em caso de ope-
	ração MANUAL, o <i>joystick</i> é lido por DMA, aguardando 20
	ms antes de cada leitura, convertendo os valores analógicos em
	sinais de controle, onde também caso haja algum erro, o modo
	de emergência é acionado. O sinal de controle é enviado para
	o MicroAutoware por uma variável global e sincronizado por
	ThreadFlag.

Tabela 3: Especificaçõe da tarefa TaskControle.

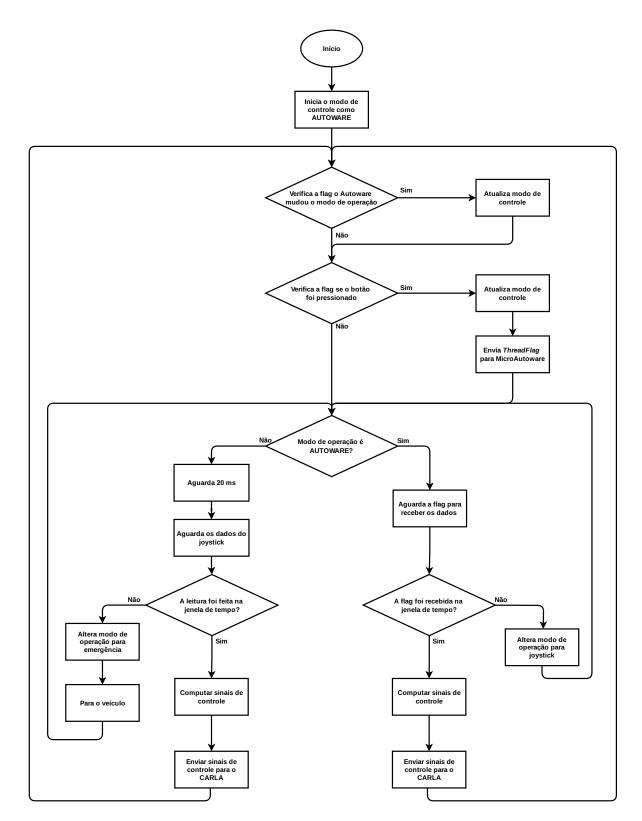


Figura 18: Fluxograma da tarefa TaskControle.

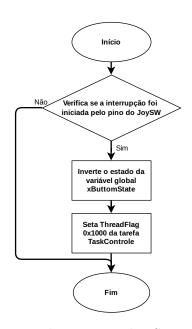


Figura 19: Fluxograma da ISR JoySW.

#### Sinalização xButtonState

- Objeto: ThreadFlag

- **Flag:** 0x1000

- Modo: No wait

Descrição: Sinaliza ocorrência da interrupção do botão JoySW.

#### Sinalização xControlAction

- Objeto: ThreadFlag

- **Flag:** 0x0100

- Modo: Timeout 30 ms

- Descrição: Sinaliza o recebimento de dados pela variável global xControlAction.

#### Sinalização xControlSignal

- Objeto: ThreadFlag

- **Flag:** 0x0100

- Modo: Timeout 30 ms

- Descrição: Sinaliza o recebimento de dados pela variável global xControlSignal.

#### Alteração do modo de condução por interrupção JoySW

- **Objeto:** ThreadFlag
- Flags:
  - Modo de controle alterado para AUTOWARE: 0x01
  - Modo de controle alterado para MANUAL: 0x10
- Modo: No wait
- Descrição: Realiza a sincronização do modo de operação da tarefa TaskControle para a MicroAutoware.

#### Alteração do modo de condução pelo Autoware

- Objeto: ThreadFlag
- Flags:
  - Modo de controle alterado para AUTOWARE: 0x01
  - Modo de controle alterado para MANUAL: 0x10
- Modo: No wait
- Descrição: Realiza a sincronização do modo de operação da tarefa MicroAutoware para a TaskControle.

#### Proteção de recursos

Variável global xControlSignal

- Protegida por MUTEX.
  - MutexControlSignal

Variável global xControlAction

- Protegida por MUTEX.
  - MutexControlAction

## Padronização de código

Padronização de código ROS

- Subscriber: nome\_subscriber\_sub\_

- Publisher: nome\_subscriber\_pub\_

- Service server: nome\_subscriber\_server\_

- Mensagem: nome\_mensagem\_msg\_

- Node: nome\_do\_node

- Callback: nome\_do\_topico\_callback

# 4 Manual de utilização

# 5 Problemas identificados e não resolvidos

# 6 Códigos da comunidade

# Referências

BEDOYA, O. G. Análise de risco para a cooperação entre o condutor e sistema de controle de veículos autônomos. Tese (Doutor em Engenharia Mecânica) — Universidade Estadual de Campinas, Campinas, SP, fev. 2016. Disponível em: <a href="https://repositorio.unicamp.br/Busca/Download?codigoArquivo=471471">https://repositorio.unicamp.br/Busca/Download?codigoArquivo=471471</a>.

The Autoware Fundation.  $Architecture\ overview.\ 2023.$  Disponível em: <a href="https://autowarefoundation.github.io/autoware-documentation/main/design/autoware-architecture/">https://autoware-architecture/</a> >.

# Apêndices