Arquitectura de Computadores Grado de Informática

Tema I: Ejercicios

Carlos Molina Clemente
Universitat Rovira i Virgili – Tarragona, Catalunya, Spain
carlos.molina@urv.net



Renaming Regs Físicos



Ejercicio 1: Rename Regs Físicos

ANTES: add r3, r0, r4 **DESPUÉS:** Mapping Table: ro **Mapping Table: ro** R8 r1 R7 R5 r3 R1 r3 r4 r4 R9 r5 r5 **R10**

Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Free List: R2,R6,R13,.....

Sol Ejerc 1: Rename Regs Físicos

ANTES: add r3, r0, r4 **DESPUÉS:** add R2,R8,R9

Free List:

Mapping Table: ro Mapping Table: ro R8 R8 r1 R7 R7 r2 R5 r2 R5 r3 R2 r3 R1 r4 R9 R9 r5 R10 R10

 Free List:
 R2,R6,R13,.....

 Free List:
 R6, R13

Ejercicio 2: Rename Regs Físicos

DESPUÉS: ANTES: add r4, r0, r4 sub r0,r4,r5 Mapping Table: ro **Mapping Table: ro** R8 r1 R7 R5 r3 R1 r3 r4 r4 R9 r5 r5 **R10** Free List: R2,R6,R13,.....

Free List:

Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Sol Ejerc 2: Rename Regs Físicos

DESPUÉS: add R2,R8,R9 ANTES: add r4, r0, r4 sub r0,r4,r5 **Mapping Table: ro** Mapping Table: ro R8 R8 r1 R7 R7 r2 R5 r2 R5 r3 r3 R1 R1 r4 R9 R2 r5 R10 R10

> Free List: R2,R6,R13,.... Free List: R6,R13

Sol Ejerc 2: Rename Regs Físicos

DESPUÉS: add R2,R8,R9 ANTES: add r4, r0, r4 sub r0,r4,r5 sub R6,R2,R10 Mapping Table: ro **Mapping Table: ro** R6 R8 r1 R7 R7 R5 R5 r3 r3 R₁ R₁ r4 r4 R2 R9 r5 R10 r5 R10

 Free List:
 R2,R6,R13,.....
 Free List:
 R13

Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Ejercicio 3: Rename Regs Físicos

ANTES: add r1, r2, r3		DESPUÉS:	
sub r4, r1, r3			
mul r1, r1, r4			
Mapping Table:ro	R8	Mapping Table: ro	
r1	R7	r1	
r2	R5	r2	
r3	R1	r3	
r4	R9	r4	
r5	R10	r5	
			•
	·		•
Free List:	R2,R6,R13,.	 Free List:	

Sol Ejerc 3: Rename Regs Físicos

ANTES: add r1, r2, r3

DESPUÉS: add R2, R5, R1

sub r4, r1, r3

mul r1, r1, r4

Mapping Table: ro

R8 r1 R7 r2 R5 r3 R1 r4 R9 r5 **R10** **Mapping Table: ro**

R8 r1 R2 r2 R5 r3 R1 r4 R9 r5 R10

Free List: R2,R6,R13, R0

Free List: R6, R13, R0...

Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Sol Ejerc 3: Rename Regs Físicos

ANTES: add r1, r2, r3

sub r4, r1, r3

mul r1, r1, r4

DESPUÉS: add R2, R5, R1

sub R6, R2, R1

Mapping Table: ro

R8 r1 R7 r2 R5 r3 R1 r4 R9 r5 **R10** **Mapping Table: ro**

R8 r1 R2 r2 R5 r3 R1 r4 R6 r5 R10

Free List: R2,R6,R13, R0

Free List: R13, R0...

Sol Ejerc 3: Rename Regs Físicos

ANTES: add r1, r2, r3

DESPUÉS: add R2, R5, R1

sub r4, r1, r3

sub R6, R2, R1

mul r1, r1, r4

mul R13, R2, R6

Mapping Table: ro

R8 r1 R7 r2 R5 r3 R1 r4 R9

r5 R10

Mapping Table: ro

r1 **R13** r2 R5 r3 R1

R8

r4 R6

r5 **R10**

Free List: R2,R6,R13, R0

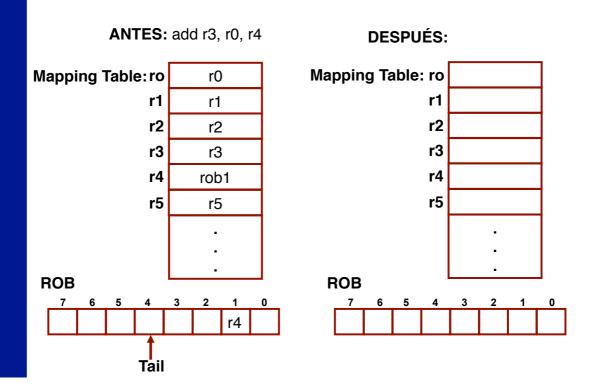
Free List:

R0...

Renaming ROB

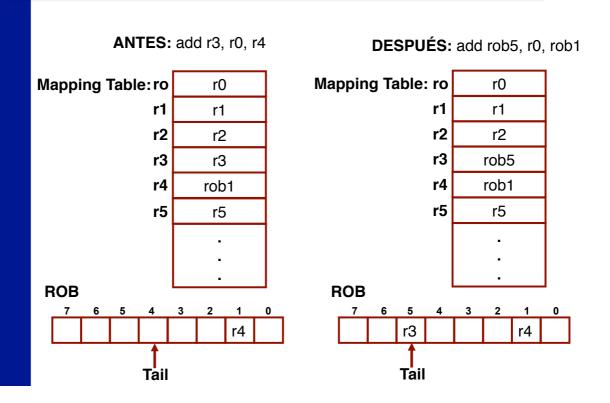


Ejercicio 1: Rename ROB

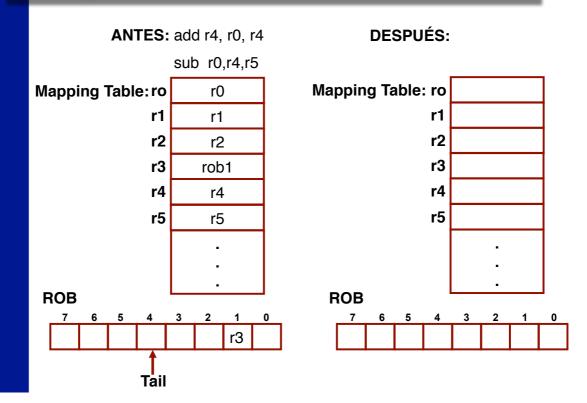


Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Sol Ejerc 1: Rename ROB

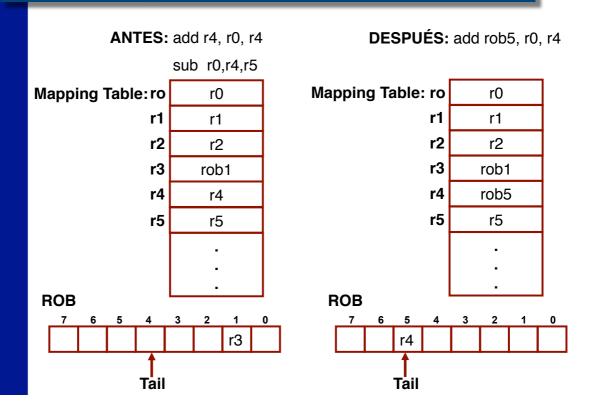


Ejercicio 2: Rename ROB

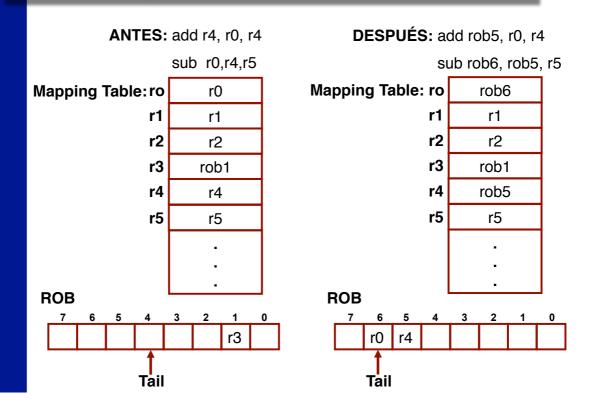


Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Sol Ejerc 2: Rename ROB

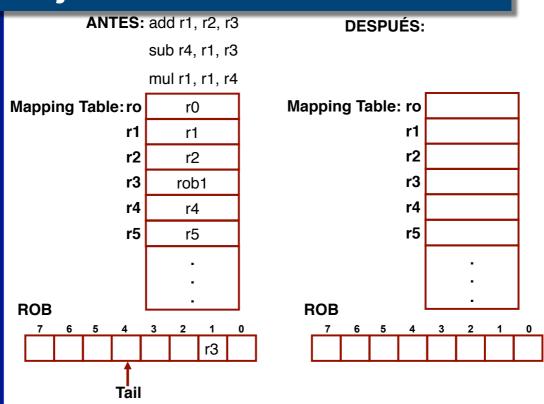


Sol Ejerc 2: Rename ROB

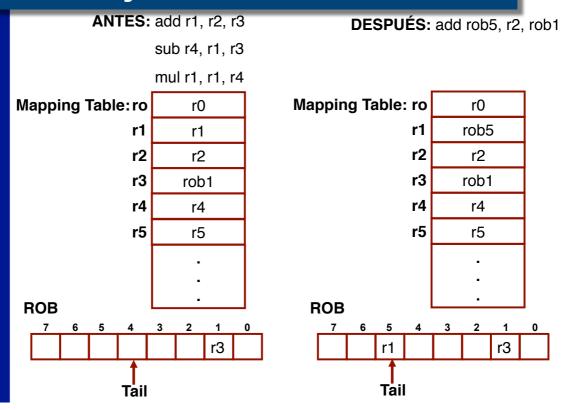


Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Ejercicio 3: Rename ROB

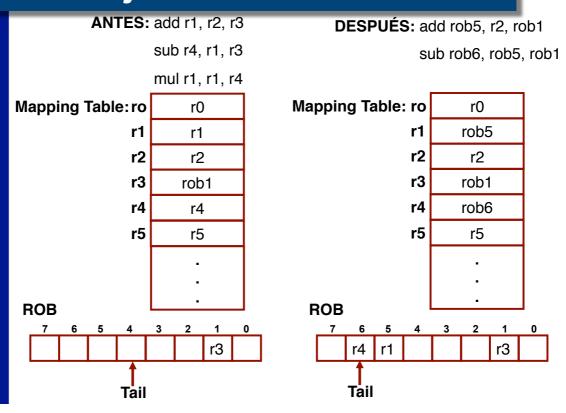


Sol Ejerc 3: Rename ROB



Tema 1: Análisis y Diseño de Procesadores Superescalares (AC, Grado de Informática, ETSE, URV)

Sol Ejerc 3: Rename ROB



Sol Ejerc 3: Rename ROB

