

Opérations	Mnémoniques					Description	S updates			
Arithmétiques et Logiques	ADD	Rd, Rn, Rs *	→	Rd = Rn + Rs		Addition	N	Z	C	V
	ADC	Rd, Rn, Rs *	→	Rd = Rn + Rs + C		Addition avec retenue	N	Z	C	V
	SUB	Rd, Rn, Rs *	→	Rd = Rn - Rs		Soustraction	N	Z	C	V
	SBC	Rd, Rn, Rs *	→	Rd = Rn - Rs - C + 1		Soustraction avec retenue	N	Z	C	V
	RSB	Rd, Rn, Rs *	→	Rd = Rs - Rn		Soustraction inversee	N	Z	C	V
	RSC	Rd, Rn, Rs *	→	Rd = Rs - Rn - C + 1		Soustraction inversee avec retenue	N	Z	C	V
	AND	Rd, Rn, Rs *	→	Rd = Rn & Rs		Et binaire	N	Z	C	
	ORR	Rd, Rn, Rs *	→	Rd = Rn Rs		Ou binaire	N	Z	C	
	EOR	Rd, Rn, Rs *	→	Rd = Rn ^ Rs		Ou exclusif binaire	N	Z	C	
Décalages	BIC	Rd, Rn, Rs *	→	Rd = Rn &~ Rs		Mise à 0 des bits de Rn indiqués par Rs	N	Z	C	
	LSL	Rd, Rn, Rs *	→			Décalage logique vers la gauche	N	Z	C	
	LSR	Rd, Rn, Rs *	→			Décalage logique vers la droite	N	Z	C	
	ASR	Rd, Rn, Rs *	→			Décalage arithmétique droite (copie MSB)	N	Z	C	
Déplacements / Transferts	ROR	Rd, Rn, Rs *	→			Décalage circulaire vers la droite	N	Z	C	
	MOV	Rd, Rn *	→	Rd = Rn		Déplacement	N	Z	C	
	MVN	Rd, Rn *	→	Rd = ~ Rn		Déplacement et négation	N	Z	C	
	LDR	Rd, [Rn]	→	Rd = RAM[Rn]		Chargement registre avec donnée RAM				
Comparaisons (updates without S)	STR	Rd, [Rn]	→	RAM[Rn] = Rd		Enregistrement valeur registre dans RAM				
	CMP	Rd, Rn *	→			Update CPSR flags on Rd - Rn	N	Z	C	V
	CMN	Rd, Rn *	→			Update CPSR flags on Rd + Rn	N	Z	C	V
	TST	Rd, Rn *	→			Update CPSR flags on Rd AND Rn	N	Z	C	
Multiplication	TEQ	Rd, Rn *	→			Update CPSR flags on Rd EOR Rn	N	Z	C	
	MUL	Rd, Rn, Rs	→	Rd = Rn * Rs		Multiplication	N	Z	C	
	MLA	Rd, Rn, Rs, Rm	→	Rd = Rn + Rs * Rm		Multiplication et accumulation	N	Z	C	
	MLS	Rd, Rn, Rs, Rm	→	Rd = Rn - Rs * Rm		Multiplication et soustraction				
	UMULL	RdL, RdH, Rn, Rs	→	{RdH,RdL} = Rn * Rs		Multiplication 64bits non signée	N	Z	C	V
	SMULL	RdL, RdH, Rn, Rs	→	{RdH,RdL} = Rn * Rs		Multiplication 64bits signée	N	Z	C	V

(rajouter S en suffixe)

* le registre peut être remplacé par une valeur constante précédée de #

Exécution conditionnelle (suffixe à rajouter)	EQ	Z == 1	Equal
	NE	Z == 0	Not Equal
	CS/HS	C == 1	Carry set / unsigned higher or same
	CC/LO	C == 0	Carry clear / unsigned lower
	MI	N == 1	Minus/negative
	PL	N == 0	Plus/positive or zero
	VS	V == 1	Overflow
	VC	V == 0	No overflow
	HI	C == 1 and Z == 0	Unsigned higher
	LS	C == 0 or Z == 1	Unsigned lower or same
	GE	N == V	Signed greater than or equal
	LT	N != V	Signed less than
	GT	Z == 0 and N == V	Signed greater than
	LE	Z == 1 or N != V	Signed less than or equal
	AL	Always	Always (normally omitted)