单线半双工通信简单例程(STM32与电脑通信)

单线半双工通信的官方资料

单线半双方模式通过设置USART_CR3寄存器的HDSEL位选择。在这个模式里,下面的位必须保持清零状态:

- USART_CR2寄存器的LINEN和CLKEN位
- USART_CR3寄存器的SCEN和IREN位

USART可以配置成遵循单线半双工协议。在单线半双工模式下,TX和RX引脚在芯片内部互连。使用控制位"HALF DUPLEX SEL"(USART_CR3中的HDSEL位)选择半双工和全双工通信。 当HDSEL为'1'时

- RX不再被使用
- 当没有数据传输时,TX总是被释放。因此,它在空闲状态的或接收状态时表现为一个标准I/O口。这就意味该I/O在不被USART驱动时,必须配置成悬空输入(或开漏的输出高)。

除此以外,通信与正常USART模式类似。由软件来管理线上的冲突(例如通过使用一个中央仲裁器)。特别的是,发送从不会被硬件所阻碍。当TE位被设置时,只要数据一写到数据寄存器上,发送就继续。

关于上文提到的寄存器及对应的位

1.首先是CR3:

25.6.6 控制寄存器 3(USART_CR3)

地址偏移: 0x14 复位值: 0x0000

31	30	拉值 : 0 2 29	28	27	26	25	24	23	22	21	20	19	18	17	16
								留							
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
		保留			CTSIE	CTSE	RTSE	DMAT	DMAR	SOEN	NACK	HDSEL	IRLP	IREN	EIE
-		淀.	ΙΙΔΡΤ	Δ 新 Π Δ	rw RT5上不	rw 左左汝	rw —Æ	rw	rw	rw	rw	rw	rw	rw	rw
	位5	SC 该位 0: 1:	EN: 智能 位用来使 禁止智 使能智	能卡模式 能智能 能卡模: 能卡模:	式使能 (S 注模式 式;	Smartca	rd mode	e enable	e)						
	位4	NA 0: 1:	CK : 智 校验错 校验错	能卡N. 误出现 误出现	ACK使能 时,不发 时,发送 RT5上不	(Smar 送NAC NACK。	tcard N K;	ACK en	able)	_					
	位3	选 0:	SEL : 章 译单线半 不选择: 选择半	双工模 半双工	模式;	f-duple	x select	ion)							
	位2	该(0:		择普通 式;	毛 (IrDA I i模式还是			式							
	位1	该(0:	N: 红 立由软件 不使能: 使能红	设置或 红外模:	式;	A mode	enable	:)							
	位0	EIE 在多 OR 0: 1:	: 错误 8缓冲区 E=1, [。] 禁止中	中断使 通信模 或者NE 断; SART_(能 (Error 試下,当 =1)产生。	当有帧错 中断。	误、过	载或者			1,或者	R中的FE fORE=1	,或者N	NE=1,	

对应代码: USART1->CR3|=1<<3;

```
USART1->CR3&=~(1<<1);
USART1->CR3&=~(1<<5);
2.然后是CR2:
```

25.6.5 控制寄存器 2(USART_CR2)

地址偏移: 0x10 复位值: 0x0000

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
							保	:留							
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
保留	LIN	EN STOP	[1:0]	CLKEN	CPOL	СРНА	LBCL	保留	LBDIE	LBDL	保留		ADD [3:0]	
	rw	rw	rw	rw	rw	rw	rw		rw	rw		rw	rw	rw ://blocke	rw pedn.net/n
-		. 徐31·15 .	- 保留	位. 碩4	生温制头	ın.								+	
☑14	- 1	LINEN: L			N mode	enable)								
	- 1	该位由软件													
		0:禁止LI													
	- 1	1: 使能LI						514D-1D		Laborate and	toto i toto a so	D. 101	THE LA WALL		
	- 1	在LIN模式		以用USA	ART_C	R1 寄存	器中的S	BK位发	送LIN回	步断开	符(低13	位),以	及检测		
0		LIN同步断												₩.	
位13:1	2	STOP: 信	驻位 (8	STOP bi	ts)										
		12 55 1	NO. 1007 634-		white										
	- 1	这2位用来		止位的位	数										
		00: 1个停	业位;		边数										
		00: 1个停 01: 0.5个	让位; 停止位		立数										
		00: 1个停 01: 0.5个 10: 2个停	·止位; 停止位 ·止位;	;	立数										
		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个	止位; 停止位 止位; 停止位	;		* 1 D **	e e e e e e e e e e e e e e e e e e e	D							
		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个 注: UAR	止位; 停止位; 止位; 停止位 「4和UA	; ; RT5不能	 是用 0.5 有		11.5停止	·位。							
位11		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个 注: UART	止位; 停止位; 止位; 停止位 [4和UA] 时钟使	; ; ; RT5不前 能 (Clock	 是用 0.5 有		11.5停止	<u></u> 位。		7					
位11		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个 注: UAR	止位; 停止位; 止位; 停止位 [4和UA] 时钟使	; ; ; RT5不前 能 (Clock	 是用 0.5 有		l <u>1.5停止</u>	<u>(</u>		7					
位11		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个 注: UART	止位; 停止位; 停止位; 停止位 「4和UA 时钟使 使能CK	; ; ; RT5不前 能 (Clock	 是用 0.5 有		11.5停止	<u> (Ú.</u> .		1					
位11		00: 1个停 01: 0.5个 10: 2个停 11: 1.5个 注: UART CLKEN: 该位用来f	中位; 停止位; 中位; 停止位 「4和UA 时钟使! 时钟使! K引脚;	; ; ; RT5不前 能 (Clock	 是用 0.5 有		l1.5停止	<u> </u>		1					

对应代码:

```
USART1->CR2&=~ ( 1<<14 ) ;
USART1->CR2&=~(1<<11);
```

uart init()部分修改如下:

修改代码(以实验4串口实验为模板)

```
1.去掉PA10的GPIO Init部分
2.添加几个寄存器相关代码
            NVIC_InitStructure, NVIC_IRQChannelSubPriority = 3;  // 子匹先
NVIC_InitStructure, NVIC_IRQChannelCmd = ENABLE;  // IRQ通道
NVIC_Init(&NVIC_InitStructure); //根据指定的参数初始化VIC寄存器
                                                                                                                    // 于!兀无級3
// IRQ通道使能
.08
.09
.10
.11
.12
               //USART 初始化设置
13
14
             USART_InitStructure.USART_BaudRate = bound://串口波特率
            USART_InitStructure.USART_WordLength = USART_WordLength_8b;//字长为8位数据格式USART_InitStructure.USART_StopBits = USART_StopBits_1;//一个停止位USART_InitStructure.USART_Parity = USART_Parity_No;//无奇偶校验位USART_InitStructure.USART_HardwareFlowControl = USART_HardwareFlowControl_NoneUSART_InitStructure.USART_Mode = USART_Mode_Rx | USART_Mode_Tx; //收发模式
15
16
.17
.18
19
20
21
             USART_Init(USART1, &USART_InitStructure); //初始化串口1
22
23
24
             USART_ITConfig(USART1, USART_IT_RXNE, ENABLE)://开启串口接受中断USART_Cmd(USART1, ENABLE): //使能串口1
25
26
27
             USART1->CR2&=~(1<<11);
USART1->CR2&=~(1<<14);
             USART1->CR3 |=1<<3;
USART1->CR3&= (1<<1);
USART1->CR3&= (1<<5);
28
29
30
31
```

中断部分我添加了"如果单片机收到数据,则灯亮"的代码。

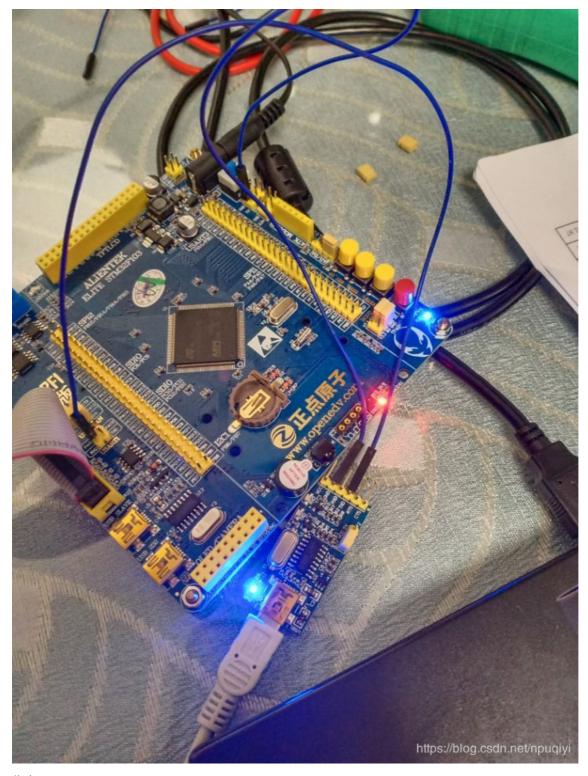
```
主函数我改成了按键发送:
   int main(void)
u16 t;
    u8 key, test[4]={'T', 'E', 'S', 'T'};
    u16 len;
    ul6 times=0
   delay_init(); //延时函数初始化
NVIC_PriorityGroupConfig(NVIC_PriorityGroup_2); //设置NVIC中断分组2:2位抢占优先级,2位响应优先级uart_init(115200); //串口初始化为115200
LED_Init(); //LED端口初始化
    KEY_Init();
                          //初始化与按键连接的硬件接口
    while (1)
      key=KEY_Scan(0);
      if (key==KEYO_PRES)
中
        for (t=0;t<4;t++)
          USART_SendData(USART1, test[t])://向串口1发送数据
          while(USART_GetFlagStatus(USART1, USART_FLAG_TC)!=SET)://等待发送结束
      }else
P
        if (times%30==0) LEDO=! LEDO; // 闪烁LED, 提示系统正在运行.
        delay_ms(10);
```

注意事项

因为设置为单线半双工通信后,原来的TXD和RXD现在是连接在一起的,所以用TXD发送数据时,同样可以触发中断,(也就是串口发送的数据串口自身会接收到),所以需要软件设置好相关内容。

硬件连接

最后验证时,按KEY0发送数据,PA9接U转串的RXD,或者直接用板载的USB接口,接收数据时,PA9接U转串的TXD。



作者: NPU_QY