一、选择题

1. 假定变量i，f，d数据类型分别为int，float和double（int用补码表示，float和double分别用IEEE754单精度和双精度浮点数据格式表示），已知i=785，f=1.5678e3，d=1.5e100。若在32位机器中执行下列关系表达式，则结果为真的是（ ）。

（I）i==(int)(float) i；（II）f==(float)(int) f；（III）f==(float)(double) f；（IV）(d+f)-d==f

1. 仅I和II； （2）仅I和III； （3）仅II和III；（4）仅III和IV
2. 下面关于浮点运算器的描述中，正确的是（ ）。
3. 浮点运算器可用阶码部件和尾数部件实现；
4. 阶码部件可实现加、减、乘、除四种运算；
5. 阶码部件不进行阶码相加、相减和比较操作；
6. 尾数部件只进行乘法和减法运算
7. 执行算术右移指令的操作过程是（ ）
8. 操作数的符号位填0，各位顺次右移1位，最低位移至进位标志位中；
9. 操作数的符号位填1，各位顺次右移1位，最低位移至进位标志位中；
10. 操作数的符号位不变，各位顺次右移1位，最低位移至进位标志位中；
11. 进位标志移至符号位，各位顺次右移1位，最低位移至进位标志位中
12. 原码除法是指（ ）。
13. 尾数用绝对值表示，加上符号位后相除；
14. 操作数用补码表示，以利加减，但商用原码表示；
15. 取绝对值相除，符号位单独处理；
16. 操作数用原码表示，然后相除
17. 对8位补码操作数(A5)16，进行二位算术右移的结果为（ ）。
18. (D2)16； （2）(52)16； （3）(E9)16； （4）(69)16

6. 在浮点加减运算中（ ）。

1. 阶码部分与尾数部分分别进行加减运算；
2. 阶码与尾数作为一个整体相加减；
3. 阶码对齐后，尾数相加减；
4. 尾数单独加减，取两数中最大阶码作为结果的阶码值

7. 下列关于串行加法器与并行加法器的描述中，不正确的是（ ）。

1. 相对并行进位，串行进行的处理速度较慢；
2. 串行加法器只有一个全加器，并行加法器有多个全加器；
3. 若采用并行加法器的分组并行进位方式，那么在组间可采用串行进位方式
4. 并行加法器的并行进位方式容易实现

8. 两个同符号的数相加或异符号的数相减，所得结果的符号位SF和进位标志CF进行（ ）运算为l时，表示运算的结果产生溢出。

1. 与； （2）或； （3）与非； （4）异或

二、CRC校验的生成多项式G(x)=1011，求有效信息1001的CRC校验码。

三、x=0.1011010 , y=-0.0110110 ,用变形补码求 [x/2]补 - [2y]补，并判断是否溢出？