

Emulator procesora Zilog Z80

Tomasz Kowalczyk

1 lutego 2019

Spis treści

1	Wstęp	3
2	Zagadnienie emulacji	6
2.1	Emulacja przez interpretowanie	6
2.2	Statyczna re-kompilacja	7
2.3	Dynamiczna re-kompilacja	8
2.4	Różnica między symulacją a emulacją (i może virtualizacją???)	8
3	Przegląd istniejących rozwiązań	9
3.1	Z80 SIMULATOR IDE	9
3.2	ZEMU - Z80 Emulator Joe Moore	10
3.3	ZIM - The Z80 Machine Simulator	11
3.4	Podsumowanie istniejących rozwiązań	11
4	Projekt aplikacji	14
4.1	Podział aplikacji	14
4.2	XBit	15
4.2.1	Możliwości	16
4.2.2	Założenia projektowe xBit	16
4.3	z80emu-core	18
4.3.1	Publiczny interfejs modułu z80emu-core	19
4.3.2	Elastyczność w łączeniu z innymi projektami	21
4.4	z80emu-gui	22
5	Implementacja	26
6	Testy	27
6.1	????	27

6.2	Test-driven development	29
7	Uwagi i wnioski	30

Rozdział 1

Wstęp

Celem pracy jest wykonanie emulatora procesora Zilog Z80. Aplikacja umożliwia wczytanie programu w postaci kodu maszynowego, asemblację (proces tłumaczenia języka asemblera na kod maszynowy) i wykonanie. Dostępne są dwa tryby wykonania: ciągły i krokowy. W obu przypadkach emulator obrazuje stan rejestrów oraz umożliwia podgląd i zmianę zawartości pamięci programu. Aplikacja została zaimplementowana w języku Java.

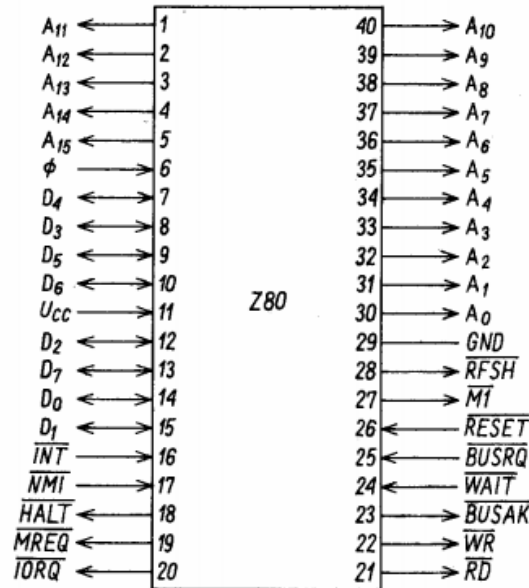
Procesor Zilog z80 był bardzo popularny na rynku mikroprocesorów[3]. Ukazał się w roku 1976, i szybko zdominował rynek 8-bitowych procesorów.

Jednym z powodów jego sukcesu, była prostota w sprzęganiu go z innymi urządzeniami, szczególnie z kontrolerami pamięci. Inną jego zaletą była lista rozkazów zgodna z popularnym w tamtym czasie procesorem, mianowicie Intellem 8086, co umożliwiało uruchamianie programów napisanych z pierwotnym przeznaczeniem dla Intela 8080 na Zilogu Z80[3].

Urządzenie to mimo zalet, miało również jedną dużą wadę. Jego wewnętrzna budowa była złożona jak na tamte czasy, wyjścia nie były ułożone w logiczny sposób (widoczne na rysunku 1.1), a lista rozkazów składała się z 158 pozycji, w tym 78 z nich zgodnych z Intel 8080A[4].

Samą aplikację wykonano w języku Java 8 i biblioteki graficznej Java FX. Interfejs użytkownika został podzielony na 3 części:

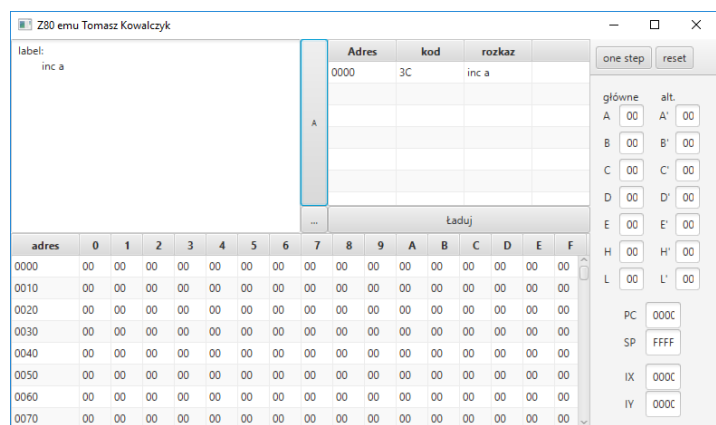
- widok kodu programu napisany w języku asembler, wraz z wynikowym kodem maszynowym
- widok pamięci w formie tabeli. Adres komórki uzyskuje się przez dodanie do siebie wartości z nazwy kolumny z wartością w nazwie wiersza. Edycje wykonuje się przez dwukrotne kliknięcie w komórkę tabeli, wpisaniu nowej wartości i zatwierdzeniu klawiszem Enter.



Rysunek 1.1: Wyprowadzenia mikroprocesora Z80 [3]

- widok stanu wewnętrznych rejestrów procesora, wraz z przyciskami debugującymi.

W aplikacji każda wyświetlona wartość podana jest w systemie heksadecymalnym, i także w takiej notacji można wprowadzać wartości (oprócz pola do edycji kodu assemblera, gdzie można używać innych notacji).



Rysunek 1.2: Widok główny emulatora

Rozdział 2

Zagadnienie emulacji

Emulator w kontekście informatyki, oznacza program który jest przystosowany do uruchomienia na specyficznym urządzeniu lub/i systemie, i pozwala na uruchomienie programów napisanych z przeznaczeniem dla innego urządzenia/systemu[5].

Inną ciekawą definicję emulatora podał Victor Moya del Barrio "Emulacja w informatyce oznacza emulowanie zachowania urządzenia lub oprogramowania za pomocą innego oprogramowania lub urządzenia" [1].

Emulacje CPU można przeprowadzić na 3 sposoby:[2]

- emulacja przez interpretowanie
- emulacja przez statyczną re-kompilację
- emulacja przez dynamiczną re-kompilację

Każda z tych metod wymaga oddzielnego omówienia.

2.1 Emulacja przez interpretowanie

Interpreter to najprostszy rodzaj emulatora. Odczytuje w pętli kod programu z wirtualnej pamięci. Odczytany bajt (lub bajty, rozkaz procesora może być wielobajtowy) zawiera informacje o rodzaju operacji jaką CPU powinno wykonać. Interpreter ma za zadanie odkodować informacje o operacji, a następnie ją wykonać. Między kolejnymi rozkazami powinien on zmienić wirtualne parametry (np inkrementacja licznika rozkazów), sprawdzić czy nie zostało wywołane przerwanie, obsłużyć urządzenia wejścia/wyjścia, liczniki, kartę graficzną, lub wykonać inne operacje zależne od emulowanego urządzenia. Przykładowa struktura interpretera została przedstawiona w kodzie 2.1.

```

int PC = 0;
while(warunekStopu()) {

    Rozkaz rozkaz = dekodujRozkaz(pobierzRozkaz());

    switch(rozkaz) {
        case ROZKAZ_1:
            rozkaz_1();
        case ROZKAZ_2:
            rozkaz_2();
        ...
    }

    obslugaPrzerwan();
    obslugaIO();
    inkrementacjaLicznikow();

    PC++;
}

```

Kod 2.1: Przykładowa struktura interpretera procesora

Emulacja przez interpretowanie jest najwolniejszą formą emulacji, ale także najłatwiejszą w debugowaniu. Pozwala na prześledzenie wykonania operacji, i podgląd wewnętrznych stanów urządzenia. Z tego powodu jest najczęściej wybierana w debuggerach procesorów, mikro-kontrolerów dla programistów.

2.2 Statyczna re-kompilacja

Statyczna re-kompilacja (ang. "Static binary translation") to proces konwertowania kodu maszynowego na inny kod maszynowy przeznaczony dla docelowej architektury. Plik wykonywalny tłumaczony jest raz, za jednym podejściem przez cały plik. Problemem tego rozwiązania są instrukcje skoków pośrednich czyli takich gdzie adres skoku przechowywany jest w rejestrze lub pamięci, i może on być uzyskany tylko podczas wykonywania programu. W takim przypadku niemożliwym jest przetłumaczenie wszystkich instrukcji pliku

wykonywalnego[6].

2.3 Dynamiczna re-kompilacja

Dynamiczna re-kompilacja (ang. "Dynamic binary translator"), w odróżnieniu od translacji dynamicznej, tłumaczy kod blokami, podczas jego wykonywania. Re-kompilacja występuje "na żądanie" co jest wolniejsze od statycznej re-kompilacji, ale rozwiązuje problem związany z statycznym tłumaczeniem kodu wykonywanego za instrukcjami skoków pośrednich.

Raz przetłumaczony fragment kodu jest przechowywany w pamięci, na wypadek jego ponownego użycia, co pozwala zoptymalizować ten sposób emulacji[6].

Dynamicznej rekompilacji używa w dużym stopniu maszyna wirtualna javy. Wczesne wersje JVM (Java Virtual Machin) używały do swojego działania interpreterów, co okazało się mało wydajne. Dobrym sposobem na optymalizację maszyny wirtualnej okazało się dynamiczne tłumaczenie kodu maszynowego[7].

2.4 Różnica między symulacją a emulacją (i może virtualizacją???)

coś o virtualizacji <http://jpc.sourceforge.net/oldsite/Emulation.html>

Zagadnienie emulacji często mylone jest z symulacją. Nie są to jednak jednoznaczne pojęcia.

W książce "Study of the techniques for emulation programming" Victor Moya del Barrio podaje taką to definicję emulatora "An emulator tries to duplicate the behaviour of a full computer using software programs in a different computer." [1].

Rozdział 3

Przegląd istniejących rozwiązań

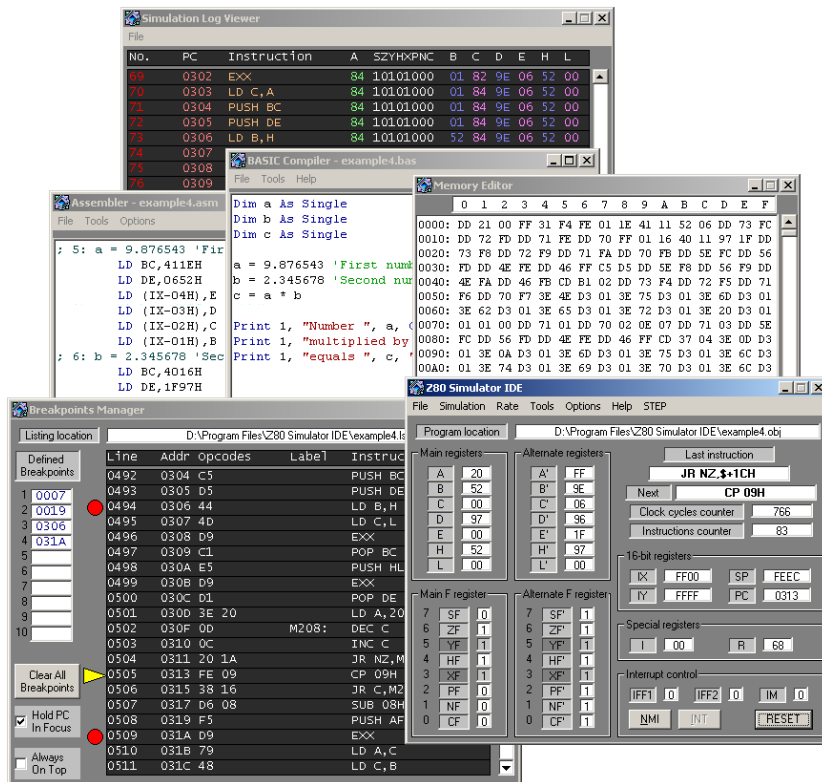
Zilog Z80 stał popularnym obiektem emulacji dzięki swojej popularności. Aplikacje te, napisano zarówno przez duże firmy, jak i hobbystów. Na jednej z usług hostingowych o nazwie „Github” która jest przeznaczona dla projektów programistycznych, można znaleźć około 200 repozytoriów z projektami emulującymi Z80, lub emulującymi urządzenia używające tego procesora[9].

Poniżej zaprezentowane są najciekawsze pozycje tych programów, które posiadają graficzny interfejs użytkownika, i pozwalają na wgląd w wewnętrzne stany procesora (czyli najbardziej przypominające zakresem swoich funkcji opisywany projekt). Przedstawiane są zarówno komercyjne rozwiązania, jak i te pisane przez amatorów.

3.1 Z80 SIMULATOR IDE

Dostępny pod adresem <http://www.oshonsoft.com/z80.html> płatny symulator posiadający najbardziej rozbudowany interfejs z wszystkich wymienionych pozycji. Pozwala on na prezentowanie wewnętrznych stanów procesora, manipulację przerwaniami, edytor pamięci umożliwiający działający również podczas symulacji, podgląd i manipulacja portami wejścia/wyjścia. Posiada również funkcje typowe dla debuggerów, możliwość wstrzymania działania programu w określonym miejscu, tryb pracy krokowej, interaktywny edytor i kompilator kodu assemblera[8]. Część funkcji została zaprezentowana na rysunku 3.1

Jedną z wad emulatora jest interfejs, który nie jest intuicyjny. Dla przykładu, w żadnym miejscu nie znajdziemy informacji, o tym w jakim formacie powinny być wprowadzane wartości liczbowe. Brak w programie systemu pomocy i opisów, co może odstraszyć początkującego użytkownika. Dodatkowo jest to rozwiązanie płatne i przeznaczone tylko dla platformy



Rysunek 3.1: Z80 SIMULATOR IDE [8]

MS Windows. Jest to narzędzie głównie dla specjalistów.

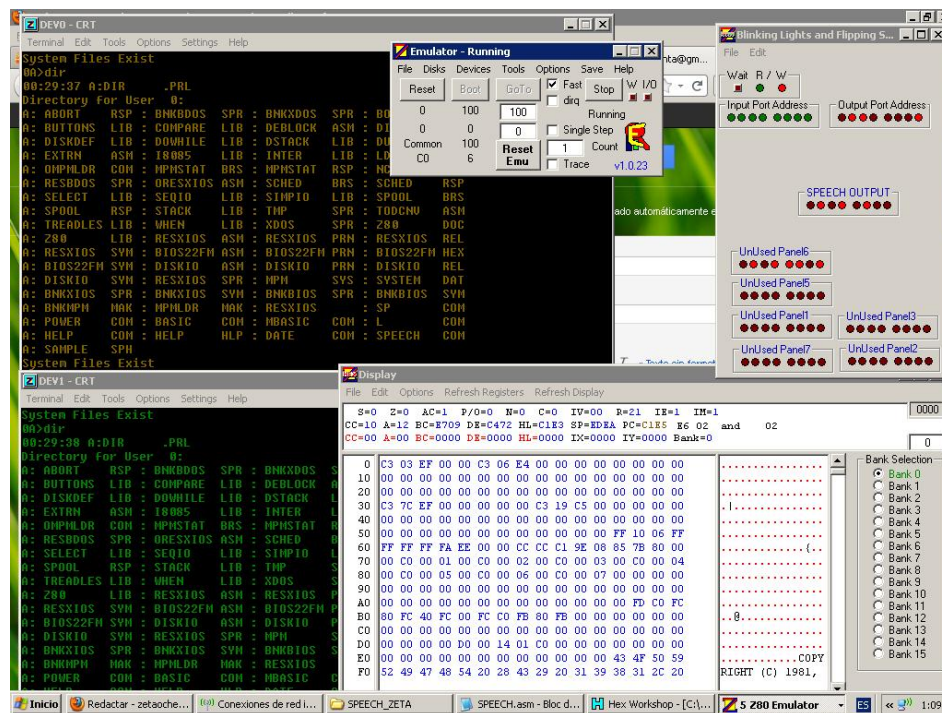
3.2 ZEMU - Z80 Emulator Joe Moore

ZEMU to emulator zaprojektowany głównie, do uruchamiania systemu CPM. Była to seria systemów operacyjnych oferowana przez firmę Digital Research Inc i latach 1970-1980[10].

Program skierowany jest do hobbystów. Oprócz standardowych możliwości takich jak podgląd, edycja pamięci, rejestrów i flag, ma możliwość emulacji stacji dyskietek, portu COM, portu szeregowego, monitora CRT, drukarki.

Na rysunku 3.2 przedstawiono interfejs aplikacji. Tak jak w przypadku Z80 SIMULATOR IDE nie jest intuicyjny, brak mu systemu pomocy, elementy interfejsu nie są opisane w wystarczającym stopniu. Osoby nie mające doświadczenia z urządzeniami wejścia/wyjścia w Zilogu Z80 będą miały problem z obsługą nawet podstawowych funkcji.

Inną wadą aplikacji jest możliwość jej uruchomienia tylko w systemie Windows.



Rysunek 3.2: ZEMU [11]

3.3 ZIM - The Z80 Machine Simulator

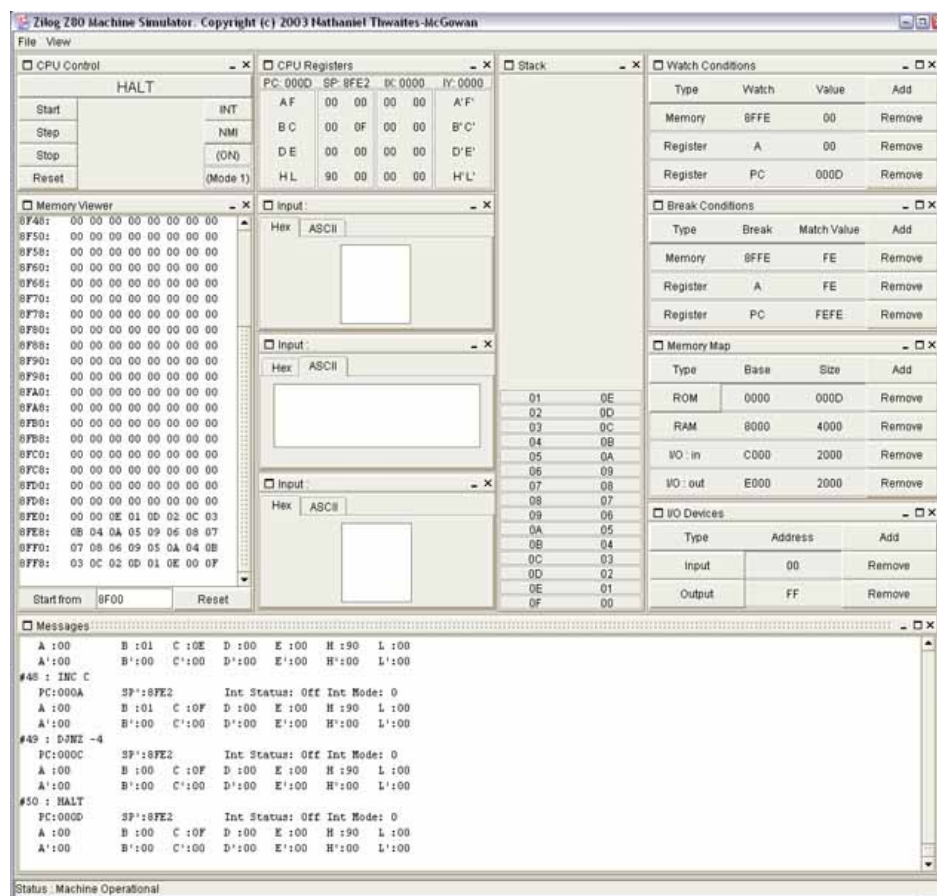
ZIM został napisany za pomocą technologii Java Web-Start. Pozwala to na uruchomienie aplikacji bezpośrednio na stronie internetowej, wraz z dostępem do lokalnych zasobów systemu, np. plików[12]. Aplikacja według autora przeznaczona jest głównie dla studentów uczących się języka assemblera dla procesora Z80[13].

Aplikacja pozwala na podgląd wszystkich wewnętrznych parametrów cpu, emuluje proste urządzenia wejścia/wyjścia, umożliwia edycję pamięci, debugowanie programu, symulację przerwań. Zaletą programu jest jego wieloplatformowość dzięki zastosowaniu języka Java.

Brakuje w niej natomiast edytora assemblera, systemu pomocy, interfejs ma wiele błędów i nie jest intuicyjny. Na rysunku 3.3 przedstawiono zrzut ekranu działającej aplikacji.

3.4 Podsumowanie istniejących rozwiązań

Problemem prawie wszystkich emulatorów i symulatorów jest interfejs. Nie dotyczy to konkretnie omawianego procesora, ale ogółu tego typu aplikacji. Są one przeznaczone dla osób znających architekturę komputerową, oraz budowę i działanie konkretnego emulowanego urządzenia, z tego powodu programiści nie przywiązują do intuicyjności i systemów



Rysunek 3.3: ZIM - The Z80 Machine Simulator [14]

pomocy odpowiedniej wagi. Osoby nie posiadające wymaganej wiedzy, albo znające jedynie podstawy nie są w stanie sprawnie obsługiwać programu.

Emulatory rzadko są wielplatformowe. Dotyczy się to szczególnie aplikacji emulujących przez re-kompilacje. Aby ją wykonać wymagana jest znajomość architektur wyjściowej i docelowej. Rozwiązaniem tego problemu mogą być interpretery napisane w języku Java, tak jak "ZIM - The Z80 Machine Simulator". Rozwiązanie to wykorzystuje dużo zasobów procesora, kod emulowanej architektury jest najpierw interpretowany przez interpreter napisany w języku Java, a następnie ponownie emulowany już przez dynamiczną re-kompilację w maszynie wirtualnej. Typowe rozwiązania napisane w języku kompilowanym pod konkretny procesor działają szybciej, kosztem wieloplatformowości. Optymalizacja w sprzęcie typu Zilog Z80 nie jest kluczową kwestią, współczesne komputery są na tyle szybkie, aby uruchomić emulator maszyny z lat 70 napisanej w Javie.

Kolejną kwestią o której warto wspomnieć jest czytelność kodu. Kod istniejących rozwiązań nie należy do przejrzystych, najczęściej cały kod emulatora zawiera się w jednym pliku z

kilkuset liniami. Osoba pragnąca wgłębić się w sam proces emulacji w takim przypadku ma utrudnione zadanie.

Podsumowując, aktualnie brakuje wieloplatformowego emulatora lub symulatora Ziloga Z80, z czytelnym, poprawnie działającym interfejsem, przejrzystym dobrze komentowanym kodem źródłowym, i system pomocy.

Rozdział 4

Projekt aplikacji

4.1 Podział aplikacji

Aplikację podzielono na 3 mniejsze moduły, xbit, z80emu-core oraz z80emu-gui z czego każdy z nich jest osobnym mniejszym projektem, który używa narzędzia „Maven” do zautomatyzowania procesu budowy oprogramowania. Ich pliki jar są przetrzymywane w platformie mymavenrepo.com jako prywatne repozytorium, zabezpieczone hasłem przy pomocy funkcji protokołu http "basic auth". Każdy z projektów może zostać wysłany do zdalnego serwera za pomocą komendy „mvn deploy:deploy”. Komenda ta przeprowadza testy jednostkowe, kompiluje kod javy do kodu bajtowego JVM, dodaje zewnętrzne biblioteki jar i umieszcza plik wykonywalny na serwerze.

Aby umożliwić integrację z serwisem mymavenrepo.com pliki pom.xml zawierają wpisy zaprezentowane w fragmencie kodu 4.1. Ponieważ repozytoria maven są ustawione jako prywatne, należy odnaleźć w systemie plik /.m2/settings.xml podać w nim dane pozwalające na autoryzację za pomocą "http basic auth". Przykład konfiguracji przedstawiono w kodzie 4.2

```
<repositories>
  <repository>
    <id>myMavenRepoRead</id>
    <url>https://mymavenrepo.com/repo/PmCL80jeU82fLVGyuUt4/</url>
  </repository>
</repositories>

<distributionManagement>
  <repository>
```

```

        <id>myMavenRepo.write</id>
        <url>${myMavenRepoWriteUrl}</url>
    </repository>
</distributionManagement>

```

Kod 4.1: fragment pliku pom.xml umożliwiający integrację z serwisem myMavenRepo

```

<server>
    <id>myMavenRepo.write</id>
    <username>username</username>
    <password>password</password>
</server>

```

Kod 4.2: fragment pliku settings.xml przechowującego dane utoryzacyjne do serwera myMavenRepo

Przetrzymywanie plików wykonywalnych w zewnętrznym serwisie ułatwia zarządzanie wszystkimi trzema projektami, pozwala na ich wersjonowanie, i łatwiejsze budowanie aplikacji.

4.2 XBit

Java jest językiem programowania wysokiego poziomu, kompilowanym do kodu bajtowego. Z tego powodu nie jest on zazwyczaj stosowany w emulacji, gdyż kod emulatora musi być uruchamiany w maszynie wirtualnej, co nie należy do optymalnych rozwiązań.

Innym poważnym problemem Javy jest brak typów danych przechowujących tylko wartości dodatnie. James Gosling, jeden z twórców Javy tak argumentuje ich brak: „Dla mnie jako projektanta języków programowania, do których tak naprawdę ostatnimi czasy się nie zaliczam, coś prostego oznaczało skończenie na założeniu że losowy deweloper będzie w stanie zapamiętać specyfikację. Ta definicja mówi, że na przykład Java i wiele innych języków nie są proste, i w rzeczywistości wiele języków kończy z funkcjonalnościami których do końca nikt nie rozumie. Spytań jakiegoś programistę języka C o dodatnie typy liczbowe, i odkryjesz że prawie żaden programista C faktycznie nie rozumie co dzieje się z typami bez znaku, czym jest arytmetyka liczb całkowitych. Takie rzeczy sprawiły że C jest językiem skomplikowanym. Myślę że w tej kwestii Java jest prosta”[15].

Problem ten rozwiązano tworząc własną bibliotekę o roboczej nazwie XBit. Przechowuje ona liczby 8 i 16 bitowe, które mogą być interpretowane zarówno jako wartości całkowite jak

i liczby w kodzie uzupełnień do dwóch. Biblioteka potrafi zwrócić konkretne bity, stworzyć reprezentacje liczby z pojedynczych bitów i typów prymitywnych, obudowuje operacje arytmetyczne z uwzględnieniem przepełnienia i przeniesienia. Kod projektu z jej użyciem staje się czytelniejszy i łatwiejszy do ewentualnej refaktoryzacji.

Bibliotekę zaprojektowano w taki sposób aby była możliwie jak najbardziej uniwersalna, i można ją było użyć nie tylko podczas emulacji Zilog-a Z80. ale także innych procesorów.

4.2.1 Możliwości

Za cel obrano następujące funkcje:

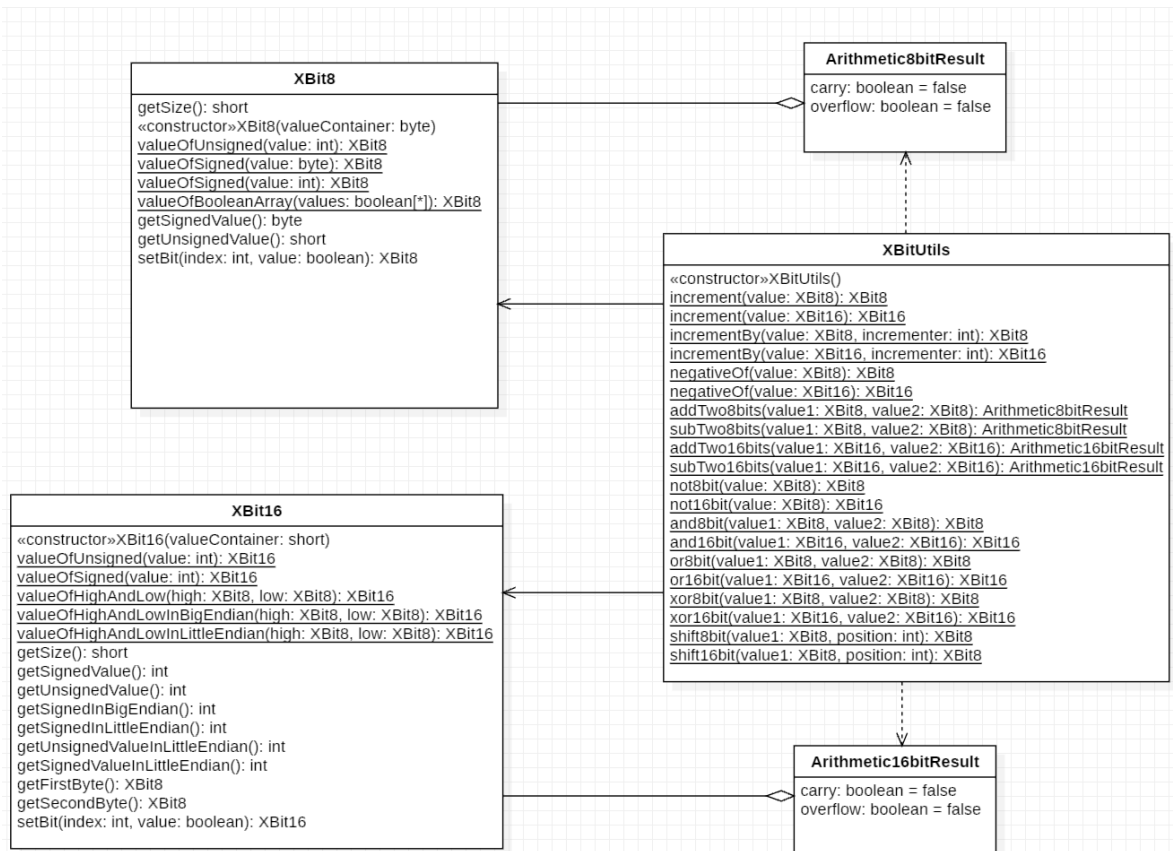
- odwzorowanie liczb 8 i 16 bitowych
- możliwość stworzenia reprezentacji liczb 8 i 16 bitowych z typów prymitywnych
- interpretacja liczb w naturalnym kodzie binarnym lub dopełnień do dwóch
- operacje na pojedynczych bitach (możliwość zmiany, odczytu bitu o danym indeksie)
- opcja odczytania grupy bitów (odczytanie kilku bitów podając indeks pierwszego i ostatniego bitu)
- interpretacja liczb 16 bitowych w formacie big endian lub little endian
- operacje arytmetyczne (dodawanie, odejmowanie)
- operacje bitowe na liczbach (negacja, alternatywa, koniunkcja, przesunięcia bitowe)
- uwzględnienie przy operacjach arytmetycznych przepełnienia oraz przeniesienia

4.2.2 Założenia projektowe xBit

Przed przystąpieniem do implementacji rozwiązania, zaprojektowano publiczny interfejs biblioteki w języku uml, zaprezentowany na grafice 4.1. Ustalono także założenia projektowe które zaprezentowano poniżej.

Klasy XBit8 i XBit16

Klasy XBit8 oraz XBit16 to reprezentacje liczb 8 i 16 bitowych. Postanowiono, że nie będą one w stanie zmienić swojej wewnętrznej wartości, swego stanu (z angielskiego nazwano by



Rysunek 4.1: projekt uml biblioteki xbit

je "immutable"), tak jak obiektowe reprezentacje typów prostych w javie (Short, Long, Integer itp). Przez podjęcie tej decyzji projektowej, metody które powinny zmienić stan obiektu, klonują istniejący obiekt a następnie modyfikują odpowiednio jego stan. Przykładem takiej metody jest `setBit(index: int, value: boolean)` klasy `Xbit8` oraz `Xbit16`. Funkcja ta nie zmienia bitu obiektu na rzecz którego została wykonana, a jedynie zwraca kopie obiektu, z zmodyfikowanym odpowiednim bitem.

Zalety zastosowania obiektów niezmiennych:

- Prosta implementacja oraz łatwe debugowanie kodu.
- Garbage Collector jest zoptymalizowany pod względem pracy z tego typu obiektami.
- Łatwość zapisywania obiektów do pliku lub pamięci podręcznej (z ang. cache).
- Bezpieczne używanie obiektów niezmiennych w programach wielowątkowych, co umożliwiałoby emulację potokowości CPU. Jeden wątek w takim przypadku mógłby być

odpowiedzialny za jeden stopień potoku, np osobny wątek pobierał by instrukcje z pamięci, inny dekodował instrukcję, kolejny wykonywał i tak dalej.

- Możliwość użycia obiektu jako klucz, np w HashMap.

Wadą zastosowania obiektów niezmiennych jest optymalizacja, i zwiększone użycie pamięci, co mimo wszystko nie powinno być przeszkodą dla współczesnych komputerów. Ze względu na przewagę zalet w stosunku do jednej wady postanowiono użyć obiektów niezmiennych w bibliotece.

Klasa XBitUtils, Arithmetic8bitResult, Arithmetic16bitResult

Klasa XBitUtils jest odpowiedzialna za wszystkie operacje arytmetyczne oraz bitowe. Większość z jej metod zwraca obiekty klas XBit8 lub XBit16. Wyjątkami są metody wykonujące dodawanie lub odejmowanie, które oprócz zwrócenia wyniku operacji powinny informować o wystąpieniu przeniesienia lub przepełnienia. Z tego zaprojektowano klasy Arithmetic8bitResult oraz Arithmetic16bitResult które zawierają następujące pola:

- obiekt klasy XBit8 lub XBit16 będący rezultatem operacji
- dwie zmienne typu boolean informujące o wystąpieniu przeniesienia i przepełnienia

4.3 z80emu-core

Z80emu-core to moduł mający za zadanie wykonywać emulację oraz udostępniać zestaw metod umożliwiający manipulację tym procesem. Za cel obrano stworzenie takiego interfejsu, który pozwalał by na użycie Z80emu-core w innych projektach, które emulują urządzenia zbudowane między innymi z Ziloga Z80. Jako przykład można podać emulator przenośnej konsoli Game Boy firmy Nintendo z 1989 roku która jako główny procesor używała Ziloga Z80.

Za cel obrałem implementację następujących funkcji:

- możliwość wykonania wszystkich 158 instrukcji procesora
- zestaw metod umożliwiających zmianę stanów rejestrów
- emulacja zewnętrznej pamięci
- możliwość podłączenia urządzeń wejścia/wyjścia

- wywołanie przerwania maskowanego oraz niemaskowanego (Z80 posiada dwa rodzaje przerw)

4.3.1 Publiczny interfejs modułu z80emu-core

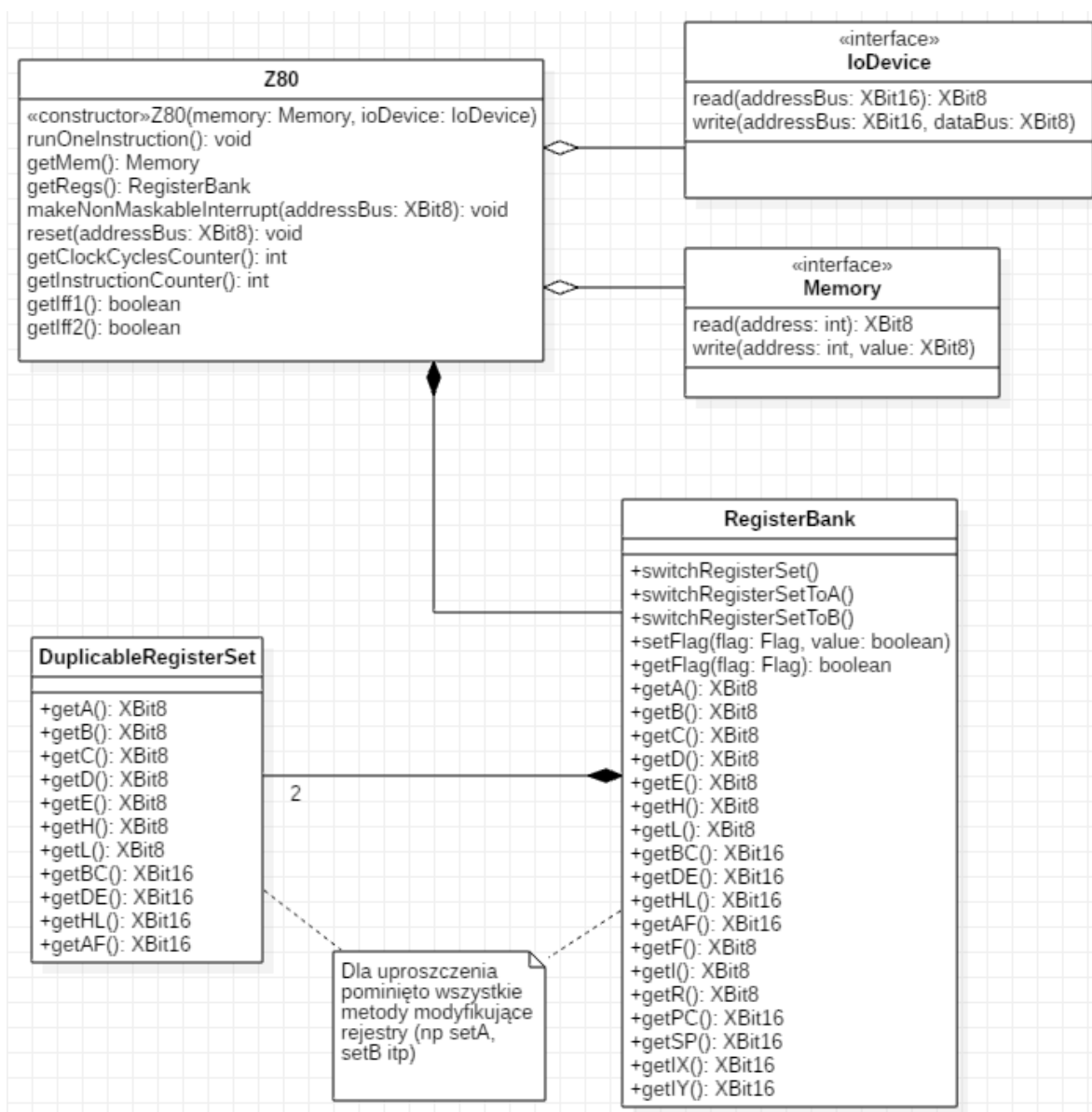
Publiczny zestaw metod służący manipulacją samym procesem emulacji jak i urządzeniem pokazano na grafice 4.2. Cała mechanika działania modułu została ukryta w trzech klasach: Z80, RegistersBank i DuplicableRegisterSet.

Klasa Z80 zawiera zestaw funkcji manipulujących samą emulacją, oraz wartościami liczników i mniejszych rejestrów procesora. Niżej opisuje najważniejsze z nich:

- Z80(memory: Memory, ioDevice: IoDevice) - konstruktor, przyjmujący dwa parametry wymagane do poprawnego działania. Parametr „memory” oraz „ioDevice” to obiekty implementujące interfejsy o tych samych nazwach. Reprezentują one kolejno moduł pamięci oraz urządzenia wejścia wyjścia podłączone do procesora. Użytkownik używający modułu Z80emu-core ma powinien samemu zaimplementować ich działanie, z zależności od otoczenia w jakim chce emulować urządzenie.
- runOneInstruction() - metoda wykonująca jedną instrukcję procesora, za jej pomocą wykonane zostanie pobieranie, dekodowanie, wykonywanie rozkazu, ale również obsługa przerw, inkrementacja liczników.
- makeInterrupt(addressBus: XBit8), makeNonMaskableInterrupt(addressBus: XBit8) - metody powinny zostać wywołane między kolejnymi wywołaniami runOneInstruction(). Ich zadaniem jest zgłaszanie przerw. Parametr addressBus to wartość jaka została by ustalona na magistrali danych podczas przerwania, gdyby zostało ono wykonane w prawdziwym urządzeniu.

Wartym przypomnienia jest, że Zilog Z80 jest procesorem posiadającym dwa zestawy rejestrów ogólnego przeznaczenia (do nich należąc rejestry A,B,C,D,E,H,L,F oraz ich 16bitowe odpowiedniki). Takie rozwiązanie jest optymalne, w przypadku gdy procesor często wykonuje obsługę przerw. W klasycznym podejściu, podczas przerwania zestaw rejestrów ogólnego przeznaczenia zapisany zostałaby na stosie, co jest czasochłonną operacją. Projektanci Ziloga Z80 postanowili stworzyć drugi alternatywny zestaw rejestrów ogólnego przeznaczenia, który zostaje przełączony jako główny podczas przerwania. W takim przypadku nie jest wymagane odłożenie wartości na stos.

W projekcie reprezentacją zestawu rejestrów ogólnego przeznaczenia jest klasa `DuplicableRegisterSet`. Jej dwie instancje (jedna jako główny zestaw rejestrów, druga alternatywny) przechowuje klasa `RegisterBank`, która posiada metody `switchRegisterSet()`, `switchRegisterSetToA()` i `switchRegisterSetToB()` pozwalające na przełączanie głównego zestawu rejestrów. Metody typu `getA()`, `setA(value: XBit8)` to aliasy wykonujące te operacje na aktualnie aktywnym zestawie.



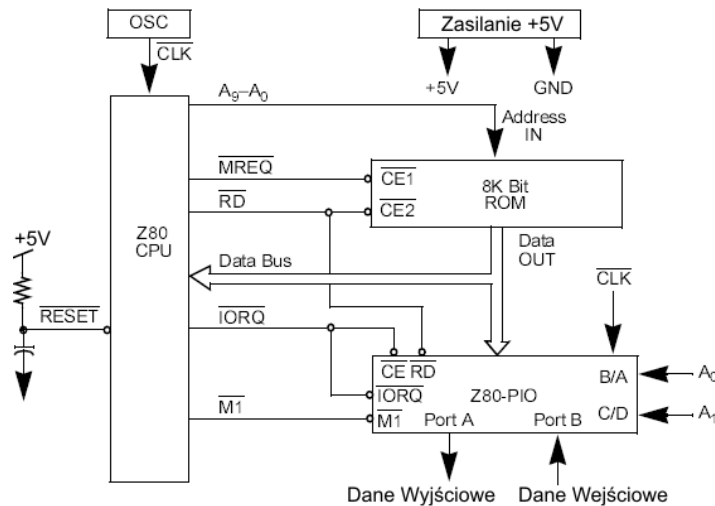
Rysunek 4.2: publiczny interfejs projektu z80emu-core zaprezentowany za pomocą diagramu klas uml

4.3.2 Elastyczność w łączeniu z innymi projektami

Postanowiono nie uruchamiać procesu emulacji w pętli głównej tak jak w klasycznym podejściu pokazanym w kodzie 2.1. Zamiast tego udostępniono jedną metodę `runOneInstruction()` która wykonuje jeden rozkaz procesora.

Metody manipulujące procesem emulacji (np wywołanie przerwania, edycja rejestrów) powinny zostać wywoływane między kolejnymi wywołaniami `runOneInstruction()`. Główna pętla emulacji powinna zostać zaimplementowana w module nadrzędnym, używającym `z80emu-core`. Pozwala to na większą elastyczność modułu w łączeniu go z innymi projektami.

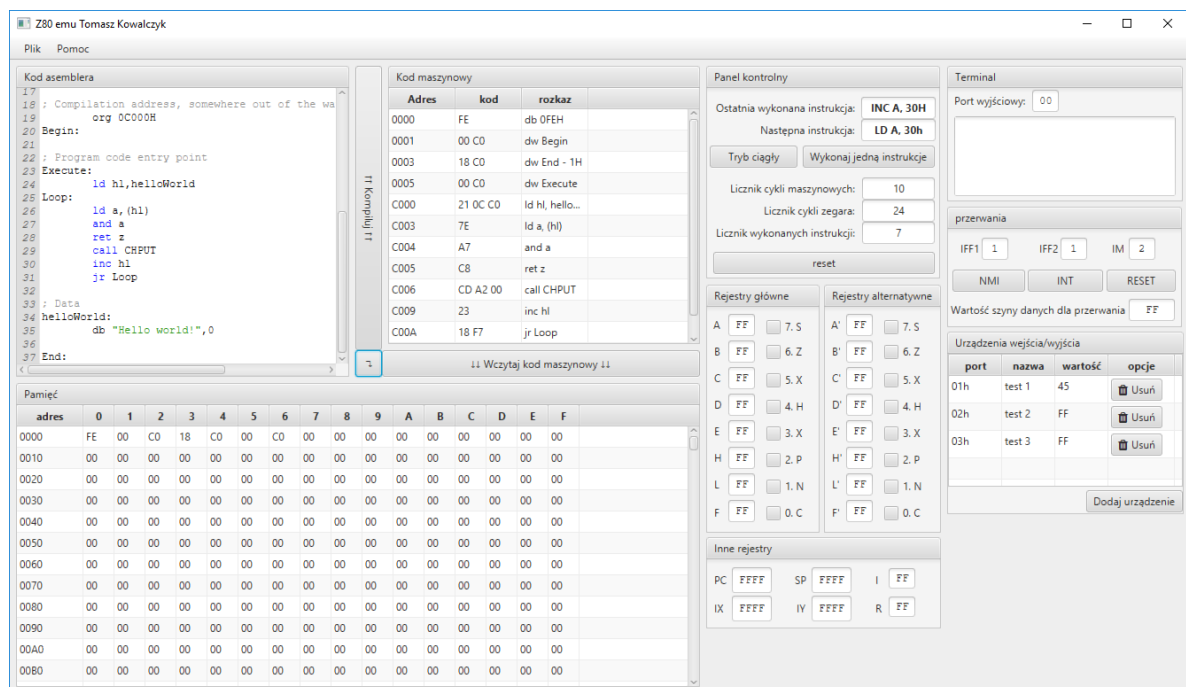
Inną ważną decyzją projektową pozwalającą na zwiększenie elastyczności projektu, było zaprojektowanie interfejsów `IoDevice` oraz `Memory`, i decyzja o zaimplementowaniu jedynie prostych reprezentacji klas implementujących te interfejsy. Aby dobrze przedstawić powód tego rozwiązania na rysunku 4.3 przedstawiono minimalny system komputerowy oparty na procesorze z80. Widać na nim że pamięć programu (na rysunku jest to 8kb ROM) oraz podłączone urządzenie wejścia/wyjścia (na rysunku z80-PIO który jest programowalnym układem wejścia/wyjścia) są osobnymi urządzeniami, i mogą one być różne w zależności od systemu komputerowego. Interfejsy `IoDevice` oraz `Memory` pozwalają na implementację zachowania takich urządzeń, jakie są wymagane dla docelowego projektu.



Rysunek 4.3: Minimalny System Komputerowy Z80 [16]

4.4 z80emu-gui

Z80emu-gui to moduł zawierający interfejs użytkownika. Został napisany z pomocą biblioteki JavaFX. Projekt interfejsu uwzględnił stworzenie makiety w języku fxml zaprezentowanej na grafice 4.4. Większość interfejsów emulatorów posiada interfejs złożony z wielu okien, które można dowolnie zamykać i otwierać, a każde z nich zawiera osobny moduł. Dla przykładu, w Z80 simulator ide, edytor pamięci, asemblera lub manipulacja urządzeniami wejścia wyjścia zawarta jest w osobnych oknach. W projekcie z80emu-gui postanowiono stworzyć interfejs zawierający wszystkie funkcje w jednym oknie.

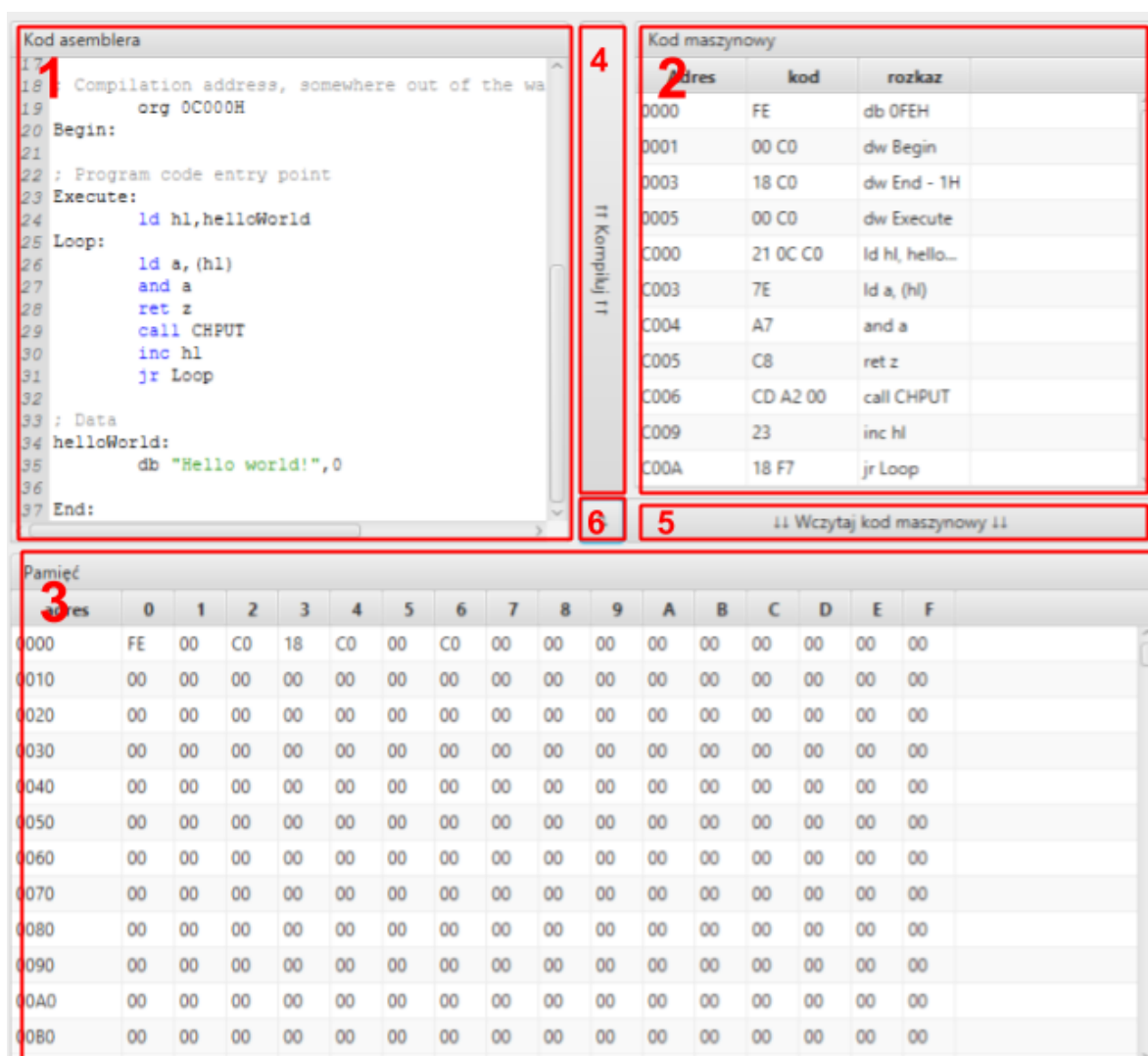


Rysunek 4.4: Makieta interfejsu użytkownika

Elementy interfejsu podzielono na dwa mniejsze fragmenty w celu czytelniejszego wyjaśnienia. Część pierwsza zaprezentowana na grafice 4.5 zawiera elementy związane z manipulacją pamięcią oraz kodem programu. Opis poszczególnych elementów umieszczonych na schemacie:

1. Edytor kodu asemblera, z prostym kolorowaniem składni.
2. Widok kodu maszynowego w formie tabeli, zawierającej formację o adresie rozkazu w pamięci, kodzie maszynowym oraz czytelnej dla człowieka nazwie instrukcji.
3. Tabela reprezentująca moduł pamięci podłączony do procesora.

4. Przycisk kompilujący kod asemblera (p. 1) do kodu maszynowego (p. 2).
5. Przycisk wczytujący kod maszynowy programu(p. 2), do pamięci procesora (p. 3)
6. Przycisk wykonujący kompilację kodu asemblera (p. 1) a następnie wczytanie go do pamięci (p. 3).



Rysunek 4.5: Makieta interfejsu użytkownika z oznaczeniami. Część 1

Drugą część interfejsu zaprezentowano na grafice 4.6. Poniżej opis poszczególnych elementów:

1. Główny panel kontrolujący proces emulacji, przedstawiający między innymi liczbę cykli maszynowych i zegara wykonywanego programu.

2. Pola prezentujące nazwę ostatniej wykonanej i następnej w kolejce instrukcji procesora.
3. Przycisk uruchamiający emulację ciągłą (ponownie jego wybranie zatrzymuje emulację).
4. Przycisk wykonujący pojedynczą, kolejną instrukcję procesora.
5. Przycisk resetujący urządzenie.
6. Widok rejestrów głównych i alternatywnych włącznie z flagami.
7. Widok rejestrów I, R, PC, SP, IX, IY.
8. Terminal wyjściowy, emulujący na stałe przypisane urządzenie.
9. Pole tekstowe z możliwością wpisania portu terminalu wyjściowego, pod jakim będzie przyjmował dane.
10. Panel grupujący elementy interfejsu odpowiedzialne za przerwanie.
11. Przycisk wywołujący NMI (z ang. Non-Maskable Interrupt), sygnał przerwania niemaszowanego.
12. Przycisk wywołujący INT (z ang. Interrupt), sygnał maskowanego przerwania.
13. Przycisk wykonujący sygnał resetu.
14. Pole tekstowe zawierające 8bitową wartość, jaką przyjmie szyna danych podczas przerwania.
15. Tabela z listą podłączonych urządzeń wejścia/wyjścia.
16. Przycisk pozwalający na usunięcie urządzenia wejścia/wyjścia.
17. Przycisk dodający nowe urządzenie wejścia/wyjścia.

1

Panel kontrolny

Ostatnia wykonana instrukcja:

2

INC A, 30H

Następna instrukcja: LD A, 30h

Tryb ciągły3

Wykonaj jedną instrukcję4

Licznik cykli maszynowych: 10

Licznik cykli zegara: 24

Licznik wykonanych instrukcji: 7

reset5

8

Terminal

Port wyjściowy: 9

przerwania

10

IFF1 1

IFF2 1

IM 2

11

NMI

12

INT

13

RESET

Wartość szyny danych dla przerwania 14

Rejestry główne

6

A	FF	7. S
B	FF	6. Z
C	FF	5. X
D	FF	4. H
E	FF	3. X
H	FF	2. P
L	FF	1. N
F	FF	0. C

Rejestry alternatywne

A'	FF	7. S
B'	FF	6. Z
C'	FF	5. X
D'	FF	4. H
E'	FF	3. X
H'	FF	2. P
L'	FF	1. N
F'	FF	0. C

15

Urządzenia wejścia/wyjścia

port	nazwa	wartość	opcje
01h	test 1	45	16 Usun
02h	test 2	FF	Usun
03h	test 3	FF	Usun

17

Dodaj urządzenie

7

Inne rejestry

PC	FFFF	SP	FFFF	I	FF
IX	FFFF	IV	FFFF	R	FF

Rysunek 4.6: Makieta interfejsu użytkownika z oznaczeniami. Część 2

25

Rozdział 5

Implementacja

fragmenty kodu, podział na pakiety

Rozdział 6

Testy

6.1 ????

Bardzo ważną kwestią w projekcie było dokładne pokrycie kodu aplikacji w testach jednostkowych. Emulator mikro-kontrolera to specyficzna aplikacja. Z pozoru mało znaczący błąd może sprawić że emulator stanie się bezużyteczny.

Dla przykładu, jeśli dla 3 bajtowego rozkazu procesora zwiększymy rejestr PC o 2 zamiast o 3, to nie wykona się następna instrukcja przewidziana przez programistę. Dalsza praca emulatora stanie się nieprzewidywalna, a następna instrukcja całkowicie “wykolei” nasz program który zacznie wykonywać losowe instrukcje.

Dlatego poprawne wykonanie każdego rozkazu jest tak ważne w moim projekcie. Aby uchronić się przed tego typu prostymi błędami każdy emulowany rozkaz posiada swój test/testy jednostkowe napisane przy pomocy biblioteki Junit.

Przykładowy test dla rozkazu LD A, I. Rozkaz ten ładuje zawartość rejestru A z I:

```
public class LoadAFromITest {  
    private Z80 z80;  
  
    @Before  
    public void setUp() {  
        z80 = new Z80();  
    }  
  
    private void prepareZ80(XBit8 regI) throws MemoryException {  
        z80.getMemory().write(0, XBit8.valueOfUnsigned(0xED));  
    }  
}
```

```

        z80.getMemory().write(1, XBit8.valueOfUnsigned(0x57)); //ld A,I

        z80.getRegs().setF(XBit8.valueOfUnsigned(0xFF));

        z80.setIff2(true);

        z80.getRegs().setI(regI);
    }

    @Test
    public void execute() throws Exception {
        prepareZ80(XBit8.valueOfSigned(0x44));
        z80.runOneInstruction();

        Assert.assertEquals(0x44, z80.getRegs().getA().getSignedValue());

        Assert.assertEquals(false, z80.getRegs().getFlag(Flag.S));
        Assert.assertEquals(false, z80.getRegs().getFlag(Flag.Z));
        Assert.assertEquals(false, z80.getRegs().getFlag(Flag.H));
        Assert.assertEquals(true, z80.getRegs().getFlag(Flag.PV));
        Assert.assertEquals(false, z80.getRegs().getFlag(Flag.N));

        Assert.assertEquals(2, z80.getRegisterBank().getPc().getUnsignedValue());
        Assert.assertEquals(9, z80.getClockCyclesCounter());
        Assert.assertEquals(1, z80.getInstructionCounter());
    }

    @Test
    public void testFlags1() throws Exception {
        prepareZ80(XBit8.valueOfSigned(-40));
        z80.runOneInstruction();

        Assert.assertEquals(true, z80.getRegs().getFlag(Flag.S));
    }

```

```

@Test
public void testFlags2() throws Exception {
    prepareZ80(XBit8.valueOfSigned(0));
    z80.runOneInstruction();

    Assert.assertEquals(false, z80.getRegs().getFlag(Flag.S));
    Assert.assertEquals(true, z80.getRegs().getFlag(Flag.Z));
}
}

```

Opisany przykład ukazuje że prosta z pozoru operacja jak pobranie wartości jednego rejestru i przeniesienie go do innego, wymaga objętościowych testów. Oprócz testowania czy poprawna wartość znajduje się w rejestrze docelowym, musimy sprawdzić także czy flagi CPU zostały ustawione na poprawnych wartościach, czy ilość przewidywanych cykli zegara została poprawnie zwiększona, czy rejestr PC został zainkrementowany.

6.2 Test-driven development

TDD to metoda pisania oprogramowania. Zakłada ona że test jednostkowy dla danej funkcjonalności powstaje jako pierwszy. Dopiero po napisaniu testu implementujemy kod programu, a następnie testujemy za pomocą już napisanych testów. Za pomocą TDD była pisana cała aplikacja

Rozdział 7

Uwagi i wnioski

Z wymienionych celów, nie zrealizowałem jedynie emulacji wewnętrznych magistrali procesora. Nie posiadając dokumentacji technicznych opisujących wewnętrzną budowę mikroprocesora, jedyną opcją było by poddanie urządzenia inżynierii wstecznej, co już nie jest tematem tej pracy.

Bibliografia

- [1] Victor Moya del Barrio *Study of the techniques for emulation programming*. 2001
- [2] <http://fms.komkon.org/EMUL8/HOWTO.html>
- [3] Mikroprocesor Z80 Jerzy Karczmarczuk
- [4] Oficjalny manual
- [5] https://www.atarihq.com/danb/files/emu_vol1.txt How do I write an emulator? Daniel Boris, 1999
- [6] https://www.researchgate.net/publication/239665973_The_university_of_queensland_binary_translator
- [7] <https://www.ibm.com/developerworks/library/j-jtp12214/index.html>
- [8] <http://www.oshonsoft.com/z80.html>
- [9] <https://github.com/search?q=emulator+z80&type=Repositories>
- [10] http://www.retrotechnology.com/dri/howto_cpm.html
- [11] <https://www.retrobrewcomputers.org/n8vem-gg-archive/html-2012/Jul/msg00238.html>
- [12] <http://www.natmac.net/zim/>
- [13] <http://www.natmac.net/zim/manual/index.html>
- [14] <http://www.natmac.net/zim/GUI6.jpg>
- [15] http://www.gotw.ca/publications/c_family_interview.htm
- [16] <https://eduinf.waw.pl/>