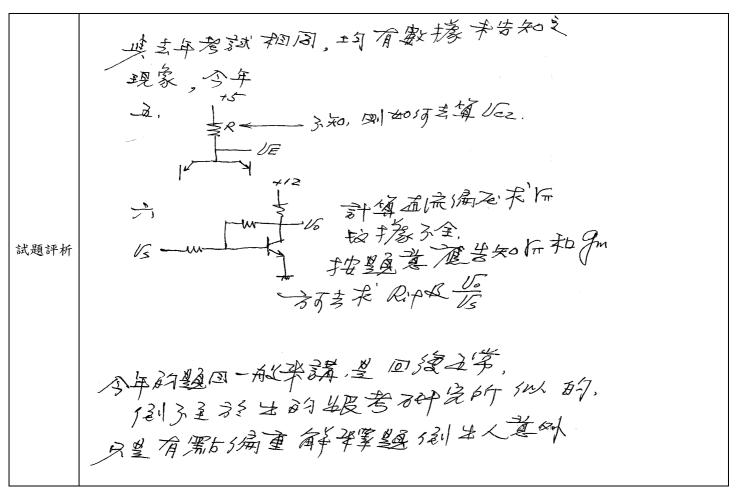
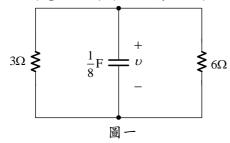
# 《電子學與電路學》



- 一、一線圈流有 1 安培之峰值電流,且有 0.6 落後的功率因數,此線圈接 120 伏特且 60Hz 的電源,假設該線圈是以串聯的 RL 電路模型,其中 R 為線圈的電阻,試求
  - (-)線圈的複數功率,以及(-)R與L之值。(10分)

二、圖一中為 RC 並聯電路, $\upsilon(0^+)=9$  伏特,試求 t>0 時之 $\upsilon(t)$ 值。(10 分)



#### 【擬答】

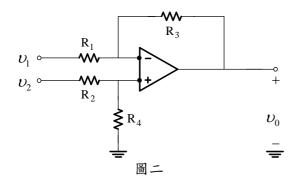
$$\frac{1}{2} = \frac{1}{2} = \frac{1$$

三、試解釋(一)戴維寧定理及(二)重疊原理。(15分)

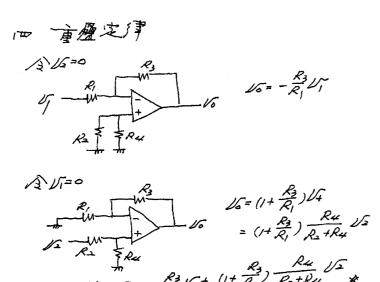
## 【擬答】

數群率定律一任何兩端之線,任何到28中,其可 新此成年一度无济典。 宜阳相争事。 文等政度整点。 主题定律一方於任何可能,任何查验中,平分起 的度。 無名指面で為來學獨作用方為 就分枝の而度 2天の。

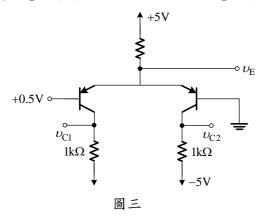
四、試求出圖二中之輸出電壓U0以輸入電壓U1與U2的表示方程式。(15分)



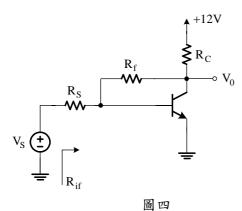
### 【擬答】



五、試求圖三電路中的υε、υα以及υα。假設電晶體導通時的 | υμε | 值約為 0.7 伏特,並且α值約等於 1。(15 分)



【擬答】  六、圖四所示為一回授電路(feedback circuit), $R_f$ =47 $K\Omega$ , $R_c$ =4.7 $K\Omega$ 及  $R_s$ =10 $k\Omega$ ,試求出(一)小訊號電壓增益  $\frac{\upsilon_o}{\upsilon_o}$ ,(二)輸入電阻  $R_{if}$ 。(15 分)



#### 【擬答】

文 新建之益郡,之四程 水川部等分析時,未告知 后典 B 1益 放果有攀進數 透理.

$$V_{S} \xrightarrow{RP} V_{T} = V_{T} \times V_{T} \times$$

檢事官電資組:電子電路-5

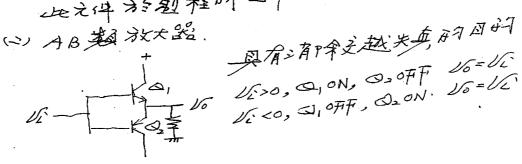
七、試解釋:(20分)

- (一)DMOS 電晶體
- (二)AB 類放大器
- (三)迴轉率 (slew rate)
- (四)CMOS 電路

#### 【擬答】

七分釋

( DMOSTALAST



(三) 间草草 (slew rate)  $SR = \frac{d}{dt} V_{0} |_{max}$   $SR = \frac{d}{dt} V_{0} = \frac{1}{RC}$   $SR = \frac{1}{RC} = \frac{1}{C}$   $SR = \frac{1}{RC} = \frac{1}{C}$ 

CMOS CX 3%. n通道&P通道元件新四名而成对 MOS 電路電影