TT9111C PHY with 1588 RD2 Plan – 2025

1. 目標:

TT9111C PHY 1588 V2.1功能和介面驗證，並建立符合市場應用PTP4L演示平台。

1. 說明：

TT9111C PHY提供精確的硬體計時基準，並支持硬體時間戳(Timestamp)功能。MAC Driver實現網路功能和確保操作系統能夠訪問和控制實體時鐘。應用層**ptp4l** 實現 PTP 協議，計算硬體時鐘校正和協調時鐘同步操作，使時間精度達到10ns等級。

Demo:

1. PPS: 示波器演示Master與Slave兩方波時間位置抖動。
2. Analysis Display: 顯示PTP狀態，Offset, jitter…
3. 時程:
4. 執行項目
   1. TT9111C 1588 Test Program(DM9620)
   2. PTP4L Clock Sync Calculate Translator
   3. DM9620 Linux PTP Driver
   4. DM9051A Linux PTP Driver
   5. MCU NIC PTP Driver & Protocol
   6. DM9620 Platform PTP4L Demo
   7. TT9111C MCU Platform PTP Clock Sync Demo
5. 人員：
6. Stone: 1588 Protocol & IC functions verify.
   * 1. Tom: NIC Linux PTP Driver
     2. Richard: PTP4L Demo System
     3. Yich: MCU Platform Firmware