



Oberschulzentrum J. Ph. Fallmerayer Brixen

Technologische Fachoberschule (TFO)  
Fachrichtung Informatik und Telekommunikation  
Schwerpunkt Informatik

## Paralleles Programmierparadigma

Abschlussarbeit am Ende der Oberschule  
Facharbeit aus Technologien und Planung von informatischen Systemen  
und Telekommunikationssystemen (TP)  
Schuljahr 2017/18

Thomas Mittermair  
Klasse 5BT

Betreut von  
Prof. Alexander Larcher

Brixen, Italien,  
am 10. Juni 2018

## Abstract

Das 21. Jahrhundert steht im Zeichen der Beschleunigung. Immer mehr Menschen führen ein immer schnelleres Leben, dies trifft auch auf das digitale Dasein zu. Die Benutzer verlangen immer schnellere Reaktionszeiten von Programmen und Webseiten und sind keineswegs gewillt zu warten.

Das Problem hierbei liegt darin, dass Rechner bestimmten physikalischen Grenzen unterworfen sind, die eine weitere Beschleunigung ab einem gewissen Punkt unmöglich machen. An dieser Stelle kommt die Parallelisierung ins Spiel. Sie ist ein Ansatz, der zu einem Geschwindigkeitsgewinn führen kann, ohne dabei von der Weiterentwicklung der Hardware abhängig zu sein. Die Idee besteht darin, die großen zu berechnenden Probleme aufzuteilen und mehrere Komponenten *parallel* daran arbeiten zu lassen. Dieser Ansatz der Programmierung wird in der Informatik als *Paralleles Programmierparadigma* bezeichnet. Auch wenn der Ansatz zunächst trivial klingt, so verbergen sich dahinter trotzdem ungeahnte Probleme, die es zu lösen gilt.

Aus diesem Grund ist es das Ziel dieser Arbeit, zunächst die theoretischen Grundlagen der Parallelisierung zu legen und dann verschiedene Ansätze anhand eines praktischen Beispiels zu vergleichen.

# Eidesstattliche Erklärung

Ich, *Thomas Mittermair*, versichere hiermit, dass ich meine Facharbeit zum Thema

*Paralleles Programmierparadigma*

selbständig verfasst und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt habe, wobei ich alle wörtlichen und sinngemäßen Zitate als solche gekennzeichnet habe.

Brixen, Italien, 10. Juni 2018

---

Ort, Land, Datum

---

Unterschrift

# Inhaltsverzeichnis

<b>1</b>	<b>Einleitung und Motivation</b>	<b>1</b>
1.1	Einführung in die Problematik der Parallelisierung . . . . .	1
1.1.1	Begriffe der Sequentialität und Parallelität . . . . .	1
1.2	Gründe für das parallele Programmierparadigma . . . . .	4
1.2.1	Möglichkeiten der Leistungserhöhung . . . . .	5
1.2.2	Moore'sches Gesetz . . . . .	5
1.2.3	Trends im Hochleistungsrechnen . . . . .	6
<b>2</b>	<b>Theoretische Grundbegriffe und Konzepte</b>	<b>9</b>
2.1	Grundprinzipien der Parallelisierung . . . . .	9
2.1.1	Teile und herrsche (divide and conquer, divide et impera) . . . . .	9
2.1.2	Fork-Join-Modell . . . . .	10
2.1.3	Lastenverteilung (load balancing) . . . . .	10
2.1.4	Parallelität und Nebenläufigkeit . . . . .	11
2.2	Implementierungsmöglichkeiten der Parallelisierung . . . . .	12
2.2.1	Implementierungsmöglichkeiten der Parallelisierung auf Softwareebene . . . . .	12
2.2.2	Implementierungsmöglichkeiten der Parallelisierung auf Hardwareebene . . . . .	21
2.3	Prozess-Synchronisation . . . . .	24
2.3.1	Probleme bei der parallelen Bearbeitung . . . . .	24
2.3.2	Lösungen zu den Problemen der parallelen Verarbeitung . . . . .	29
2.4	Parallelrechner . . . . .	52
2.4.1	Begriffserklärung . . . . .	52
2.4.2	Ebenen der Parallelität . . . . .	52
2.4.3	Arten und Einteilungen von Parallelrechnern . . . . .	54
2.5	Metriken und Modelle zur Performance-Analyse und -Vorhersage paralleler Programme . . . . .	60
2.5.1	Kosten, Speedup und Effizienz . . . . .	61
2.5.2	Mathematische Gesetze und Modelle . . . . .	64

<b>3 Parallele Programmierkonzepte, Anwendungsbeispiel und Vergleich</b>	<b>71</b>
3.1 Parallele Programmierkonzepte . . . . .	71
3.1.1 MPI (Message Passing Interface) . . . . .	71
3.1.2 OpenMP (Open Multi-Processing) . . . . .	72
3.1.3 Cilk . . . . .	73
3.2 Anwendungsbeispiel und Vergleich der parallelen Programmierkonzepte . . . . .	75
3.2.1 Voraussetzungen . . . . .	75
3.2.2 Programmierung und Auswertung . . . . .	75
<b>Zusammenfassung</b>	<b>91</b>

## Kapitel 1

# Einleitung und Motivation

### 1.1 Einführung in die Problematik der Parallelisierung

Der Begriff der *Parallelität* existiert nicht nur im Bereich der Informatik, sondern vor allem im Alltag und in der Natur ist selbiger oft vorzufinden und somit allgegenwärtig. Um zu begreifen, worum es sich bei Parallelität handelt, muss zunächst klargestellt werden, worin der Unterschied zwischen Sequentialität und Parallelität liegt.

#### 1.1.1 Begriffe der Sequentialität und Parallelität

Die Ausdrücke *Sequentialität* und *Parallelität* stellen Schlüsselbegriffe im Zusammenhang mit dieser Arbeit dar. Der Online-Duden gibt für diese beiden Begriffe die nun folgenden Definitionen.

**Sequentialität** Der Begriff *Sequentialität* hängt eng mit dem Adjektiv *sequenziell* zusammen. Vorgänge, die sequenziell ablaufen, spielen sich aufeinander folgend und der Reihe nach ab. [38]

**Parallelität** Der Begriff *Parallelität* hängt eng mit dem Adjektiv *parallel* zusammen. Vorgänge, die parallel ablaufen, spielen sich gleichzeitig und synchron ab. [37]

##### 1.1.1.1 Sequentialität und Parallelität im Alltag und in der Natur

Jeder Mensch ist, oft ohne davon Kenntnis zu nehmen, täglich mit sequentiellen und parallelen Vorgängen und Abläufen konfrontiert. Ein alltägliches Beispiel für Sequentialität ist der Begriff von Zeit, denn eine Sekunde vergeht erst, sobald die vorherige Sekunde vollkommen abgelaufen ist. Zeit läuft somit vollkommen sequentiell ab, wodurch das

Kausalitäts-Prinzip, also das Prinzip von Ursache und Wirkung, erst möglich wird, denn hätte die Zeit diese Eigenschaft nicht, so wären Ursache und Wirkung nicht klar voneinander unterscheidbar. Folglich geschieht in der Natur nichts ohne Grund, und das bedeutet wiederum, dass es zu jedem beliebigen Ereignis ein anderes Ereignis gibt, das in der Vergangenheit liegt und das nachfolgende Ereignis hervorruft. [58] Viele Vorgänge in der Natur laufen hingegen parallel ab. Beispielsweise findet stets eine simultane Weiterentwicklung statt, denn jeder Mensch und auch jede Pflanze entwickeln sich gleichzeitig, und nicht nacheinander, weiter. [46]

### 1.1.1.2 Sequentialität und Parallelität in der Informatik

Die Informatik ist eine Wissenschaft, die in vielen Bereichen das Ziel verfolgt, Objekte und auch Abläufe der realen Welt auf Ebene von Rechnern möglichst realitätsgetreu nachzubilden. Ein informatisches Modell der Wirklichkeit soll folglich so nahe wie möglich an die zu modellierende Begebenheit herankommen. Ein in diesem Zusammenhang oft genanntes Beispiel ist das objektorientierte Programmierparadigma. Dabei werden Objekte der realen Welt durch Datenstrukturen im Computer nachgeahmt. Dies erlaubt es, Sachverhalte in der Realität nahezu direkt und ohne große Abänderungen in einer objektorientierten Programmiersprache zu modellieren. [57] Ähnliches gilt für die Sequentialität und Parallelität in der Informatik. Um zu verstehen, wie diese beiden Gegensätze in der Informatik zusammenhängen und realisiert werden, muss zunächst erläutert werden, wie ein Prozessor Befehle abarbeitet.

**Ausführungsschema eines Prozessors** Der Prozessor, oft auch CPU (Central Processing Unit) genannt, ist das Herzstück eines Rechners. Er ist die Komponente, welche für die Ausführung und Abarbeitung der Befehle zuständig ist. Ein Prozessor kann dabei im Normalfall, also sofern er nur aus einem Kern besteht, nur eine Operation zugleich ausführen. Diese Eigenschaft leitet sich vom Schema ab, nach welchem die Mehrheit aller im Moment auf dem Markt befindlichen CPUs arbeiten. Dabei handelt es sich um den *Von-Neumann-Zyklus*, allgemeiner auch als *Befehlszyklus* bekannt. Die Abarbeitung eines Befehls geschieht dabei meist nach dem folgenden Schema:

1. **Instruction-Fetch-Phase (IF), Befehlholungs-Phase:** In dieser Phase wird der Befehlscode vom Hauptspeicher in ein Register des Prozessors geladen.
2. **Instruction-Decode-Phase (ID), Befehldekodierungs-Phase:** Der in ein Register geladene Befehl wird nun decodiert, um den Befehl weiterverarbeiten zu können. In dieser Phase

<b>Befehl 1</b>	IF	ID	FO	EX	WB										
<b>Befehl 2</b>						IF	ID	FO	EX	WB					
<b>Befehl 3</b>											IF	ID	FO	EX	WB
<b>Zeitpunkt</b>	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15

Abbildung 1.1: Grafische Darstellung der Abarbeitung von drei Befehlen nach dem Schema des Befehlszykluses.

wird der Befehl folglich analysiert, um Informationen zur Art des Befehls sowie zu Art und Anzahl der beteiligten Operanden und weitere Details zu ermitteln.

3. **Fetch-Operands-Phase (FO), Operandennachladungs-Phase:** In dieser Phase werden die Operanden, welche zur Abarbeitung des Befehls notwendig sind, in die Register nachgeladen. Bei Befehlen ohne Operanden bleibt diese Phase leer, da sie in diesem Fall nicht benötigt wird. Die Fetch-Operands-Phase kann auch als Unterphase der Instruction-Decode-Phase betrachtet werden, da die Operanden, welche in der Instruction-Decode-Phase ermittelt wurden, in dieser Phase aus dem Hauptspeicher in die Register geladen werden.
4. **Execute-Phase (EX), Befehlausführungs-Phase:** In dieser Phase kann der Befehl nun, beispielsweise unter Verwendung des Rechenwerkes, ausgeführt werden. Hierbei wird der geladene Befehl unter Verwendung der geladenen Operanden (falls vorhanden) abgearbeitet.
5. **Write-Back-Phase (WB), Resultat-Rückschreibungs-Phase:** In dieser Phase werden die Ergebnisse aus der Execute-Phase in den Speicher (z.B. in ein anderes Register oder auch in einen externen Speicher) zurückgeschrieben. Bei Befehlen ohne Resultat bleibt diese Phase leer, da sie nicht benötigt wird.

Jeder einzelne Befehl durchläuft dieses Schema, das bedeutet, nachdem ein Befehl die Write-Back-Phase abgeschlossen hat, kann der nächste Befehl mit der Instruction-Fetch-Phase beginnen. [55] [48]

Diese Sequentialität des Befehlszykluses soll nun an Hand eines Beispiels der Abarbeitung von drei Befehlen verdeutlicht werden. Die Abbildung 1.1 soll diesen Vorgang grafisch veranschaulichen.

Für eine geraume Zeit in der Geschichte der Rechner war die sequentielle Abarbeitung auch die einzig Mögliche. Bei der Modellierung von Abläufen



der Realität, die aus parallelen Vorgängen bestehen, führt die Sequentialisierung zu einer künstlichen Einschränkung, da parallel ablaufende Vorgänge in einem hochwertigen Modell auch parallel ablaufen müssen. Um eine bessere Modellierung von parallelen Vorgängen zu ermöglichen, musste folglich ein neues Programmierparadigma definiert werden, welches die Parallelität berücksichtigt. Selbiges ist heute unter dem Namen *Paradigma der Parallelen Programmierung* oder auch *Paralleles Programmierparadigma* bekannt und wird oft eingesetzt. Dieses Paradigma erlaubt es, Parallelverarbeitung auf Ebene der Informatik zu realisieren. Wie und mit welchen Konzepten dies geschieht bzw. geschehen kann, soll im Verlauf dieser Arbeit klar werden.

### 1.2 Gründe für das parallele Programmierparadigma

Neben der besseren Modellierung von parallelen Vorgängen bietet die Parallelisierung noch einige weitere Vorteile. Schon seit einigen Jahren wird die parallele Programmierung im Bereich des Hochleistungs-Rechnens verwendet. Genauere Simulationen oder auch die Simulationen von komplexeren Problemen benötigen immer mehr Rechenleistung und auch Speicherplatz. Ein oft genanntes Beispiel sind in diesem Zusammenhang die Wetter-Simulationen, welche auf komplizierten mathematischen Modellen basieren. Das Vorhersagen der zukünftigen Entwicklung in der Atmosphäre ist nur durch die Verwendung eines Modells und einer daraus resultierenden Simulation möglich. Die Schwierigkeit bei Computer-Simulationen liegt allerdings darin, dass sie meist einen großen Rechenaufwand nach sich ziehen. Ein nicht leistungsfähiger Rechner kann die Simulation selbst oder auch die Genauigkeit des resultierenden Ergebnisses erheblich einschränken. Aus diesem Grund werden Parallelrechner<sup>1</sup> oft im Zusammenhang mit Computersimulationen verwendet. Um solche Rechner ausnutzen zu können, muss die durchzuführende Berechnung in mehrere, kleinere Teile zerlegt werden, welche dann den einzelnen, parallelen Abarbeitungseinheiten zugeordnet werden können. Diese einzelnen Berechnungen sollten unabhängig voneinander ablaufen, und auch der Algorithmus, der angewendet wird, muss in parallel ausführbare Einheiten zerlegbar sein. Um eine parallele Ausführung zu ermöglichen, muss der Algorithmus allerdings in einer Programmiersprache verfasst werden, welche entweder die Parallelisierung direkt durch Hinzunahme von externen Bibliotheken oder auch durch spezielle Compiler-Direktiven unterstützt, welche zu einer gewöhnlichen Programmiersprache wie beispielsweise C oder Java

---

<sup>1</sup>Ein Parallelrechner ist ein Rechner, der über mehrere Ausführungseinheiten (z.B. Kerne oder Prozessoren) verfügt und somit echte Parallelverarbeitung unterstützt.

hinzugefügt werden. [53]

### 1.2.1 Möglichkeiten der Leistungserhöhung

Eine erhöhte Rechenleistung kann allerdings nicht nur durch Parallelisierung erreicht werden kann. Da die CPU, wie bereits erwähnt, Befehle im einfachsten Fall nur sequentiell abarbeiten kann, eröffnen sich intuitiv zwei Möglichkeiten der Leistungssteigerung:

1. Die erste Variante der Erhöhung der Performance besteht in der Beschleunigung der Abarbeitungszeit, die der Prozessor für einen Befehl benötigt. Dieser Lösungsansatz wirkt zunächst passend, da die Prozessoren immer kleiner und billiger werden. Doch diese Entwicklung zu immer kleineren, leistungsfähigeren CPUs ist gewissen physikalische Begrenzungen, wie beispielsweise der Lichtgeschwindigkeit als natürliche obere Grenze der Signalübertragungsgeschwindigkeit, unterworfen. Das Erreichen von Fortschritten bei der Erhöhung der Einprozessorleistung wird folglich immer schwieriger. [43]
2. Angesichts des obigen Problems rücken die Fortschritte in der Netzwerktechnik in den Vordergrund. Die Verbindungen zwischen Rechnern werden immer besser, die Geschwindigkeiten höher und die Bandbreiten größer. Somit wird es in Zukunft einfacher, mehrere Prozessoren miteinander zu verbinden, sodass sie parallel an einem gemeinsamen Problem arbeiten, als die Leistung der einzelnen Komponenten zu erhöhen. [43] Solche sogenannte Parallelrechner sind folglich die Zukunft des Hochleistungsrechnens.

### 1.2.2 Mooresches Gesetz

Einer der Mitbegründer von Intel, Gordon Moore, formulierte im Jahr 1965 das nach ihm benannte Mooresche Gesetz. Dieses besagt, dass sich die Anzahl der Transistoren, welche in einem Prozessor enthalten sind, in etwa alle 18 Monate verdoppelt. Diese Aussage traf Moore in Bezug auf die sich damals schnell entwickelnde Halbleiter-Industrie. Zehn Jahre später, im Jahr 1975, relativierte er die von ihm formulierte Regel, indem er die Verdopplung der Anzahl der Transistoren in einem Chip von nun an auf in etwa alle zwei Jahre voraussagte.

Im Jahr 2003 hielt Moore einen Vortrag über die Zukunft der Halbleiterbranche an der *International Solid-State Circuits Conference (ISSCC)*, während welchem er sich eingestand, dass das nach ihm benannte Gesetz wohl in den nächsten Jahren seine Gültigkeit verlieren würde. [5]

Schenkt man Moore und den Gesetzen der Physik Glauben, so wird

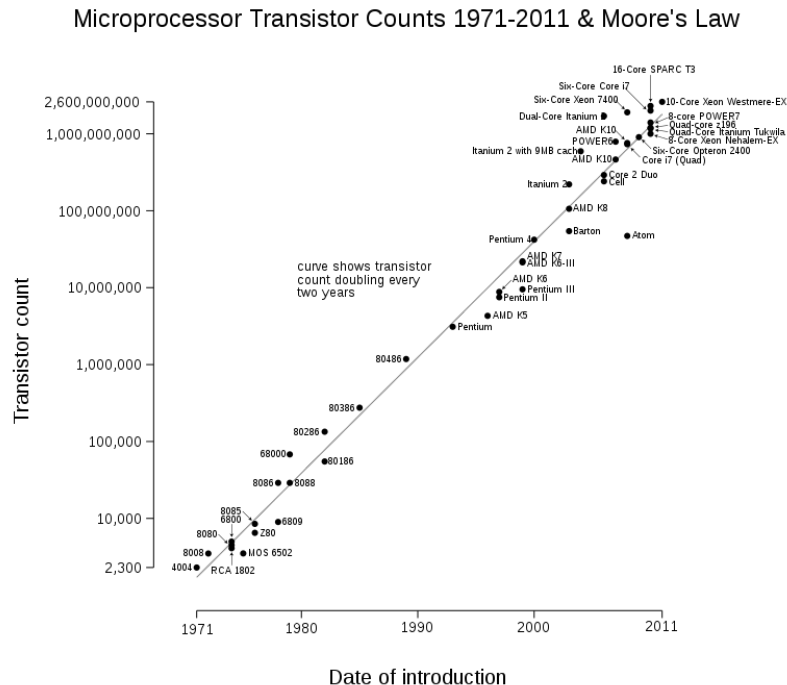


Abbildung 1.2: Zusammenhang zwischen der Anzahl der Transistoren in einem Prozessor und dem Mooreschen Gesetz.

die zweite der unter Kapitel 1.2.1 genannten Möglichkeit die Zukunft des Hochleistungsrechnens in der Informatik bestimmen. Die Abbildung 1.2 verdeutlicht nochmals den Zusammenhang zwischen der historischen Entwicklung der Anzahl der Transistoren auf einem Prozessor und dem Mooreschen Gesetz. Dabei sei erwähnt, dass die Skalierung der y-Achse dieses Diagrammes keineswegs linear ist, sondern logarithmisch erfolgt.

## 1.2.3 Trends im Hochleistungsrechnen

Auch im Bereich des Hochleistungsrechnens werden zunehmend immer mehr Prozessoren verbunden, anstatt wenige leistungsstarke CPUs zu verwenden. Die großen Rechenzentren, wie beispielsweise das Leibniz-Rechenzentrum der Bayrischen Akademie der Wissenschaften (LRZ), verwenden sogenannte Super-Computer, welche aus tausenden von Prozessoren bestehen. Das LRZ ist beispielsweise im Besitz eines Rechners mit dem Namen *SuperMUC*, welcher sich in der Nähe der deutschen Großstadt München befindet. Dieser besteht aus mehr als 241.000 Prozessor-Kernen und erreicht eine Spitzenleistung von mehr als 6,8 Petaflop/s, also mehr als  $6,8 \cdot 10^{15}$  Floating Point Operations Per Second (Gleitkommazahl-

Operationen pro Sekunde). Damit ist selbiger einer der aktuell schnellsten Super-Computer. [45]

Somit wird klar, dass das parallele Programmierparadigma in Zukunft wohl noch an Bedeutung gewinnen wird und sich eine Auseinandersetzung mit diesem mittlerweile breitgefächerten Gebiet der Informatik lohnt.



## Kapitel 2

# Theoretische Grundbegriffe und Konzepte

### 2.1 Grundprinzipien der Parallelisierung

Bei der Parallelisierung, also der Aufteilung eines Vorgangs in verschiedene, meist voneinander unabhängige Abarbeitungsstränge, existieren einige Grundprinzipien, die beachtet werden müssen und aus diesem Grund im Folgenden näher erläutert werden.

#### 2.1.1 Teile und herrsche (divide and conquer, divide et impera)

In der Informatik wird man oft mit Problemen konfrontiert, die als Ganzes betrachtet zunächst nur schwer bewältigbar erscheinen. Aus diesem Grund wurde eine Strategie mit dem Namen *teile und herrsche*, auch *divide and conquer* oder *divide et impera* genannt, entwickelt. Selbige ist für viele Bereiche der Informatik unabdingbar. Dabei wird ein Problem so lange in kleinere Teilprobleme zerlegt, bis sich die entstehenden Teilprobleme einfach lösen lassen. Diese Teillösungen müssen im Anschluss noch zu einer Gesamtlösung kombiniert werden. Diese Vorgehensweise erleichtert oft das Lösen komplexer Probleme, aber auch einfache Sachverhalte können durch die Anwendung dieser Strategie meist eleganter und schneller gelöst werden. [47]

Beispielweise funktioniert der Sortier-Algorithmus *Mergesort* nach diesem Prinzip. Das zu lösende Problem besteht in der Sortierung einer ungeordneten Liste von Einträgen gemäß ihres Schlüssels. Dabei wird die Liste rekursiv in kleinere Teillisten aufgeteilt, bis nur noch Listen übrig bleiben, die aus einem Element bestehen. Listen mit nur einem Element gelten als sortiert. Nun müssen diese Teillösungen noch zu einer Gesamtlösung kombiniert werden. Dabei werden die entstandenen Teillisten wieder zu

größeren, aber sortierten Listen zusammengefügt, bis nur noch eine Liste übrig bleibt. Die Liste gilt dann als sortiert. [9]

Somit wird klar, dass auch die parallele Programmierung nach dem Prinzip *teile und herrsche* arbeitet. Ein Problem wird hierbei in verschiedenen Teilprobleme aufgeteilt, welche dann parallel abgearbeitet werden können. Dabei muss allerdings beachtet werden, ob Parallelverarbeitung möglich ist, denn nicht jedes Problem ist parallelisierbar. Wenn beispielsweise eine Aufgabe aus Teilaufgaben besteht, die jeweils alle vom Ergebnis der vorhergehenden Teilaufgabe abhängen, so ist durch die Parallelisierung keine Leistungssteigerung möglich. In diesem Fall würden die eigentlich für parallele Arbeit ausgelegten Komponenten nacheinander am Problem arbeiten, was dem Prinzip der Leistungssteigerung widerspricht.

### 2.1.2 Fork-Join-Modell

Das Fork-Join-Modell ist ein grundlegendes Prinzip im Bereich der Parallelisierung. Das englische Verb *to fork* kann dabei mit *gabeln* oder auch *aufspalten* übersetzt werden, das englische Verb *to join* hingegen mit *verbinden* oder auch *zusammenströmen*. Verwendet man dieses Konzept, so existiert in einem Programm zunächst ein Abarbeitungsstrang, der sequentiell Befehle abarbeitet. Kommt das auszuführende Programm zum Punkt, an welchem eine Parallelverarbeitung möglich wird, erstellt dieser Haupt-Abarbeitungsstrang  $n$  Kind-Abarbeitungsstränge, welche dann parallel an einem Problem arbeiten. Diese Gabelung des sequentiellen Haupt-Abarbeitungsstranges in mehrere Kind-Abarbeitungsstränge entspricht dem *Fork*. Während die Kind-Abarbeitungsstränge am Problem arbeiten, kann der Haupt-Abarbeitungsstrang, welcher in diesem Zusammenhang auch Eltern- oder Vater-Abarbeitungsstrang genannt wird, entweder auch an der Lösung des Problems mitarbeiten oder auch andere Aufgaben erledigen und muss dann auf die Terminierung der Kind-Abarbeitungsstränge warten. Das Zusammenströmen des Haupt-Abarbeitungsstranges mit den  $n$  Kind-Abarbeitungssträngen entspricht dem *Join*, da aus mehreren parallelen Abarbeitungssträngen wieder ein einziger, sequentieller Abarbeitungsstrang wird.

Das Fork-Join-Modell weist den Vorteil auf, dass es eine einfache Erstellung parallel arbeitender Programme ermöglicht[53]. Aus der Beschreibung dieses Modells lässt sich leicht erkennen, dass das Fork-Join-Modell auf dem Prinzip des unter Punkt 2.1.1 erwähnten Prinzips *teile und herrsche* aufbaut.

### 2.1.3 Lastenverteilung (load balancing)

Die konsequente Anwendung des unter Punkt 2.1.2 genannten *Fork-Join-Modells* führt zu einer grundlegenden Frage, welcher parallele Handlungs-

strang wie viel Arbeit leisten soll und wie die gesamte Arbeit (Last) aufgeteilt werden soll.

Das Hauptziel der Zuweisung der Arbeit an die jeweiligen parallelen Handlungsstränge sollte sein, dass eine hochwertige *Lastenverteilung*, auch *load balancing* genannt, daraus resultiert, das bedeutet, jeder parallele Handlungsstrang sollte, sofern möglich, die gleiche Menge an Berechnung durchführen müssen. [53] Der Grund, warum jeder parallele Handlungsstrang gleich viel Last tragen, also gleich viel Arbeit verrichten sollte, liegt in der Natur des Fork-Join-Modells. Da der Haupt-Abarbeitungsstrang auf die Terminierung *aller* Kind-Abarbeitungsstränge warten muss, ist die parallele Lösung des Problems nur performant, falls alle parallelen Abarbeitungsstränge annähernd gleich viel Zeit für die Abarbeitung benötigen. Das folgende Sprichwort beschreibt diesen Sachverhalt angemessen:

*Eine Kette ist nur so stark wie ihr schwächstes Glied. [1]*

Überträgt man das obige Sprichwort auf die Parallelisierung, so wird aus der Stärke der Kette die Ausführungsgeschwindigkeit des parallelen Teils des Programmes und aus den einzelnen Gliedern der Kette werden die einzelnen, parallelen Abarbeitungsstränge im Programm. Das Ziel der Lastenverteilung ist es folglich, die Last so auf die parallelen Abarbeitungsstränge aufzuteilen, dass die geringste Gesamtausführungszeit des Programms daraus resultiert. Das gleichmäßige Aufteilen der Arbeit ist somit das Bestreben dieses grundlegenden Konzepts der parallelen Programmierung.

#### 2.1.4 Parallelität und Nebenläufigkeit

Im Bereich der Parallelisierung stößt man des Öfteren auf zwei Begriffe, nämlich dem Begriff der *Nebenläufigkeit* und dem der *Parallelität*, welche im Folgenden näher erläutert werden.

**Nebenläufigkeit** Zwei Vorgänge nennt man *nebenläufig*, wenn sie vollkommen voneinander unabhängig abgearbeitet werden können. Existieren zwei nebenläufige Vorgänge A und B, so spielt es keine Rolle, ob zuerst Vorgang A und dann Vorgang B abgearbeitet wird oder umgekehrt, oder ob sie sogar gleichzeitig, also parallel, erledigt werden.

Anweisungen, welche nebenläufig sind, können also parallel und auch auf verschiedenen Prozessoren ausgeführt werden. Werden sie auf einem Prozessor ausgeführt, so kann der Prozessor beliebig zwischen der Abarbeitung des Vorganges A und B hin und her wechseln und die Abarbeitungsreihenfolge ist somit nicht von Bedeutung.



**Parallelität** Zwei Vorgänge nennt man *parallel*, wenn sie gleichzeitig und unabhängig voneinander abgearbeitet werden können. Die Anweisungen zweier Vorgänge werden also parallel bearbeitet, wenn die Anweisungen unabhängig voneinander zur selben Zeit erledigt werden. Eine parallele Bearbeitung ist somit immer auch nebenläufig.

Somit wird klar, dass *Nebenläufigkeit* ein allgemeinerer Begriff als *Parallelität* ist. [41]

## 2.2 Implementierungsmöglichkeiten der Parallelisierung

Die Parallelisierung kann auf verschiedensten Arten realisiert werden. Im Allgemeinen lassen sich allerdings zwei Ebenen unterscheiden: Die Software- und Hardwareebene.

### 2.2.1 Implementierungsmöglichkeiten der Parallelisierung auf Softwareebene

Softwaretechnisch existieren zwei grundlegende Arten, um Parallelisierung zu implementieren: *Prozesse* und *Threads*. Dabei spielt das Betriebssystem eines Rechners eine zentrale Rolle, da es dem Software-Entwickler die nötigen Instrumente zur Verfügung stellt, um solche Prozesse und Threads zu erstellen.

Heutige Rechner sind dazu in der Lage, mehrere Aktionen gleichzeitig zu erledigen. Ein Computer liest beispielsweise Daten von der Festplatte, gibt Inhalte auf dem Bildschirm aus und gleichzeitig laufen auch noch einige Anwendungsprogramme des jeweiligen Benutzers.

Zunächst muss klargestellt werden, dass ein gewöhnlicher Rechner nicht so viele CPUs enthält wie Aufgaben abzuarbeiten sind. Somit ist der Prozessor dazu gezwungen, zwischen der Abarbeitung der einzelnen Programme zu wechseln. Zu jedem beliebigen Zeitpunkt wird also stets nur ein Programm gleichzeitig auf einer CPU bearbeitet. Durch das schnelle Wechseln zwischen den Programmen wird beim Benutzer die Illusion von Parallelität geweckt. Um eine klar Abgrenzung zwischen dieser vorge-täuschten Parallelität und der echten Hardware-Parallelität zu schaffen, spricht man von *Quasiparallelität*. [59]

#### 2.2.1.1 Das Prozess-Modell

Im Rahmen dieses Modells ist die Gesamtheit aller auszuführenden Programme als eine Menge von sequentiellen Prozessen organisiert. Solche sequentielle Prozesse werden oft auch nur Prozesse genannt. Ein Prozess

ist dabei ein Programm in Ausführung, wobei zentrale Aufgaben wie beispielsweise die Zuteilung der Ressourcen (z.B. der CPU) dem Betriebssystem überlassen werden.

Für jeden Prozess wird der Eindruck erweckt, dass er selbst eine CPU zur Verfügung habe und jeder Prozess somit tatsächlich parallel ablaufen würde. In der Realität ist dies nur selten der Fall, meist handelt es sich bei dieser CPU nur um eine virtuelle CPU und die reale CPU schaltet zwischen den Prozessen hin und her. Folglich kommt meist Quasiparallelität zum Einsatz. Die kleinen Einheiten an Rechenzeit, welche die einzelnen Prozesse erhalten, werden als Zeitscheiben<sup>1</sup> bezeichnet.

Jeder Prozess besitzt eine individuelle Aufgabe und auch eine eigene Ablaufsteuerung, also einen eigenen Befehlszähler, welcher angibt, welcher Befehl des Programmes als Nächster abgearbeitet werden muss.

Somit ist die grundlegende Idee, dass jeder Prozess eine Aktivität beliebiger Art ist. Er hat ein Programm, welches festlegt, welche und wie die Aufgabe abgearbeitet werden muss, Eingabedaten, Ausgabedaten und einen Zustand. Das Programm beschreibt im Unterschied zum Prozess also nur das Verfahren, also den Algorithmus, mit welchem eine Aufgabe gelöst werden soll. Die Aktivität des Lösen dieser Aufgabe unter der Verwendung des Programmes als Anleitung wird als Prozess bezeichnet. Der Ansatz des Erstellens von mehreren Prozessen auf einem Rechner, welche dann (quasi-)parallel arbeiten, wird auch als **Multiprocessing** bezeichnet. [59]

**Prozesszustand** Obwohl jeder Prozess eine unabhängige Einheit darstellt, kommt es oft zu Situationen, in welchen Prozesse sich austauschen müssen, um Aufgaben korrekt zu erledigen.

Führt ein Prozess A beispielsweise eine Berechnung durch, die zu einem Ergebnis führt, welches von einem weiteren Prozess B benötigt wird, damit selbiger eine Aufgabe abarbeiten kann, so muss der Prozess B so lange blockiert werden, bis die Ergebnisse von Prozess A zur Verarbeitung bereitstehen.

Des Weiteren ist es möglich, dass die Zeitscheibe eines Prozesses, der gerade eine Aufgabe mit Hilfe der CPU erledigt, abläuft. Somit wäre er zwar rechenbereit, kann allerdings keine Berechnungen durchführen, da er im Moment nicht über eine Ausführungseinheit verfügt.

Die genannten Situationen lassen sich mit Hilfe von sogenannten *Prozesszuständen* lösen. Ein Prozess kann im Allgemeinen fünf grundlegende Zustände annehmen, welche im Folgenden erläutert

---

<sup>1</sup>Eine *Zeitscheibe*, auch *Zeitschlitz* genannt, ist im Allgemeinen ein Zeitabschnitt einer bestimmten Länge, innerhalb der eine Ressource zur Verfügung steht. Speziell auf die Informatik bezogen ist eine Zeitscheibe das Zeit-Intervall, in dem die Prozessorleistung einem bestimmten Prozess zur Verfügung gestellt wird. [36]

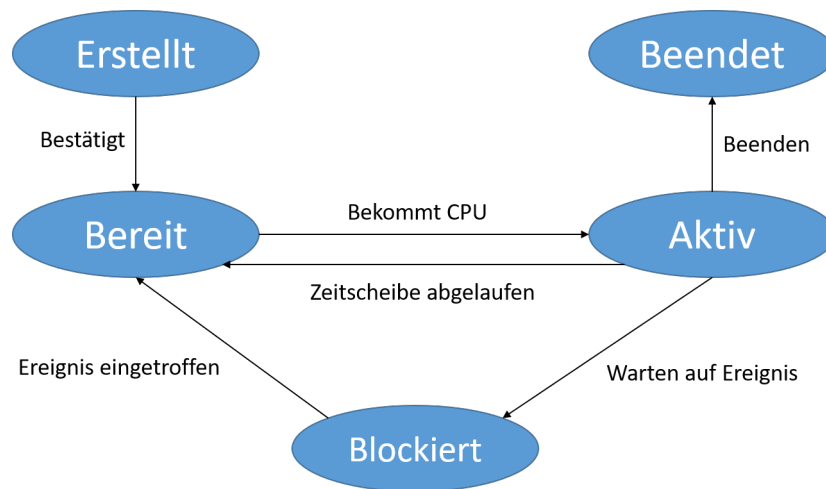


Abbildung 2.1: Grafische Darstellung der fünf grundlegenden Prozesszustände.

werden.

1. **Erstellt-Zustand:** Der Prozess wurde erstellt und ist bereit, die ihm zugewiesene Aufgabe abzuarbeiten.
2. **Rechnender Zustand, Aktiv-Zustand:** Der Prozess führt gerade Berechnungen unter Verwendung der CPU durch, ihm wurde folglich eine Zeitscheibe zugewiesen.
3. **Rechenbereiter Zustand, Bereit-Zustand:** Der Prozess wäre zum Rechnen in der Lage, verfügt im Moment aber über keine CPU.
4. **Blockiert-Zustand:** Der Prozess ist nicht zum Rechnen imstande, bis ein bestimmtes Ereignis eintritt, also bis beispielsweise Daten zur Verfügung stehen. In diesem Zustand könnte der Prozess auch, falls er die CPU erhalten würde, keine Berechnungen durchführen. Das Zuteilen von Ressourcen an einen blockierten Prozess ist folglich nicht sinnvoll.
5. **Beendet-Zustand:** Der Prozess hat seine Aufgabe vollfüllt oder wurde auf Grund eines Problems beendet.

Die Abbildung 2.1 soll die Prozesszustände nochmals verdeutlichen. Dabei ist der Übergang vom aktiven in den blockierten Zustand der einzige Zustandswechsel, den der Prozess selbst auslösen kann. Alle anderen werden vom Betriebssystem veranlasst. [59]

**Prozesshierarchie** Ein Prozess ist dazu in der Lage, weitere Prozesse zu starten. Startet ein Prozess A einen neuen mit dem Namen

B, so bildet sich zwischen den beiden Prozessen eine Hierarchie: Der Prozess A ist der Vaterprozess, während der Prozess B der Kindprozess ist. Jeder Prozess hat dabei genau einen Vaterprozess, allerdings beliebig viele Kindprozesse.

Aus dem obigen Konzept wird nicht klar, wie ein Rechner-System startet, da zu Beginn ein Prozess gestartet werden muss, welcher der erste Prozess im System ist und somit keine Vaterprozess haben kann.

Das Betriebssystem UNIX löst diese Problematik mittels eines eigenen Prozesses mit dem Namen *init*, welcher im Boot-Abbild des System gespeichert ist. Beim Systemstart wird dieses Boot-Image gelesen und der Prozess *init* erzeugt. Dieser Prozess kann dann wiederum Kindprozesse starten, welche dann auch Kindprozesse starten können usw. Somit initialisiert sich das Betriebssystem beim Start selbst. Daraus ergibt sich eine die gesamte System umfassende Prozess-Hierarchie, welche baumartig aufgebaut ist und wobei die Wurzel des Baumes der Prozess *init* ist.

Unter Windows gibt es kein Konzept der Prozesshierarchie, alle Prozesse sind hier gleichwertig. [59]

**Eigenschaften eines Prozesses** Ein Prozess hat einige wichtige Eigenschaften. Auf die wichtigsten Merkmale soll im Folgenden eingegangen werden.

- Jeder Prozess besitzt eine eigene Prozessumgebung. Das bedeutet er besitzt eine eigene Aufgabe, einen eigenen Speicher-Adressraum und auch einen eigenen Ausführungsfaden. Damit geht einher, dass jeder Prozess seine Aufgabe individuell abarbeiten kann.
- Jeder Prozess kann andere Prozesse erzeugen, welche dann Kindprozesse genannt werden.
- Jeder Prozess kann mit anderen Prozessen kommunizieren. Man spricht hier von IPC (Inter-Prozess-Kommunikation), wobei das Betriebssystem Kommunikations-Methoden anbietet.
- Jedem Prozess wird ein sogenannter *Adressraum* zugeordnet. Dieser besteht aus einer Liste von Speicherstellen, auf die der Prozess Lese- und Schreibzugriffe ausführen darf.
- Prozesse können voneinander abhängen. Dies ist beispielsweise der Fall, wenn ein Prozess erst arbeiten kann, sobald er das Ergebnis eines anderen Prozesses erhalten hat. In diesem Fall ist Prozess-Synchronisation nötig, auf welche in Kapitel 2.3 eingegangen wird. [59]

**Scheduling von Prozessen** Auf den modernen Betriebssystemen ist die Existenz mehrerer Prozesse zur gleichen Zeit keine Seltenheit, sondern die Regel. Falls weniger physikalische CPUs vorhanden sind als parallel ablaufende Prozesse, so müssen die CPUs zwischen verschiedenen Prozessen wechseln. Des Weiteren muss es eine Instanz geben, welche entscheidet, welcher Prozess als Nächster eine Zeitscheibe zugewiesen bekommt und auch die Länge der Zeitscheibe muss festgelegt werden. Der Teil des Betriebssystems, welche für diese Aufgaben zuständig ist, wird *Scheduler* (englisch für *Zeitplaner*) genannt.

Der Scheduler teilt den Prozessen folglich die CPU zu. Er weiß allerdings nie genau, welche Ressourcen in Zukunft angefragt werden und welche zur Verfügung stehen werden. Der Scheduling-Algorithmus muss daher schätzen und dynamisch auf Änderungen reagieren. Es gestaltet sich folglich schwierig, ein geeignetes Verfahren zu finden, um den nächsten Prozess, der eine Zeitscheibe erhalten soll, auszuwählen. Aus diesem Grund haben sich verschiedene Strategien im Laufe der Geschichte entwickelt. Im Folgenden werden exemplarisch einige Strategien erklärt. Dabei wird eine Unterteilung in Scheduling auf Stapelverarbeitungs-Systemen und interaktiven Systemen gemacht.

### Scheduling auf Stapelverarbeitungs-Systemen

- **First Come - First Serve (FCFS):** Den Prozessen wird die CPU in der Reihenfolge zugewiesen, in der sie sie anfordern. Somit entsteht eine Warteschlange von rechenbereiten Prozessen. Sobald ein Prozess in den blockierten Zustand übergeht, kommt der nächste Prozess an die Reihe und der blockierte Prozess reiht sich nach dem Verlassen des blockierten Zustandes wieder in die Warteschlange ein. Ein Vorteil dieses Verfahrens ist, dass die CPU optimal ausgenutzt wird. Allerdings kann die Abarbeitung eines aufwendigen Prozesses die Ausführungs kleiner Prozesse verzögern oder sogar verhindern.
- **Shortest Job First (SJF):** Bei diesem Algorithmus wird davon ausgegangen, dass die Abarbeitungszeiten, also die Zeiten, wie lange die Prozesse zur Abarbeitung benötigen, im Vornherein bekannt sind. Dies ist beispielsweise anhand von Erfahrungswerten möglich. Der Prozess, der die kleinste Abarbeitungszeit besitzt, bekommt in diesem Fall die CPU. Dieses Verfahren funktioniert, falls die Abarbeitungszeiten durch Erfahrungen bekannt sind. Allerdings kann es passieren, dass sich die Bearbeitung

aufwendiger Prozesses verzögert oder im schlimmsten Fall diese Prozesse die CPU sogar nie erhalten.

### Scheduling auf interaktiven Systemen

- **Round-Robin-Scheduling (Zeitscheiben-Verfahren):** Dies ist eine der am meisten verwendeten Scheduling-Strategien. Jedem Prozess wird dabei eine Zeitscheibe zugewiesen, für welche er die CPU bekommt. Nach Ablauf der Zeitscheibe wird dem Prozess der Prozessor entrissen und an den nächsten Prozess gegeben. Falls ein Prozess vor Ablauf der Zeitscheibe blockiert oder beendet wird, so endet seine Zeitscheibe vorzeitig und der nächste Prozess kann mit seinen Berechnungen beginnen. Somit ergibt sich auch hier eine Warteschlange, wobei jeder Prozess der Reihe nach die CPU bekommt und sich nach der Bearbeitung durch die CPU entweder beendet, blockiert wird oder sich wieder am Ende der Warteschlange einreicht. Im einfachsten Fall des Round-Robin-Verfahrens wird davon ausgegangen, dass alle Prozesse gleich wichtig sind und dadurch alle Prozesse gleich große Zeitscheiben zugewiesen bekommen. Eine Abwandlung dieses Verfahrens ist das *Weighted Round-Robin-Scheduling*. Bei diesem Algorithmus können die Zeitscheiben je nach Prozess unterschiedlich lang sein. Ein Nachteil dieses Verfahrens ist allerdings, dass dringende Prozesse nicht vorgezogen werden können.
- **Prioritätenbasiertes Scheduling:** Bei Verwendung des Round-Robin-Scheduling ist jeder Prozess gleich wichtig. Denkt man allerdings an die Realität, so gibt es des Öfteren Aktivitäten, die wichtiger sind als andere. Ein Prozess, der im Hintergrund E-Mails verschickt, sollte von geringerer Wichtigkeit sein als ein Prozess, der für die Darstellung von Videos in Echtzeit zuständig ist. Aus diesem Grund stellt das prioritätenbasierte Scheduling eine Weiterentwicklung des Round-Robin-Schdulings dar. Jeder Prozess bekommt bei diesem Verfahren zusätzlich eine Priorität zugewiesen und der Prozess mit der aktuell höchsten Priorität erhält die CPU. Jedem Prozess muss in diesem Zusammenhang auch noch eine maximale Zeitscheiben-Dauer zugewiesen werden, um zu verhindern, dass der Prozess mit der größten Priorität ewig läuft. Nach dem Ablauf dieses Maximums an CPU-Zeit muss dann ein Prozesswechsel passieren, wobei der Prozess mit der nächst-größten Priorität an die Reihe kommt. Bei meh-

renen Prozessen mit gleich großer Priorität kann FCFS angewendet werden. [59]

### 2.2.1.2 Das Thread-Modell

Im Rahmen des bereits bekannten Prozess-Modells, welches unter Kapitel 2.2.1.1 erläutert wurde, hat jeder sequentielle Prozess einen eigenen Adressraum und auch einen eigenen Ausführungsfaden, wobei die einzelnen Prozesse auf einem System parallel zueinander ablaufen.

Es hat sich in der Vergangenheit allerdings herausgestellt, dass es oft von Vorteil ist, mehrere Ausführungsfäden parallel bzw. quasiparallel zueinander innerhalb desselben Adressraums ablaufen zu lassen. Die einzelnen Ausführungsfäden verhalten sich dann ähnlich wie getrennte Prozesse, wobei der größte Unterschied der gemeinsame Adressraum darstellt.

Die zwei Grundkonzepte von Prozessen sind die *Bündelung der Ressourcen* und die *Ausführung*.

- Ein Prozess lässt sich als eine Gruppierung von Ressourcen unterschiedlichster Art betrachten. Dazu zählen Quelltext, Programm-Daten, geöffnete Dateien, und vieles mehr. All diese Ressourcen sind im Adressraum des Prozesses und somit im Hauptspeicher des Rechners abgelegt.
- Das zweite wichtige Konzept ist die Ausführung. Ein Prozess besitzt im einfachsten Fall genau einen *Ausführungsfaden*, auf Englisch auch *Thread*<sup>2</sup> genannt. Eigentlich besitzt nicht der Prozess selbst, sondern der ihm innewohnende Thread den Befehlszähler, welcher angibt, welcher Befehl als Nächster abgearbeitet werden soll.

Ein Thread ist zwar stets von seinem Prozess existenzabhängig, jedoch sind Prozess und Thread zwei getrennte Konzepte. Das Konzept von Threads erweitert das Prozess-Modell, da ein Prozess nicht nur einen Thread enthalten kann, sondern beliebig viele. Somit können mehrere voneinander unabhängige Ausführungsfäden innerhalb einer Prozessumgebung mit einem gemeinsamen Adressraum realisiert werden. Durch die Einführung von Threads wird ein Prozess auf das Prinzip der Zusammenfassung von Ressourcen und des Bereitstellens einer Umgebung für seine Threads reduziert. Das zweite Grundkonzept des Prozess-Modells, nämlich die Ausführung, geht bei dieser Art der Betrachtung vollständig auf das Thread-Modell über.

Mehrere Threads parallel innerhalb eines Prozesses laufen zu lassen verhält sich ähnlich wie mehrere Prozesse parallel auf einem Rechner

---

<sup>2</sup>Der englische Begriff *Thread* kann mit dem deutschen Wort *Faden* übersetzt werden.

laufen zu lassen. Im ersten Fall teilen sich die Threads die Ressourcen des Prozesses (Adressraum, geöffnete Dateien, ...), im zweiten Fall teilen sich die Prozesse die Ressourcen des Rechners (Festplatte, Drucker, ...). Threads und Prozesse befinden sich allerdings auf verschiedenen Ebenen. Threads werden in der Fachliteratur auf Grund ihrer Ähnlichkeit zu Prozessen manchmal auch als *leichtgewichtige Prozesse* bezeichnet.

Der Ansatz des Erstellens von mehreren Threads innerhalb eines Prozesses wird auch als **Multithreading** bezeichnet. Läuft auf einem System mit nur einer CPU ein Prozess mit mehreren Threads, so wechseln sich die Threads in der Ausführung ab. Die CPU wechselt ähnlich zu den Prozessen auch hier zwischen den Threads hin und her, sodass wiederum die Illusion von parallel ablaufenden Threads erzeugt wird. [59]

**Eigenschaften von Threads** Ein Thread hat einige wichtige Eigenschaften, die ihn von einem Prozess unterscheiden. Auf die wichtigsten Merkmale soll im Folgenden eingegangen werden.

- Alle Threads eines Prozesses teilen sich die Ressourcen des Prozesses und somit auch seinen Adressraum. Damit geht einher, dass alle Threads dieselben globalen Variablen besitzen. Die Threads teilen sich somit auch beispielsweise alle geöffneten Dateien und ähnliche Ressourcen des Prozesses. Dabei kann es zu unvorhergesehenen Problemen, sogenannten *zeitkritischen Abläufen*, kommen. Diese potentiell gefährlichen Situationen lassen sich mittels *Prozess-Synchronisation* entschärfen, auf welche in Kapitel 2.3 eingegangen wird.
- Ein Thread kann wie auch jeder Prozess in die unter Punkt 2.2.1.1 beschriebenen Zustände geraten. Die fünf Grundzustände lauten auch hier Erstellt-Zustand, Aktiv-Zustand, Bereit-Zustand, Blockiert-Zustand und Beendet-Zustand.
- Threads dienen der Erstellung mehrerer Ausführungsfäden, welche sich die Ressourcen des Prozesses, zu dem sie gehören, teilen und somit eng und schnell an einer gemeinsamen Aufgabe arbeiten können.
- Auch zwischen Threads können Hierarchien analog zu Prozessen aufgebaut werden. Dabei sei auf den Punkt 2.2.1.1 verwiesen. [59]

**Fork-Join-Modell bei Threads** Während Prozesse meist vollkommen unterschiedliche Aufgaben erledigen, arbeiten bei Einsatz von Multithreading die Threads eines Prozesses meist gemeinsam an einem Problem. Hier bietet sich das unter Punkt 2.1.2 erwähnte Fork-Join-Modell an.



Dabei startet ein Prozess zunächst mit einem einzigen Thread, dem Haupt-Abarbeitungsstrang. Dieser Thread verfügt über die Möglichkeit, neue Threads zu erzeugen. Der Haupt-Thread muss dabei den Kind-Threads mitteilen, welche Aufgabe sie lösen müssen. Der Haupt-Thread kann nun entweder selbst auch Berechnungen durchführen oder auch direkt auf die Beendigung seine Kind-Threads warten und das Ergebnis der einzelnen Threads aufsammeln und zu einer Gesamt-Lösung kombinieren. [59] [53]

**Verwendung von Threads** Threads werden immer dann verwendet, wenn innerhalb einer Anwendung mehrere Aufgaben gleichzeitig bewältigt werden müssen, wobei sich diese Aktivitäten gegenseitig blockieren können. Das Aufspalten einer Anwendung in mehrere (quasi-)parallel ablaufende Threads vereinfacht auch die Programmierung, falls es sich um eine Anwendung handelt, die Parallelverarbeitung erlaubt.

Das zuvor genannte Konzept des gemeinsamen Adressraumes ist das zentrale Konzept für die Verwendung von Threads. Threads erweitern somit das Prozess-Modell um die Fähigkeit von (quasi-)parallelen Abarbeitungs-Strängen, die die Daten und Ressourcen des Prozesses gemeinsam nutzen.

Ein weiteres Argument für die Verwendung von Threads ist, dass sie an keine Ressourcen wie z.B. offene Dateien gebunden sind, und somit schneller erstellt und zerstört werden können. In vielen Systemen ist die Erstellung eines Threads 100 Mal schneller als die Erstellung eines Prozesses. [59]

**Joinable und Detached Threads** Normalerweise sind Threads *joinable*. Dies bedeutet, dass man vom Vater-Thread aus durch Aufruf einer bestimmten vom Betriebssystem zur Verfügung gestellten Funktion auf die Beendigung des jeweiligen Kind-Threads warten kann. Der diese Funktion aufrufende Vater-Thread wird dabei so lange blockiert, bis der Kind-Thread beendet wurde. Dann kann der Vater-Thread auch eventuelle Rückgabewerte des Kind-Threads einsammeln. Ein joinable Thread *joint* (zu Deutsch *zusammenstören*) also zum Vater-Thread zurück, bevor er sich beendet. Er wird so lange nicht als beendet betrachtet, bis er mit einem anderen Thread gejoint wird.

Oft kommt es allerdings auch vor, dass ein Kind-Thread nichts zurückgibt und somit kein Bedarf besteht, dass der Vater-Thread auf die Beendigung des Kind-Threads warten müsste. Setzt man bei einem Thread die Eigenschaft von *joinable* auf *detached* (zu Deutsch *losgelöst*), so wird dem System klargemacht, dass man einen Thread erstellt hat, auf dessen Beendigung nicht gewartet

werden muss. Somit wird dieser losgelöste Thread beendet, sobald er seine Aufgabe erledigt, wobei kein Join-Vorgang nötig ist, oder sobald der Prozess, zu welchem er gehört, beendet wird. [53] [63]

**Scheduling von Threads** Auf modernen Systemen ist es die Regel, dass mehrere Prozesse parallel ablaufen, welche wiederum jeweils aus mehreren Threads bestehen. Somit liegen zwei verschiedene Ebenen der Parallelität vor, nämlich Prozesse und Threads gleichzeitig. Für das Scheduling in diesem Fall gibt es grundsätzlich zwei verschiedene Ansätze.

Der erste Ansatz ist dem Prozess-Scheduling sehr ähnlich. Der Prozess-Scheduler weist dabei einfach den einzelnen Prozessen die CPU nach einer bestimmten Strategie zu, ohne Rücksicht auf die Threads innerhalb der Prozesse zu nehmen. Somit muss in jedem Prozess nochmals ein Thread-Scheduler existieren, welcher dann den Thread auswählt, der die CPU tatsächlich bekommt, sobald der jeweilige Prozess den Prozessor erhält. Innerhalb einer Zeitscheibe eines Prozesses können somit mehrere Threads bearbeitet werden, da der Thread-Scheduler die Prozess-Zeitscheibe nochmals in kleinere Zeitscheiben unterteilen kann, welche dann wiederum den Threads zugewiesen werden können. Bei diesem Ansatz können sowohl der Prozess-, als auch der Thread-Scheduler Strategien anwenden, welche ähnlich zu den unter Punkt 2.2.1.1 genannten Strategien sind. Der zweite Ansatz besteht darin, dass der Scheduler nicht mehr zwischen Prozessen unterscheidet, sondern nur noch über eine Liste von Threads verfügt, von denen er weiß, dass diese rechenbereit sind. Somit wird die Grenze zwischen den Prozessen aufgehoben und der Fokus liegt auf den Threads, also den Abarbeitungssträngen. Auch bei diesem Ansatz kann der Scheduler Strategien anwenden, welche ähnlich zu den unter Punkt 2.2.1.1 genannten Strategien sind. [59]

## 2.2.2 Implementierungsmöglichkeiten der Parallelisierung auf Hardwareebene

Auf Ebene der Hardware gibt es eine Vielzahl von Möglichkeiten, Parallelisierung zu implementieren. Im Folgenden werden dabei exemplarisch drei Varianten in ihren Grundzügen erläutert.

### 2.2.2.1 Pipelining

Wie aus Punkt 1.1.1.2 ersichtlich wird, erfolgt die Abarbeitung eines Befehls in einem Prozessor wie an einem Fließband (engl. Pipeline), der Befehl durchläuft also mehrere, in diesem Fall fünf, Stufen. Zunächst wird der Befehl geladen, dann dekodiert, danach werden die Operanden

geladen, der Befehl ausgeführt und das Ergebnis schließlich in den Speicher zurückgeschrieben.

Betrachtet man erneut die Abbildung 1.1, so erkennt man, dass die Hardware bei dieser Art der Befehlsausführung nicht effizient ausgenutzt wird. Betrachtet man die fünf Phasen der Befehlsausführung als Stufen einer Pipeline, so kann man die Befehlsausführung auch anders, überlappend, organisieren. Man nutzt also aus, dass die auf einem Prozessor befindlichen Funktionseinheiten bei der Abarbeitung eines Befehls kaum alle gleichzeitig beansprucht werden. Wenn ein Befehl eine Phase abschließt, so muss diese Phase nicht bis zum Abschluss der gesamten Befehlsabarbeitung ungenutzt bleiben, sondern der nächste Befehl könnte direkt diese Phase betreten. Somit wird innerhalb der Pipeline versucht, alle Stufen gleichzeitig für aufeinanderfolgende Befehle zu nutzen und somit die Hardware-Auslastung zu verbessern. Dadurch werden mehrere Befehle gleichzeitig abgearbeitet. Die Pipeline-Verarbeitung kommt in vielen modernen Prozessoren zum Einsatz.

Die Vorteile der Pipeline-Verarbeitung im Gegensatz zur Sequentialität des Befehlszyklus soll nun an Hand eines Beispiels der Abarbeitung von drei Befehlen verdeutlicht werden. Die Abbildung 2.2 soll diesen Vorgang grafisch veranschaulichen. Nimmt man an, dass die Bearbeitung in jeder Phase im Optimalfall einen Taktzyklus benötigt, so dauert die Ausführung dieser drei Befehle ohne Pipelining ganze 15 Taktzyklen, während die Verwendung von Pipelining zu einer Abarbeitungsdauer von 8 Taktzyklen führt. Dies entspricht nahezu einer Halbierung der benötigten Zeit, ohne zusätzliche Hardware ankaufen zu müssen. Des Weiteren wird, sobald die Pipeline-Bearbeitung begonnen hat - zumindest theoretisch, falls keine Verzögerungen eintreten - in jedem Taktzyklus ein Befehl abgeschlossen, während dies bei der sequentiellen Bearbeitung nur alle fünf Taktzyklen passiert. Somit wird klar, dass sich Pipelining durchaus lohnt.

Nicht immer kann eine Pipeline allerdings optimal ausgenutzt werden. Es existieren drei verschiedene Situationen, in denen der nächste Befehl nicht im darauffolgenden Taktzyklus bearbeitet werden kann. Diese Situationen werden *Pipeline Hazards* genannt. Die drei verschiedenen Typen sind:

- Strukturkonflikt (*Structural hazard*)
- Datenkonflikt (*Data hazard*)
- Steuerkonflikt (*Control hazard*) [54] [60]

<b>Befehl 1</b>	IF	ID	FO	EX	WB			
<b>Befehl 2</b>		IF	ID	FO	EX	WB		
<b>Befehl 3</b>				IF	ID	FO	EX	WB
<b>Zeitpunkt</b>	1	2	3	4	5	6	7	8

Abbildung 2.2: Grafische Darstellung der Abarbeitung von drei Befehlen nach dem Schema des Befehlszyklus unter Anwendung der Pipelining-Verarbeitung.

#### 2.2.2.2 Vektorrechner

Eine weitere Möglichkeit der Realisierung von Parallelem Rechnen sind die sogenannten *Vektorrechner*, auch *Vektorprozessoren* oder *Arrayrechner* genannt.

Das im Namen dieser Technologie enthaltene *Vektor* oder *Array* rührt daher, dass die gleichen Berechnungen gleichzeitig auf einer Menge von Daten ausgeführt werden. Diese Daten sind in diesem Fall meist in Form eines  $n$ -elementigen Arrays, also eines  $n$ -dimensionalen Vektors, organisiert. Diese Art der Prozessoren sind den gewöhnlichen CPUs, welche die gleiche Operation nacheinander auf den Daten ausführen würden, um ein Vielfaches überlegen, falls es sich bei der zu bewerkstellenden Aufgabe um eine Operation handelt, die auf viele Daten ausgeführt werden muss. Somit können sich erhebliche Performance-Gewinne erzielen lassen.

Vektorrechner werden vor allem in der Simulationstechnik verwendet, wo viele gleichartige Daten auf gleiche Weise verarbeitet werden müssen. Dies ist beispielsweise in der Geologie und Meteorologie des Öfteren der Fall. Allerdings birgt diese Technologie den Nachteil, dass keine Standard-CPU's hier verwendet werden können, da das Vektorrechnen in der Hardware der CPU implementiert sein muss. Aus diesem Grund ergeben sich für Vektorrechner meist erhöhte Kosten im Vergleich zu gewöhnlichen Prozessoren. In der jüngeren Vergangenheit entfernte sich der Trend somit von dieser Art der Parallelrechner und ging zu großen Rechen-Clustern über. Dies sind Verbünde von vielen Standardprozessoren, die über schnelle Leitungen verbunden sind. Dadurch können Kosten eingespart werden, da durch die industrielle Herstellung der Preis von gewöhnlichen CPUs stark gesunken ist.

Da gewöhnliche CPUs nicht mit Vektoren von Daten arbeiten können, werden sie unter Betrachtung der mathematischen Hintergründe auch *Skalarprozessoren* genannt. [35]

### 2.2.2.3 Hyper-Threading

*Hyper-Threading* ist eine Technologie von Intel, die hardwareseitiges Multithreading auf Prozessorebene möglich macht. Dabei wird eine physisch vorhandene CPU in zwei oder mehrere logische Prozessoren aufgeteilt. Die physikalisch vorhandenen Ressourcen werden dabei geteilt, wodurch für die Anwendungen und auch für das Betriebssystem der Eindruck entsteht, dass zwei CPUs vorhanden wären, obwohl dies in Realität nicht der Fall ist. Dahinter steht die Idee, dass ein Prozessor grundsätzlich besser ausgelastet werden kann, indem die Lücken in der Pipeline, welche beispielsweise entstehen, wenn ein Prozess oder Thread auf den Hauptspeicher warten muss, füllt. Das Füllen entspricht in diesem Fall dem Einschieben eines anderen Prozesses oder Threads für die Zeit, in der der andere Prozess blockiert ist. [8] [23]

## 2.3 Prozess-Synchronisation

Auch wenn Prozesse an sich als vollkommen voneinander unabhängige Abarbeitungseinheiten betrachtet werden können, besteht doch in vielen Fällen die Notwendigkeit, dass Prozesse untereinander kommunizieren müssen. Diese Art des Austausches von Informationen wird als *Interprozesskommunikation*, kurz *IPC*, bezeichnet.

Dabei müssen allerdings drei wichtige Punkte beachtet werden.

- Den Prozessen müssen Möglichkeiten des Austausches von Informationen bereitgestellt werden.
- Mehrere kooperierende Prozesse dürfen sich bei kritischen Aktivitäten nicht in die Quere kommen.
- Falls Abhängigkeiten zwischen Prozessen vorliegen, so müssen diese sauber abgearbeitet werden.

Ein häufiges bei der IPC auftretendes Problem sind die bereits schon erwähnten *kritischen Aktivitäten* oder auch *Zeitkritischen Abläufe*, aber auch andere Probleme wie *Deadlocks*, auf welche im Folgenden eingegangen werden soll. [59]

### 2.3.1 Probleme bei der parallelen Bearbeitung

#### 2.3.1.1 Zeitkritischer Ablauf

Bei diesem Problem wird davon ausgegangen, dass mehrere Prozesse arbeiten und über eine gemeinsame Ressource verfügen, auf die alle zugreifen können. Eine solche Ressource ist in vielen Fällen ein gemeinsamer Speicher. Dieser könnte sowohl im Hauptspeicher liegen, aber auch

beispielsweise eine gemeinsame Datei sein. Der Einfachheit wegen wird nun von zwei Prozessen A und B ausgegangen, die über eine gemeinsame Speicherressource kommunizieren.

Um die Natur der ICP und die dabei auftretenden Probleme zu begreifen, soll nun auf ein häufig in diesem Zusammenhang erwähntes und alltagstaugliches Beispiel eingegangen werden.

**Beispiel Drucker-Spooler** Um dieses Beispiel zu verstehen, muss zunächst klargestellt werden, dass jedem Prozess grundsätzlich zu jeder Zeit die CPU entrissen werden kann. Der Prozess speichert in diesem Fall seinen aktuellen Zustand und sobald er wieder eine Zeitscheibe zugeteilt bekommt, fährt er genau da fort, wo er zuvor aufgehört hat. In diesem Beispiel wird angenommen, dass zwei Prozesse Dokumente drucken wollen. Um dies zu erreichen, tragen sie den Dateinamen des zu druckenden Dokumentes in eine Spooler-Warteschlange<sup>3</sup> ein. Ein dritter Prozess überprüft in bestimmten zeitlichen Abständen, ob neue Druckaufträge aufgegeben wurden, initiiert den Druckauftrag und löscht den Auftrag aus der Spooling-Warteschlange.

Des Weiteren wird angenommen, dass die Warteschlange aus nummerierten Einträgen (0, 1, 2, ...) besteht, wobei jeder Eintrag genau ein zu druckendes Dokument aufnehmen kann. Beide Prozesse sind dazu in der Lage, den Index des nächsten freien Eintrages in der Spooler-Warteschlange auszulesen.

Der kritische Punkt wird in dem Moment erreicht, sobald sich beide Prozesse (annähernd) gleichzeitig dafür entscheiden, ein Dokument zum Drucken in die Warteschlange einreihen zu wollen.

Prozess A bekommt also vom Scheduler eine Zeitscheibe zugewiesen und darf rechnen. Er speichert den aktuell nächsten freien Eintrag in der Warteliste, beispielsweise 7, in seiner lokalen Variable *nextFreeSlot*. Nach dieser Aktion läuft seine Zeitscheibe ab und der Prozess B darf nun Berechnungen durchführen. Da auch er einen Druck in Auftrag geben möchte, speichert auch er den aktuell nächsten freien Eintrag in der Warteliste, welcher immer noch 7 ist, in seiner lokalen Variable *nextFreeSlot*. Beide Prozesse sind also der Ansicht, dass der nächste freie Eintrag in der Spooler-Warteschlange 7 ist, was im Moment der Wahrheit entspricht. Die Zeitscheibe von Prozess B ist noch nicht abgelaufen, weshalb er nun den Dateinamen der von ihm zu druckenden Datei in den noch freien Eintrag 7 der Warteschlange einreicht, wodurch nun

---

<sup>3</sup>Spooling (*Simultaneous Peripheral Operation On-Line*) ist ein Begriff, welcher oft in Zusammenhang mit Betriebssystemen genannt wird. Damit meint man einen Vorgang, bei welchen zu bearbeitende Aufträge in einen Speicher geschrieben werden, bevor sie der eigentlichen Verarbeitung zugeteilt werden. [33]

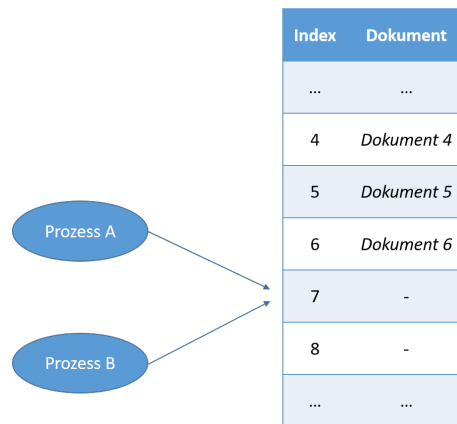


Abbildung 2.3: Grafische Darstellung des Drucker-Spoolers als ein Beispiel für einen zeitkritischen Ablauf.

der Index des nächsten freien Eintrags in der Warteliste 8 beträgt. Prozess B hat seine Arbeit erledigt und gibt die CPU frei bzw. seine Zeitscheibe läuft ab. Nun wird der Prozessor folglich wieder dem Prozess A zugeteilt, welcher genau an der Stelle weiterarbeitet, an der er zuvor unterbrochen wurde. Er liest den Wert von seiner lokalen Variable *nextFreeSlot* aus und stellt fest, dass laut dieser Variable der Index des nächsten freien Eintrages in der Warteliste 7 ist. Aus diesem Grund schreibt er den Dateinamen der von ihm zu druckenden Datei in den seiner Ansicht nach freien Eintrag 7 der Warteschlange. Tatsächlich ist der Eintrag aber zuvor nicht leer gewesen, weshalb der Prozess A den Druckauftrag von Prozess B unwiderruflich überschrieben und damit auch gelöscht hat. Der Drucker-Spooler kann über diese Inkonsistenz<sup>4</sup> nicht Bescheid wissen und wird den Auftrag von Prozess A drucken, während der Druckauftrag von Prozess B nie vollführt werden wird. Die Abbildung 2.3 soll die genannte Problematik nochmals grafisch verdeutlichen.

Solche Situationen, in denen mehrere Prozesse schreibend und lesend auf gemeinsame Ressourcen zugreifen und der Erfolg oder Misserfolg des gesamten Ablaufes davon abhängt, welcher Prozess wann genau arbeiten kann, nennt man **zeitkritische Abläufe**.

Solche Fehler lassen sich auch im Quellcode eines Programmes nur äußerst schwierig finden, da die Programme meistens problemlos funktionieren und nur manchmal das Problem auftritt. [59]

**Kritischer Abschnitt** Nun wird die in Punkt 2.3.1.1 genannte Problematik nicht mehr abstrakt, sondern auf Ebene des Quellcodes der

---

<sup>4</sup>Unstimmigkeit, Widersprüchlichkeit

beteiligten Prozesse betrachtet.

Solange die Prozesse auf keine gemeinsamen Ressourcen zugreifen, kann es zu keinen zeitkritischen Abläufen kommen. Nur das lesende und schreibende Zugreifen auf Ressourcen, auf welche mehrere Prozesse Zugriff besitzen, kann zu dieser Art von Problemen führen. Die Teile eines Programmes, in welchen ein Zugriff auf solche gemeinsam genutzten Ressourcen erfolgt, nennt man **kritische Regionen** oder auch **kritische Abschnitte**.

Um dieses Problem zu lösen, muss man auf ein Konzept von höchster Wichtigkeit in Zusammenhang mit dem parallelen Programmierparadigma, nämlich auf die *Prozess-Synchronisation*, zurückgreifen. [59]

### 2.3.1.2 Verklemmung (Deadlock)

Bei Rechnersystemen gibt es meist Ressourcen, die gleichzeitig nur einem Prozess zugewiesen werden können. Wenn zwei Prozesse gleichzeitig zwei Dokumente mit dem selben Drucker drucken möchten, so ist nicht klar, wie der Drucker vorgehen sollte und er wird höchstwahrscheinlich nur unbrauchbare Dokumente drucken. Aus diesem Grund sind Betriebssysteme dazu in der Lage, Ressourcen für eine bestimmte Zeit nur einem einzigen Prozess zuzuweisen.

Nun existieren aber Situationen, in welchen ein Prozess mehrere (also  $n$ ) Ressourcen gleichzeitig benötigt, um weiterarbeiten zu können. Das bedeutet, dass er erst aus dem Blockiert- in den Bereit- bzw. Aktiv-Zustand gelangen kann, sobald alleinig dem Prozess alle  $n$  Ressourcen zur Verfügung stehen. Ein Beispiel hierfür ist ein Prozess A, der ein Dokument einscannen und gleichzeitig auf dem Bildschirm den aktuellen Scan-Status anzeigen möchte. Um arbeiten zu können, benötigt dieser Prozess folglich die beiden Ressourcen Scanner und Bildschirm.

Im folgenden Szenario kommt es nun zu einem Problem. Auf einem System laufen zwei Prozesse A und B, wobei der Prozess B gerade den Scanner für sich reserviert hat und damit arbeitet. Sobald nun Prozess A an die Reihe kommt, fordert er die beiden Ressourcen Bildschirm und Scanner an. Da der Prozess B den Scanner gerade verwendet und für sich reserviert hat, kann der Prozess A nicht arbeiten, da er wie bereits erwähnt sowohl den Bildschirm als auch den Scanner benötigt, jedoch nur den Bildschirm erhält. Der Prozess A gelangt nun folglich in den Blockiert-Zustand und wartet, bis die Ressource Scanner freigegeben wird. Fordert nun der Prozess B auch noch den Bildschirm an und gibt den Scanner nicht frei, da er beispielsweise noch mit einem Scan-Vorgang beschäftigt ist, so geht auch der Prozess B in den Blockiert-Zustand, da er nicht alle von ihm angeforderten Ressourcen erhält. Ab diesem Zeitpunkt befinden sich beide Prozesse in einem Szenario, in welchem



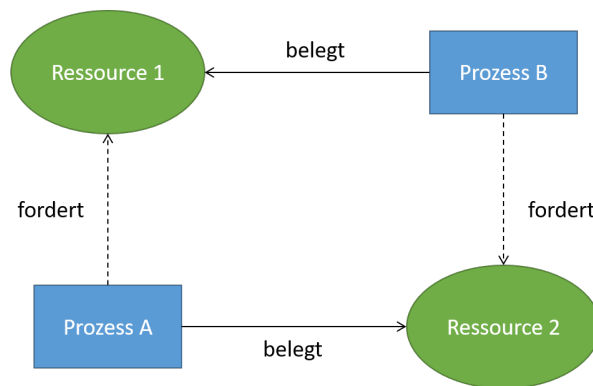


Abbildung 2.4: Grafische Darstellung eines Deadlocks bei zwei Prozessen A und B und zwei Ressourcen 1 und 2.

sie sich gegenseitig blockieren, sodass nie wieder einer der beiden den Blockiert-Zustand verlassen wird. Eine solche Situation nennt man *Deadlock* oder auch *Verklemmung*. [16]

Solche Deadlocks können auch zwischen mehr als zwei Prozessen und mit mehr als zwei Ressourcen entstehen. Die Situation einer Verklemmung bei zwei Prozessen A und B und zwei Ressourcen 1 und 2 ist in der Abbildung 2.4 schematisch dargestellt.

Formal lässt sich der Begriff Deadlock laut Andrew S. Tanenbaum wie folgt definieren:

*Eine Menge von Prozessen befindet sich in einem Deadlock-Zustand, wenn jeder Prozess aus der Menge auf ein Ereignis wartet, das nur ein anderer Prozess aus der Menge auslösen kann. [59]*

Alle Prozesse dieser Menge befinden sich somit im blockierten Zustand und werden die Ereignisse, auf welche die anderen Prozesse dieser Menge warten, nie auslösen können. [59]

### 2.3.1.3 Starvation (Aushungerung)

Ein weiteres bekanntes Problem bei der parallelen Verarbeitung ist die **Starvation**, im Deutschen auch oft als *Aushungerung* oder *Verhungerrung* bekannt. Dieser Sachverhalt ist eng mit Deadlocks verwandt, darf allerdings nicht einem Deadlock gleichgesetzt werden.

Dabei wird ein System angenommen, auf welchem mehrere Prozesse laufen, die theoretisch ständig Ressourcen anfordern können. Nun können Situationen auftreten, in welchen gleichzeitig mehrere Prozesse dieselbe Ressource anfordern. In diesem Fall muss das Betriebssystem einen Prozess nach einem bestimmten Verfahren aus der Liste von anfragenden

Prozessen auswählen und diesem dann die Ressourcen zuteilen. Bei der Wahl des Auswahlverfahren ist allerdings Vorsicht geboten, da auch Verfahren, die zunächst gerecht erscheinen, dazu führen können, dass ein Prozess niemals arbeiten kann, weil er die geforderte Ressource nie erhält, obwohl er sich nicht in einem Deadlock befindet.

Ein alltägliches Beispiel wäre die Zuweisung eines Druckers an Prozesse, die ein Dokument drucken möchten. Um keinen Deadlock zu erzeugen, wählt das System immer dann, wenn mehrere Prozesse gleichzeitig den Drucker anfordern, denjenigen Prozess aus, der das kleinste Dokument (mit der kleinsten Dateigröße) drucken will. Dieses Auswahlkriterium scheint gerecht zu sein. Doch der Fehler wird klar, wenn man eine Situation annimmt, in welcher der Drucker ständig Aufträge von Prozessen erhält und ein Prozess eine extrem große Datei drucken möchte. Nach jedem vollendeten Druck betrachtet das System die Warteschlange von Prozessen, die ein Dokument drucken möchten, und wählt daraus den Prozess, der das kleinste Dokument drucken wird. Kommen nun dauernd neue, kurze Druckaufträge an, so werden diese immer vorgezogen und der Prozess, der die große Datei drucken möchte, wird niemals den Drucker zugewiesen bekommen. Unter diesen Umständen verhungert dieser Prozess, das bedeutet, dass er unendlich lange Zeit im blockierten Zustand auf die Zuteilung des Druckers warten muss, obwohl er sich nicht in einem Deadlock befindet.

Verallgemeinert kann eine Starvation immer dann auftreten, wenn an Prozesse nach einem gewissen Priorisierungs-System Ressourcen zugewiesen werden. Gibt es dann einen Prozess, der eine sehr niedrige Priorität besitzt und werden dauernd Ressourcenanfragen von Prozessen mit höheren Prioritäten gestellt, so wird der Prozess mit der sehr niedrigen Wichtigkeit unendlich lange auf die Zuteilung der Ressource warten und verhungern. [59]

### 2.3.2 Lösungen zu den Problemen der parallelen Verarbeitung

#### 2.3.2.1 Lösungen zum zeitkritischen Ablauf

Betrachtet man das Problem eines zeitkritischen Ablaufes auf einer abstrakten Ebene, so müssen Mechanismen gefunden werden, um sicherzustellen, dass von mehreren Prozessen gemeinsam genutzte Ressourcen gleichzeitig nur von einem einzigen Prozess schreibend und lesend verwendet werden dürfen. Dieser Sachverhalt wird als **wechselseitiger Ausschluss**, im Englischen **Mutual Exclusion** (kurz *Mutex*) genannt, bezeichnet. Unter Verwendung dieses Verfahrens ist stets gewährleistet, dass nur ein Prozess eine gemeinsam genutzte Ressource gleichzeitig verwenden kann und alle anderen Prozesse,

die auch Zugriff auf diese Ressource erhalten möchten, werden so lange blockiert, bis der Prozess die Ressource nicht mehr nutzt. Dann darf der nächste Prozess allein diese Ressource nutzen. Das Ziel ist folglich, die Ausführung von Prozessen, die gemeinsame Ressourcen besitzen, so anzuordnen, dass mehrere Prozesse niemals gleichzeitig in ihren kritischen Bereichen sind. Wird dieses Ziel erreicht, so werden zeitkritische Abläufe vermieden. Befindet sich also ein Prozess A in seiner kritischen Region und ein Prozess B versucht ebenfalls, seine kritische Region zu betreten, so wird dieser scheitern. Der Prozess B muss vorübergehend „schlafen gelegt“ werden, bis der Prozess A seine kritische Region verlässt.

Laut Andrew S. Tanenbaum garantiert das Verhindern von zeitkritischen Abläufen allerdings noch nicht das effiziente Zusammenarbeiten mehrerer parallel ablaufenden Prozesse, die über gemeinsame Ressourcen verfügen. Laut ihm müssen die folgenden vier Bedingungen erfüllt sein, um eine hochwertige Lösung zu erzielen:

1. Mehrere Prozesse dürfen sich nie gleichzeitig in ihren kritischen Regionen, in welchen der Zugriff auf die gemeinsame Ressource erfolgt, befinden.
2. Es dürfen keine Annahmen über die Geschwindigkeit und die Anzahl der CPUs gemacht werden.
3. Kein Prozess, der sich außerhalb seiner kritischen Region befindet, darf andere Prozesse blockieren. Das bedeutet, dass ein Prozess A nur einen anderen Prozess B blockieren darf, wenn der Prozess A gerade die gemeinsame Ressource nutzt und der Prozess B sie gerne nutzen möchte.
4. Kein Prozess soll ewig darauf warten müssen, in seinen kritischen Bereich einzutreten. Somit muss die Warteschlange von Prozessen, die die gemeinsam genutzte Ressource verwenden möchten, gerecht koordiniert werden. [59]

Der gegenseitige Ausschluss unter Verwendung von kritischen Regionen ist in der Abbildung 2.5 dargestellt. Diese Abbildung wurde dem Buch *Moderne Betriebssysteme* von Andrew S. Tanenbaum, welches sich im Literaturverzeichnis unter [59] finden lässt, entnommen und veranschaulicht den Vorgang grafisch.

Um diesen wechselseitigen Ausschluss zu realisieren, wurden verschiedene Mechanismen entwickelt, wobei einige im Folgenden erläutert werden. Der Grundgedanke ist jedoch immer die Schaffung eines *geregelter Zugriffs* auf die gemeinsame Ressource. [59]

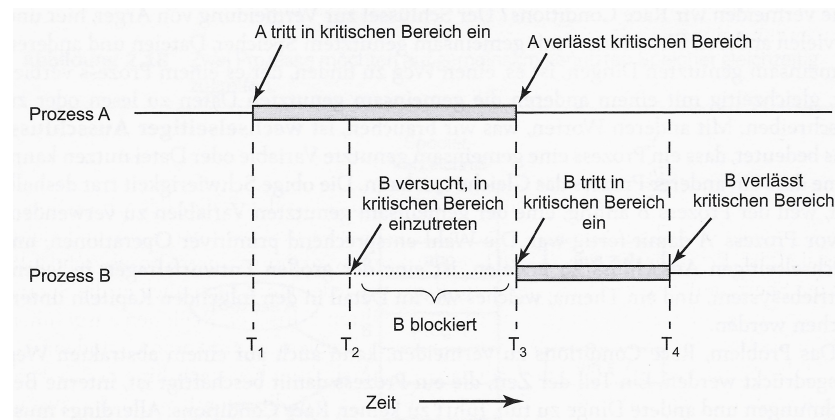


Abbildung 2.5: Grafische Darstellung des wechselseitigen Ausschlusses von zwei Prozessen unter der Verwendung von kritischen Regionen.

### Wechselseitiger Ausschluss durch Arbeiten mit Interrupts

Um zu verstehen, wie diese Realisierungsmöglichkeit funktioniert, muss zunächst klargestellt werden, wie Prozessen mitgeteilt wird, dass ihnen der Prozessor entzogen wird. Dies geschieht in der Regel durch sogenannte Interrupts, auch Unterbrechungen genannt. Durch Unterbrechungen wird die CPU also von einem Prozess zum nächsten „weitergereicht“. Die Idee besteht nun darin, die Unterbrechungen auszuschalten, sobald ein Prozess seine kritische Region betritt, und sie erst wieder einzuschalten, bevor er die Region verlässt. Durch die ausgeschalteten Unterbrechungen wird der Prozessor dem Prozess so lange ununterbrochen zur Verfügung stehen, bis er die kritische Region wieder verlässt. Somit kann der Prozess, der die kritische Region betritt, sicher sein, dass ihm kein anderer Prozess bei seinem Zugriff auf die gemeinsame Ressource stört oder in die Quere kommt.

Dieser Ansatz klingt zwar einfach, mit ihm geht allerdings ein großes Risiko einher. Man gibt in diesem Fall einem Benutzerprozess die Macht, Unterbrechungen ein- und auszuschalten. Dies könnte von einem Prozess einfach missbraucht werden, denn schaltet er aus eigenem Antrieb die Interrupts nicht wieder ein, so bekommt nie wieder ein anderer Prozess außer er selbst die CPU. Ein weiteres Problem ist, dass dieses Verfahren nur auf einem Ein-Prozessor-System funktioniert. Falls die *disable*-Anweisung, welche die Ausschaltung der Unterbrechungen bewirkt, auf einem Mehr-Prozessor-System mit mehr als einer CPU ausgeführt wird, so wirkt diese Anweisung nur auf der CPU, welche diese auch ausgeführt hat. Auf den anderen CPUs können die Prozesse problemlos weiterlaufen und auch auf die gemeinsame Ressource

zugreifen.

Aus obigen Gründen wird klar, dass das Ausschalten der Interrupts nicht eine ideale Lösung für die Realisierung eines wechselseitigen Ausschlusses darstellt. [59]

### Wechselseitiger Ausschluss unter Verwendung von aktivem Warten

Die einfachsten Lösungen zur Realisierung einer Mutual Exclusion verwenden das sogenannte *aktive Warten*. Ein solcher Lösungsansatz soll exemplarisch im Folgenden genannt werden.

**Sperrung durch Variablen** Dieser Lösungsansatz geht von einer einzigen, gemeinsam von den um die gemeinsame Ressource konkurrierenden Prozessen zugreifbaren Sperr-Variable *lock* aus, welche mit dem Wert 0 initialisiert ist. Ist  $lock = 0$ , so ist die Sperre nicht gesetzt und keiner der Prozesse befindet sich gerade in seiner kritischen Region. Ist hingegen  $lock = 1$ , so ist die Sperre gesetzt, was bedeutet, dass sich gerade einer der Prozesse in seiner kritischen Region befindet und somit kein anderer seine kritische Region betreten darf.

Will ein Prozess in seinen kritischen Bereich eintreten, so überprüft er zunächst den Zustand der Sperr-Variablen. Ist die Sperr-Variable gleich 0, so setzt der Prozess die Variable auf 1 und betritt die kritische Region. Nach dem Verlassen der Region setzt der Prozess die Variable dann wieder auf 0, um zu signalisieren, dass sich kein Prozess aktuell in seinem kritischen Bereich befindet. Falls die Sperre beim Überprüfen jedoch gleich 1 wäre, so würde der Prozess einfach warten, bis sie gleich 0 wird.

Leider funktioniert dieser Ansatz nicht, da auch die Variable *lock* wiederum eine gemeinsam genutzte Ressource darstellt und es deshalb auch in Zusammenhang mit dieser gemeinsam genutzten Variable zu zeitkritischen Abläufen kommen kann. Das folgende Beispiel soll das Problem dieser Lösung illustrieren. Zunächst erreicht Prozess A seine kritische Region, überprüft den Zustand der Variable *lock* und stellt fest, dass sie gleich 0 ist. Er geht also davon aus, dass kein Prozess aktuell die gemeinsame Ressource nutzt. Bevor er den kritischen Bereich jedoch für sich sperren kann, also  $lock = 1$  setzen kann, wird ihm der Prozessor entrissen und der Prozess B bekommt die CPU. Auch dieser erreicht seinen kritischen Bereich und überprüft die Sperr-Variable. Diese ist immer noch auf 0, weshalb auch der Prozess B davon ausgeht, dass die gemeinsame Ressource gerade von keinem anderen Prozess verwendet wird. Jetzt setzt der Prozess B die Sperr-Variable

auf 1 und betritt die kritische Region. Sobald nun der Prozess A wieder die CPU erhält, setzt dieser auch nochmals die Variable auf 1 und betritt die Region. Beide Prozesse werden nun also gleichzeitig in ihren kritischen Regionen ausgeführt, weshalb dieses Verfahren zur Realisierung von wechselseitigem Ausschluss fehlschlägt.

Um eine funktionierende Lösung zu erreichen, muss der Zugriff auf die gemeinsame Variable selbst koordiniert werden. [59]

**Test-and-Set-Anweisung** Diese Lösung baut auf dem vorher genannten Konzept einer Sperr-Variable auf, löst allerdings die genannte Problematik durch Unterstützung seitens der Hardware. Viele Prozessoren haben im Befehlssatz eine Anweisung mit dem Namen *Test and Set Lock*, kurz auch *Test and Set* oder *TSL* genannt. Dies ist eine Instruktion auf Maschinencode-Ebene, die im Allgemeinen die folgende Form aufweist:

#### TSL REGISTER, LOCK

Dieser Befehl liest den Inhalt des Speicherwortes<sup>5</sup> *LOCK* aus und speichert den ausgelesenen Wert ins Register *REGISTER*. Anschließend speichert der Befehl einen Wert ungleich 0 an die Speicheradresse von *LOCK*.

Das Lesen und Schreiben des Speicherwortes wird dabei als garantiert hardwareseitig unteilbare, also atomare, Operation durchgeführt. Dies bedeutet, dass kein anderer Prozess auf das Speicherwort zugreifen kann, bis die Anweisung beendet ist. Des Weiteren wird während der Ausführung dieses Befehls auch der Speicherbus<sup>6</sup> gesperrt. Dies bedeutet, dass auch - falls auf einem Mehr-Prozessor-System gearbeitet wird - anderen Prozessen, welche auf anderen CPUs laufen, der Zugriff auf den Speicher verwehrt bleibt, bis die Instruktion fertig abgearbeitet ist.

Nun wird wieder, wie beim Lösungsversuch *Sperrung durch Variablen* eine gemeinsame Variable *lock* verwendet, um den Zugriff auf die gemeinsam genutzte Ressource zu koordinieren. Wenn *lock = 0* gilt, kann jeder beliebige Prozess die *TSL*-Anweisung verwenden, um die Sperr-Variable frei von zeitkritischen Abläufen auf 1 zu setzen. Dieser Prozess kann dann seinen kritischen Bereich betreten und auf die gemeinsame Ressource zugreifen. Ist die erledigt, so kann die Variable

---

<sup>5</sup>Ein Datenwort, Speicherwort oder einfach nur Wort ist die Grundverarbeitungsdatengröße bei einem Computer. [15]

<sup>6</sup>Der Speicherbus verbindet die CPU (oder einen Speichercontroller) mit dem Hauptspeicher. [62]

mit der gewöhnlichen Maschinencode-Instruktion *MOVE*<sup>7</sup> wieder auf 0 gesetzt werden, da sich bei diesem Vorgang kein zeitkritischer Ablauf ergibt.

Auf Assembler-Ebene lassen sich nun zwei Unterprogramme *enterRegion* und *leaveRegion* schreiben. Das *enterRegion*-Unterprogramm muss dabei folgende Funktionalität unterstützen: Zunächst muss die *TSL*-Anweisung aufgerufen werden, wodurch der alte Wert der Sperr-Variable *lock* in einem Register gespeichert und *lock* auf 1 gesetzt wird. Nun wird der von der *TSL*-Anweisung in das Register gespeicherte Wert mit der Zahl 0 verglichen. Ist der Wert im Register ungleich 0, so war die Sperre bereits gesetzt und das Unterprogramm springt zurück zum Start, wodurch die Prozedur von Neuem beginnt. Sobald der Prozess, der sich gerade im kritischen Bereich befindet, den Bereich verlässt und die Sperr-Variable wieder auf 0 setzt, so wird auch im Register der Wert 0 stehen und die Schleife, in der sich das Unterprogramm befand, beendet. Dann beendet sich das Unterprogramm mit der für den Prozess gesetzten Sperre und kehrt zum Aufrufspunkt zurück. Nun kann die kritische Region durchlaufen werden. Sobald dies geschehen ist, kann der Prozess das Unterprogramm *leaveRegion* aufrufen. In diesem wird die Sperre aufgelöst, indem einfach der Wert 0 in die gemeinsame Variable *lock* gespeichert wird. Hier ist kein Aufruf der *TSL*-Anweisung nötig. Um das soeben Erklärte zu veranschaulichen, wurden die beiden Unterprogramme in einer Pseudo-Assemblersprache abgefasst und im Folgenden aufgelistet.

```
enterRegion: # Sprungmarke fuer das
             Unterprogramm, das das Eintreten in die
             kritische Region gewaehrt.
             TSL REGISTER, LOCK # Die TSL-
             Anweisung wird aufgerufen,
             wodurch der aktuelle Wert des
             Speicherwortes LOCK im Register
             REGISTER gespeichert wird und in
             LOCK ein Wert ungleich 0
             hineingespeichert wird.
             BNE REGISTER, 0, enterRegion # Falls
             der Wert im Register REGISTER
             und damit der vorherige Wert von
             LOCK ungleich 0 ist, so springe
```

---

<sup>7</sup>Der *MOVE*-Befehl (oft auch *MOV*-Befehl) kopiert einen Wert, der entweder direkt angegeben wird oder in einem Register gespeichert sein kann, in ein Register. [61]

```
zurueck zur Sprungmarke
enterRegion (Schleife). Ansonsten
    wird der folgende Code
    aufgefuehrt.
RET # Kehre zur Aufrufstelle zurueck
    . Nach der Aufrufstelle erfolgt
    er Code des kritischen Bereiches.

leaveRegion: # Sprungmarke fuer das
    Unterprogramm, das das Austreten aus der
    kritischen Region gewaehrt.
    MOV LOCK, 0 # Kopiere den Wert 0 in
        die Sperr-Variable LOCK und gib
        damit die gemeinsame Ressource
        frei.
    RET # Kehre zur Aufrufstelle zurueck
    .
```

Im Unterprogramm *enterRegion* erkennt man, dass der Inhalt des Speicherwortes *LOCK* solange überprüft wird, bis eine Bedingung eintritt, in diesem Fall, dass dieser Wert gleich 0 ist. Solange *LOCK* ungleich 0 ist, wird in einer Schleife somit dauernd der Wert überprüft. Das dauernde Überprüfen einer Variable, bis sie einen gewünschten Wert annimmt, nennt man **aktives Warten**. Prozesse sollten im Allgemeinen allerdings nicht aktiv warten, da somit die CPU-Zeit, die dem jeweiligen wartenden Prozess zugeteilt wird, nur durch Überprüfen einer Bedingung verschwendet wird. Aktiv gewartet werden soll, wenn überhaupt, nur, falls kurze Wartezeiten zu erwarten sind. Wird aktives Warten eingesetzt, so wird die verwendete Sperr-Variable *Spinlock* genannt. Ein Spinlock kann die Programmausführung stark verlangsamen, wenn mehr Prozesse bzw. Threads als CPUs im System vorhanden sind. [59] [32] Nun kann das vorherige Problem gelöst werden. Vor dem Betreten einer kritischen Region ruft der Prozess *enterRegion* auf. Dieses Unterprogramm wartet wie bereits erläutert aktiv auf das Freiwerden der gemeinsamen Ressource, sperrt die Ressource für den aufrufenden Prozess und kehrt dann zum Aufrufpunkt zurück. Nun kann der Prozess ungestört seine Arbeit im kritischen Bereich verrichten. Sobald dies geschehen ist, ruft der Prozess *leaveRegion* auf, welches die Sperr-Variable *LOCK* auf 0 setzt und die Ressource somit wieder freigibt.

Dieses Verfahren zur Realisierung von gegenseitigem Aus-



schluss funktioniert garantiert korrekt, bringt allerdings des Nachteil des aktiven Wartens, also des Verschwendens von CPU-Zeit, mit sich. Aus diesem Grund werden nun noch weitere Methoden zur Realisierung von Mutual Exclusion erläutert. [59]

### Wechselseitiger Ausschluss unter Verwendung von Semaphoren

Die vorgestellte Lösung durch Einsatz der TSL-Anweisung funktioniert zwar auf den ersten Blick korrekt, verschenden aber unnötig CPU-Zeit, was im Allgemeinen nicht geschehen sollte.

Es gibt aber sogar Situationen, in welchen dieser Lösungsansatz versagt. Der Fehler wird klar, wenn man ein Rechner-System annimmt, auf welchem zwei Prozesse H und N laufen, wobei der Prozess H eine hohe und der Prozess N eine niedrige Priorität aufweist. Bei Einsatz von prioritätenbasiertem Scheduling, welches unter Punkt 2.2.1.1 erläutert wurde, ist klar, dass der Prozess H auf Grund seiner hohen Priorität immer dann laufen darf, wenn er sich im bereiten Zustand befindet.

Nun kann es zu einer Situation kommen, in welcher der Prozess N seinen kritischen Bereich betritt und somit die Ressource exklusiv nutzt. Gelangt der Prozess H in der Zwischenzeit in den Bereit-Zustand, beispielsweise weil ein Ereignis, auf das er gewartet hat, eingetreten ist, so erhält der Prozess H die CPU. Will nun der Prozess H auch auf die Ressource zugreifen, so beginnt dieser mit aktivem Warten. Da nun der Prozess H dauernd aktiv ist und somit dem Prozess N nie die CPU zugeteilt wird, erhält er auch nie die Möglichkeit, die Ressource und die Sperre freizugeben. Als Ergebnis bleibt der Prozess H für immer in seiner aktiv wartenden Schleife. Diese Problematik wird als das Problem der Prioritätsumkehrung bezeichnet.

Um die genannten Schwächen der bisherigen Probleme zu umgehen, wurde deshalb ein neuer Ansatz entwickelt. In diesem Fall gibt es zwei Befehle, *Sleep* und *Wakeup*. Der Aufruf von *Sleep* legt den aufrufenden Prozess schlafen, das heißt, er wird blockiert, bis er von einem anderen Prozess wieder aufgeweckt wird. Der Aufruf von *Wakeup* muss dabei von einem anderen Prozess geschehen und diesem Befehl muss ein eindeutiger Bezeichner des schlafenden Prozesses übergeben werden. Der schlafende Prozess kommt dann vom blockierten wieder in den bereiten Zustand. Somit wird ein Prozess blockiert, wenn er seinen kritischen Bereich nicht betreten darf. Dadurch wird keine unnötige CPU-Zeit verschwendet.

Ein bekanntes Problem, welches oft mit diesen beiden Befehlen gelöst wird, ist das sogenannte *Erzeuger-Verbraucher-Problem*.

Aus diesem Grund wird dieses Problem zunächst erklärt und dann unter Einsatz von *Sleep* und *Wakeup* gelöst. [59]

**Das Erzeuger-Verbraucher-Problem** In diesem Problem, das oft auch im Englischen *Producer-Consumer-Problem* genannt wird, geht man von zwei parallel ablaufenden Prozessen aus, die beide unterschiedliche Aufgaben erledigen und als gemeinsame Ressource einen Puffer mit fester, beschränkter Größe besitzen. Der Prozess E wird auch Erzeuger genannt. Er ist dazu in der Lage, Informationen in den Puffer zu legen. Der Prozess V, also der Verbraucher, kann die Informationen wieder aus dem Puffer herausnehmen. Das Erzeugen und Verbrauchen geschieht jeweils an zufälligen Zeitpunkten. Des Weiteren gibt es eine Variable *count*, welche die aktuelle Anzahl an Informations-Elementen im Puffer speichert. Sie ist zunächst mit 0 initialisiert.

Der Erzeuger prüft vor dem Ablegen eines neuen Elementes in den Puffer, ob noch freier Platz im Puffer vorhanden ist. Ist dies der Fall, so inkrementiert er die Variable *count* und legt ein Element in den Puffer. Ist der Puffer voll, so legt sich der Erzeuger durch Aufruf von *Sleep* schlafen. Der Verbraucher prüft vor der Entnahme eines Elementes, ob der Puffer nicht leer ist. Ist dies nicht der Fall, so dekrementiert er die Variable *count* und entnimmt ein Element aus dem Puffer. Befindet sich kein Element im Puffer, so legt sich der Verbraucher durch Aufruf von *Sleep* schlafen. Stets, wenn der Erzeuger ein Element in den Puffer legt und selbiger zuvor leer war, wird der Verbraucher durch Aufruf von *Wakeup* geweckt. Umgekehrt verhält es sich genauso: Immer, wenn der Verbraucher ein Element aus dem Puffer entfernt, und selbiger zuvor voll war, wird der Erzeuger durch Aufruf von *Wakeup* geweckt.

Ein reales Beispiel, bei welchem das Erzeuger-Verbraucher-Problem auftreten kann, sind das Konzept von *Pipes* in UNIX. Dabei erzeugt ein Prozess Daten, die ein anderer Prozess weiterverarbeitet. [59]

Andrew S. Tanenbaum zeigt in seinem Buch *Moderne Betriebssysteme*, welches sich im Literaturverzeichnis unter [59] finden lässt, eine intuitive Lösung des Erzeuger-Verbraucher-Problems in der Programmiersprache C, das allerdings einen gravierenden Fehler enthält, der zu einem zeitkritischen Ablauf führt. Das Programm ist im Folgenden dargestellt. Anzumerken ist, dass es sich hierbei um Pseudocode handelt, da die im Programm aufgerufenen Funktionen nicht zur Standard-C-Programmiersprache gehören. [59]

```
#define N 100 // Puffergroesse
int count = 0; // Aktuelle Anzahl der
               Elemente im Puffer

void producer(void){ // Erzeuger
    int item; // Element

    while (1){ // Endlosschleife
        item = produce_item(); //
            Element wird erzeugt

        if (count == N) { // Falls
            der Puffer voll ist, muss
            der Erzeuger schlafen
            gehen
                SLEEP();
        }

        insert_item(item); //
            Erzeugtes Element wird in
            den Puffer gelegt
        count++; // Aktuelle Anzahl
            der Elemente im Puffer
            wird aktualisiert

        if (count == 1) { // Falls
            der Puffer vor dem
            Einfuegen des Elementes
            leer war, wird der
            Verbraucher geweckt
                WAKEUP(consumer);
        }
    }
}

void consumer(void) { // Verbraucher
    int item; // Element

    while (1){ // Endlosschleife
        if (count == 0) { // Falls
            der Puffer leer ist, muss
            der Verbraucher schlafen
            gehen
                SLEEP();
        }
    }
}
```

```

    }

    item = remove_item(); //
        Element wird aus dem
        Puffer entnommen
    count--; // Aktuelle Anzahl
        der Elemente im Puffer
        wird aktualisiert

    if (count == (N - 1)) { //
        Falls der Puffer vor dem
        Entnehmen des Elementes
        voll war, wird der
        Erzeuger geweckt
        WAKEUP(producer);
    }

    consume_item(item); //
        Entnommenes Element wird
        verbraucht
}

```

Kommen wir nun zum auftretenden Problem, also zum zeitkritischen Ablauf. Hierbei muss nochmals betont werden, dass beide Programme unabhängig voneinander in getrennten Prozessen ablaufen und ihnen die CPU jederzeit genommen werden kann.

In der nun genannten Situation kommt es zu einem solchen zeitkritischen Ablauf. Im Moment befindet sich kein Element im Puffer und der Verbraucher hat gerade den Wert von *count* ausgelesen und gesehen, dass er gleich 0 ist. Im Programm will der Verbraucher nun in die *if*-Verzweigung einbiegen, doch genau in diesem Moment wird ihm die CPU entrissen und der Erzeuger kommt an die Reihe. Dieser erzeugt ein Element, fügt es in der Puffer ein, inkrementiert die Variable *count* und bemerkt, dass die Variable nun den Wert 1 besitzt. Aus diesem Grund ist er der Ansicht, dass *count* vor seiner Aktion gleich 0 war und der Verbraucher somit gerade schlafen muss. Aus diesem Grund führt der Erzeuger den *wakeup*-Befehl aus, um den Verbraucher zu wecken. Doch genau hier kommt es zum Problem. Der Verbraucher verfügt zwar gerade nicht über die CPU, schläft aber noch nicht, da er die entsprechende Code-Zeile noch nicht ausführen konnte. Aus diesem Grund geht das

*wakeup*-Signal verloren. Sobald der Verbraucher nun eine Zeitscheibe erhält, biegt der Verbraucher in die *if*-Verzweigung ein, in welche er schon vor dem Entreißen der CPU hinein springen wollte. In dieser Verzweigung findet der Verbraucher den *sleep*-Befehl vor und geht schlafen. Nun wird der Erzeuger den Puffer so lange weiter auffüllen, bis er voll ist, und dann im glauben, dass der Verbraucher wach ist (was aber nicht der Fall ist), ebenfalls schlafen gehen. Als Ergebnis schlafen sowohl der Erzeuger, als auch der Verbraucher für immer. [51] Das grundlegende Problem in diesem Beispiel ist also, dass ein Aufweck-Signal, das an einen nicht schlafenden Prozess geschickt wird, verhallt und damit verloren geht. Dies ließe sich allerdings korrigieren, indem man ein sogenanntes *Weckruf-Warte-Bit* einführen würde. Wenn ein Weckruf an einen Prozess gesendet wird, der aber noch gar nicht schläft, dann wird dieses Bit gesetzt. Sobald der Prozess dann schlafen gehen möchte, so wird dieses Bit gelöscht und der Prozess bleibt aber wach, da er durch das gesetzte Bit schon ein *wakeup*-Signal erhalten hat, das seinen noch nicht begonnenen Schlaf schon im Vorherein beendet. Das Weckruf-Warte-Bit würde dem Verhalten des *wakeup*-Signals entgegenwirken. Doch ein solches Bit löst das Problem nur in diesem Fall. Sobald mehr Prozesse involviert sind, reicht ein Bit nicht mehr aus. Nun könnte man noch weitere solche Weckruf-Warte-Bits hinzufügen, aber das Problem wird damit nicht allgemein und auch nicht elegant gelöst. Aus diesem Grund wird nun eine elegante Lösung vorgestellt. [59]

**Semaphoren** Im Jahr 1965 schlug Edsger W. Dijkstra<sup>8</sup> einen neuen Lösungsansatz vor. Seine Lösung geht von einer ganzzahligen Variable aus, welche die Anzahl von Weckrufen für die zukünftigen Aufweckungen speichert. Dijkstra schlug in diesem Zusammenhang für diese Variable eine neue Datenstruktur vor, welche er Semaphor<sup>9</sup> nannte. Falls ein Semaphor den Wert 0 besitzt, so bedeutet dies, dass aktuell keine Weckrufe gespeichert sind. Ist ihm jedoch ein positiver Wert  $n$  zugeordnet, so bedeutet dies, dass aktuell  $n$  Weckrufe ausständig sind.

Des Weiteren geht Dijkstra von zwei Operationen aus, welche er *down* und *up* nannte und die jeweils Verallgemeinerungen von *sleep* und *wakeup* darstellen. Die *down*-Operation prüft,

---

<sup>8</sup>Edsger Wybe Dijkstra (1930 - 2002) war ein niederländischer Informatiker. [17]

<sup>9</sup>Das Wort *Semaphor* ist dem Altgriechischen entlehnt und bedeutet *Signalgeber*. [31]

ob der Wert des Semaphors größer als 0 ist. Ist dies der Fall, so wird der Wert dekrementiert, um einen gespeicherten Weckruf zu verbrauchen. Falls der Wert hingegen 0 beträgt, so wird der Prozess schlafen gelegt, da kein Weckruf gespeichert wurde und der Prozess somit tatsächlich schlafen gehen muss. Dieser Prozess wird schlafen gelegt, ohne die *down*-Operation vollständig ausführen zu können. Die Überprüfung des Wertes des Semaphors, die Modifikation desselben und auch das Schlafenlegen des Prozesses sind einzelne, unteilbare, atomare Aktionen. Das bedeutet, dass, wenn ein Prozess eine Operation auf einem Semaphor ausführt, kein anderer Prozess auf diesen zugreifen darf. Diese Eigenschaft ist unabdingbar, da auch der Semaphor wiederum eine gemeinsame Ressource darstellt und es ansonsten auch innerhalb der *down*-Operation wieder zu zeitkritischen Abläufen kommen könnte. Die *up*-Operation inkrementiert den Wert des Semaphors, um einen neuen gespeicherten Weckruf anzuzeigen. Falls es zum Zeitpunkt des Aufrufes einer *up*-Operation Prozesse geben sollte, die wegen des Semaphors schlafen und somit in ihrer *down*-Operation „feststecken“, wird einer der schlafenden Prozesse anhand eines Kriteriums gewählt (z.B. durch Zufall) und aufgeweckt, wodurch dieser dann imstande ist, seine *down*-Operation zu vollenden. Aus diesem Grund bleibt der Wert einer Semaphore, die vor dem Aufruf der *up*-Operation den Wert 0 hatte und die für das Schlafen eines oder mehrerer Prozesse verantwortlich war, der Wert der Semaphore immer noch 0. Allerdings existiert dann ein Prozess weniger, der wegen der Semaphore schläft. Das Inkrementieren des Wertes des Semaphors und das Aufwecken eines Prozesses sind wieder einzelne, unteilbare Operationen. Anzumerken ist noch, dass Dijkstra ursprünglich die *down*-Operation *V*-Operation und die *up*-Operation *P*-Operation nannte. P und V sind die Initialen der niederländischen Wörter *prolaag* und *verhoog*. „Verhoog“ ist niederländisch und bedeutet „hochzählen“. Das Wort „Prolaag“ ist ein Kunstwort, das Dijkstra schuf, da das niederländische „verlaag“ („herunterzählen“) ebenfalls mit „v“ beginnt. [6] [59]

### **Lösung des Erzeuger-Verbraucher-Problems unter Verwendung von Semaphoren**

Mit Semaphoren lässt sich nun das Problem des verhaltenden Weckrufes lösen. *Andrew S. Tanenbaum* zeigt in seinem Buch *Moderne Betriebssysteme*, welches sich im Literaturverzeichnis unter [59] finden lässt, eine Lösung des Erzeuger-Verbraucher-

Problems mit Semaphoren in der Programmiersprache C. Das Programm ist im Folgenden dargestellt. Anzumerken ist wieder, dass es sich auch hierbei um Pseudocode handelt, da die im Programm aufgerufenen Funktionen nicht zur Standard-C-Programmiersprache gehören.

```
#define N 100 // Puffergroesse
semaphore mutex = 1; // Semaphor, der den
    Zugriff auf die kritische Bereiche regelt
    und somit Mutual Exclusion realisiert
semaphore empty = N; // Semaphor, der die
    leeren Pufferplaetze zaehlt
semaphore full = 0; // Semaphor, der die
    vollen Pufferplaetze zaehlt

void producer(void){ // Erzeuger
    int item; // Element

    while (1){ // Endlosschleife
        item = produce_item(); //
            Element wird erzeugt

        down(&empty); // Zaehler
            fuer leere Plaetze wird
            erniedrigt, somit wird
            die aktuelle Anzahl der
            leeren Pufferplaetze im
            Puffer aktualisiert
        down(&mutex); // Eintritt in
            den kritischen Bereich

        insert_item(item); //
            Erzeugtes Element wird in
            den Puffer gelegt

        up(&mutex); // Verlassen des
            kritischen Bereiches
        up(&full); // Zaehler fuer
            volle Plaetze wird
            erhoeht, somit wird die
            aktuelle Anzahl der
            vollen Pufferplaetze im
            Puffer aktualisiert

    }
```

```

}

void consumer(void) { // Verbraucher
    int item; // Element

    while (1){ // Endlosschleife
        down(&full); // Zaehler fuer
                     vollen Plaetze wird
                     erniedrigt, somit wird
                     die aktuelle Anzahl der
                     vollen Pufferplaetze im
                     Puffer aktualisiert
        down(&mutex); // Eintritt in
                     den kritischen Bereich

        item = remove_item(); //
                     Element wird aus dem
                     Puffer entnommen

        up(&mutex); // Verlassen des
                     kritischen Bereiches
        up(&empty); // Zaehler fuer
                     leeren Plaetze wird
                     erhoeht, somit wird die
                     aktuelle Anzahl der
                     leeren Pufferplaetze im
                     Puffer aktualisiert

        consume_item(item); //
                     Entnommenes Element wird
                     verbraucht
    }
}

```

Die obige Lösung verwendet drei Semaphoren für die Lösung des Problems. Der Semaphor *empty* zählt die leeren Einträge im Puffer, weshalb er zunächst mit der Puffergröße initialisiert wird, während der Semaphor *full* die vollen Einträge im Puffer speichert und aus diesem Grund mit 0 initialisiert wird. Der Semaphor *mutex* nimmt dabei eine Sonderrolle ein. Er regelt den Zugriff auf den Puffer und realisiert somit Mutex, also wechselseitigen Ausschluss. Aus diesem Grund wird er zunächst mit 1 initialisiert, da nur ein Prozess gleichzeitig auf den Puffer zugreifen darf. Ein solcher Semaphor wird, da



er nur die Werte 0 und 1 annehmen kann, auch als *binärer Semaphore* bezeichnet. Falls jeder beteiligte Prozess vor dem Betreten seines kritischen Bereiches die *down*-Operation auf diesem Semaphore ausführt und vor dem Verlassen die *up*-Operation ebenfalls auf diesem binären Semaphore ausführt, so ist der gegenseitige Ausschluss sichergestellt.

Wie bereits angedeutet wird im obigen Programm ein binärer Semaphore verwendet, um die exklusive Benutzung einer Ressource durch einen Prozess zu realisieren. Somit wird garantiert, dass immer nur ein Prozess gleichzeitig die gemeinsamen Ressourcen lesend und schreibend nutzen kann. Die anderen beiden Semaphore, nämlich *empty* und *full*, werden für einen anderen Zweck verwendet. Die dienen der Synchronisation der beiden Prozesse in Bezug auf Ereignisse. Diese beiden Semaphore sorgen dafür, dass der Erzeuger schlafen geht, wenn der Puffer voll ist, und auch dafür, dass der Verbraucher schlafen geht, wenn der Puffer leer ist. [59]

### Weitere Synchronisationsmechanismen und -probleme Das

Thema der Prozess-Synchronisation weist eine hohe Komplexität auf, weshalb es nicht möglich ist, sie im Rahmen dieser Arbeit vollständig zu beleuchten. Aus diesem Grund beschränkt sich diese Arbeit auf die obigen Konzepte. Der Vollständigkeit wegen werden allerdings noch weitere mögliche Lösungsansätze aufgezählt. Genauere Beschreibungen dieser Ansätze können dem Buch *Moderne Betriebssysteme* von *Andrew S. Tanenbaum*, welches sich im Literaturverzeichnis unter [59] finden lässt, entnommen werden. Neben der Synchronisation durch das Ausschalten der Interrupts, der Verwendung der *Test-and-Set*-Anweisung und der Verwendung von Semaphore gibt es noch einige weitere Mechanismen, wobei nur einige im Folgenden aufgezählt werden. [59]

- Strikter Wechsel
- Monitor
- Message Passing<sup>10</sup>
- Barrieren [59]

Auch das vorgestellte Erzeuger-Verbraucher-Problem ist nur ein bekanntes Problem der Prozess-Synchronisationsproblematik. Auch hier gibt es eine Vielzahl von Problemen, die den Rahmen der Arbeit sprengen würden. Der Vollständigkeit wegen werden allerdings auch hier noch weitere klassische Probleme der IPC aufgezählt.

---

<sup>10</sup>Auf das Message-Passing-Programmiersmodell wird im Kapitel 3.1.1 eingegangen.

Genauere Beschreibungen dieser Probleme und mögliche Lösungen können ebenfalls dem Buch *Moderne Betriebssysteme* von *Andrew S. Tanenbaum*, welches sich im Literaturverzeichnis unter [59] finden lässt, entnommen werden. Neben dem Erzeuger-Verbraucher-Problem gibt es noch einige weitere bekannte Probleme, wobei nur einige im Folgenden aufgezählt werden. [59]

- Das Problem der speisenden Philosophen
- Das Leser-Schreiber-Problem
- Das Problem des schlafenden Friseurs [59]

### 2.3.2.2 Lösungen zum Deadlock

Genauso wie zum Problem der zeitkritischen Abläufe, so wurde auch zu Deadlocks erhebliche Forschung betrieben und auch einige Lösungsansätze gefunden. Die Lösungen lassen sich dabei grob in zwei Gruppen einteilen: Das Beheben und das Verhindern von Deadlocks. [59]

**Behebung von Deadlocks** Ist ein Deadlock aufgetreten, so muss das System wieder in einen verklemmungsfreien Zustand gelangen, um ordnungsgemäß arbeiten zu können. Im Folgenden werden mehrere Möglichkeiten behandelt, um einen Deadlock in einem System zu beheben.

**Behebung von Deadlocks durch Unterbrechung** Eine Möglichkeit, einen Deadlock aufzuheben, besteht in der zeitweisen Suspendierung eines beteiligten Prozesses. Suspendieren bedeutet in diesem Fall, dass der Prozess als nicht ausführbar markiert wird. Somit können die Ressourcen, die ihm zugewiesen worden sind, nun anderen Prozessen zugeteilt werden. Dadurch kann ein Deadlock behoben werden. Sobald die anderen Prozesse ihre Arbeit erledigt haben und die Ressourcen freigeben, so kann der suspendierte Prozess wieder aktiviert werden und auch selber ist dann dazu in der Lage, seine Berechnungen durchzuführen. Die Auswahl des zu suspendierenden Prozesses muss dabei weise getätigt werden, da es sich bei den Ressourcen, die jener Prozess belegt, um solche handeln muss, die einfach entzogen und wieder zurückgegeben werden können.

**Behebung von Deadlocks durch Rollback** Ist beim Entwickeln eines Systems klar, dass beim Betrieb des Öfteren Deadlocks auftreten können, dann kann der Entwickler auch direkt eine Zusatzfunktion einbauen, die das Beseitigen von Deadlocks erleichtert. Dieser Zusatz erlaubt es dem System,

den Zustand jedes Prozesses auf dem System in festgelegten Abständen (an *Checkpoints*) zu speichern, sodass der Prozess jederzeit in einen vergangenen Zustand zurückversetzt und von diesem aus neu gestartet werden kann. An jedem Checkpoint werden dann alle für den Zustand des Prozesses relevanten Informationen gesammelt. Dabei handelt es sich um den Speicherinhalt des Prozesses im Hauptspeicher, aber beispielsweise auch um die momentan vom Prozess belegten Ressourcen. Kommt es nun zu einem Deadlock, so können die benötigten Ressourcen ermittelt werden. Um die Verklemmung aufzulösen, wird nun ein Prozess, der eine Ressource besitzt, die von einem anderen Prozess angefordert wird, einfach in einen Zustand zurückversetzt, in dem er die fragliche Ressource noch nicht reserviert hatte. Die somit freigegebene Ressource kann nun einem anderen Prozess, der auch am Deadlock beteiligt ist, zugeteilt werden. Die Arbeit, die der zurückgesetzte Prozess von dem Zeitpunkt der Erstellung des Checkpoints bis zum Zeitpunkt des Deadlocks geleistet hat, geht verloren. Sobald dieser Prozess die fragliche Ressource wieder anfordert, so muss er warten, bis sie wieder frei wird. Der Vorgang des Zurücksetzen eines Prozesses in einen vergangenen Zustand wird auch als *Rollback*<sup>11</sup> bezeichnet.

**Behebung von Deadlocks durch Prozessabbruch** Die radikalste Methode zur Behebung einer Verklemmung ist der Abbruch eines oder mehrerer der am Deadlock beteiligten Prozesse. Die Schwierigkeit liegt dabei in der Bestimmung des abzubrechenden Prozesses. Der abzubrechende Prozess muss bei Abbruch genau diejenigen Ressourcen freigeben, die ein anderer am Deadlock beteiligter Prozess benötigt, um wieder weiterarbeiten zu können. Des Weiteren sollte ein Prozess zum Abbruch ausgewählt werden, der einfach wieder gestartet werden kann. Ein Beispiel hierfür ist ein Compiler<sup>12</sup>. Der Ablauf eines Compilers kann immer wiederholt werden, da er nur eine Quellcode-Datei benötigt und daraus eine ausführbare Datei erstellt. Der erste, unterbrochene Durchlauf hat keinen Einfluss auf den neuen Durchlauf. Anders ist dies beispielsweise bei Prozessen, die schreibend auf Datenbanken zugreifen. Addiert ein Prozess beispielsweise zu einer Zahl, die in einer Datenbank gespeichert ist, die Zahl 5, so kann ein abgebro-

---

<sup>11</sup>zurückrollen, zurückdrehen

<sup>12</sup>Ein Compiler ist ein Programm, das Programm-Quellcode, welcher in einer bestimmten Programmiersprache verfasst wurde, in eine Form übersetzen kann, sodass ein Rechner zum direkten Ausführen des Programmes in der Lage ist. [14]

chener und ein vollführter Durchlauf entweder dazu führen, dass die Zahl 5 addiert wird, oder auch, dass die Zahl 10 ( $5 + 5$ ) addiert wird. Die Addition von 10 würde die Datenbank in einen inkonsistenten Zustand bringen. [59]

**Verhinderung von Deadlocks** Noch besser als die Behebung eines Deadlocks ist es, sicherzustellen, dass ein Deadlock erst gar nicht eintreten kann.

Dabei liegt die Grundidee darin, dass ein Deadlock jedes mal eintreten kann, sobald das Betriebssystem einem Prozess eine (oder mehrere) Ressource(n) zuweist. Aus diesem Grund muss das System bei der Zuteilung von Ressourcen vorsichtig umgehen und vor jeder Zuordnung überprüfen, ob diese zu einer Verklemmung führen kann oder nicht. Zunächst muss dafür das Konzept der *sicheren und unsicheren Zustände* eingeführt werden.

**Sicherer und unsicherer Zustand** Das System muss dazu in der Lage sein, seinen Zustand jederzeit selbst zu bewerten. Die Bewertung geschieht dabei in Hinblick auf die Verklemmungsfreiheit anhand der verfügbaren, freien, belegten und angeforderten Ressourcen. Hierbei wird angenommen, dass ein Prozess eine bestimmte Anzahl von Ressourcen bereits belegt und weitere Ressourcen anfordert. Dabei weiß jeder Prozess, wie viele Ressourcen er maximal noch benötigt. Einen Zustand des Systems nennt man sicher, wenn keine Verklemmung vorliegt und es eine Abarbeitungsreihenfolge der einzelnen Prozesse (also einen Scheduling-Algorithmus) gibt, die nicht zum Deadlock führt. Ein sicherer Zustand garantiert somit eine Reihenfolge der Abarbeitung und Ressourcenzuweisung, die zu einem erfolgreichen Terminieren aller beteiligten Prozesse führt. Überführt man das System immer nur von einem sicheren wieder in einen sicheren Zustand, so gibt es immer einen Weg zur Vermeidung eines Deadlocks. Gibt es der Reihe nach immer nur sichere Zustände, so erhält jeweils immer mindestens ein Prozess alle von ihm angeforderten Ressourcen und kann somit arbeiten, wodurch am Ende alle Prozesse arbeiten konnten und ein Deadlock verhindert wurde. Umgekehrt ist bei einem unsicheren Zustand ein Zustand, in welchem keine deadlockfreie Abarbeitungsreihenfolge gegeben ist. Ein unsicherer Zustand führt allerdings nicht zwingend zu einer Verklemmung, tatsächlich könnten sogar alle Prozess erfolgreich beendet werden, wenn Prozesse nicht die maximal von ihnen angegebene Anzahl an Ressourcen tatsächlich anfordert. Der Unterschied zwischen einem sicheren und einem

unsicheren Zustand ist folglich, dass das System in einem sicheren Zustand garantieren kann, dass alle Prozesse bis zum Ende arbeiten können. In einem unsicheren Zustand kann das Betriebssystem dies nicht garantieren, was allerdings wie bereits angedeutet nicht zwingend zu einem Deadlock führen muss. [4] [59]

**Der Bankier-Algorithmus** Ein Algorithmus zur Verhinderung von Deadlocks geht auf Edsger W. Dijkstra<sup>13</sup> zurück.

Der Name kommt daher, dass das Betriebssystem mit Bedacht Ressourcen verteilen muss, um Deadlocks zu verhindern, und dieser Sachverhalt eine gewisse Ähnlichkeit zu einem Bankier in einer Bank hat, welcher auch überlegen muss, welchen Kunden er Kreditwünsche gewährt und welchen nicht. Der Bankier (also der Algorithmus bzw. das Betriebssystem) überprüft bei jedem Kreditwunsch (also jeder Ressourcenanforderung), ob die Gewährung des Wunsches (also die Zuteilung der Ressource) zu einem unsicheren Zustand führt. Lediglich im Fall, dass der Kredit (also die Ressourcenzuweisung) zu einem sicheren Zustand führt, wird er gewährt. [12]

Um diesen Algorithmus anwenden zu können, muss jedem Prozess bekannt sein, welche und wie viele Ressourcen er maximal benötigt. Jeder Prozess kann dann tatsächlich auch weniger Ressourcen anfordern, die als Maximum angegebene Anzahl darf aber keines Falles überschritten werden. Des Weiteren muss das System die Arten der verfügbaren Ressourcen und die Anzahl dieser Ressourcen ebenfalls kennen. Der Bankier-Algorithmus vergibt immer einem Prozess alle von ihm angeforderten Ressourcen, sodass selbiger seine Aufgabe erledigen kann. Sobald dieser Prozess seine Aufgabe erledigt hat, werden dem nächsten Prozess alle von ihm benötigten Ressourcen zugewiesen. So werden alle Prozesse der Reihe nach ordnungsgemäß abgearbeitet.

Der Algorithmus soll nun anhand eines Beispiels veranschaulicht werden. Dabei wird aber der Einfachheit wegen davon ausgegangen, dass es nur eine Art von Ressourcen gibt, sodass die Anzahl der von einem Prozess benötigten Ressourcen in einer einfachen Zahl ausgedrückt werden kann.

Beispielsweise laufen auf einem System vier Prozesse A, B, C und D. Jedem Prozess sind zwei Zahlen zugewiesen: Die erste Zahl mit dem Namen *Belegte Ressourcen* entspricht der Anzahl von Ressourcen, die er belegt, die zweite Zahl mit dem Namen *Maximale Anzahl Ressourcen* stellt die maximale

---

<sup>13</sup>Edsger Wybe Dijkstra (1930 - 2002) war ein niederländischer Informatiker. [17]

Anzahl von Ressourcen dar, die er benötigt, um seine Aufgabe erledigen zu können. Das System verfügt über insgesamt 10 Einheiten derselben Ressource.

Nun wird angenommen, dass die Prozesse arbeiten, sodass es nach einer beliebigen Zeit zu einem der in den Tabellen 2.1, 2.2 und 2.3 dargestellten Zustände kommt.

Zunächst wird angenommen, dass es zum ersten Zustand kommt. Das Betriebssystem addiert in diesem Fall die Anzahl an Ressourcen, die alle Prozesse zusammen belegen, was in diesem Fall auf die Rechnung  $0 + 0 + 0 + 0 = 0$  führt. Folglich sind im gesamten System zu diesem Zeitpunkt keine Ressourcen belegt. Das wiederum bedeutet, dass von den 10 dem System zur Verfügung stehenden Ressourcen alle 10 frei sind. Der Zustand, welcher in der Tabelle 2.1 dargestellt ist, ist folglich sicher, da das Betriebssystem einem beliebigen Prozess die benötigten Ressourcen zuteilen kann, weil keiner der laufenden Prozesse mehr als 10 Ressourcen benötigt. Beispielsweise kann das System dem Prozess D die 7 benötigten Ressourcen zuteilen, sodass er seine Arbeit verrichten kann. Nachdem der Prozess D beendet ist, gibt er wieder alle 7 Ressourcen frei und das Betriebssystem kann dem nächsten Prozess alle benötigten Ressourcen zuweisen. So werden der Reihe nach alle Prozesse erfolgreich abgearbeitet. Es kann somit nicht zu einem Deadlock kommen.

Nun wird angenommen, dass das System in den zweiten Zustand gelangt. Das Betriebssystem addiert in diesem Fall wieder die Anzahl an Ressourcen, die alle Prozesse zusammen belegen, was auf die Rechnung  $1 + 1 + 2 + 4 = 8$  führt. Folglich sind im gesamten System zu diesem Zeitpunkt 8 Ressourcen belegt. Das wiederum bedeutet, dass von den 10 dem System zur Verfügung stehenden Ressourcen nur  $10 - 8 = 2$  frei sind. Der Zustand, welcher in der Tabelle 2.2 dargestellt ist, ist auch sicher, weil das Betriebssystem die zwei freien Ressourcen dem Prozess C zuweisen kann, welcher dann alle benötigten Ressourcen erhält und lauffähig ist. Nachdem dieser Prozess erfolgreich abgearbeitet wurde, gibt er alle von ihm belegten Ressourcen frei, wodurch im System dann 4 Ressourcen frei sind. Das System kann dann dem entweder dem Prozess B alle 4 Ressourcen zuweisen und ihn damit lauffähig machen, oder aber auch dem Prozess D 3 Ressourcen zuteilen und ihn damit aus dem blockierten Zustand holen. Auf diese Weise können alle im System laufenden Prozesse zu einem erfolgreichen Ende gebracht werden. Ein Deadlock wurde vermieden.

Nimmt man nun eine kleine Veränderung am Zustand 2 vor,

sodass der Prozess B anstatt 1 bereits 2 Ressourcen besetzt, so kommt man zum dritten Zustand. Nun wird wieder die Anzahl an Ressourcen, die alle Prozesse zusammen belegen, durch Addition berechnet, was auf die Rechnung  $1 + 2 + 2 + 4 = 9$  führt. Folglich sind im gesamten System zu diesem Zeitpunkt 9 Ressourcen belegt. Das wiederum bedeutet, dass von den 10 dem System zur Verfügung stehenden Ressourcen nur  $10 - 9 = 1$  frei ist. Der Zustand, welcher in der Tabelle 2.3 dargestellt ist, ist somit unsicher. Wenn alle Prozesse gleichzeitig ihr Maximum an anzufordernden Ressourcen anfragen würden, so könnte das System keinem der Prozesse alle angeforderten Ressourcen zuweisen. Die direkte Folge wäre ein Deadlock, der mit einem der unter Punkt 2.3.2.2 aufgelisteten Verfahren beseitigt werden müsste. Der unsicherer Zustand 3 führt allerdings nicht zwingend zu einem Deadlock, weil nicht jeder Prozess das Maximum an Ressourcen anfordern muss. Der Algorithmus kann allerdings diesen Faktor nicht vorhersagen und die Deadlockfreiheit ist nicht mehr garantiert. Der Algorithmus würde also eine Ressourcen-Anforderung, die zum Zustand 3 führt, nicht zulassen und auf später aufschieben. [59]

Zusammenfassend überprüft das System also bei jeder Anforderung von Ressourcen, ob die Vergabe dieser Ressourcen zu einem sicheren Zustand führt. Überführt die Anforderung bei Bewilligung das System von einem sicheren wieder in einen sicheren Zustand, so werden dem anfragenden Prozess die Ressourcen zugeteilt, ansonsten wird diese Anfrage auf später verschoben und der Prozess wird zwischenzeitlich blockiert. Der Bankier-Algorithmus wurde nun für eine einzige Art von Ressourcen, von welcher mehrere Instanzen im System existieren, erläutert. Er kann allerdings auch für verschiedene Ressourcen, wie z.B. Drucker, CD-Laufwerk, Festplatte usw. verallgemeinert werden. In diesem Fall wird bei jedem Prozess nicht nur die Anzahl an belegten und maximal angeforderten Ressourcen gespeichert, ein Skalar reicht in diesem Fall also nicht mehr aus. Man muss sich folglich vektorieller Größen bedienen. Zu jedem Prozess muss also ein Vektor bekannt sein, der die Anzahl an belegten Ressourcen angibt. Jede Komponente des Vektors steht hierfür stellvertretend für eine Art von Ressourcen im System und der Wert, den die jeweilige Komponente des Vektors dabei annimmt, steht für die Anzahl dieser Art von Ressourcen, die der jeweilige Prozess belegt. Mit dem Vektor, der die maximal angeforderten Ressourcen darstellt, verhält es sich genauso. Verfügt das System über

Tabelle 2.1: Beispiel 1 eines Ressourcen-Belegungs-Zustandes.

Prozess	Belegte Ressourcen	Maximale Anzahl Ressourcen
A	0	6
B	0	5
C	0	4
D	0	7

Tabelle 2.2: Beispiel 2 eines Ressourcen-Belegungs-Zustandes.

Prozess	Belegte Ressourcen	Maximale Anzahl Ressourcen
A	1	6
B	1	5
C	2	4
D	4	7

$n$  verschiedene Art von Ressourcen, so ergeben sich daraus  $n$ -dimensionale Vektoren. Dieses Verfahren gestaltet sich mit Vektoren komplizierter, weshalb es im Rahmen dieser Arbeit nicht im Detail erläutert wird. Dabei sei auf das Werk *Moderne Betriebssysteme* von *Andrew S. Tanenbaum*, welches sich im Literaturverzeichnis unter [59] finden lässt, verwiesen.

### 2.3.2.3 Lösungen zur Starvation

Die Aushungerung kann durch eine bereits unter Punkt 2.2.1.1 vorgestellte Strategie verhindert werden. Wird ein FCFS-Auswahlalgorithmus (*First Come - First Serve*) angewendet, so wird immer der Prozess aus der Menge der anfragenden Prozesse ausgewählt, der am längsten wartet.

Tabelle 2.3: Beispiel 3 eines Ressourcen-Belegungs-Zustandes.

Prozess	Belegte Ressourcen	Maximale Anzahl Ressourcen
A	1	6
B	2	5
C	2	4
D	4	7



Zu einem bestimmten Zeitpunkt ist jeder Prozess einmal der Prozess, der sich schon am längsten in der Warteschlange befindet, und bekommt somit die angeforderte Ressource. Somit wird eine Starvation verhindert. [59]

## 2.4 Parallelrechner

### 2.4.1 Begriffserklärung

Da das Thema des nun folgenden Abschnitts *Parallelrechner* sind, ist es notwendig, zunächst zu definieren, was man unter diesem Begriff versteht. Ein *Parallelrechner* ist ein Rechner, der über mehrere Verarbeitungseinheiten verfügt, die gemeinsam an einem Problem arbeiten. Aus diesem Grund müssen die einzelnen Komponenten vollkommen aufeinander abgestimmt sein. Unter dem Begriff *Verarbeitungseinheit* ist hier nicht zwingend ein Prozessor oder ein CPU-Kern zu verstehen, sondern dabei kann es sich auch um einen gesamten Rechner handeln. [2]

### 2.4.2 Ebenen der Parallelität

Parallelrechner können, wie die Definition aus Punkt 2.4.1 schon andeutet, auf verschiedenen Ebenen realisiert werden. Man spricht dabei von unterschiedlichen *Ebenen der Parallelität*.

Die wichtigsten Ebenen der Parallelität werden nun eingeführt. [44]

#### 2.4.2.1 Mehrere Abarbeitungseinheiten innerhalb eines Prozessors

Die untersten Ebene der Parallelität findet sich direkt auf der Ebene des kleinsten Abarbeitungseinheit, nämlich dem Prozessor selbst.

Verfügt ein Prozessor beispielsweise über mehrere ALUs<sup>14</sup> bzw. FPUs,<sup>15</sup> so liegt bereits auf dieser Ebene eine Parallelverarbeitung vor, da mehrere Daten gleichzeitig, also parallel, verarbeitet werden können. Die Grafik 2.6 soll diesen Sachverhalt nochmals grafisch verdeutlichen. [44]

#### 2.4.2.2 Mehrere Abarbeitungseinheiten innerhalb eines Rechners

Die nächstgrößere Ebene stellt der Rechner selbst dar.

Sind in einem Rechner mehrere Prozessoren bzw. CPU-Kerne verbaut,

---

<sup>14</sup>Die ALU (*Arithmetic Logic Unit*), auch *Arithmetisch-logische Einheit* genannt, ist ein elektronisches Rechenwerk, welches in Prozessoren zum Einsatz kommt. [11]

<sup>15</sup>Die FPU (*Floating Point Unit*), auch *Gleitkommaeinheit* genannt, ist ein elektronisches Rechenwerk, welches in Prozessoren Operationen auf Gleitkommazahlen ausführen kann. Somit stellt sie eine Erweiterung der ALU dar. [20]

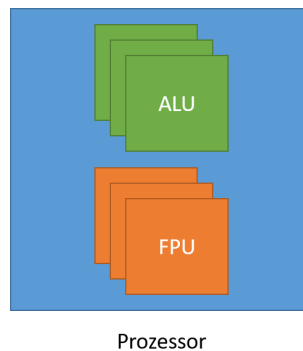


Abbildung 2.6: Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Prozessors.

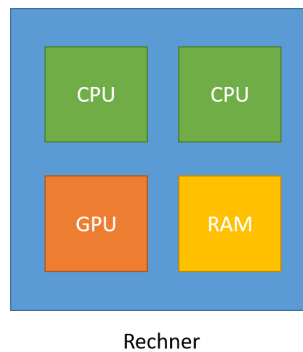


Abbildung 2.7: Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Rechners.

so kann auch in diesem Fall Parallelisierung stattfinden. Die Grafik 2.7 zeigt diese Situation grafisch. [44]

#### 2.4.2.3 Mehrere Abarbeitungseinheiten innerhalb eines Clusters

Werden nun mehrere Rechner verbunden (also vernetzt), so spricht man von einem *Rechnerverbund* oder auch *Rechnercluster*. [30]

Da hierbei mehrere Rechner involviert sind, die jeweils unabhängig voneinander Aufgaben erledigen können, findet sich auch hier Parallelität. Die Grafik 2.8 soll diesen Umstand grafisch veranschaulichen. [44]

#### 2.4.2.4 Mehrere Abarbeitungseinheiten innerhalb eines Grids

Die höchste Ebene der Parallelität stellt ein *Grid*, zu Deutsch *Raster*, dar. In diesem Fall werden mehrere Rechner oder auch ganze Cluster zusammengeschlossen, also über ein Verbindungsnetzwerk verbunden. Auch in

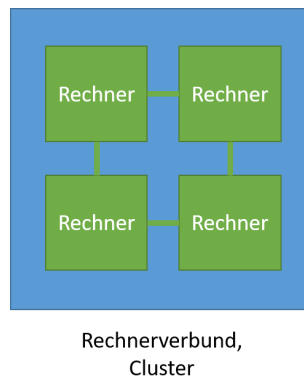


Abbildung 2.8: Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Clusters.

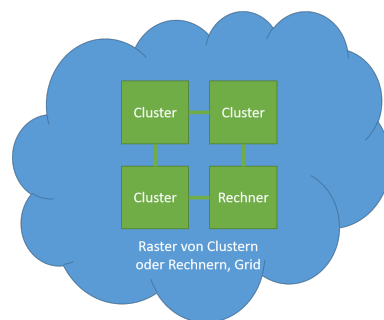


Abbildung 2.9: Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Grids.

diesem Fall liegt also Parallelverarbeitung vor. Somit ist Grid-Computing eine Form des Hochleistungsrechnens, bei welcher ein virtueller Supercomputer kreiert wird. Damit werden meist sehr rechenintensive Probleme, wie beispielsweise in der Pharmaforschung und den Wirtschaftswissenschaften, gelöst. [21]

Die Abbildung 2.9 stellt dies in Form einer Grafik dar. Die Wolke steht dabei symbolisch für das Verbindungsnetzwerk. [44]

### 2.4.3 Arten und Einteilungen von Parallelrechnern

Es gibt verschiedene Ansätze, Parallelrechner zu klassifizieren. Eine bekannte Art ist die Klassifikation anhand der Art des Systems. Auch sehr verbreitet ist die Einteilung nach der Architektur nach Flynn<sup>16</sup> und die Einteilung nach der Speicheranordnung. Auf diese drei Ansätze wird nun näher eingegangen.

---

<sup>16</sup>Michael J. Flynn (\* 1934) ist ein US-amerikanischer Elektrotechniker. [27]

#### 2.4.3.1 Arten von Parallelrechnern

Die Arten von Parallelrechnern sind ein Einteilungskonzept, welches auf den in Kapitel 2.4.2 erläuterten Ebenen der Parallelität basiert.

Nach diesem Schema existieren drei Arten von Parallelrechnern, welche im Folgenden genannt und erläutert werden. [52]

**Multikernprozessor-Systeme** Unter einem *Multikernprozessor-System*, auch *Mehrkernprozessor-System* genannt, versteht man einen Rechner, der über eine einzige CPU verfügt. Dieser Prozessor verfügt allerdings über mehrere Kerne, die auf einem Chip vereint sind. [25]

Hier liegt also die unter Kapitel 2.4.2.1 eingeführte Ebene der Parallelität von mehreren Abarbeitungseinheiten innerhalb eines Prozessors vor.

**Multiprozessor-Systeme** Ein *Multiprozessor-System* oder *Mehrprozessor-System* ist ein Rechner, der über mehr als einen Prozessor verfügt. [26]

In diesem Fall handelt es sich um die unter Kapitel 2.4.2.2 eingeführte Ebene der Parallelverarbeitung von mehreren Abarbeitungseinheiten innerhalb eines Rechners.

**Multicomputer-Systeme** Von einem *Multicomputer-System* spricht man, wenn mehrere Rechner so über ein Kommunikationsnetzwerk verbunden werden, dass sie zusammen an einem gemeinsamen Problem arbeiten können. [42]

Somit liegen hier folglich die unter Kapitel 2.4.2.3 bzw. 2.4.2.4 eingeführten Ebenen der Parallelverarbeitung von mehreren Abarbeitungseinheiten innerhalb eines Clusters bzw. Grids vor.

#### 2.4.3.2 Einteilung der Architekturen nach der Flynnschen Klassifikation

Michael J. Flynn, ein US-amerikanischer Elektrotechniker [27], führte im Jahr 1966 eine Rechnerarchitektur-Einteilung ein, welche als *Flynn'sche Klassifikation* oder *Flynn'sche Taxonomie* <sup>17</sup> bezeichnet wird. Zunächst müssen für das Verständnis dieser Einteilung zwei Begriffe geklärt werden.

**Befehlsstrom** Unter einem *Befehlsstrom* versteht man Befehle, welche auf bestimmten Daten ausgeführt werden. Jeder Befehlsstrom muss dabei über einen eigenen Befehlszähler, der den nächsten auszuführenden Befehl des jeweiligen Befehlsstromes speichert, verfügen. [65]

---

<sup>17</sup>Eine Taxonomie ist ein einheitliches Schema, mit dem Objekte nach bestimmten Kriterien in Kategorien eingeordnet werden. [34]

Tabelle 2.4: Übersicht zur Flynnschen Klassifikation.

	Single Instruction	Multiple Instruction
Single Data	SISD	MISD
Multiple Data	SIMD	MIMD

**Datenstrom** Ein *Datenstrom* ist eine Sequenz von Daten, auf denen Befehle ausgeführt werden können. [65]

Auf Grund der Anzahl der vorhandenen Befehls- und Datenströme unterscheidet Flynn vier verschiedenen Kategorien, welche in der Übersichtstabelle 2.4 aufgeführt sind.

Diese vier Kategorien werden im Folgenden näher erläutert.

**Single Instruction, Single Data (SISD)** Ein SISD-System verfügt nur über eine Ausführungseinheit, welche Zugriff auf einen einzigen Programm- und Datenspeicher besitzt. In jedem Schritt lädt die Ausführungseinheit einen Befehl und ein Daten-Element, führt den Befehl auf dem Element aus und schreibt das Ergebnis in den Speicher zurück.

Somit ist ein solches System ein gewöhnlicher, sequentiell arbeitender Rechner, welcher nach dem Von-Neumann-Modell arbeitet, also ein Einprozessorsystem. Auf dieser Art von Computer kann man Parallelität folglich nur als Quasiparallelität realisieren. [53] [18] [3]

**Multiple Instruction, Single Data (MISD)** Ein MISD-System besteht aus mehreren Ausführungseinheiten, wobei jede Einheit einen eigenen Programm-Speicher besitzt. Alle Einheiten teilen sich allerdings einen Daten-Speicher. In jedem Schritt erhält jede Ausführungseinheit *das selbe* Daten-Element aus dem Daten-Speicher. Jede Einheit lädt allerdings den auszuführenden Befehl aus seinem privaten Programm-Speicher. Das führt dazu, dass die jeweiligen Ausführungseinheiten parallel verschiedene Befehle auf den gleichen Daten ausführen.

Ein solches paralleles System wurde noch nie für den kommerziellen Gebrauch gefertigt, da hier mehrere Prozessoren gleichzeitig auf den selben Daten Befehle ausführen, weshalb sich die Frage der Sinnhaftigkeit eines solchen Systemes stellt. [53] [18] [3]

**Single Instruction, Multiple Data (SIMD)** In einem SIMD-System sind mehrere Ausführungseinheiten verbaut, wobei jede Einheit Zugriff auf einen privaten Daten-Speicher besitzt.

Allerdings teilen sich in diesem Fall alle Einheiten den selben Programm-Speicher, wobei eine eigens dafür konstruierte Steuerungseinheit Befehle lädt und an die Ausführungseinheiten weitergibt, was bedeutet, dass alle Einheiten das selbe Programm und damit die selben Befehle ausführen. In jedem Schritt erhalten alle Ausführungseinheiten von der Steuereinheit den selben Befehl, laden allerdings verschiedene Daten-Elemente aus ihrem eigenen Daten-Speicher, auf welchen der Befehl dann ausgeführt wird. Aus diesem Grund wird der selbe Befehl *parallel und synchron* von allen Einheiten auf verschiedenen Daten-Elementen ausgeführt. Der SIMD-Ansatz kann sehr effizient sein und wird beispielsweise bei Computer-Grafik-Algorithmen, wo die selben Befehle auf vielen Daten ausgeführt werden müssen, verwendet. Die in Kapitel 2.2.2.2 erläuterten Vektorrechner lassen sich der SIMD-Klasse zuordnen. [53] [18] [3]

**Multiple Instruction, Multiple Data (MIMD)** Ein MIMD-System verfügt über mehrere Ausführungseinheiten, welche alle Zugriff auf einen eigenen Programm- und Daten-Speicher besitzen. In jedem Schritt lädt jede Einheit einen eigenen Befehl und ein eigenes Daten-Element, führt den Befehl auf dem Element aus und schreibt das Ergebnis in den eigenen Daten-Speicher zurück. Aus diesem Grund führen jeweils die einzelnen Ausführungseinheiten einen eigenen Befehl *parallel und asynchron* auf verschiedenen Daten-Elementen aus. Beispiele für Systeme, die der MIMD-Klasse zugeordnet werden können, sind Multikernprozessor- oder auch Cluster-Systeme. [53] [18] [3]

SIMD-Systeme sind im Gegensatz zu MIMD-Systemen einfach zu programmieren, weil nur ein Programmfluss existiert, dem alle Prozessoren synchron folgen. Somit ist kein Synchronisation auf Programm-Ebene nötig. Allerdings stellt die synchrone Ausführung auch eine Einschränkung dar, da die Daten-Elemente sich unterscheiden können. Bedingungen der folgenden Form müssen aus diesem Grund in zwei getrennten Schritten ausgeführt werden.

```

if (b == 0) {
    c = a; // then-Block
} else {
    c = a / b; // else-Block
}

```

Im ersten Schritt müssen alle Ausführungseinheiten, deren lokale Variable *b* gleich 0 ist, den *then*-Block der *if*-Anweisung ausführen. Im zweiten Schritt müssen alle anderen Ausführungseinheiten, bei welchen dies

folglich nicht zutrifft und  $b$  ungleich 0 ist, den *else*-Block ausführen. Somit wird klar, dass MIMD-Rechner flexibler sind als SIMD-Systeme, da jede Ausführungseinheit über einen eigenen Programmfluss verfügt. Zusammenfassend lässt sich zur Flynn'schen Klassifikation aussagen, dass sie zwar nur eine grobe Einteilung vornimmt, welche allerdings einen Überblick über die Arbeitsweise eines Parallelrechners gibt. [53]

### 2.4.3.3 Einteilung von Parallelrechnern nach der Art der Speicheranordnung

Teilt man die Parallelrechner nach der Art der Speicheranordnung ein, so erhält man zwei Klassen von Parallelrechnern, welche im Folgenden erläutert werden.

**Parallelrechner mit verteiltem Speicher** Rechner mit verteiltem Speicher, auch *Distributed Memory* genannt, bestehen aus  $n$  Prozessoren  $P_1, P_2, P_3, \dots, P_i$ , wobei jedem Prozessor genau ein privater lokaler Speicher  $M_i$  zugeteilt ist. Nur der Prozessor  $P_i$  darf auf den Speicher  $M_i$  zugreifen. Umgekehrt gilt das selbe: Ein Prozessor  $P_i$  darf nur auf den Speicher  $M_i$  zugreifen.

Die einzelnen Rechner (mit Prozessor, Hauptspeicher und eventuell weiteren Ressourcen) werden über ein Verbindungsnetzwerk zu einem Parallelrechner verbunden. Die Kommunikation läuft dabei anhand des sogenannten *Message Passings* (Nachrichtenaustausch) ab, das bedeutet, dass die Rechner untereinander Nachrichten austauschen. Das Konzept des *Message Passings* wird unter Kapitel 3.1.1 genauer erläutert.

Die Abbildung 2.10 soll dieses Konzept nochmals bildlich veranschaulichen. [3]

**Parallelrechner mit gemeinsamem Speicher** Ein anderer Ansatz ist das Konzept des gemeinsamen Speichers, welches auch als *Shared Memory* bezeichnet wird. Dabei existieren auch  $n$  Prozessoren  $P_1, P_2, P_3, \dots, P_i$ , allerdings ist allen Prozessoren ein- und derselbe gemeinsame (Haupt-)Speicher zugeteilt. Durch diesen gemeinsamen Datenspeicher und den damit verbundenen gemeinsamen Variablen erfolgt auch die Kommunikation zwischen den einzelnen Prozessoren.

Die Abbildung 2.11 erläutert dieses Prinzip auch auf grafischer Ebene.

Es gibt zwei Modelle, nach denen *Shared Memory*-Systeme auf den Speicher zugreifen. Auch diese werden im Folgenden näher beleuchtet. [3]

**Uniform Memory Access (UMA)** Bei diesem Modell sind alle

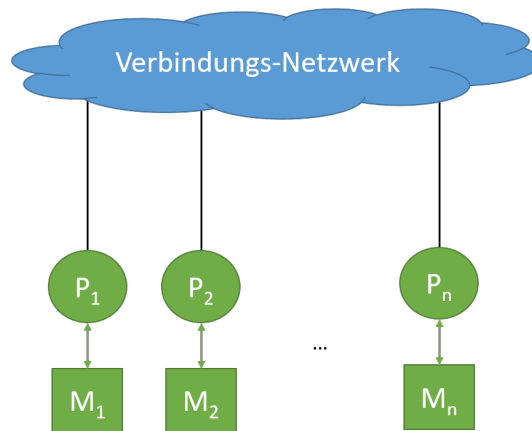


Abbildung 2.10: Grafische Darstellung eines Parallelrechners mit verteiltem Speicher.

Prozessoren beim Zugriff auf den Speicher gleichberechtigt, insbesondere die Zugriffszeiten sind für alle CPUs gleich. Somit besteht beim Zugriff auf Ressourcen kein Unterschied zwischen den einzelnen Ausführungseinheiten.

Sogenannte *Symmetrische Multiprozessoren* (SMP) sind UMA-Systeme. [3]

**Non-Uniform Memory Access (NUMA)** Im Rahmen dieses Modells können auch alle Prozessoren auf den gemeinsamen Speicher zugreifen. Allerdings variieren in die Fall die Zugriffszeiten je nach Ort, an dem sich die angesprochene Speicheradresse befindet. Der Grund dafür ist, dass der Speicher auf mehrere Knoten verteilt ist. Somit ist der Zugriff auf einen lokalen Speicherknoten schneller als auf entfernte. Für den Programmierer besteht allerdings kaum bis gar kein Unterschied zu UMA-Systemen. [3]

Die Programmierung gestaltet sich bei Rechnern mit gemeinsamem Speicher meist einfacher als bei verteiltem Speicher, da alle Prozessoren Zugriff auf den Speicher besitzen und somit der Programmierer nicht explizit für die Steuerung des Versendens und Empfangens von Informationen zuständig ist. Allerdings kann es durch die gemeinsame Ressource zu Problemen kommen, die beispielsweise durch die unter Kapitel 2.3 erklärten Mechanismen gelöst werden können.

Zu solchen Problemen kommt es in der Regel bei der Verwendung eines Rechners mit verteiltem Speicher nicht, da der Großteil des Datenflusses hierbei meist nur zwischen dem Prozessor und dessen lokalem Speicher abläuft. Doch das Umgehen der Synchronisierungsproblematik führt zu



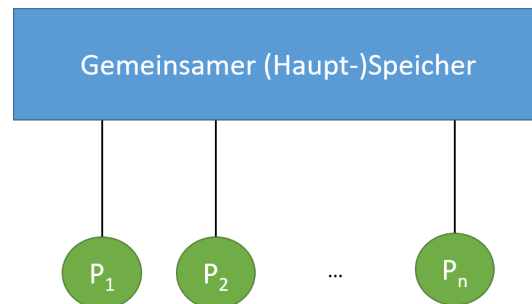


Abbildung 2.11: Grafische Darstellung eines Parallelrechners mit gemeinsamem Speicher.

einer anderen Schwierigkeit: Werden Daten von anderen Prozessoren benötigt, so muss der Austausch von Informationen anhand von speziellen Befehlen erfolgen, welche die Informationen dann über ein Netzwerk vermitteln. [49]

Anzumerken ist noch, dass es auch hybride Systeme gibt, welche als *Hybrid Distributed-Shared Memory*-Systeme bezeichnet werden. Diese Rechner verwenden eine Mischung aus gemeinsamem und verteiltem Speicher. Dabei handelt es sich um Systeme, welche aus mehreren Rechnern mit gemeinsamem Speicher bestehen. Die Prozessoren, die jeweils zu einem Parallelrechner mit gemeinsamem Speicher gehören, können alle auf den selben globalen Speicher zugreifen. Der verteilte Speicher kommt durch den Zusammenschluss mehrere Shared-Memory-Systeme zustande. Aus diesem Grund ist eine Netzwerk-Kommunikation von Nöten, um Informationen zwischen diesen Teilsystemen auszutauschen. [3]

### 2.5 Metriken und Modelle zur Performance-Analyse und -Vorhersage paralleler Programme

Die Bewertung der Güte von Programmen ist eine grundlegende Voraussetzung, wenn man effiziente Programme erstellen möchte. Da es bei der parallelen Programmierung nahezu ausschließlich um das Erzielen einer Performance-Verbesserung geht, spielt hier die Analyse und die Optimierung der Abläufe innerhalb eines Programmes eine zentrale Rolle. Aus diesem Grund wurden einige Kenngrößen und Modelle entwickelt, die die Performance-Analyse und -Vorhersage von Programmen mit Parallelverarbeitung ermöglichen.

Die Größe, welche es in diesem Zusammenhang vor allem zu analysieren und wenn möglich reduzieren gilt, ist die *Ausführungszeit* des Programmes, auch *Laufzeit* genannt. Der Benutzer eines Rechner-Systems ist an

sehr kurzen Antwort- bzw. Reaktionszeiten interessiert, was wiederum auf die Zeit zwischen dem Start und der Terminierung eines Programmes, also die Ausführungszeit, führt.

Auf der anderen Seite zielen Rechenzentren, welche extrem komplexe Berechnungen mittels Supercomputer zu lösen versuchen, auf einen hohen *Durchsatz* ab, wobei dieser Durchsatz die durchschnittliche Anzahl an Arbeitseinheiten, welche pro Zeiteinheit verrichtet werden können, darstellt. [53]

### 2.5.1 Kosten, Speedup und Effizienz

Die Laufzeit eines parallelen Programmes auf einer speziellen Ausführungsplattform ist ein wichtiges Kriterium zur Bewertung des Programmes.

Die *parallele Laufzeit*  $t_P(n)$  eines Programmes ist dabei die Zeit zwischen dem Starten des Programmes auf dem ersten Prozessor und dem Ende der Ausführung auf dem letzten beteiligten Prozessor. Dabei steht  $t$  für die Laufzeit,  $P$  für die Anzahl an beteiligten, parallel arbeitenden Prozessoren und  $n$  für die Größe des zu lösenden Problems. Diese sogenannte *Problemgröße* hängt im einfachsten Fall von den Eingabe-Daten ab. Ein Beispiel hierfür ist die Anzahl von Gleichungen, welche von einer Software gelöst werden muss.

Des Weiteren ist auch  $t_S(n)$  von Bedeutung. Dies ist die Laufzeit des schnellsten sequentiellen Programmes, das das gegebene Problem der Größe  $n$  löst.

Aus diesen Kennzahlen lassen sich einige weitere Kenngrößen ableiten, welche im Folgenden erläutert werden sollen. [53]

#### 2.5.1.1 Kosten eines parallelen Programmes

Die *Kosten*  $C_P(n)$  eines parallelen Programmes mit der Problemgröße  $n$ , wobei  $P$  Prozessoren an der Ausführung beteiligt sind, sind wie folgt definiert:

$$C_P(n) = P \cdot t_P(n)$$

Die daraus resultierende Zahl gibt also an, wie viel Arbeit alle Prozessoren zusammen verrichtet haben. Dabei wird davon ausgegangen, dass das Programm vollkommen parallel abläuft und die Last auf alle Prozessen genau im gleichen Maße verteilt wird.

Ein solches Programm wird *kosten-optimal* genannt, falls  $C_P(n) = t_S(n)$  gilt. Das bedeutet, dass das kosten-optimale parallele Programm exakt gleich viele Operationen wie das schnellste sequentielle Programm ausführt. Ist dies der Fall, so würde durch die parallele Ausführung an sich

**kein** zusätzlicher Aufwand, z.B. für Kommunikation oder Synchronisation, entstehen. [53]

### 2.5.1.2 Speedup eines parallelen Programmes

Der *Speedup*  $S_P(n)$ , auch *Geschwindigkeitsgewinn* oder *Beschleunigung* genannt, ist die wohl simpelste und aussagekräftigste Kennzahl.

Er lässt sich durch die folgende Formel ausdrücken:

$$S_P(n) = \frac{t_S(n)}{t_P(n)}$$

Aus dem obigen Ausdruck wird klar, dass der Speedup die Laufzeit des besten sequentiellen Programmes mit der Laufzeit des parallelen Programmes unter Verwendung von  $P$  Prozessoren vergleicht, wobei beide Programme das selbe Problem lösen müssen. Somit wird der Vorteil, welcher sich aus der Parallelisierung ergibt, klar. Er gibt also an, dass das parallele Programm, welches  $P$  Prozessoren verwendet,  $S_P(n)$ -mal schneller in der Ausführung als die sequentielle Lösung ist.

Den Idealfall bildet ein Speedup von  $P$ , da dies bedeuten würde, dass der Einsatz von  $P$  Prozessoren zu einer  $P$ -fachen Beschleunigung führen würde. Folglich gilt für den Speedup in der Theorie immer der folgende Zusammenhang:

$$S_P(n) \leq P$$

Im Fall von  $S_P(n) = P$  spricht man von einem *linearen* Speedup. Dies ist in der Theorie der Optimalfall.

Falls  $S_P(n) \geq P$  gilt, so ist der sequentielle Algorithmus nicht der beste sequentielle Algorithmus zur Lösung des gegebenen Problems, da die Ausführung des parallelen Programmes auf nur einem Prozessor unter Verwendung von einem Scheduling-Algorithmus wie beispielsweise Round-Robin, welcher in Kapitel 2.2.1.1 erklärt wurde, zu einer besseren Laufzeit führen würde. Aus dieser sequentiell abgearbeiteten Version des parallelen Algorithmus kann dann ein neuer sequentieller Algorithmus konstruiert werden, sodass  $S_P(n) \geq P$  nicht mehr gilt.

Die Berechnung des Speedups schließt wie bereits erwähnt den Vergleich mit dem schnellsten sequentiellen Algorithmus mit ein. Dieser Algorithmus kann in einigen Fällen allerdings schwierig zu finden bzw. zu erstellen sein.

Aus diesem Grund wird für die Berechnung des Speedups in der Praxis oft nicht die Laufzeit des besten sequentiellen Algorithmuses verwendet, sondern diejenige des parallelen Algorithmuses unter Verwendung von nur einem Prozessor, also  $t_1(n)$ . Unter diesen Umständen ergibt sich der Speedup durch die folgende Formel:

$$S_P(n) = \frac{t_1(n)}{t_P(n)}$$

In der Praxis ist  $S_P(n) \geq P$  allerdings trotzdem möglich, in diesem Fall spricht man von einem *superlinearen* Speedup. Dieser Effekt kann durch die Caches der Prozessoren auftreten. Dies ist darin begründet, dass jeder Prozessor auch einen zusätzlichen Cache beinhaltet. Wird der Algorithmus auf einem Prozessor ausgeführt, so ist es durchaus möglich, dass die vom Prozessor zu verarbeitenden Daten nicht vollständig im Cache des Prozessors Platz haben, was zu sogenannten Cache-Misses<sup>18</sup> während der Ausführung führt, welche die Ausführung verzögern und die Laufzeit verlängern. Wird das Programm jedoch auf mehreren Prozessoren parallel ausgeführt, so könnte es passieren, dass durch den zusätzlichen Cache-Speicher, der mit den hinzugekommenen Prozessoren einhergeht, nun genügend Speicher vorhanden sein könnte, sodass es zu keinen (oder weniger) Cache-Misses käme, was zu einem superlinearen Speedup führen könnte.

Doch ein solcher superlinearer Speedup tritt in der Praxis nur äußerst selten auf. Meist wird auf Grund des mit der Parallelisierung einhergehenden Mehraufwandes kein linearer, geschweige denn ein superlinearer Speedup erreicht. [53]

### 2.5.1.3 Effizienz eines parallelen Programmes

Eine Metrik, welche auf dem unter Kapitel 2.5.1.2 erläuterten Konzept des Speedups aufbaut, ist die sogenannte *Effizienz*. Sie ist durch die folgende Formel gegeben.

$$E_P(n) = \frac{S_P(n)}{P}$$

Durch das Ausdrücken des Speedups  $S_P(n)$  als  $\frac{t_S(n)}{t_P(n)}$  lässt sich die Effizienz auch wie folgt ausdrücken:

$$E_P(n) = \frac{\frac{t_S(n)}{t_P(n)}}{P} = \frac{t_S(n)}{P \cdot t_P(n)} = \frac{t_S(n)}{C_P(n)}$$

Die Effizienz gibt an, wie effizient die einzelnen Prozessoren genutzt werden und an der Berechnung mitwirken. Sie ließe sich folglich auch einfach durch Multiplikation mit 100 in Prozent angeben. Diese Zahl würde dann der Auslastung der einzelnen Prozessoren entsprechen.

---

<sup>18</sup>Ein Cache-Miss tritt auf, wenn von einem Programm angeforderte Daten nicht im Cache gefunden werden können. Dies führt zu einer Ausführungsverzögerung, da das Programm dann auf anderen Speicher-Ebenen (in Caches höheren Levels oder auch im Hauptspeicher) nach den Daten suchen muss. [56]

Falls es zu keinem superlinearen Speedup kommt, gilt stets  $0 \leq E_P(n) \leq 1$ .

Ein idealer, linearer Speedup  $S_P(n) = P$  entspricht einer Effizienz von  $E_P(n) = 1 = 100\%$ .

Die Effizienz gibt folglich auch darüber Auskunft, wie nahe die Beschleunigung, welche durch die Parallelisierung erreicht wird, an der idealen Beschleunigung liegt. Eine Effizienz von 100% entspricht dabei dem Ideal, da ein Einsatz von  $P$  Prozessoren in diesem Fall eine  $P$ -fache Beschleunigung mit sich bringen würde. [53]

### 2.5.2 Mathematische Gesetze und Modelle

Um Aussagen über den Nutzen der Parallelisierung im Allgemeinen zu treffen, wurden verschiedenste mathematische Modelle entwickelt, welche die Parallelisierung teilweise aus vollkommen verschiedenen Blickwinkeln aus betrachten.

Im Folgenden wird auf die beiden wichtigsten Gesetze, nämlich das *Amdahlsche Gesetz* und das *Gustafsonsche Gesetz* eingegangen.

#### 2.5.2.1 Das Amdahlsche Gesetz

Dieses Gesetz, welches 1967 von Gene Amdahl<sup>19</sup> veröffentlicht wurde, beschäftigt sich mit der Beschleunigung von Programmen durch eine parallele Ausführung. Amdahl stellte sich die Frage, wie weit diese Beschleunigung getrieben werden kann.

Dieses Gesetz geht davon aus, dass ein Programm im Wesentlichen aus nur zwei Teilen besteht: Einem sequentiellen Anteil, der nicht parallelisierbar ist, und einem parallelen Anteil, der durch Parallelisierung *beliebig* beschleunigt werden kann.

Amdahl nimmt an, dass das Programm zunächst auf einem Ein-Prozessor-System gestartet wird und normiert die hierbei gemessene Laufzeit auf 1. Den parallelisierbaren Anteil der Laufzeit nennt man  $t_{Par}$ , den sequentiellen Anteil folglich  $1 - t_{Par}$ .

Auf einem System mit  $P$  Prozessoren verhält sich das Programm nun anders: Der sequentielle Anteil  $1 - t_{Par}$  ändert sich nicht, der parallele Anteil  $t_{Par}$  wird im Optimalfall auf alle Prozessoren gleichermaßen aufgeteilt und wird  $P$ -mal schneller ausgeführt, weshalb aus  $t_{Par}$  der Term  $\frac{t_{Par}}{P}$  wird. Die Laufzeit  $t_{Ges}(P)$  auf einem  $P$ -Prozessor-System lässt sich also durch den folgenden Term angeben.

$$t_{Ges}(P) = (1 - t_{Par}) + \frac{t_{Par}}{P}$$

---

<sup>19</sup>Gene Myron Amdahl (1922 - 2015) war ein US-amerikanischer Computerarchitekt und Hi-Tech-Unternehmer norwegischer Abstammung. [19]

Aus dem obigen Term wird auch schnell wieder klar, dass für  $P = 1$ , also auf einem Ein-Prozessor-System, die gesamte Laufzeit  $t_{Ges}(1)$  genau 1 ist.

Der Geschwindigkeitsgewinn, also der Speedup, lässt sich nun sehr einfach errechnen. Dabei wird in der folgenden Betrachtung die Problemgröße  $n$  vernachlässigt, um den Grundgedanken Amdahls besser folgen zu können.

$$S_P = \frac{t_{Ges}(1)}{t_{Ges}(P)} = \frac{1}{(1 - t_{Par}) + \frac{t_{Par}}{P}}$$

Der obige Term entspricht bereits dem Amdahlschen Gesetz.

Eine wichtige und oft zitierte Konsequenz aus dem obigen Gesetz ist eine Aussage über die maximale Beschleunigung, die mittels Parallelisierung erzielt werden kann. Bildet man den Grenzwert des obigen Speedups für beliebig viele Prozessoren, so kommt man zur folgenden Rechnung.

$$\lim_{P \rightarrow \infty} S_P = \lim_{P \rightarrow \infty} \frac{1}{(1 - t_{Par}) + \frac{t_{Par}}{P}} = \frac{1}{(1 - t_{Par}) + 0} = \frac{1}{1 - t_{Par}}$$

Aus dem obigen Zusammenhang wird klar, dass ein Programm durch Parallelisierung *nicht beliebig* beschleunigt werden kann, sondern bestimmte Grenzen existieren. Für den Speedup gilt laut Amdahl also die folgende Ungleichung:

$$S_P < \frac{1}{1 - t_{Par}}$$

Im Nenner des obigen Bruches steht genau die sequentielle Laufzeit  $1 - t_{Par}$ , welche durch Parallelisierung nicht beeinflusst werden kann. Dieses Gesetz sagt also aus, dass die Verwendung von mehr Prozessoren nicht immer einen Mehrwert mit sich bringt, sondern eine Grenze für den Speedup existiert, der sich der Speedup bei Verwendung von beliebig vielen Prozessoren annähert.

Dieses Modell führte zu viel Pessimismus in Bezug auf massive Parallelisierung, da sich beispielsweise ein zu 90% parallelisierbares Programm mit  $t_{Par} = 0,9$  auch bei Verwendung von beliebig vielen Prozessoren nur um den Faktor 10 ( $\frac{1}{1 - t_{Par}} = \frac{1}{1 - 0,9} = 10$ ) beschleunigen lässt.

Das in Abbildung 2.12 dargestellte Diagramm zeigt den Zusammenhang zwischen dem Speedup und der Anzahl der verwendeten Prozessoren für verschieden gut parallelisierbare Programme. Die Prozessor-Achse  $P$  ist dabei logarithmisch eingeteilt, das bedeutet, dass sich die Anzahl der verwendeten Prozessoren bei jedem Schritt verdoppelt.

Eine weitere Folge aus diesem Modell ist das Gesetz des abnehmenden Gewinns. Wenn bereits viele Prozessoren verwendet werden, so wirkt sich die Hinzunahme eines weiteren Prozessors nur mehr geringfügig auf

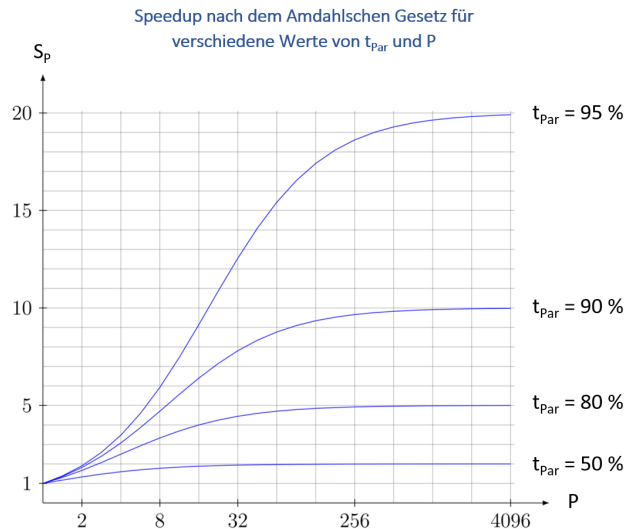


Abbildung 2.12: Grafische Darstellung des Zusammenhangs zwischen dem aus dem Amdahlschen Gesetz ableitbaren Speedup und der Anzahl der verwendeten Prozessoren für verschieden gut parallelisierbare Programme. [39]

die gesamte Laufzeit des Programmes aus.

Aus den bereits bekannten Gründen führte dieses Modell in der Vergangenheit zu einer negativen Einstellung in Bezug auf die Parallelisierung. Dabei sei allerdings darauf hingewiesen, dass dieses Gesetz nur ein Modell ist und deshalb bestimmten Grenzen unterworfen ist.

Die folgenden Sachverhalte werden vom Amdahlschen Gesetz nicht beachtet:

- Umso mehr Prozessoren an einem Problem gemeinsam arbeiten, umso größer wird auch der Kommunikationsaufwand, welcher den zu erwartenden Speedup nochmals senkt.
- Mit einem dazukommenden Prozessor gehen auch andere zusätzliche Ressourcen einher. Beispielsweise ist jeder zusätzliche Prozessor mit einem eigenen Cache ausgestattet, weshalb für die Berechnungen insgesamt mehr Cache zur Verfügung steht. Es kann auch dazu kommen, dass ein Problem, das auf einem Ein-Prozessor-System nicht auf ein Mal im Speicher Platz hatte, durch die Parallelisierung in Teilprobleme zerlegt werden kann, sodass diese in den Caches der beteiligten Prozessoren Platz haben. In diesem Fall können die Teilprobleme und damit auch das gesamte Problem in einer viel

schnelleren Zeit gelöst werden.

- Manchmal ist es gar nicht das höchste Ziel, ein Problem in beliebig kleiner Zeit zu lösen, sondern ein beliebig großes Problem in immer der selben Zeit zu lösen. Dieser Ansatz führt zum Gustafsonschen Gesetz, welches unter Kapitel 2.5.2.2 behandelt wird. [10] [39]

### 2.5.2.2 Das Gustafsonsche Gesetz (Gesetz von Gustafson-Barsis)

Um dem Pessimismus, der sich aus dem Amdahlschen Gesetz ergibt, entgegenzuwirken, schuf John Gustafson<sup>20</sup> im Jahre 1988 ein eigenes Gesetz, in welchem er die Parallelisierung von einem anderen Standpunkt aus betrachtete und somit zeigte, dass sich massive Parallelisierung trotzdem lohnen kann. Nach seinem Gustafsonschen Gesetz (auch bekannt als Gesetz von Gustafson-Barsis) kann man ein Problem zwar nicht in beliebig kleiner Zeit lösen, aber in einer bestimmten Zeit beliebig große Probleme berechnen.

Eine grundlegende Säule dieses Modells ist die Einbeziehung der Problemgröße  $n$ , welche von Amdahl vernachlässigt wurde. Die Problemgröße kann man sich im einfachsten Fall als die Größe der Eingabedaten des Programmes vorstellen. Das ursprünglich zu lösende Problem hat in diesem Fall die Problemgröße  $n = 1$ . Die Laufzeit dieses Programmes auf einem Ein-Prozessor-System wird wiederum auf 1 normiert. Der parallele Anteil des Programmes hat auf diesem System einen Anteil von  $t'_{Par}$ . Nun hat sich Gustafson Gedanken darüber gemacht, wie sich die Laufzeit verändert, wenn die Problemgröße  $n$  erhöht wird. Er argumentiert dabei, dass sich diese Erhöhung nur auf den parallelen Anteil der Laufzeit auswirkt, da hierbei oft beispielsweise Vektor-Operationen berechnet werden, deren Dimension direkt von der Größe der Eingabedaten abhängt. Der sequentielle Anteil besteht in diesem Modell hingegen vor allem aus Initialisierungsvorgängen, auf welche die Problemgröße keinen Einfluss ausübt. Dies führt im Allgemeinen zur folgenden Laufzeit  $t_{Ges}(P, n)$ , wobei hier  $P = 1$  gilt.

$$t_{Ges}(1, n) = (1 - t'_{Par}) + n \cdot t'_{Par}$$

Analog zum Amdahlschen Gesetz stellte sich nun auch Gustafson die Frage, wie sich der Einsatz von  $P$ -Prozessor-Systemen auf die gesamte Laufzeit  $t_{Ges}(P, n)$  auswirkt. In diesem Fall bleibt auch hier der sequentielle Anteil unverändert, während der parallele Anteil im Optimalfall wiederum  $P$ -mal schneller ausgeführt wird. Für ein allgemeines  $P$  ergibt sich also die folgende Laufzeit.

---

<sup>20</sup>John Leroy Gustafson (\* 1955) ist ein amerikanischer Informatiker und Geschäftsmann.[24]



$$t_{Ges}(P, n) = (1 - t'_{Par}) + \frac{n \cdot t'_{Par}}{P}$$

Auch aus den obigen beiden Termen lässt sich wieder der Speedup ermitteln.

$$S_P(n) = \frac{t_{Ges}(1, n)}{t_{Ges}(P, n)} = \frac{(1 - t'_{Par}) + n \cdot t'_{Par}}{(1 - t'_{Par}) + \frac{n \cdot t'_{Par}}{P}}$$

Die obige Formel entspricht also dem Speedup in Abhängigkeit von der Anzahl der verwendeten Prozessoren  $P$  und der Problemgröße  $n$ .

Nun wird dieser Zusammenhang für den Spezialfall  $n = 1$  betrachtet.

$$S_P(1) = \frac{t_{Ges}(1, 1)}{t_{Ges}(P, 1)} = \frac{(1 - t'_{Par}) + 1 \cdot t'_{Par}}{(1 - t'_{Par}) + \frac{1 \cdot t'_{Par}}{P}} = \frac{1 - t'_{Par} + t'_{Par}}{(1 - t'_{Par}) + \frac{t'_{Par}}{P}}$$

$$S_P(1) = \frac{1}{(1 - t'_{Par}) + \frac{t'_{Par}}{P}}$$

Man erkennt das Amdahlsche Gesetz wieder, weshalb klar wird, dass ein enger Zusammenhang zwischen den beiden Gesetzen besteht.

Gustafson beleuchtet nun allerdings einen vollkommen anderen Aspekt als Amdahl. Während Amdahl von einer konstanten Problemgröße ausging ( $n = 1$ ) und für ihn vor allem die Minimierung der Laufzeit das Ziel darstellte, war Gustafsons Ansatz, dass nicht die Problemgröße, sondern die Laufzeit konstant gehalten werden soll. Gustafson fragte sich nun, welche Problemgröße  $n$  man in der ursprünglichen Laufzeit 1 auf einem  $P$ -Prozessor-System handhaben kann.

$$t_{Ges}(P, n) = 1$$

$$1 = (1 - t'_{Par}) + \frac{n \cdot t'_{Par}}{P}$$

$$P = P \cdot (1 - t'_{Par}) + n \cdot t'_{Par}$$

$$P = P - P \cdot t'_{Par} + n \cdot t'_{Par}$$

$$P \cdot t'_{Par} = n \cdot t'_{Par}$$

$$P = n$$

Das Ergebnis dieser Rechnung ist sehr optimistisch und stellt die Parallelisierung in ein anderes Licht. Nach Gustafson kann man auf einem  $P$ -Prozessor-System ein Problem der Größe  $n = P$  in der Laufzeit 1 berechnen, vollkommen unabhängig von der Größe des sequentiellen und parallelen Anteils des Programmes. Durch Parallelisierung erhält man

also zwar nur einen begrenzten Speedup, aber einen beliebig hohen Kapazitätsgewinn (Leistungsgewinn), der mit der Anzahl der verwendeten Prozessoren linear wächst.

Allerdings war Gustafson diese Erkenntnis nicht genug, sodass er versuchte, aus den berechneten Zusammenhängen einen Speedup herzuleiten, wobei ihm allerdings ein Denkfehler unterlief. Er überlegte sich, welche Laufzeit das neue, größere Problem auf einem Ein-Prozessor-System benötigen würde. Hierbei setzte er den Zusammenhang  $n = P$  in die folgende, bereits hergeleitete Formel des Speedups ein.

$$S_P(n) = \frac{(1 - t'_{Par}) + n \cdot t'_{Par}}{(1 - t'_{Par}) + \frac{n \cdot t'_{Par}}{P}}$$

Nun wird in den obigen Term  $n = P$  eingesetzt.

$$S_P(n) = \frac{(1 - t'_{Par}) + P \cdot t'_{Par}}{(1 - t'_{Par}) + \frac{P \cdot t'_{Par}}{P}}$$

$$S_P(n) = \frac{(1 - t'_{Par}) + P \cdot t'_{Par}}{1 - t'_{Par} + t'_{Par}}$$

$$S_P(n) = \frac{(1 - t'_{Par}) + P \cdot t'_{Par}}{1}$$

Im Nenner steht nun die ursprüngliche Laufzeit, die bekanntlich auf 1 normiert wurde. Somit ergibt sich das Gustafsonsche Gesetz.

$$S_P(n) = (1 - t'_{Par}) + P \cdot t'_{Par}$$

Der Denkfehler wird klar, wenn man sich vor Augen hält, dass dieser Speedup auf der Annahme einer konstanten Laufzeit basiert.

Der Fehler wird anhand der Analogie mit einem Supermarkt schnell klar. Gibt es in einem Supermarkt beispielsweise eine Aktion, in der man zwei Stücke eines Produktes zum Preis von einem erhält, so würde man laut dem Gustafsonschen Gesetz 50 % des Geldes sparen, wenn wir statt einem Stück zwei Stücke kaufen. Und genau hierin liegt die Falle: Man hat gar kein Geld gespart, sondern ein Stück gratis dazu erhalten. Der Gewinn ist in diesem Fall also materiell (im Sinne der Leistung, Kapazität) und nicht finanziell (im Sinne der Zeit).

Dieser sehr fragwürdige Schritt Gustafsons sorgte in der Vergangenheit für viele Verwirrungen und Kontroversen. [22] [39]

### 2.5.2.3 Zusammenhang zwischen dem Amdahlschen und dem Gustafsonschen Gesetz

Amdahl geht von einer konstanten Problemgröße und auch von einem konstanten parallelisierbaren Anteil aus, wobei das Ziel ist, die Laufzeit

durch Einsatz von Parallelisierung zu minimieren.

Gustafson betrachtet den Sachverhalt aus einem anderen Blickwinkel. Dieser geht von einem mit wachsender Problemgröße verschwindend klein werdenden sequentiellen Anteil aus.

Das Amdahlsche Gesetz sagt letztendlich aus, dass sich massive Parallelisierung nicht auszahlt, weil sich die Laufzeit eines Programmes nur bis zu einem gewissen Punkt verringern lässt. Gustafson stellt dieser Aussage entgegen, dass man die Laufzeit eines Programmes zwar nicht beliebig verkleinern, in der selben Zeit allerdings beliebig große Probleme lösen kann. Die beiden Gesetze harmonieren also vollkommen und lassen sich im folgenden (bereits erwähnten) Satz zusammenfassen:

Parallelisierung bringt zwar nur bedingt einen *Zeitgewinn*, dafür aber einen großen *Kapazitätsgewinn* (*Leistungsgewinn*). [39]

## Kapitel 3

# Parallele Programmierkonzepte, Anwendungsbeispiel und Vergleich

### 3.1 Parallele Programmierkonzepte

Seit der Entwicklung des parallelen Programmierparadigmas haben sich einige Konzepte und vor allem Programmiersprachen-Bibliotheken herausgebildet, wovon drei heute noch eingesetzt in diesem Kapitel erläutert werden sollen. Danach werden zwei dieser Technologien untereinander und auch mit reinen Prozessen und Threads anhand eines Anwendungsbeispiels verglichen.

#### 3.1.1 MPI (Message Passing Interface)

MPI, das *Message Passing Interface*, wendet wie sich vom Namen bereits ableiten lässt das Message-Passing-Modell an. Dieses Modell geht davon aus, dass ein Parallelrechner mit verteiltem Speicher vorliegt, wobei jeder Prozess einen eigenen, lokalen Speicher besitzt. Da kein globaler Speicher in diesem Modell existiert, muss die Kommunikation zwischen den Prozessoren durch den Austausch von Nachrichten (Message-Passing) erfolgen. Um Daten vom lokalen Speicher eines Prozessors A in den eines anderen Prozessors B zu übertragen, muss A eine Nachricht an B senden, welche die Daten enthält. B muss die Nachricht dann empfangen und die Daten in einen Puffer, welcher im lokalen Speicher gespeichert wird, abspeichern.

Um die Portabilität zu gewährleisten, werden keine Annahmen in Bezug auf das Verbindungsnetzwerk zwischen den Prozessoren gemacht. Jeder

Prozessor kann mit jedem anderen Prozessor kommunizieren.

Ein Programm, welches Message Passing verwendet, wird von einer Reihe von Prozessen ausgeführt, wobei jeder Prozess einen lokalen Speicher zur Verfügung hat und (im Optimalfall) auf einem eigenen Prozessor bzw. Prozessor-Kern läuft. Die Anzahl der beteiligten Prozesse wird meist beim Programmstart festgelegt. Jeder Prozess kann nun, analog zur zuvor erläuterten Funktionsweise, mit den lokalen Daten direkt arbeiten und mit den anderen Prozessen über das Senden und Empfangen von Nachrichten kommunizieren. Jeder Prozess kann dabei die selbe, aber auch verschiedene Aufgaben erfüllen.

Den einzelnen Prozessen, die das Message-Passing-Programm ausführen, müssen Kommunikationsoperationen zum Realisieren des Message-Passings zur Verfügung gestellt werden. Dies geschieht in der Regel durch eine Bibliothek einer Programmiersprache. Die Prozesse können dann auf die Funktionen, welche die Bibliothek bereitstellt, zugreifen.

Eine solche Kommunikations-Bibliothek ist in der Regel hardwareunabhängig, weshalb sie auf verschiedensten Parallelrechnern genutzt werden können. Die bekannteste dieser Bibliotheken ist das MPI (*Message Passing Interface*).

MPI ist ein Standard zur Realisierung des Message-Passing-Modells. Es definiert die Syntax und Semantik von Funktionen, welche die Kommunikation und somit den Daten-Austausch ermöglichen. Die genaue Implementierung wird allerdings durch den Standard nicht festgelegt. Frei verfügbare Implementierungen sind beispielsweise MPICH, LAM/MPI oder auch OpenMPI (nicht zu verwechseln mit OpenMP, welches unter Kapitel 3.1.2 erläutert wird).

Diese Bibliothek wird für C, C++ und Fortran unterstützt. Der momentan aktuellste Standard ist MPI-3, welches 2012 erschienen ist. [53]

### 3.1.2 OpenMP (Open Multi-Processing)

Der Standard OpenMP (*Open Multi-Processing*) verfolgt einen etwas anderen Ansatz als MPI, da selbiger für Parallelrechner mit gemeinsamem Speicher ausgelegt ist. Die OpenMP-API<sup>1</sup> stellt dabei eine Reihe von Compiler-Direktiven, Funktionen und Variablen zur Verfügung. Mit Hilfe dieser Compiler-Direktiven können die für gewöhnlich sequentiellen Programmiersprachen C, C++ und Fortran um Konstrukte zur parallelen Programmierung und auch zur Synchronisierung erweitert werden. Dabei kann sowohl lokaler, als auch gemeinsamer Speicher genutzt werden.

Der erste OpenMP-Standard wurde im Jahre 1997 veröffentlicht und die Version 2.5 aus dem Jahr 2005 wird mittlerweile von den meisten

---

<sup>1</sup>Eine API (*Application Programming Interface*) ist eine Programmierschnittstelle, das heißt ein Programmteil, der anderen Programmen zur Anbindung an das System zur Verfügung gestellt wird. [29]

Compilern unterstützt.

Das Programmiermodell von OpenMP entspricht im Gegensatz zu dem von MPI auf zusammenarbeitenden Threads, welche parallel wiederum auf Prozessoren bzw. Prozessor-Kernen laufen. Die Erzeugung und Beendigung der Threads folgt dem unter Kapitel 2.1.2 vorgestellten Fork-Join-Modell. Wird ein OpenMP-Programm ausgeführt, so existiert zunächst nur genau ein Thread, welche *Initial Thread* genannt wird. Somit erfolgt die Abarbeitung des Programmes sequentiell, bis das erste OpenMP-Konstrukt zur Parallelisierung gefunden wird. In diesem Schritt erzeugt der *Initial Thread* eine Reihe von neuen Threads und bildet zusammen mit den neuen Threads ein Team, wobei der *Initial Thread* zum *Master Thread* befördert wird. Die Fork-Operation wird implizit durchgeführt, wird also vom Programmierer nicht direkt in die Wege geleitet. Der Programmcode innerhalb des parallelen Konstruktes wird *parallele Region* genannt und wird vom gesamten Thread-Team ausgeführt. Jeder Thread kann dabei die selbe, aber auch verschiedene Aufgaben erfüllen. Am Ende der parallelen Region findet sich eine implizite Synchronisation und nur der Master Thread führt dann die Ausführung weiter, was einer impliziten Join-Operation entspricht. Parallele Regionen können auch verschachtelt werden, wobei jeder Thread, der auf ein OpenMP-Konstrukt zur Parallelisierung trifft, ein Team von Threads bildet und selbst zu einem *Master Thread* wird.

Das Speicher-Modell von OpenMP unterscheidet zwischen lokalem und gemeinsamem Speicher, wobei alle OpenMP-Threads auf den letztgenannten Speicher Zugriff haben. Um die unter Kapitel 2.3.1 vorgestellten Probleme der Synchronisation wie beispielsweise zeitkritische Abläufe oder auch Deadlocks zu vermeiden, stellt der OpenMP-Standard auch Synchronisationsmechanismen in Form von Bibliotheksfunktionen zur Verfügung. Zusätzlich zu gemeinsame genutzten Variablen können die Threads auch private Variablen verwenden, welche nicht von anderen Threads zugegriffen werden können.

Die Kompilierung eines OpenMP-Programmes führt zu einem Code, welcher Multithreading verwendet. [53] [28]

### 3.1.3 Cilk

Cilk, Cilk++ und Cilk Plus sind im Gegensatz zu MPI und OpenMP keine Standards, sondern eigene Programmiersprachen, welche für paralleles Rechnen unter Verwendung von Multithreading optimiert wurden. Die Syntax und Semantik ist an C und C++ angelehnt, weshalb diese Programmiersprachen als Erweiterungen von C bzw. C++ betrachtet werden können, welche das Parallelisieren von Schleifen und das Fork-Join-Modell, welche unter Kapitel 2.1.2 erläutert wurde, unterstützen. Die Programmiersprache Cilk wurde vom *MIT Laboratory for Compu-*

ter Science entwickelt und 1994 veröffentlicht. Der Name *Cilk* ist dabei eine Anspielung an Threads, welche Ausführungsfäden darstellen. Das englische Wort *Silk*, welches mit (Seiden-) Faden übersetzt werden kann, wurde so verändert, dass aus dem *S* ein *C* wurde, um auf die Programmiersprache C, auf welcher Cilk basiert, zu verweisen.

Vor 2006 war Cilk nur auf Hochleistungsrechnen im professionellen Stil beschränkt und somit nicht verbreitet. Aus diesem Grund wurde das Unternehmen *Cilk Arts* gegründet, welches die Programmiersprache Cilk modernisierte und somit kommerziell nutzbar machte. Die neue Version von Cilk wurde *Cilk++* genannt und erschien 2008. Der Zusatz *++* rührt daher, dass von nun an auch C++ unterstützt wurde.

2009 gab Cilk Arts bekannt, von nun an Teil der *Intel Corporation* zu sein. Bald darauf wurde Cilk++ zur aktuellen Version *Intel Cilk Plus* erweitert. Selbige erschien im Jahre 2010.

Das Konzept hinter Cilk besteht darin, dass der Programmierer dafür zuständig sein sollte, die Abschnitte im Code, die parallel verarbeitet werden können, zu identifizieren und mit den korrekten *Cilk*-Schlüsselwörtern zu markieren. Er muss dann allerdings der Laufzeitumgebung die Aufgabe überlassen, wie die Arbeit genau auf die verfügbaren Prozessoren mit Hilfe von Threads aufgeteilt wird. Genau aus diesem Grund ist ein und dasselbe Cilk-Programm auf einem Ein-, aber auch auf einem *n*-Prozessor-System lauffähig, ohne Veränderungen im Quellcode tätigen zu müssen.

Im Folgenden werden die wichtigsten beiden Schlüsselwörter, um die Cilk Plus die Programmiersprache C erweitert, erläutert. Dabei handelt es sich um die beiden Wörter *spawn* (zu Deutsch *vermehren*), und *sync* (in Anlehnung an *Synchronisierung*). Beide werden in Zusammenhang mit der Realisierung des unter Kapitel 2.1.2 erwähnten Fork-Join-Modell benötigt. Das *spawn*-Schlüsselwort wird einem Funktionsaufruf vorangestellt (beispielsweise *spawn f(x)*). Das bedeutet, dass die Anweisungen innerhalb der Funktion *f(x)* problemlos parallel zu den auf den Funktionsaufruf folgenden Anweisungen ausgeführt werden kann. Der Scheduler ist allerdings nicht gezwungen, diesen Code dann tatsächlich parallel auszuführen. Dieses Schlüsselwort kann also eher als eine *Empfehlung der parallelen Verarbeitung* betrachtet werden. Dieses Schlüsselwort realisiert also einen Fork. Das *sync*-Schlüsselwort ist das Gegenstück zu *spawn*. Es weist den Compiler darauf hin, dass die Ausführung der darauf folgenden Anweisungen erst vollzogen werden kann, sobald alle zuvor mit Hilfe des Schlüsselworts *spawn* parallel ausgeführten Funktionen vollständig abgearbeitet worden sind. Somit wird durch dieses Schlüsselwort ein Join realisiert. [13]

## 3.2 Anwendungsbeispiel und Vergleich der parallelen Programmierkonzepte

Einige der im Rahmen dieser Arbeit vorgestellten Konzepte zur parallelen Programmierung, nämlich Prozesse, Threads, MPI und OpenMP werden nun anhand eines praktischen Anwendungsbeispiels verglichen.

Dabei handelt es sich um die Berechnung der Primzahlen zwischen 1 und 100.000. Dies ist eine rechenaufwändige Aufgabe, die durch Parallelisierung (erheblich) optimiert werden kann.

### 3.2.1 Voraussetzungen

Alle im Folgenden vorgestellten Programme und Messdaten wurden auf einem Ubuntu-System (Ubuntu 16.04 LTS) ausgeführt, welches wiederum in einer virtuellen Maschine (VMware Workstation 14 Player) arbeitete. Das virtuelle Ubuntu-System war dabei wie folgt konfiguriert:

- Speicherplatz des Hauptspeichers: 15,6 GiB
- Prozessor: Intel Core i7-6700HQ CPU @ 2.60GHz x 4
- Typ des Betriebssystems: 64 Bit
- Speicherplatz des Sekundärspeichers: 88,6 GB

Während der Berechnungen wurde zusätzlich die Netzwerk-Verbindung deaktiviert, um das Herunterladen von Updates und Ähnlichem im Hintergrund, was die Messdaten verfälschen hätte können, zu verhindern.

### 3.2.2 Programmierung und Auswertung

Nun werden die verschiedenen Ansätze zur Realisierung des Programmes zur Primzahlen-Berechnung vor allem anhand der Messdaten verglichen. Dabei ist anzumerken, dass alle Messungen 50 Mal durchgeführt wurden und aus diesen Messergebnissen jeweils immer der Median gebildet wurde, um Ausreißer zu eliminieren und vertrauenswürdige Messergebnisse zu erzielen. Des Weiteren sind alle x-Achsen der im Folgenden dargestellten Diagramme logarithmisch (zur Basis 2) skaliert, das bedeutet, dass die auf der x-Achse aufgetragenen Werte exponentiell (zur Basis 2) und nicht linear erhöht werden.

#### 3.2.2.1 Sequentielle Lösung

Die Primzahlen wurden zunächst mit einem sequentiellen Algorithmus berechnet und die Laufzeit gemessen. Die sequentielle Lösung stellt die einfachste, aber auch die (abgesehen von MPI) langsamste Lösung zur



Berechnung von Primzahlen dar. Dabei wird jede Zahl von 1 bis 100.000 nacheinander überprüft und festgestellt, ob es sich bei der jeweiligen Zahl um eine Primzahl handelt oder nicht. Es findet keinerlei Parallelisierung statt.

Der Median der Laufzeit des sequentiellen Algorithmuses beträgt 12,84 s. Diese Größe ist alleinstehend nicht aussagekräftig, sondern wird erst beim Vergleich mit den parallelen Programmierkonzepten interessant.

### 3.2.2.2 Parallele Lösungen

Nun werden die verschiedenen parallelen Lösungsmöglichkeiten für die Berechnung der Primzahlen aufgezeigt und verglichen.

**Parallele Lösung des Problems durch Prozesse** Zunächst wurde versucht, das gegebene Problem durch Prozesse, also dem Grundkonzept der parallelen Programmierung, zu lösen, welches bereits unter Punkt 2.2.1.1 erläutert wurde. In diesem Fall wurden UNIX-Prozesse verwendet.

Dabei werden die Zahlen von 1 bis 100.000 abhängig von der Anzahl der verwendeten Prozesse  $P$  in  $P$  möglichst gleich große Intervalle aufgeteilt, um das unter Kapitel 2.1.3 erwähnte Load Balancing zu gewährleisten.

Das Programm funktioniert dabei wie folgt: Zunächst wird ein einziger Prozess zur Lösung des Problems verwendet. Dann werden die Primzahlen mit diesem einen Prozess 50 Mal berechnet und die Laufzeit gemessen, um anschließend wiederum den Median bilden zu können. Im Anschluss wird die Anzahl der Prozesse erhöht und dasselbe wieder durchgeführt.

Die Anzahl der Prozesse steigt dabei nicht ständig gleich schnell an, sondern lässt sich durch die folgende Funktion  $P(n)$  angeben.  $P$  ist dabei die Anzahl der verwendeten Prozesse im  $n$ . Durchlauf, wobei wie bereits erwähnt jeder Durchlauf nochmals 50 Mal unter gleichen Bedingungen wiederholt wird, um Ausreiser in der Zeitmessung zu eliminieren, und in jedem Durchlaufs-Wechsel die Anzahl der Prozesse erhöht wird.

$$P(n) = \begin{cases} P(n-1) + 1 & \text{für } 1 \leq P_n < 10 \\ P(n-1) + 2 & \text{für } 10 \leq P_n < 50 \\ P(n-1) + 50 & \text{für } 50 \leq P_n < 1000 \\ P(n-1) + 1000 & \text{für } P_n \geq 1000 \end{cases} \quad (3.1)$$

Als Start-Wert gilt  $P(1) = 1$ .

Um den Prozessen, welche am Problem gemeinsam arbeiten, und

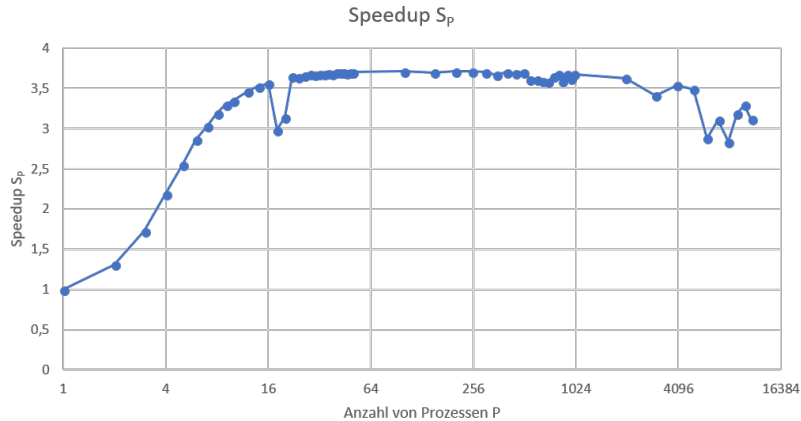


Abbildung 3.1: Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten Prozesse.

grundsätzlich über vollkommen getrennte Speicherbereiche verfügen, eine Kommunikation zu ermöglichen, wurde ein gemeinsamer Speicher für alle beteiligten Prozesse eingerichtet, wobei der Zugriff darauf mit Hilfe einer Semaphore geregelt wurde, die jeweils nur einen Prozess gleichzeitig in den kritischen Bereich eintreten ließ. Durch Ausloten der Grenzen auf dem verwendeten System wurde festgestellt, dass sich maximal 11.000 Prozesse erzeugen lassen. Deshalb befindet sich im Rahmen dieses Versuches  $P(n)$  immer im Intervall  $1 \leq P(n) \leq 11.000$ . Die Messdaten werden auf Grund des großen Umfangs im Rahmen der Arbeit nicht direkt aufgelistet, sondern aus der Anzahl der verwendeten Prozesse und dem dazugehörigen Laufzeit-Median wurde der Speedup, welcher in Kapitel 2.5.1.2 erläutert wurde, und auch die Effizienz, die unter Punkt 2.5.1.3 eingeführt wurde, ermittelt. Diese beiden wichtigen Kennzahlen wurden dann in zwei Diagrammen dargestellt. Der Speedup  $S_P$  wurde in Abhängigkeit von der Anzahl der verwendeten Prozesse  $P$  berechnet und grafisch dargestellt, was in Abbildung 3.1 erkenntlich ist.

Aus dem gegebenen Diagramm lassen sich einige Informationen gewinnen. Mit einem Prozess ergibt sich ein Speedup von genau 1, was auch nachvollziehbar sein sollte. Bei steigender Anzahl von Prozessen steigt zunächst auch der Speedup, allerdings zeigt sich ab 16 Prozessen (von zwei Ausreißern abgesehen) keine signifikante Veränderung des Speedups mehr. Es scheint laut Diagramm auch eine obere Schranke für den Speedup zu existieren, die sich im Bereich zwischen 3,5 und 4 bewegt. Ab ca. 1000 Prozessen ist er-

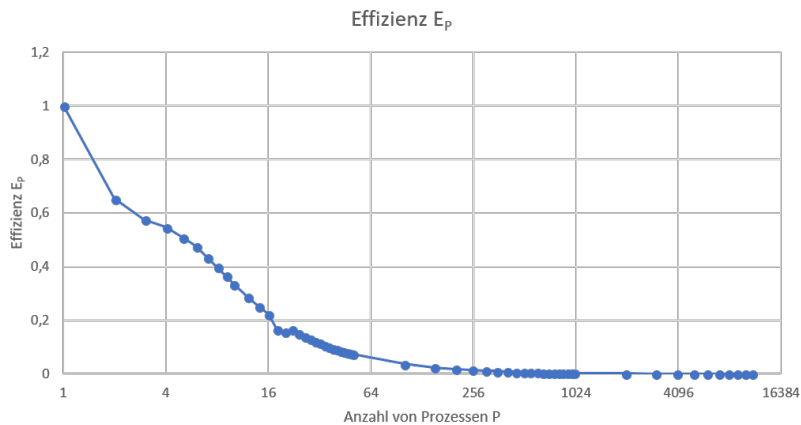


Abbildung 3.2: Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten Prozesse.

kenntlich, dass der Verwaltungsaufwand für die Prozesse sogar den Mehrwert an Rechenleistung, der mit der Erhöhung der Anzahl der Prozesse einhergeht, übersteigt, weshalb der Speedup von diesem Punkt an zu sinken beginnt, wobei die Werte allerdings Schwankungen aufweisen. Ein Abwärtstrend ist aber erkenntlich.

Bemerkenswert ist vor allem die Tatsache, dass die Messungen auf einem System mit einem 4-Kern-Prozessor ausgeführt wurden und man meinen möchte, dass ab 4 Prozessen, also einem Prozess pro Kern, keine Speedup-Steigerung mehr möglich sein sollte. In der Tat ist dies allerdings nicht der Fall. Höchstwahrscheinlich ist dies im Scheduling-Algorithmus des Systems begründet. Bis zu einem gewissen Grad ermöglicht die Erhöhung der Anzahl der Prozesse, dass der Scheduler insgesamt dem gesamten Programm (also allen Prozessen zusammen) mehr CPU-Zeit zur Verfügung stellt als nur den 4 Prozessen.

In der Praxis muss allerdings nicht nur der Geschwindigkeitsgewinn, sondern auch die Effizienz der Lösung betrachtet werden. Selbige ist in Abbildung 3.2 dargestellt.

Die Effizienz entspricht in diesem Fall einer stetig sinkenden Funktion, welche zu Beginn drastisch sinkt und sich dann asymptotisch 0 annähert. Auch ist erkenntlich, dass die Effizienz bis ca. 16 Prozessen, wie auch aus dem Speedup-Diagramm hervorgeht, akzeptable Werte zwischen 100% und 20% annimmt, während sie nachher immer weiter sinkt und schließlich annähernd 0% wird.

**Parallele Lösung des Problems durch Threads** Nun wurde das Problem mit Hilfe von Threads, also einem weiteren wichtigen

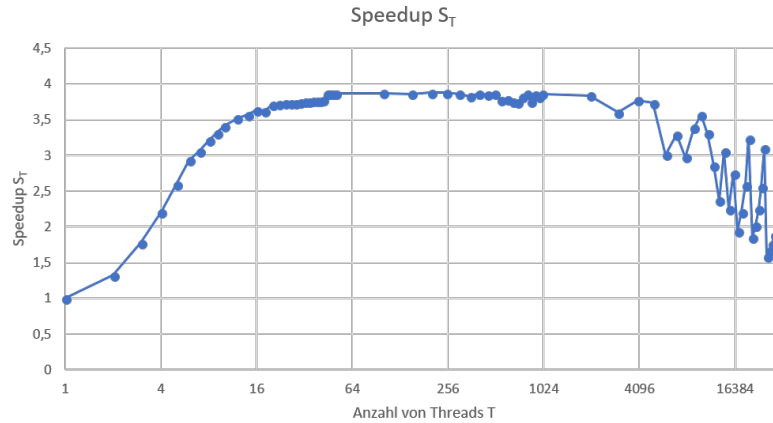


Abbildung 3.3: Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten Threads.

Grundbaustein der parallelen Programmierung, gelöst, welcher bereits unter Punkt 2.2.1.2 erläutert wurde. In diesem Fall wurden POSIX-Threads verwendet.

Das Programm läuft dabei ähnlich zum Vorherigen mit Prozessen ab, auch die Erhöhung der Anzahl der Threads  $T$  wurde nach dem selben Schema vollzogen. Allerdings war in diesem Fall kein gemeinsamer Speicher nötig, weil sich die Threads den gemeinsamen Speicher des Prozesses, zu welchem sie gehören, teilen. In diesem Fall wurde keine Semaphore zur Synchronisation benötigt, da zwar gemeinsame Ressourcen existierten, die Threads sich jedoch nie in die Quere kommen konnten. Die Funktion, die die Anzahl der Threads  $T$  in Abhängigkeit vom Durchlauf  $n$  angibt, nennt sich in diesem Fall  $T(n)$ . Durch Austesten der Grenzen auf dem verwendeten System wurde in diesem Fall festgestellt, dass sich maximal 32.000 Threads erzeugen lassen. Deshalb befindet sich im Rahmen dieses Versuches  $T(n)$  immer im Intervall  $1 \leq T(n) \leq 32.000$ . Die Messdaten werden auf Grund des großen Umfangs im Rahmen der Arbeit wieder nicht direkt aufgelistet, sondern aus der Anzahl der verwendeten Threads und dem dazugehörigen Laufzeit-Median wurde wieder der Speedup, welcher in Kapitel 2.5.1.2 erläutert wurde, und auch die Effizienz, die unter Punkt 2.5.1.3 eingeführt wurde, ermittelt. Diese beiden wichtigen Kennzahlen wurden dann in zwei Diagrammen dargestellt.

Der Speedup  $S_T$  wurde in Abhängigkeit von der Anzahl der verwendeten Threads  $T$  berechnet und grafisch dargestellt, was in Abbildung 3.3 erkenntlich ist.

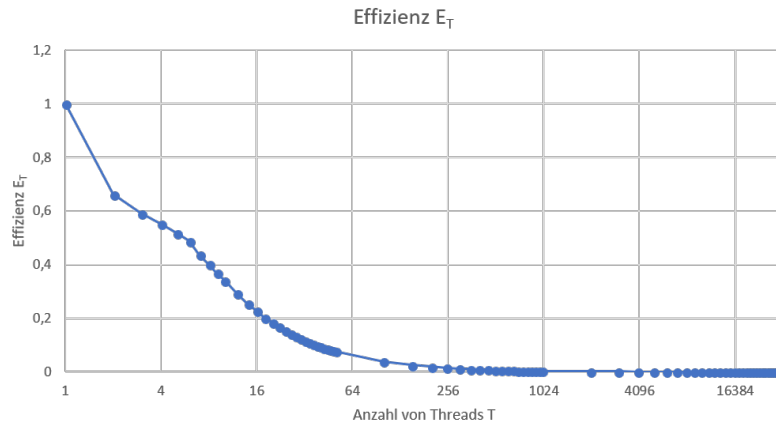


Abbildung 3.4: Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten Threads.

Aus dem gegebenen Diagramm lassen sich ähnliche Erkenntnisse wie aus der Abbildung 3.1 gewinnen. Auch in diesem Fall zeigt sich eine allmähliche Erreichung der oberen Schranke des Speedups bei ca. 16 Threads. Danach zeigt sich keine signifikante Verbesserung des Speedups mehr. Die obere Schranke für den Speedup bewegt sich auch hier im Bereich zwischen 3,5 und 4. Ab ca. 1000 Threads ist erkenntlich, dass der Verwaltungsaufwand für die Threads sogar den Nutzen, der mit der Erhöhung der Anzahl der Threads einhergeht, übersteigt, weshalb der Speedup von diesem Punkt an zu sinken beginnt, wobei die Werte allerdings Schwankungen aufweisen.

Bemerkenswert ist auch hier die schon bei Prozessen genannte Tatsache, dass die Messungen auf einem System mit einem 4-Kern-Prozessor ausgeführt wurden und man meinen möchte, dass ab 4 Prozessen, also einem Prozess pro Kern, keine Speedup-Steigerung mehr möglich sein sollte. In der Tat ist dies allerdings nicht der Fall. Die möglichen Gründe hierfür sind mit jenen bei Verwendung von Prozessen ident.

Nun wird die Effizienz betrachtet. Sie ist in Abbildung 3.4 dargestellt.

Die Effizienz kommt auch in diesem Fall einer stetig sinkenden Funktion gleich, welche zu Beginn drastisch sinkt und sich dann asymptotisch 0 annähert. Auch ist erkenntlich, dass die Effizienz bis ca. 16 Threads, wie auch aus dem Speedup-Diagramm hervorgeht, akzeptable Werte zwischen 100% und 20% annimmt, während sie nachher immer weiter sinkt und schließlich annähernd 0% wird.

**Parallele Lösung des Problems durch MPI** Nun wurde eine der unter Kapitel 3.1 genannten Technologien, nämlich MPI, das *Message Passing Interface*, angewendet, um die Primzahlen-Berechnung durchzuführen. Folglich wurden MPI-Prozesse verwendet.

Dabei werden die Zahlen von 1 bis 100.000 abhängig von der Anzahl der verwendeten MPI-Prozesse  $P$  in  $P$  möglichst gleich große Intervalle aufgeteilt, um erneut das unter Kapitel 2.1.3 erwähnte Load Balancing zu gewährleisten.

Das Programm funktioniert dabei wie folgt: Zunächst werden zwei Prozesse zur Lösung des Problems verwendet. Ein Prozess ist dabei stets der Master-Prozess, der die Aufteilung koordiniert und selbst keine Berechnungen durchführt, während der andere Prozess die Berechnungen durchführt. Dann werden die Primzahlen mit diesem einen Prozess 50 Mal berechnet und die Laufzeit gemessen, um anschließend wiederum den Median bilden zu können. Im Anschluss wird die Anzahl der Prozesse erhöht und dasselbe wieder durchgeführt.

Die Anzahl der Prozesse steigt dabei nicht ständig gleich schnell an, sondern lässt sich durch die folgende Funktion  $P(n)$  angeben. Diese Funktion ist im Vergleich zu den vorher vorgestellten Lösungen anders, weil mit MPI auf dem vorhandenen System nur maximal 253 MPI-Prozesse erzeugt werden konnten.  $P$  ist dabei die Anzahl der verwendeten MPI-Prozesse im  $n$ . Durchlauf, wobei wie bereits erwähnt jeder Durchlauf nochmals 50 Mal unter gleichen Bedingungen wiederholt wird, um Ausreiser in der Zeitmessung zu eliminieren, und in jedem Durchlaufs-Wechsel die Anzahl der Prozesse erhöht wird.

$$P(n) = \begin{cases} P(n-1) + 1 & \text{für } 1 \leq P_n < 10 \\ P(n-1) + 2 & \text{für } 10 \leq P_n < 50 \\ P(n-1) + 10 & \text{für } 50 \leq P_n < 100 \\ P(n-1) + 50 & \text{für } P_n \geq 100 \end{cases} \quad (3.2)$$

Als Start-Wert gilt  $P(1) = 1$ .

Um den Prozessen, welche am Problem gemeinsam arbeiten, und grundsätzlich über vollkommen getrennte Speicherbereiche verfügen, eine Kommunikation zu ermöglichen, wurden die Kommunikations-Funktionen zum Senden und Empfangen von Daten, welche von der MPI-Bibliothek zur Verfügung gestellt werden, verwendet. Da keine gemeinsame Ressource existierte, war keine Synchronisierung von Nöten.

Durch Ausloten der Grenzen auf dem verwendeten System wurde wie bereits angedeutet festgestellt, dass sich maximal 253 Prozesse

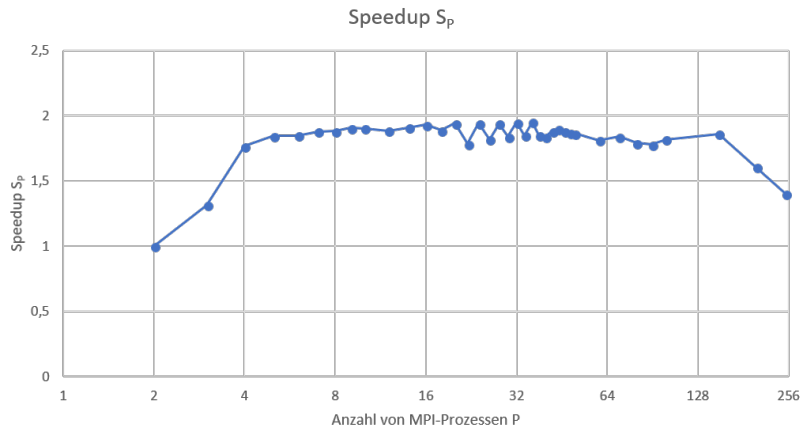


Abbildung 3.5: Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten MPI-Prozesse.

erzeugen lassen. Deshalb befindet sich im Rahmen dieses Versuches  $P(n)$  immer im Intervall  $1 \leq P(n) \leq 253$ . Die Messdaten werden wieder auf Grund des großen Umfangs im Rahmen der Arbeit nicht direkt aufgelistet, sondern aus der Anzahl der verwendeten MPI-Prozesse und dem dazugehörigen Laufzeit-Median wurde der Speedup, welcher in Kapitel 2.5.1.2 erläutert wurde, und auch die Effizienz, die unter Punkt 2.5.1.3 eingeführt wurde, ermittelt. Diese beiden wichtigen Kennzahlen wurden nun in zwei Diagrammen dargestellt.

Der Speedup  $S_P$  wurde in Abhängigkeit von der Anzahl der verwendeten MPI-Prozesse  $P$  berechnet und grafisch dargestellt, was in Abbildung 3.5 erkenntlich ist.

Aus dem gegebenen Diagramm lassen sich einige Informationen gewinnen, die sich jedoch von den bisherigen Ergebnissen, welche mit den anderen Technologien erzielt wurden, unterscheiden. Mit zwei Prozessen ergibt sich ein Speedup von genau 0,5, was auch nachvollziehbar sein sollte, da ein Prozess dem Master entspricht und nur der zweite Prozess, der Slave, tatsächlich Arbeit verrichtet. Bei steigender Anzahl von MPI-Prozessen steigt zunächst auch der Speedup stark an, allerdings zeigt sich ab 4 MPI-Prozessen eine signifikante Verbesserung des Speedups mehr. Es scheint laut Diagramm auch eine obere Schranke für den Speedup zu existieren, die sich im Bereich zwischen 1,5 und 2 bewegt. Ab ca. 130 MPI-Prozessen ist erkenntlich, dass der Verwaltungsaufwand für die Prozesse sogar den Nutzen, der mit der Erhöhung der Anzahl der Prozesse einhergeht, übersteigt, weshalb der Speedup von diesem

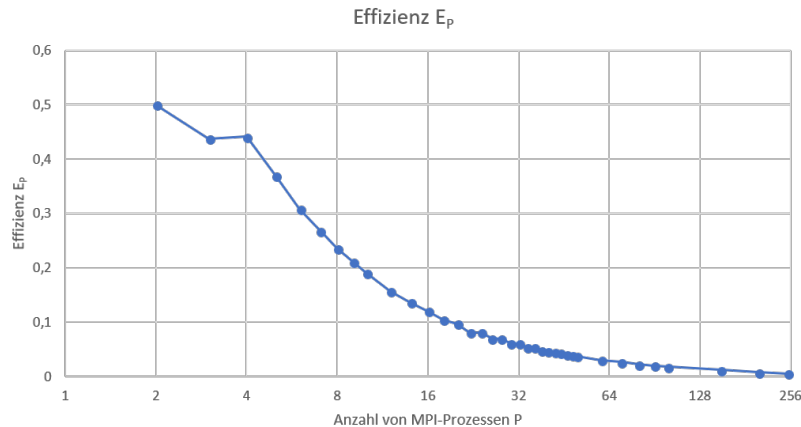


Abbildung 3.6: Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten MPI-Prozesse.

Punkt an zu sinken beginnt.

Bemerkenswert ist vor allem die Tatsache, dass die Messungen auf einem System mit einem 4-Kern-Prozessor ausgeführt wurden und im Gegenteil zu den bis jetzt erzielten Ergebnissen ab ca. 4 Prozessen keine Speedup-Steigerung mehr möglich ist.

In der Praxis muss allerdings nicht nur der Geschwindigkeitsgewinn, sondern auch die Effizienz der Lösung betrachtet werden. Selbige ist in Abbildung 3.6 dargestellt.

Die Effizienz entspricht in diesem Fall nicht einer stetig sinkenden Funktion, sondern vom Übergang von 3 auf 4 MPI-Prozessen steigt die Effizienz sogar minimal an, befindet sich bei ca. 45%. Ab dem Erreichen von 4 MPI-Prozessen, also der Grenze, ab welcher die Anzahl der MPI-Prozessen gleich der Anzahl der vorhandenen Prozessor-Kerne ist, beginnt die Funktion sehr schnell zu sinken und schließlich annähernd 0% wird.

**Parallele Lösung des Problems durch OpenMP** Nun wurde das Problem mit Hilfe der zweiten der unter Kapitel 3.1 genannten Technologien, OpenMP, also dem *Open Multi-Processing*, gelöst. Aus diesem Grund wurden OpenMP-Threads verwendet.

Das Programm läuft dabei ähnlich zum Vorherigen, welches normale Threads verwendet, ab, auch die Erhöhung der Anzahl der OpenMP-Threads  $T$  wurde nach dem selben Schema vollzogen. Auch war in diesem Fall kein gemeinsamer Speicher nötig, weil sich die Threads den gemeinsamen Speicher des Prozesses, zu welchem sie gehören, teilen. In diesem Fall wurde keine Semaphore zur Synchronisation benötigt, da zwar gemeinsame Ressourcen existierten,



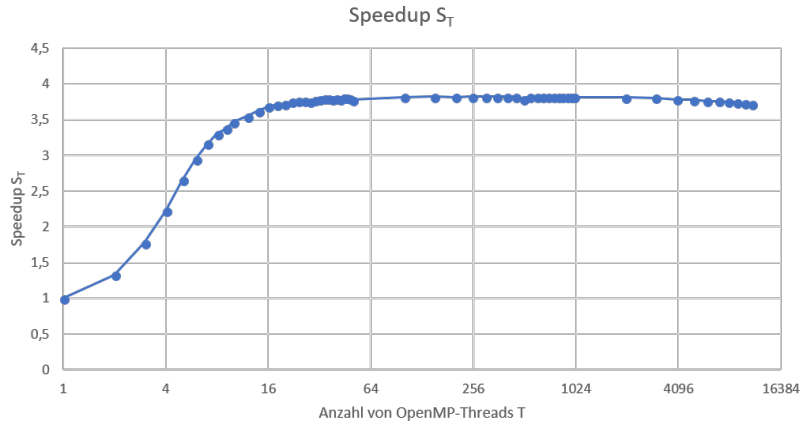


Abbildung 3.7: Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten OpenMP-Threads.

die OpenMP-Threads sich jedoch nie in die Quere kommen konnten. Die Funktion, die die Anzahl der OpenMP-Threads  $T$  in Abhängigkeit vom Durchlauf  $n$  angibt, nennt sich in diesem ebenfalls Fall  $T(n)$ .

Durch Ausloten der Grenzen auf dem verwendeten System wurde in diesem Fall festgestellt, dass sich maximal 11.000 OpenMP-Threads erzeugen lassen. Deshalb befindet sich im Rahmen dieses Versuches  $T(n)$  immer im Intervall  $1 \leq T(n) \leq 11.000$ . Die Messdaten werden auf Grund des großen Umfangs im Rahmen der Arbeit wieder nicht direkt aufgelistet, sondern aus der Anzahl der verwendeten OpenMP-Threads und dem dazugehörigen Laufzeit-Median wurde wieder der Speedup, welcher in Kapitel 2.5.1.2 erläutert wurde, und auch die Effizienz, die unter Punkt 2.5.1.3 eingeführt wurde, ermittelt. Diese beiden wichtigen Kennzahlen wurden dann wieder in zwei Diagrammen dargestellt.

Der Speedup  $S_T$  wurde in Abhängigkeit von der Anzahl der verwendeten OpenMP-Threads  $T$  berechnet und grafisch dargestellt, was in Abbildung 3.7 erkenntlich ist.

Aus dem gegebenen Diagramm lassen sich ähnliche Erkenntnisse wie aus der Abbildung 3.3 gewinnen. Auch in diesem Fall zeigt sich eine allmähliche Erreichung der oberen Schranke des Speedups bei ca. 16 Threads. Danach lässt sich keine signifikante Verbesserung des Speedups mehr feststellen. Die obere Schranke für den Speedup bewegt sich auch in diesem Fall im Bereich zwischen 3,5 und 4. Allerdings ist, da maximal 11.000 Threads erzeugt wurden, nur ein geringer Abwärtstrend bei sehr vielen OpenMP-Threads

erkenntlich, was bedeutet, dass zumindest bei dem im Rahmen dieses Versuches untersuchten Verhalten der Verwaltungsaufwand für die OpenMP-Threads kaum den Nutzen, der mit der Erhöhung der Anzahl der OpenMP-Threads einhergeht, übersteigt, weshalb der Speedup bei ca. 4.000 OpenMP-Threads nur geringfügig zu sinken beginnt.

Bemerkenswert ist auch hier die schon bei Prozessen genannte Tatsache, dass die Messungen auf einem System mit einem 4-Kern-Prozessor ausgeführt wurden und man meinen möchte, dass ab 4 OpenMP-Threads, also einem OpenMP-Thread pro Kern, keine Speedup-Steigerung mehr möglich sein sollte. In der Tat ist dies allerdings nicht der Fall. Die möglichen Gründe hierfür sind mit jenen bei Verwendung von Threads ident.

Die Speedup-Kurve weist einen sehr regelmäßigen Verlauf auf und scheint im gegebenen Intervall einem *Sättigungsvorgang* gleichzukommen. Dabei nähert sich eine wachsende Größe einem konstanten Endwert an. Diese Annäherung erfolgt dabei asymptotisch, das bedeutet, dass der Endwert in der Theorie nie erreicht werden kann. Es existieren mehrere Arten von Sättigungsvorgängen, wobei der in diesem Fall ersichtliche Graph ein logistisches Wachstum aufzuweisen scheint. Dies ist ein Spezialfall des exponentiellen Wachstums. Mathematisch betrachtet können logistische Wachstumsvorgänge durch Funktionen der folgenden Form beschrieben werden:

$$f(x) = \frac{f(0) \cdot s}{f(0) + (s - f(0)) \cdot e^{-s \cdot k \cdot x}}$$

Dabei ist  $f(x)$  der Wert der logistisch wachsenden Größe an der Stelle  $x$ , wobei  $x$  oft ein Zeitpunkt und  $f(x)$  somit meist eine zeitabhängige Größe ist.  $f(0)$  ist der Anfangswert an der Stelle 0, also der Ausgangswert der wachsenden Größe.  $s$  ist der Grenzwert der Funktion für beliebig große Werte von  $x$ , also die sogenannte *Sättigungsgrenze*. Diesen Wert kann die Funktion niemals überschreiten und nur im Unendlichen erreichen. [64] [40]

Nun wird versucht, den Graph aus Abbildung 3.7 durch eine Funktion der obigen Form zu beschreiben bzw. anzunähern.

Mit Hilfe der Abbildung bzw. den Messergebnissen ließe sich eine Größe direkt herausfinden, nämlich  $s$ . Es gilt  $s \approx 3,82$ . Der Wert von  $s$  ist dabei gerundet, weil sich kein exakter Wert aus den Messergebnissen ergibt. Für die Angabe der Funktionsgleichung des logistischen Wachstums fehlt nun aber noch der konstante Faktor  $k$  und der Funktionswert an der Stelle 0, also  $f(0)$ . Das Problem ist hierbei, dass  $f(0)$  aus den Werten nicht bestimmt werden kann, da die Messwerte bei 1 OpenMP-Thread beginnen.

Aus diesem Grund muss auf eine andere Darstellungsform des logistischen Wachstums, nämlich die *rekursive Form*, zurückgegriffen werden. Diese schaut allgemein wie folgt aus.

$$f(x+1) = f(x) + d \cdot f(x) \cdot (s - f(x))$$

Dabei ist  $f(x)$  der Funktionswert an der Stelle  $x$  und  $f(x+1)$  der Funktionswert nach einem weiteren Schritt.  $d$  ist ein konstanter Faktor und  $s$  ist wieder die Sättigungsgrenze. Anzumerken ist hier, dass auf Grund der rekursiven Darstellung nur diskrete Werte für  $x$  eingesetzt werden können, die sich im Abstand von 1 befinden. Des Weiteren ist die Angabe eines Startwerts notwendig. [7]

Nun muss der Faktor  $d$  bestimmt werden. Zuvor werden allerdings noch die Bezeichnungen verändert.  $f(x)$  wird im Folgenden mit  $S(T)$  bezeichnet, da diese Funktion den Zusammenhang zwischen dem Speedup  $S$  und der Anzahl von verwendeten OpenMP-Threads  $T$  beschreibt.

Um  $d$  zu bestimmen werden zwei Punkte benötigt, durch welche der Graph des Speedups verläuft, wobei die Distanz dieser beiden Punkte in  $x$ -Richtung genau 1 sein muss. Aus der Abbildung bzw. den Messwerten lässt sich feststellen, dass zwei solche Punkte z.B.  $Q(4|2,222)$  und  $R(5|2,657)$  sind. Des Weiteren wird der Wert der Sättigungsgrenze benötigt, welcher wie bereits beschrieben  $s \approx 3,82$  beträgt.

$$f(x+1) = f(x) + d \cdot f(x) \cdot (s - f(x))$$

$$S(T+1) = S(T) + d \cdot S(T) \cdot (s - S(T))$$

$$S(T+1) = S(T) + d \cdot S(T) \cdot (3,82 - S(T))$$

Nun werden die beiden Punkt  $Q$  und  $R$  eingesetzt.

$$S(T+1) = S(T) + d \cdot S(T) \cdot (3,82 - S(T))$$

$$2,657 = 2,222 + d \cdot 2,222 \cdot (3,82 - 2,222)$$

$$2,657 = 2,222 + d \cdot 2,222 \cdot 1,598$$

Löst man diese Gleichung, so kommt man zum folgenden Wert für den Faktor  $d$ .

$$d = \frac{2,657 - 2,222}{2,222 \cdot 1,598} \approx 0,1225$$

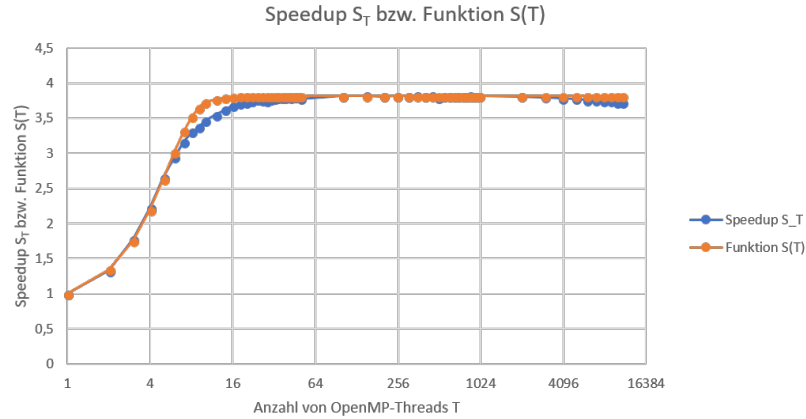


Abbildung 3.8: Grafische Darstellung des Zusammenhangs zwischen dem gemessenen Speedup und der Anzahl der verwendeten OpenMP-Threads und Vergleich mit der ermittelten Funktion  $S(T)$ .

Nun kann  $d \approx 0,1225$  in die rekursive Funktionsgleichung eingesetzt werden.

$$S(T+1) = S(T) + d \cdot S(T) \cdot (3,82 - S(T))$$

$$S(T+1) = S(T) + 0,1225 \cdot S(T) \cdot (3,82 - S(T))$$

Als Startwert für die rekursive definierte Funktion wird  $S(1) = 1$  gewählt, da dies aus dem Graph aus Abbildung 3.7 ersichtlich ist. Mathematisch betrachtet lässt sich also das Wachstum des Speedups  $S$  bei Erhöhung der Anzahl der verwendeten OpenMP-Threads  $T$  durch die obige Funktion beschreiben. Um dies zu überprüfen, wird in das Diagramm aus Abbildung 3.7 noch die Funktion  $S(T)$  eingetragen. Das Ergebnis davon ist in Abbildung 3.8 ersichtlich.

Bei Vergleich des Graphen, der durch die Messung ermittelt wurde, mit dem Graphen der Näherungsfunktion  $S(T)$ , wird ersichtlich, dass das beobachtete Wachstum teilweise exakt mit einem logistischen Wachstum übereinstimmt. Lediglich im Bereich von 4 bis 64 OpenMP-Threads erfolgt die Abflachung bei den Messergebnissen schneller als bei der Näherungsfunktion. Auch bei sehr vielen OpenMP-Threads erkennt man, dass der Verwaltungsaufwand wiederum den Mehrwert, der durch den Einsatz von mehr OpenMP-Threads einhergeht, übersteigt, und die Speedup-Kurve langsam zu sinken beginnt.

Nun wird die Effizienz betrachtet. Sie ist in Abbildung 3.9 dargestellt.

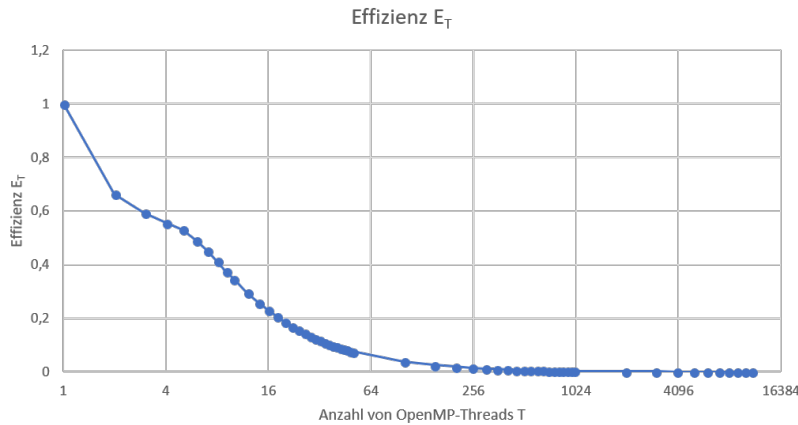


Abbildung 3.9: Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten OpenMP-Threads.

Die Effizienz kommt auch in diesem Fall wieder einer stetig sinkenden Funktion gleich, welche zu Beginn drastisch sinkt und sich dann asymptotisch 0 annähert. Auch ist erkenntlich, dass die Effizienz bis ca. 16 OpenMP-Threads, wie auch aus dem Speedup-Diagramm hervorgeht, akzeptable Werte zwischen 100% und 20% annimmt, während sie nachher immer weiter sinkt und schließlich annähernd 0% wird.

Die verschiedenen Konzepte zur parallelen Programmierung wurden nun anhand des Speedups und der Effizienz verglichen. Dies sind allerdings Größen, die Programm-Laufzeiten in Beziehung zueinander setzen und somit keine Aussage mehr über die tatsächliche Laufzeit treffen lassen. Aus diesem Grund werden in der folgenden Tabelle 3.1 einige Laufzeiten der verschiedenen Versuche verglichen. Die erste Spalte ist mit  $\#$  betitelt, was für *Anzahl von Abarbeitungseinheiten* steht, um sowohl Prozesse, als auch Threads und die anderen Technologien unter einem allgemeinen Namen bezeichnen zu können. Die Laufzeit ist jeweils, wie bereits mehrmals erläutert, der Median aus 50 Zeit-Messungen unter denselben Bedingungen, die Bezeichner der Laufzeit-Spalten sind selbsterklärend. Man erkennt, dass sich die Laufzeiten im Vergleich der verschiedenen Technologien kaum oder nur in wenigen Sekunden unterscheiden, nur die Laufzeiten von MPI fallen vollkommen aus dem Schema. Allerdings ist unklar, weshalb diese Laufzeiten so viel höher sind.

Ein wichtiger Aspekt, der sich aus dem praktischen Teil der Arbeit in Zusammenhang mit dem Speedup ergibt, ist, dass es einen Punkt gibt, ab welchem der Verwaltungsaufwand, der mit der Erstellung einer weiteren Abarbeitungseinheit (Prozess, Thread) einhergeht, im Vergleich zum

Tabelle 3.1: Laufzeit-Vergleich der parallelen Programmierkonzepte.

#	$t_{\text{Seruell}}[s]$	$t_{\text{Prozesse}}[s]$	$t_{\text{Threads}}[s]$	$t_{\text{MPI}}[s]$	$t_{\text{OpenMP}}[s]$
1	12,840	12,736	15,619	/	13,089
2	/	9,743	11,797	51,612	9,860
3	/	7,385	8,804	39,291	7,361
4	/	5,817	7,084	29,229	5,890
5	/	4,998	6,027	27,969	4,926
6	/	4,454	5,330	27,920	4,444
7	/	4,200	5,105	27,485	4,136
8	/	3,995	4,868	27,436	3,963
9	/	3,862	4,713	27,083	3,879
10	/	3,803	4,576	27,119	3,777
50	/	3,441	4,038	27,722	3,466
100	/	3,433	4,034	28,384	3,431
150	/	3,445	4,045	27,736	3,425
200	/	3,433	4,026	32,170	3,432
250	/	3,434	4,029	36,812	3,427
500	/	3,443	4,042	/	3,457
1000	/	3,466	4,047	/	3,428
10000	/	3,866	4,382	/	3,510
20000	/	/	4,827	/	/
30000	/	/	7,730	/	/

Nutzen, der mit Hilfe der hinzukommenden Abarbeitungseinheit erreicht werden kann, überwiegt und der Speedup tatsächlich ab einer großen Anzahl von Abarbeitungseinheiten wieder zu sinken beginnt.

Tatsächlich war dies eine Problematik, mit welcher sich die großen Rechenzentren konfrontiert sahen. Hierbei war das Problem, dass der Kommunikationsaufwand, welcher mit einer weiteren Abarbeitungseinheit einhergeht, wächst und, dass die Bandbreiten der Verbindungsnetzwerke zu klein waren, sodass sich die Parallelisierung oft nicht lohnte. Erst vor wenigen Jahren wurde dieses Problem durch immer schneller werdende Verbindungen gelöst oder mindestens gedämpft.

# Zusammenfassung

Das *Parallele Programmierparadigma* ist keinesfalls auf dem absteigenden Ast, sondern ein in Zukunft mit Sicherheit immer bedeutender werdender Ansatz. Die Messungen im Rahmen der Versuche haben gezeigt, dass sich durch das parallele Rechnen starke Performancesteigerungen mit wenig Mehraufwand auf Programmierungsebene realisieren lassen. Allerdings sollte man nicht nur auf den Geschwindigkeitsgewinn, den *Speedup*, achten, sondern diese Verbesserung auch in ein Verhältnis mit dem damit einhergehenden Aufwand setzen. Beispielsweise muss bei einem Parallelrechner für jeden weiteren Prozess, der tatsächlich parallel ablaufen soll, eine neue CPU angekauft werden. Dies kann bei sehr vielen Prozessoren schnell kostspielig werden. Aus diesem Grund ist die Betrachtung der *Effizienz* von enormer Bedeutung, da auch bestätigt werden konnte, dass der Einsatz von mehr Prozessen nur bis zu einem bestimmten Grad zu einer Leistungsverbesserung führt. Auch hat sich herausgestellt, dass die Prozess- bzw. Thread-Synchronisation ein zentraler Aspekt ist, der bei der Entwicklung von parallelen Programmen berücksichtigt werden muss, um funktionstüchtige Lösungen zu erarbeiten.

Berücksichtigt man all die Konzepte und Problematiken, die sich bei der Entwicklung von parallel ablaufenden Programmen ergeben, und findet man auch eine angemessene Anzahl von Prozessen und damit auch Prozessoren, die zur Bearbeitung des Problems von Nöten sind, so kann die *Parallele Programmierung* tatsächlich eine enorme Verbesserung mit sich bringen, da gewöhnliche CPUs heute nicht mehr mit hohen Kosten verbunden sind.

Paralleles Rechnen ist aber mit Sicherheit nicht der einzige Ansatz, der zu einer Performanceverbesserung führen kann. In diesem Zusammenhang ist der *Quantencomputer* zu nennen. Dabei werden die konventionellen *Bits*, die nur zwei Zustände, nämlich 0 und 1, annehmen können, durch sogenannte *Qubits* ersetzt, die aufgrund der besonderen Eigenschaften der Welt der Quanten zur selben Zeit mehrere Zustände annehmen können. Neben eines Geschwindigkeitsgewinns erhofft man sich hierbei eine Reduktion des Energieaufwandes, welcher für derzeit aktive Supercomputer ein erhebliches Hindernis darstellt. [50]





# Literatur

- [1] Dieter Albrecht Julia und Frey. *Sprichwörter und Psychologie - eine Annäherung*. Springer, 2017. ISBN: 978-3-662-50381-2. URL: [http://www.springer.com/cda/content/document/cda\\_downloadaddocument/9783662503805-c1.pdf?SGWID=0-0-45-1595833-p180110131](http://www.springer.com/cda/content/document/cda_downloadaddocument/9783662503805-c1.pdf?SGWID=0-0-45-1595833-p180110131) (besucht am 13.02.2018).
- [2] H. Amirnaderi. *AMD MP Prozessoren*. 2003. URL: [http://www.weblearn.hs-bremen.de/risse/RST/WS02/amd\\_mp\\_prozessoren.pdf](http://www.weblearn.hs-bremen.de/risse/RST/WS02/amd_mp_prozessoren.pdf) (besucht am 05.04.2018).
- [3] Viviane Bauer Bernhard und Schöbel. *Entwicklung parallel ablaufender Programme*. 2008. URL: [https://www.informatik.uni-augsburg.de/lehrstuehle/swt/vs/lehre/archiv/SS\\_08/seminar/downloads/seminarband.pdf](https://www.informatik.uni-augsburg.de/lehrstuehle/swt/vs/lehre/archiv/SS_08/seminar/downloads/seminarband.pdf) (besucht am 06.04.2018).
- [4] Maren Bennewitz. *Systeme I: Betriebssysteme - Kapitel 6: Deadlocks*. 2013. URL: [http://hrl.informatik.uni-freiburg.de/teaching/ws13/systeme-slides/systeme\\_kap6\\_deadlocks.pdf](http://hrl.informatik.uni-freiburg.de/teaching/ws13/systeme-slides/systeme_kap6_deadlocks.pdf) (besucht am 29.03.2018).
- [5] Ferhat Beyaz. *Parallele Multiprozessorsysteme - Das Ende der Hardware Miniaturisierung?* 2009. URL: [https://www.mi.fu-berlin.de/inf/groups/ag-tech/teaching/2008-09\\_WS/S\\_19565\\_Proseminar\\_Technische\\_Informatik/beyaz09parallele.pdf](https://www.mi.fu-berlin.de/inf/groups/ag-tech/teaching/2008-09_WS/S_19565_Proseminar_Technische_Informatik/beyaz09parallele.pdf) (besucht am 10.02.2018).
- [6] Andreas F. Borchert. *Systemnahe Software II*. 2008. URL: <http://www.mathematik.uni-ulm.de/sai/ss08/soft/slides/slides-2008-06-30.pdf> (besucht am 01.04.2018).
- [7] Michael Buhlmann. *Mathematik-Formelsammlung - Wachstum (diskret, iterativ)*. URL: [http://www.michael-buhlmann.de/PDF\\_Texte/mbhp\\_analysis\\_wachstum\\_dges\\_pdf.pdf](http://www.michael-buhlmann.de/PDF_Texte/mbhp_analysis_wachstum_dges_pdf.pdf) (besucht am 09.06.2018).
- [8] Intel Corp. Desktop Products Group. *Hyper-Threading Technology Architecture and Microarchitecture*. URL: [http://www.cs.virginia.edu/~mc2zk/cs451/vol6iss1\\_art01.pdf](http://www.cs.virginia.edu/~mc2zk/cs451/vol6iss1_art01.pdf) (besucht am 21.05.2018).

## LITERATUR

---

- [9] Stefan Edelkamp. *Algorithmen und Datenstrukturen - Einfache Sortierverfahren*. URL: <https://pdfs.semanticscholar.org/fb1e/ff65a8a1d461b627799911e321b37dec8bf2.pdf> (besucht am 10.02.2018).
- [10] Die freie Enzyklopädie Wikipedia. *Amdahlsches Gesetz*. URL: [https://de.wikipedia.org/wiki/Amdahlsches\\_Gesetz](https://de.wikipedia.org/wiki/Amdahlsches_Gesetz) (besucht am 06.05.2018).
- [11] Die freie Enzyklopädie Wikipedia. *Arithmetisch-logische Einheit*. URL: [https://de.wikipedia.org/wiki/Arithmetisch-logische\\_Einheit](https://de.wikipedia.org/wiki/Arithmetisch-logische_Einheit) (besucht am 05.04.2018).
- [12] Die freie Enzyklopädie Wikipedia. *Bankieralgorithmus*. URL: <https://de.wikipedia.org/wiki/Bankieralgorithmus> (besucht am 29.03.2018).
- [13] Die freie Enzyklopädie Wikipedia. *Cilk*. URL: <https://en.wikipedia.org/wiki/Cilk> (besucht am 10.05.2018).
- [14] Die freie Enzyklopädie Wikipedia. *Compiler*. URL: <https://de.wikipedia.org/wiki/Compiler> (besucht am 27.03.2018).
- [15] Die freie Enzyklopädie Wikipedia. *Datenwort*. URL: <https://de.wikipedia.org/wiki/Datenwort> (besucht am 30.03.2018).
- [16] Die freie Enzyklopädie Wikipedia. *Deadlock (Informatik)*. URL: [https://de.wikipedia.org/wiki/Deadlock\\_\(Informatik\)](https://de.wikipedia.org/wiki/Deadlock_(Informatik)) (besucht am 27.03.2018).
- [17] Die freie Enzyklopädie Wikipedia. *Edsger W. Dijkstra*. URL: [https://de.wikipedia.org/wiki/Edsger\\_W.\\_Dijkstra](https://de.wikipedia.org/wiki/Edsger_W._Dijkstra) (besucht am 29.03.2018).
- [18] Die freie Enzyklopädie Wikipedia. *Flynnsche Klassifikation*. URL: [https://de.wikipedia.org/wiki/Flynnsche\\_Klassifikation](https://de.wikipedia.org/wiki/Flynnsche_Klassifikation) (besucht am 05.04.2018).
- [19] Die freie Enzyklopädie Wikipedia. *Gene Amdahl*. URL: [https://de.wikipedia.org/wiki/Gene\\_Amdahl](https://de.wikipedia.org/wiki/Gene_Amdahl) (besucht am 06.05.2018).
- [20] Die freie Enzyklopädie Wikipedia. *Gleitkommaeinheit*. URL: <https://de.wikipedia.org/wiki/Gleitkommaeinheit> (besucht am 05.04.2018).
- [21] Die freie Enzyklopädie Wikipedia. *Grid-Computing*. URL: <https://de.wikipedia.org/wiki/Grid-Computing> (besucht am 05.04.2018).
- [22] Die freie Enzyklopädie Wikipedia. *Gustafsons Gesetz*. URL: [https://de.wikipedia.org/wiki/Gustafsons\\_Gesetz](https://de.wikipedia.org/wiki/Gustafsons_Gesetz) (besucht am 06.05.2018).

- [23] Die freie Enzyklopädie Wikipedia. *Hyper-Threading*. URL: <https://de.wikipedia.org/wiki/Hyper-Threading> (besucht am 21.05.2018).
- [24] Die freie Enzyklopädie Wikipedia. *John Gustafson (scientist)*. URL: [https://en.wikipedia.org/wiki/John\\_Gustafson\\_\(scientist\)](https://en.wikipedia.org/wiki/John_Gustafson_(scientist)) (besucht am 06.05.2018).
- [25] Die freie Enzyklopädie Wikipedia. *Mehrkernprozessor*. URL: <https://de.wikipedia.org/wiki/Mehrkernprozessor> (besucht am 05.04.2018).
- [26] Die freie Enzyklopädie Wikipedia. *Mehrprozessorsystem*. URL: <https://de.wikipedia.org/wiki/Mehrprozessorsystem> (besucht am 05.04.2018).
- [27] Die freie Enzyklopädie Wikipedia. *Michael J. Flynn*. URL: [https://de.wikipedia.org/wiki/Michael\\_J.\\_Flynn](https://de.wikipedia.org/wiki/Michael_J._Flynn) (besucht am 05.04.2018).
- [28] Die freie Enzyklopädie Wikipedia. *OpenMP*. URL: <https://de.wikipedia.org/wiki/OpenMP> (besucht am 10.05.2018).
- [29] Die freie Enzyklopädie Wikipedia. *Programmierschnittstelle*. URL: <https://de.wikipedia.org/wiki/Programmierschnittstelle> (besucht am 10.05.2018).
- [30] Die freie Enzyklopädie Wikipedia. *Rechnerverbund*. URL: <https://de.wikipedia.org/wiki/Rechnerverbund> (besucht am 05.04.2018).
- [31] Die freie Enzyklopädie Wikipedia. *Semaphor (Informatik)*. URL: [https://de.wikipedia.org/wiki/Semaphor\\_\(Informatik\)](https://de.wikipedia.org/wiki/Semaphor_(Informatik)) (besucht am 01.04.2018).
- [32] Die freie Enzyklopädie Wikipedia. *Spinlock*. URL: <https://de.wikipedia.org/wiki/Spinlock> (besucht am 31.03.2018).
- [33] Die freie Enzyklopädie Wikipedia. *Spooling*. URL: <https://de.wikipedia.org/wiki/Spooling> (besucht am 27.03.2018).
- [34] Die freie Enzyklopädie Wikipedia. *Taxonomie*. URL: <https://de.wikipedia.org/wiki/Taxonomie> (besucht am 05.04.2018).
- [35] Die freie Enzyklopädie Wikipedia. *Vektorprozessor*. URL: <https://de.wikipedia.org/wiki/Vektorprozessor> (besucht am 25.03.2018).
- [36] Die freie Enzyklopädie Wikipedia. *Zeitschlitz*. URL: <https://de.wikipedia.org/wiki/Zeitschlitz> (besucht am 10.06.2018).
- [37] Bibliographisches Institut GmbH. *parallel*. 2018. URL: <https://www.duden.de/rechtschreibung/parallel> (besucht am 12.02.2018).

## LITERATUR

---

- [38] Bibliographisches Institut GmbH. *sequentiell*. 2018. URL: <https://www.duden.de/rechtschreibung/sequenziell> (besucht am 12.02.2018).
- [39] Yves Grabsch Volker und Radunz. *Seminarvortrag - Amdahlsches und Gustafsonsches Gesetz*. URL: [https://njh.eu/Amdahlsches\\_und\\_Gustafsonsches\\_Gesetz.pdf](https://njh.eu/Amdahlsches_und_Gustafsonsches_Gesetz.pdf) (besucht am 06.05.2018).
- [40] Dieter Heidorn. *Logistisches Wachstum*. URL: [http://www.dieter-heidorn.de/Mathematik/RP\\_Analysis2/K2\\_Exponentialfunktionen/K9\\_Wachstum/K93\\_logWachs/K93\\_logWachs.html](http://www.dieter-heidorn.de/Mathematik/RP_Analysis2/K2_Exponentialfunktionen/K9_Wachstum/K93_logWachs/K93_logWachs.html) (besucht am 09.06.2018).
- [41] Günter Herrtwich Ralf und Hommel. *Nebenläufige Programme*. Springer, 1994. ISBN: 978-3-540-57783-6.
- [42] Disseminator of Knowledge IGI Global. *What is Multicomputer*. URL: <https://www.igi-global.com/dictionary/assembling-parallel-programs-large-scale/19520> (besucht am 05.04.2018).
- [43] Sergei Kegel Philipp und Gorlatch. *Grundlagen der Parallelisierung*. 2009. URL: [https://www.uni-muenster.de/AMM/num/Vorlesungen/CUDA-2009/philipp\\_kegel-parallele\\_systeme.pdf](https://www.uni-muenster.de/AMM/num/Vorlesungen/CUDA-2009/philipp_kegel-parallele_systeme.pdf) (besucht am 10.02.2018).
- [44] Sergei Kegel Philipp und Gorlatch. *Grundlagen der Parallelisierung*. 2009. URL: [https://www.uni-muenster.de/AMM/num/Vorlesungen/CUDA-2009/philipp\\_kegel-parallele\\_systeme.pdf](https://www.uni-muenster.de/AMM/num/Vorlesungen/CUDA-2009/philipp_kegel-parallele_systeme.pdf) (besucht am 05.04.2018).
- [45] Leibniz-Rechenzentrum. *SuperMUC Petascale System*. URL: <https://www.lrz.de/services/compute/supermuc/systemdescription/> (besucht am 10.02.2018).
- [46] Rita Loogen. *Parallele Programmierung*. 2009. URL: <http://www.mathematik.uni-marburg.de/~loogen/Lehre/ws08/ParProg/Folien/ParProg0.pdf> (besucht am 12.02.2018).
- [47] B. Möller. *Die Teile-und-Herrsche-Strategie*. 2012. URL: [https://www.informatik.uni-augsburg.de/lehrstuehle/dbis/pmi/lectures/vorhergehende\\_semester/ws1112/Informatik\\_III/Skript/Skript4/kap08\\_4.pdf](https://www.informatik.uni-augsburg.de/lehrstuehle/dbis/pmi/lectures/vorhergehende_semester/ws1112/Informatik_III/Skript/Skript4/kap08_4.pdf) (besucht am 10.02.2018).
- [48] Laura Morgenstern. *Einführung in die Funktionsweise von Computersystemen*. 2017. URL: <https://osg.informatik.tu-chemnitz.de/lehre/efc/gau.pdf> (besucht am 13.02.2018).

- [49] Alefeld Götz und Lenhardt Ingrid und Obermaier Holger. *Parallele numerische Verfahren*. 2002. URL: [http://www.springer.com/cda/content/document/cda\\_downloadaddocument/9783540425199-c1.pdf?SGWID=0-0-45-96268-p2213021](http://www.springer.com/cda/content/document/cda_downloadaddocument/9783540425199-c1.pdf?SGWID=0-0-45-96268-p2213021) (besucht am 08.04.2018).
- [50] scinexx Onlinemagazin. *Quantencomputer erkennt Muster*. URL: <http://www.scinexx.de/wissen-aktuell-7941-2008-03-12.html> (besucht am 09.06.2018).
- [51] Jürgen Plate. *Betriebssysteme*. URL: <http://www.netzmafia.de/skripten/bs/index.html> (besucht am 01.04.2018).
- [52] Radu Prodan. *Betriebssysteme für Multiprozessorsysteme*. 2012. URL: <http://www.dps.uibk.ac.at/~tf/lehre/ss12/bs/vorlesungen/Multiprocessor.pdf> (besucht am 05.04.2018).
- [53] Gudula Rauber Thomas und Rünger. *Parallel Programming for Multicore and Cluster Systems; Second Edition*. Springer, 2013. ISBN: 978-3-642-37800-3.
- [54] Christian Richter. *Einführung in Aufbau und Funktionsweise von Mikroprozessoren*. 2005. URL: <http://www.ch-r.de/et/nue-atmmk-mikroprozessoren.pdf> (besucht am 13.02.2018).
- [55] Christian Siemers. *Prozessorgrundlagen: Von-Neumann-Architektur, Teil 3 - Phasen der Befehlsbearbeitung*. 2004. URL: <https://www.tecchannel.de/a/prozessorgrundlagen-von-neumann-architektur-teil-3,402319,16> (besucht am 12.02.2018).
- [56] Techopedia The IT Education Site. *Cache Miss*. URL: <https://www.techopedia.com/definition/6308/cache-miss> (besucht am 14.04.2018).
- [57] Thomas Slawig. *Objektorientierte Programmierung – Grundlagen und -Begriffe*. 2004. URL: <http://www3.math.tu-berlin.de/Vorlesungen/WS03/Programmierungsmethoden/oo.pdf> (besucht am 10.02.2018).
- [58] Heidelberg Spektrum Akademischer Verlag. *Lexikon der Physik. Kausalität*. 1998. URL: <http://www.spektrum.de/lexikon/physik/kausalitaet/7841> (besucht am 10.02.2018).
- [59] Andrew S. Tanenbaum. *Moderne Betriebssysteme*. 2., aktualisierte Auflage. Pearson Studium, 2003. ISBN: 3-8273-7019-1.
- [60] Bode Arndt und Karl Wolfgang und Ungerer Theo. *Rechnerorganisation und -entwurf - Die Hardware/Software-Schnittstelle; 3. Auflage*. 2005.

## LITERATUR

---

- [61] die freie Bibliothek Wikibooks. *Assembler-Programmierung für x86-Prozessoren/ Befehlsreferenz*. URL: [https://de.wikibooks.org/wiki/Assembler\\_-\\_Programmierung\\_f%C3%BCr\\_x86-Prozessoren/\\_Befehlsreferenz#MOV\\_\(Move\)](https://de.wikibooks.org/wiki/Assembler_-_Programmierung_f%C3%BCr_x86-Prozessoren/_Befehlsreferenz#MOV_(Move)) (besucht am 30.03.2018).
- [62] die freie Bibliothek Wikibooks. *Computerhardware: Hauptplatine: Bus: Speicherbus*. URL: [https://de.wikibooks.org/wiki/Computerhardware:\\_Hauptplatine:\\_Bus:\\_Speicherbus](https://de.wikibooks.org/wiki/Computerhardware:_Hauptplatine:_Bus:_Speicherbus) (besucht am 30.03.2018).
- [63] Jürgen Wolf. *Linux-UNIX-Programmierung - Kapitel 10: Threads*. 2006. URL: [http://openbook.rheinwerk-verlag.de/linux\\_unix\\_programmierung/Kap10-000.htm#RxxKap10000040002FE1F043100](http://openbook.rheinwerk-verlag.de/linux_unix_programmierung/Kap10-000.htm#RxxKap10000040002FE1F043100) (besucht am 25.03.2018).
- [64] Sidlo Eva-Maria und Puhm Ursula und Steinmair Cornelia und Camilo Christina und Drs Wolfgang und Pollack-Drs Susanne und Wymlatil Georg. *Mathematik mit technischen Anwendungen, Band 2 - Neu nach Lehrplan 2011*. Hölder-Pichler-Tempsky-Verlag (HPT), 2013. ISBN: 978-3-230-03552-3.
- [65] Maik Zemann. *Flynn's Taxonomie*. 2004. URL: [http://www.ti.uni-bielefeld.de/downloads/SS04/parallele\\_rechner/vortraege/flynn/flynn.pdf](http://www.ti.uni-bielefeld.de/downloads/SS04/parallele_rechner/vortraege/flynn/flynn.pdf) (besucht am 05.04.2018).

# Abbildungsverzeichnis

1.1	Grafische Darstellung der Abarbeitung von drei Befehlen nach dem Schema des Befehlszykluses. . . . .	3
1.2	Zusammenhang zwischen der Anzahl der Transistoren in einem Prozessor und dem Mooreschen Gesetz. . . . .	6
2.1	Grafische Darstellung der fünf grundlegenden Prozesszustände. . . . .	14
2.2	Grafische Darstellung der Abarbeitung von drei Befehlen nach dem Schema des Befehlszyklus unter Anwendung der Pipelining-Verarbeitung. . . . .	23
2.3	Grafische Darstellung des Drucker-Spoolers als ein Beispiel für einen zeitkritischen Ablauf. . . . .	26
2.4	Grafische Darstellung eines Deadlocks bei zwei Prozessen A und B und zwei Ressourcen 1 und 2. . . . .	28
2.5	Grafische Darstellung des wechselseitigen Ausschlusses von zwei Prozessen unter der Verwendung von kritischen Regionen. . . . .	31
2.6	Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Prozessors. . . . .	53
2.7	Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Rechners. . . . .	53
2.8	Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Clusters. . . . .	54
2.9	Grafische Darstellung mehrerer Abarbeitungseinheiten innerhalb eines Grids. . . . .	54
2.10	Grafische Darstellung eines Parallelrechners mit verteiltem Speicher. . . . .	59
2.11	Grafische Darstellung eines Parallelrechners mit gemeinsamem Speicher. . . . .	60
2.12	Grafische Darstellung des Zusammenhangs zwischen dem aus dem Amdahlschen Gesetz ableitbaren Speedup und der Anzahl der verwendeten Prozessoren für verschieden gut parallelisierbare Programme. [39] . . . . .	66



3.1	Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten Prozesse. . . . .	77
3.2	Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten Prozesse. . . . .	78
3.3	Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten Threads. . . . .	79
3.4	Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten Threads. . . . .	80
3.5	Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten MPI-Prozesse. .	82
3.6	Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten MPI-Prozesse. .	83
3.7	Grafische Darstellung des Zusammenhangs zwischen dem Speedup und der Anzahl der verwendeten OpenMP-Threads. .	84
3.8	Grafische Darstellung des Zusammenhangs zwischen dem gemessenen Speedup und der Anzahl der verwendeten OpenMP-Threads und Vergleich mit der ermittelten Funktion $S(T)$ . . . . .	87
3.9	Grafische Darstellung des Zusammenhangs zwischen der Effizienz und der Anzahl der verwendeten OpenMP-Threads. .	88

# Tabellenverzeichnis

2.1	Beispiel 1 eines Ressourcen-Belegungs-Zustandes. . . . .	51
2.2	Beispiel 2 eines Ressourcen-Belegungs-Zustandes. . . . .	51
2.3	Beispiel 3 eines Ressourcen-Belegungs-Zustandes. . . . .	51
2.4	Übersicht zur Flynn'schen Klassifikation. . . . .	56
3.1	Laufzeit-Vergleich der parallelen Programmierkonzepte. .	89