

# Versuch V6

C405 Hardwarepraktikum II

*Abnahme: 20. Januar 2025*

Stand: 20. Januar 2025

*Tom Mohr*

*Martin Ohmeyer*

# Inhaltsverzeichnis

<b>1</b>	<b>Allgemeines</b>	<b>1</b>
1.1	Zähler . . . . .	1
1.2	Würfel . . . . .	1
<b>2</b>	<b>Logikgatter</b>	<b>2</b>
2.1	Wahrheitstabelle . . . . .	2
2.2	KV-Diagramme und vereinfachte Formeln . . . . .	3
2.3	Aufbau . . . . .	4
<b>3</b>	<b>Gal</b>	<b>5</b>
3.1	Zähler . . . . .	5
3.1.1	Mealy-Automat . . . . .	5
3.1.2	Wahrheitstabelle . . . . .	6
3.1.3	KV-Diagramme und vereinfachte Formeln . . . . .	7
3.2	Mapping Zähler auf Würfel . . . . .	8
3.2.1	Wahrheitstabelle . . . . .	8
3.2.2	KV-Diagramme und vereinfachte Formeln . . . . .	8
3.3	Code . . . . .	9
3.4	Aufbau . . . . .	9

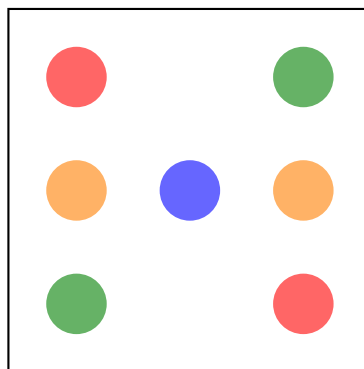
# 1 Allgemeines

## 1.1 Zähler

Variablen, die zu einem Zähler gehören, tragen die Bezeichnung  $z_n$ .

## 1.2 Würfel

Variablen, die zum Würfel gehören, tragen die Bezeichnung  $w_n$ . Sie sind wie in Abbildung 1.1 dargestellt auf die Augen des Würfels verteilt.



$w_3$   $w_2$   $w_1$   $w_0$

Abb. 1.1: Der Würfel

## 2 Logikgatter

### 2.1 Wahrheitswerttabelle

Zähler	Würfel	$z_2$	$z_1$	$z_0$	$w_3$	$w_2$	$w_1$	$w_0$
0	1	0	0	0	1	1	1	0
1	2	0	0	1	1	1	0	1
2	3	0	1	0	1	1	0	0
3	4	0	1	1	1	0	0	1
4	5	1	0	0	1	0	0	0
5	6	1	0	1	0	0	0	1

Tabelle 2.1: Mapping: Zähler auf Würfel

## 2.2 KV-Diagramme und vereinfachte Formeln

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	1 <sub>1</sub>	1 <sub>3</sub>	1 <sub>2</sub>	$\bar{z}_2$
1 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	x <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_3 = \bar{z}_2 \vee \bar{z}_0$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	1 <sub>1</sub>	0 <sub>3</sub>	1 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	x <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_2 = \bar{z}_2 \bar{z}_1 \vee z_1 \bar{z}_0$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	0 <sub>1</sub>	0 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	x <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_1 = \bar{z}_2 \bar{z}_1 \bar{z}_0$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
0 <sub>0</sub>	1 <sub>1</sub>	1 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	1 <sub>5</sub>	x <sub>7</sub>	x <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_0 = z_0$$

## 2.3 Aufbau

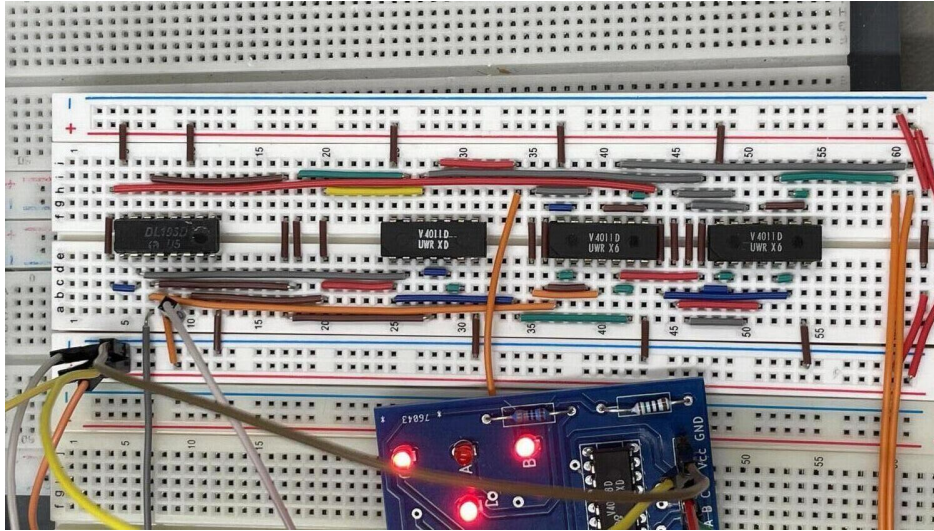
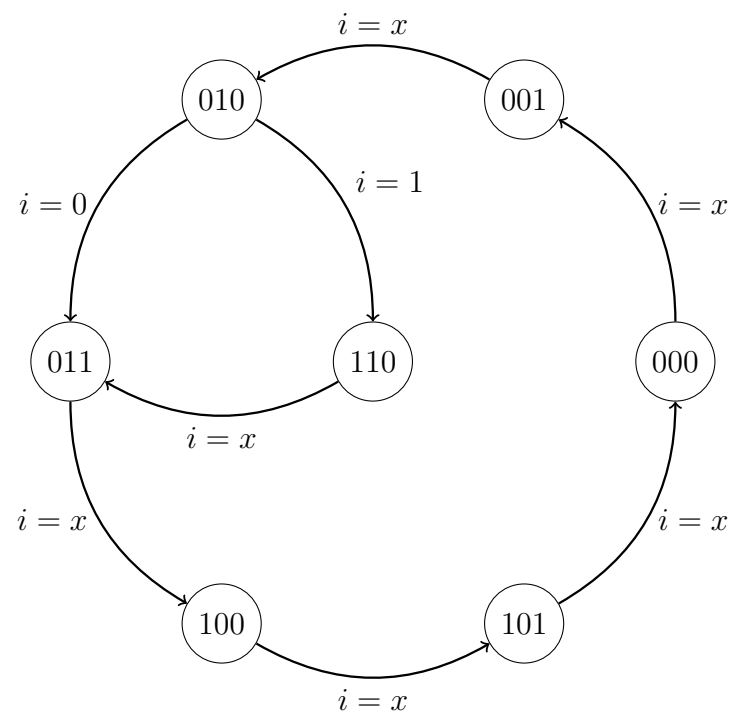


Abb. 2.1: Aufbau der Schaltung mit 3 NAND-Gattern

# 3 Gal

## 3.1 Zähler

### 3.1.1 Mealy-Automat



### 3.1.2 Wahrheitstabelle

Dez.	$z_2$	$z_1$	$z_0$	$i$	$z_2^+$	$z_1^+$	$z_0^+$
0	0	0	0	0	0	0	1
1	0	0	0	1	0	0	1
2	0	0	1	0	0	1	0
3	0	0	1	1	0	1	0
4	0	1	0	0	0	1	1
5	0	1	0	1	1	1	0
6	0	1	1	0	1	0	0
7	0	1	1	1	1	0	0
8	1	0	0	0	1	0	1
9	1	0	0	1	1	0	1
10	1	0	1	0	0	0	0
11	1	0	1	1	0	0	0
12	1	1	0	0	0	1	1
13	1	1	0	1	0	1	1
14	1	1	1	0	x	x	x
15	1	1	1	1	x	x	x

Tabelle 3.1: Wahrheitstabelle



### 3.1.3 KV-Diagramme und vereinfachte Formeln

	$\bar{i}$	$i$	$i$	$\bar{i}$	
$\bar{z}_2$	0 <sub>0</sub>	0 <sub>1</sub>	0 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_1$
$\bar{z}_2$	0 <sub>4</sub>	1 <sub>5</sub>	1 <sub>7</sub>	1 <sub>6</sub>	$z_1$
$z_2$	0 <sub>12</sub>	0 <sub>13</sub>	x <sub>15</sub>	x <sub>14</sub>	$z_1$
$z_2$	1 <sub>8</sub>	1 <sub>9</sub>	0 <sub>11</sub>	0 <sub>10</sub>	$\bar{z}_1$
	$\bar{z}_0$	$\bar{z}_0$	$z_0$	$z_0$	

$$z_2^+ = \bar{z}_2 z_1 i \vee z_2 \bar{z}_1 \bar{z}_0 \vee z_1 z_0$$

	$\bar{i}$	$i$	$i$	$\bar{i}$	
$\bar{z}_2$	0 <sub>0</sub>	0 <sub>1</sub>	1 <sub>3</sub>	1 <sub>2</sub>	$\bar{z}_1$
$\bar{z}_2$	1 <sub>4</sub>	1 <sub>5</sub>	0 <sub>7</sub>	0 <sub>6</sub>	$z_1$
$z_2$	1 <sub>12</sub>	1 <sub>13</sub>	x <sub>15</sub>	x <sub>14</sub>	$z_1$
$z_2$	0 <sub>8</sub>	0 <sub>9</sub>	0 <sub>11</sub>	0 <sub>10</sub>	$\bar{z}_1$
	$\bar{z}_0$	$\bar{z}_0$	$z_0$	$z_0$	

$$z_1^+ = z_1 \bar{z}_0 \vee \bar{z}_2 \bar{z}_1 z_0$$

	$\bar{i}$	$i$	$i$	$\bar{i}$	
$\bar{z}_2$	1 <sub>0</sub>	1 <sub>1</sub>	0 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_1$
$\bar{z}_2$	1 <sub>4</sub>	0 <sub>5</sub>	0 <sub>7</sub>	0 <sub>6</sub>	$z_1$
$z_2$	1 <sub>12</sub>	1 <sub>13</sub>	x <sub>15</sub>	x <sub>14</sub>	$z_1$
$z_2$	1 <sub>8</sub>	1 <sub>9</sub>	0 <sub>11</sub>	0 <sub>10</sub>	$\bar{z}_1$
	$\bar{z}_0$	$\bar{z}_0$	$z_0$	$z_0$	

$$z_0^+ = \bar{z}_0 \bar{i} \vee \bar{z}_1 \bar{z}_0 \vee z_2 z_1$$

## 3.2 Mapping Zähler auf Würfel

### 3.2.1 Wahrheitstabelle

Dez.	WZ.	$z_2$	$z_1$	$z_0$	$w_3$	$w_2$	$w_1$	$w_0$
0	1	0	0	0	1	1	1	0
1	2	0	0	1	1	1	0	1
2	3	0	1	0	1	1	0	0
3	4	0	1	1	1	0	0	1
4	5	1	0	0	1	0	0	0
5	6	1	0	1	0	0	0	1
6	6	1	1	0	0	0	0	1

Tabelle 3.2: Wahrheitstabelle

### 3.2.2 KV-Diagramme und vereinfachte Formeln

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	1 <sub>1</sub>	1 <sub>3</sub>	1 <sub>2</sub>	$\bar{z}_2$
1 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	0 <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_3 = \bar{z}_2 \vee \bar{z}_1 \bar{z}_0$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	1 <sub>1</sub>	0 <sub>3</sub>	1 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	0 <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_2 = \bar{z}_2 \bar{z}_0 \vee \bar{z}_2 \bar{z}_1$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
1 <sub>0</sub>	0 <sub>1</sub>	0 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	0 <sub>5</sub>	x <sub>7</sub>	0 <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_1 = \bar{z}_2 \bar{z}_1 \bar{z}_0$$

$\bar{z}_0$	$z_0$	$z_0$	$\bar{z}_0$	
0 <sub>0</sub>	1 <sub>1</sub>	1 <sub>3</sub>	0 <sub>2</sub>	$\bar{z}_2$
0 <sub>4</sub>	1 <sub>5</sub>	x <sub>7</sub>	1 <sub>6</sub>	$z_2$
$\bar{z}_1$	$\bar{z}_1$	$z_1$	$z_1$	

$$w_0 = z_0 \vee z_2 z_1$$

### 3.3 Code

```

PIN 1 = clock ;
PIN 2 = i ;

PIN 16 = z0 ; /* Pin nicht angeschlossen, fuer int. Funktion notwendig */
PIN 17 = z1 ; /* Pin nicht angeschlossen, fuer int. Funktion notwendig */
PIN 18 = z2 ; /* Pin nicht angeschlossen, fuer int. Funktion notwendig */

PIN 16 = w0 ;
PIN 17 = w1 ;
PIN 18 = w2 ;
PIN 19 = w3 ;

z2.d = !z2 & z1 & i # z2 & !z1 & !z0 # z1 & z0;
z1.d = z1 & !z0 # !z2 & !z1 & z0;
z0.d = !z0 & !i # !z1 & !z0 # z2 & z1;

w3.d = !z2 # !z1 & !z0;
w2.d = !z2 & !z0 # !z2 & !z1;
w1.d = !z2 & !z1 & !z0;
w0.d = z0 # z2 & z1;

```

### 3.4 Aufbau

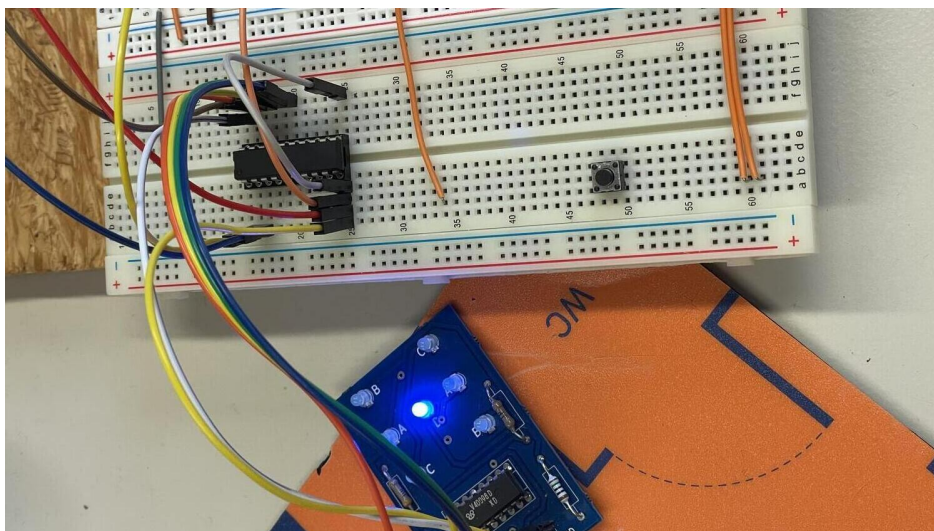


Abb. 3.1: Aufbau der Schaltung mit Gal