

Versuch V5

C405 Hardwarepraktikum II

Abnahme: 20. Januar 2025

Stand: 11. Januar 2025

Tom Mohr

Martin Ohmeyer

Inhaltsverzeichnis

1	Schaltplan	1
2	PCB Design	2

1 Schaltplan

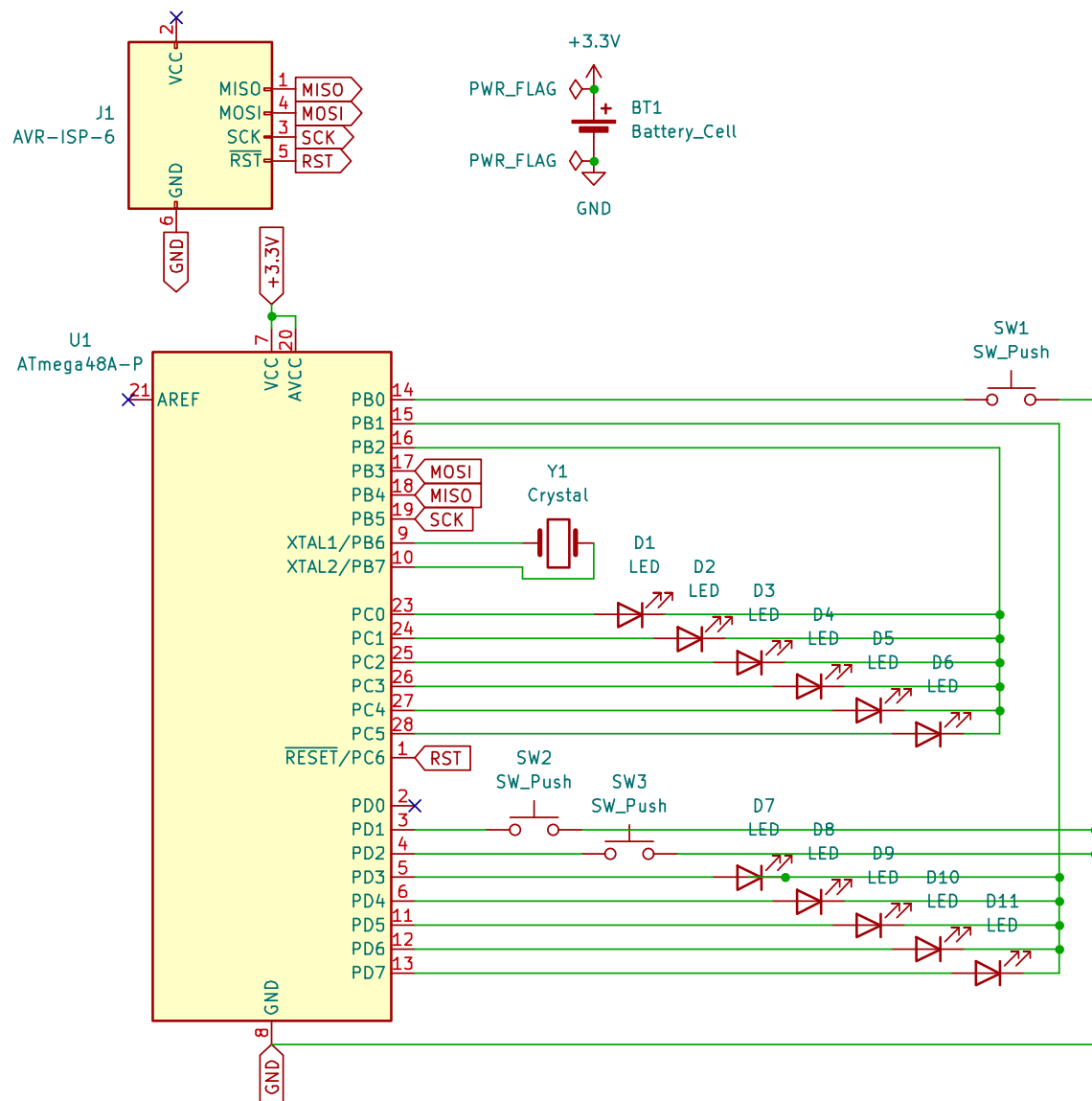


Abb. 1.1: Schaltplan

2 PCB Design

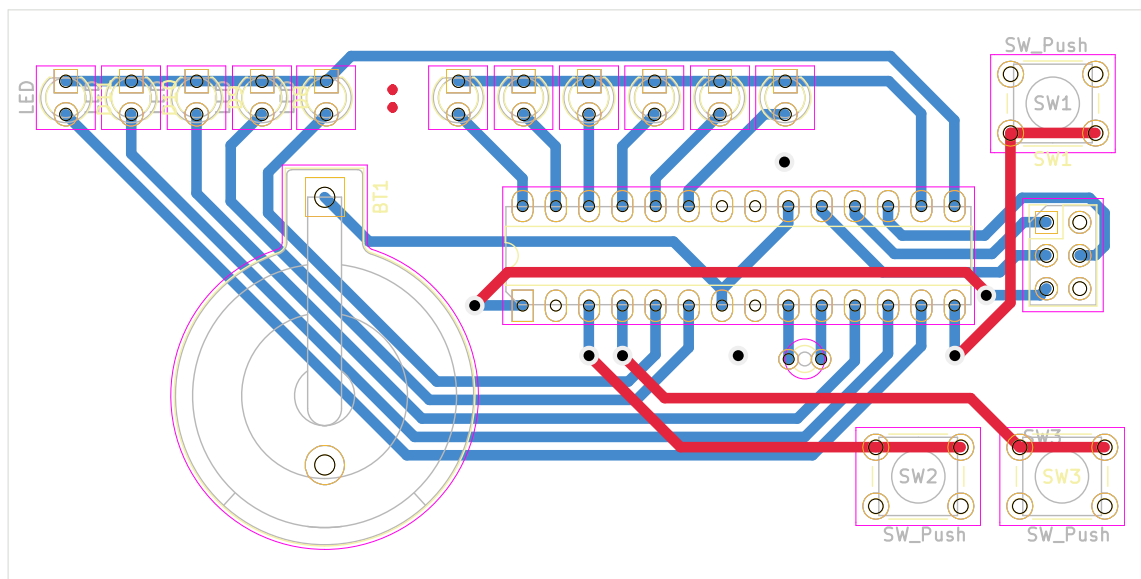


Abb. 2.1: Entwurfsansicht Leiterplatte