

# Versuch V5

C405 Hardwarepraktikum II

*Abnahme: 20. Januar 2025*

*Stand: 20. Januar 2025*

*Tom Mohr  
Martin Ohmeyer*

# **Inhaltsverzeichnis**

<b>1 Schaltplan</b>	<b>1</b>
<b>2 PCB Design</b>	<b>2</b>
<b>3 Produkt</b>	<b>3</b>

# 1 Schaltplan

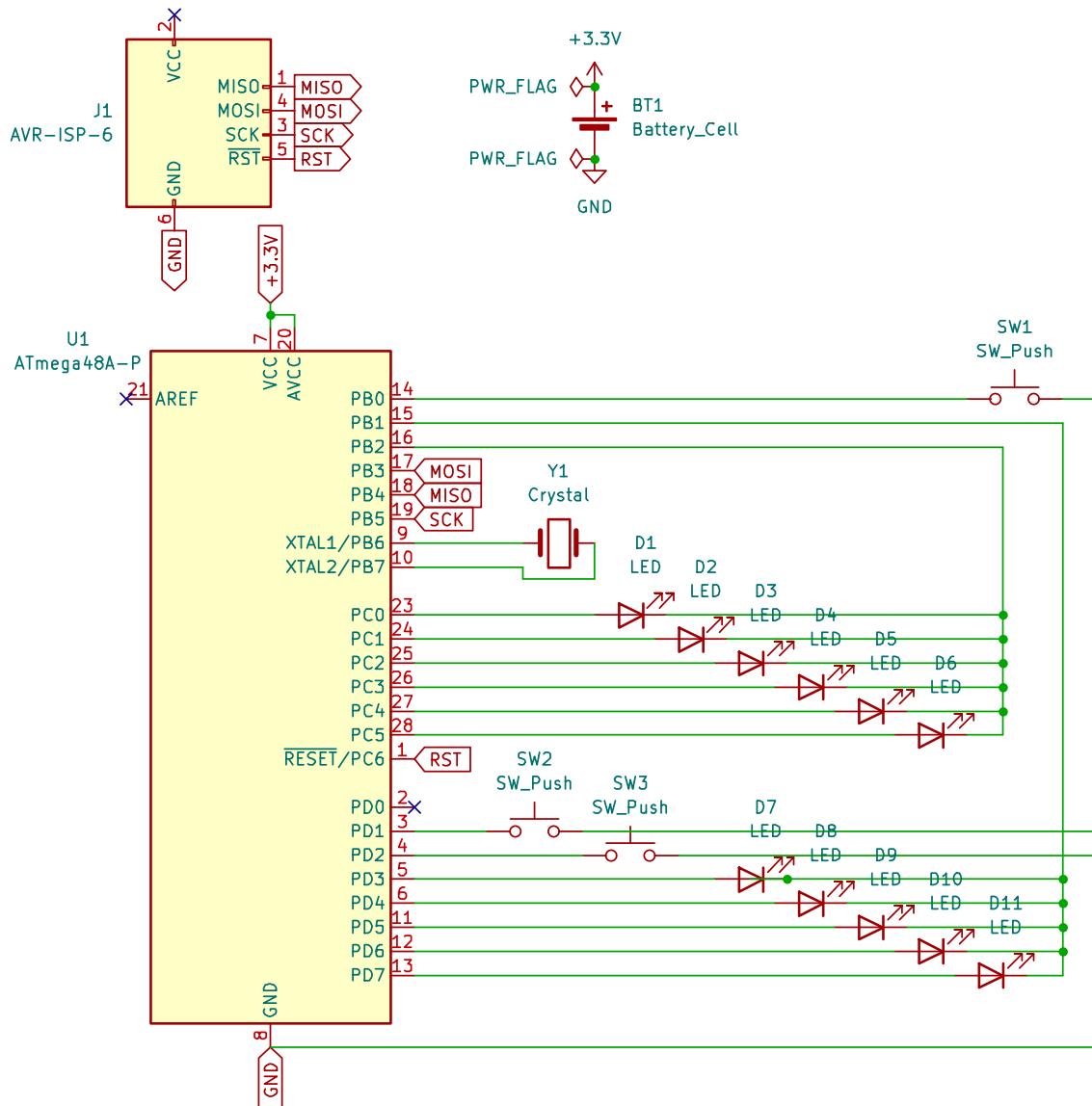


Abb. 1.1: Schaltplan

## 2 PCB Design

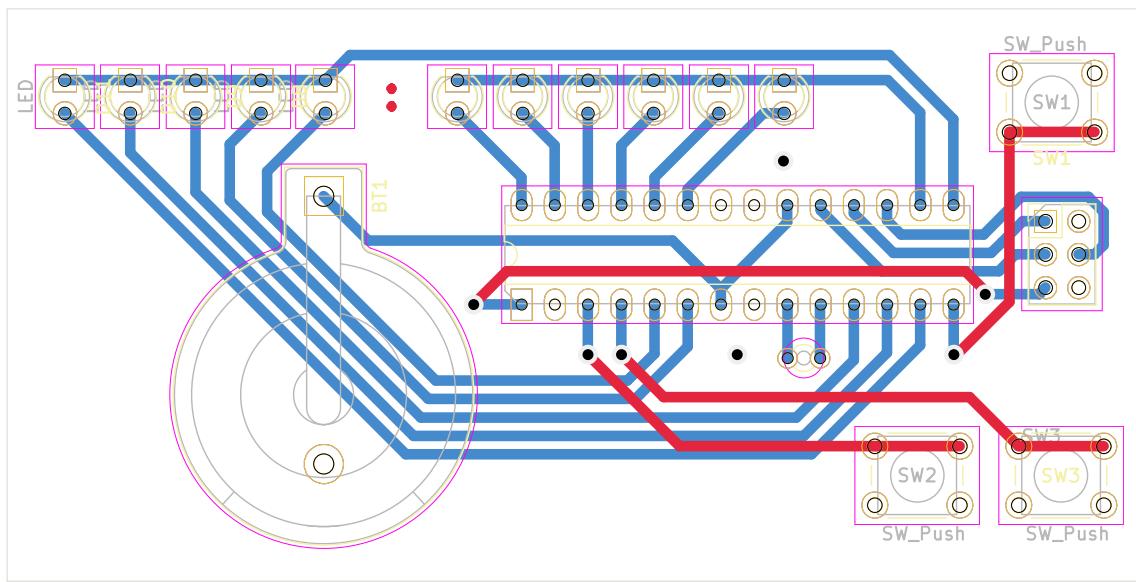


Abb. 2.1: Entwurfsansicht Leiterplatte



*3 Produkt*

# 3 Produkt



Abb. 3.1: Platine (Vorderseite)

### 3 Produkt

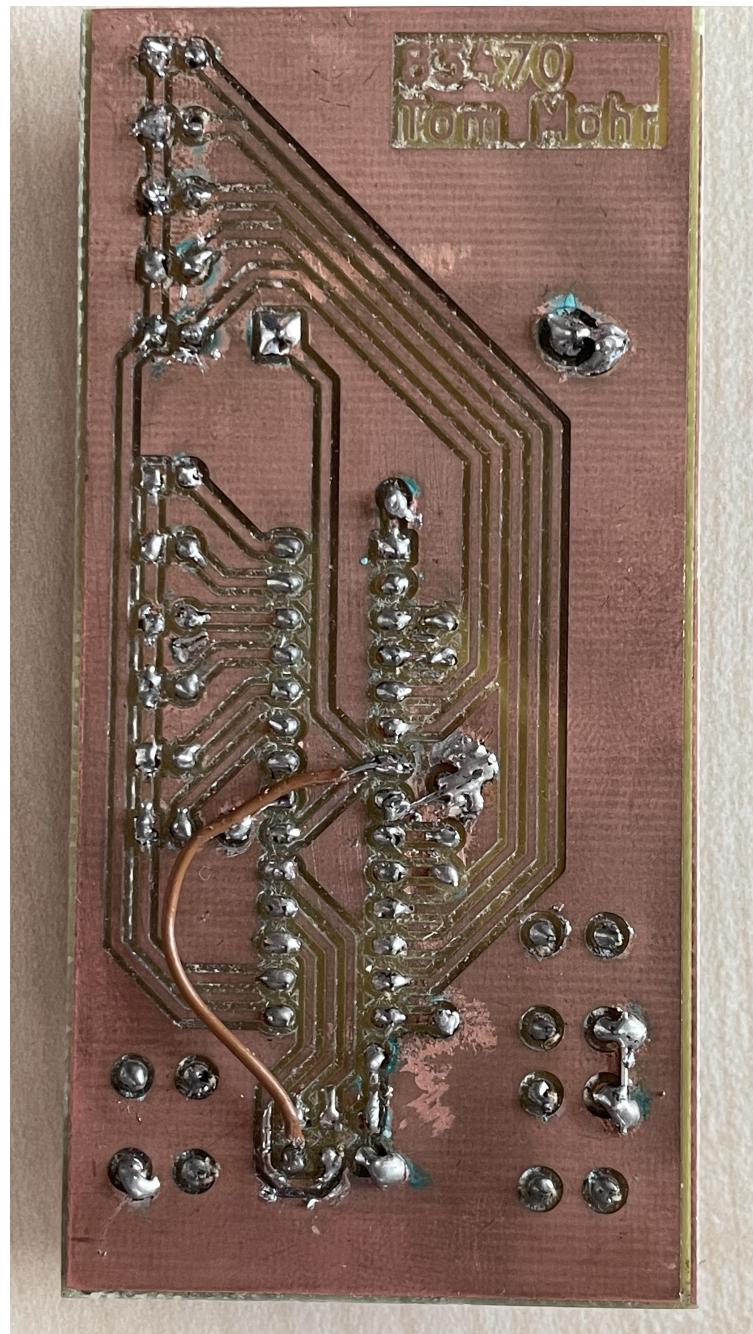


Abb. 3.2: Platine (Rückseite)