# 上半年度总结及下半年度规划

刘子贤 184668

## 下半年度计划：2019年8月-2020年2月

1. 8-11月，调研并广泛阅读近5-8年论文文献，确定毕业设计开题方向。结合华为公司项目确定开题内容。
2. 12-2月，基于既定开题内容，复现论文成果并改进个人论文成果，每周或每两周和老师或师兄、同学讨论交流，修正研究方向，并跟踪研究进度。发表申请发表小论文一篇，专利一篇。
3. 7-12月：配合佟博安排，完成相关论文文献调研研究工作，参与论文发表一篇。
4. 7-9月：强化计算机组成与接口设计的学习，使用Verilog语言和Zynq 7000开发平台，借助Vivado软件练习搭建Uart接收器、发送器，例化该模块并且使用Modelsim仿真验证。从而达到熟练使用verilog语言和vivado平台的目的。
5. 9-10月，结合可能的工程实践内容和研究内容，熟悉使用数字逻辑仿真工具VCS和数字逻辑综合工具DC。从而达到熟练掌握使用VCS工具和DC工具的能力。