**汤新月2019年下半年学习计划**

**硬性学习目标：**

1.顺利完成毕业论文开题

**为实现目标要完成的事项：**

1. 阅读一定数量相关文献
2. 学习相关理论教材，为论文理论推导部分打基础
3. 熟练运用Linux开发环境
4. 掌握验证和对比分析方法
5. 撰写相应的报告

**细化各阶段工作内容**

1. 戴博论文及他的参考文献，戴博推荐论文，GCN相关论文，有可能的创新点后找相关论文。（查阅论文的方法成熟，没什么困难）
2. 已购《集成电路静态时序分析与建模》，必要的教材需要时再加。（个人经验是在有基础的条件下，一周抽空能学完一个章节，按需完成）
3. 终端命令和工作环境配置、Vim文本编辑器、tcl/perl/shell脚本等（网上资源多，但个人零基础，学习耗时不确定，优先学习）
4. Verilog逻辑功能编写、VCS/modelsim前仿真、DC逻辑综合、PT静态时序分析、Hspice/spectre动态时序分析、milkway转化版图等（按操作手册来，熟练起来耗时长，可一直学到下学期）
5. \*操作手册编写、\*使用教程编写、调研报告、开题报告（提高打字速度最重要）

**可选学习目标**

1. 练习数字前端设计流程
2. 研究热分析、时钟分析等平行技术知识

**个人对此计划的补充评述**

在这边确实感觉每天完成的事情比以前多了，但是也明显更累了。学习作息时间还需要调整，要找到一种能保持的稳定的学习状态的安排。光靠新鲜感和热情是肯定坚持不下来的，更何况秋季学期是五六个月的长学期。一步一个脚印慢慢来，我觉得这个计划是能够全部完成的。

学习（科研更是不提了）还是要舍得投入的，开发软件要付费、教材要花钱、笔纸耗材固定开销。因为拮据，首先削减的往往是学习用的预算，其结果就是和别人判若云泥的差距。一本教材大几十块钱，但和知识的价值比起来不算什么，该买还是得买。

人不能浮躁，认真学就不能惦记着名利。到今年结束还不确定能学个什么名堂出来，就惦记着论文几篇、专利几篇，是癞蛤蟆想吃天鹅肉。又不像别人有发论文的名额，必须要有人写，我们明显现在没有这个条件。没有学成就想要成果很简单，那就是捏造、抄袭、灌水，自己掂量着就知道不能这样干。