**802.11编码解码器设计**

**1、背景**

802.11数字基带处理部分是wlan芯片设计的关键技术，phy层关键算法和关键参数的调整对无线空口性能影响较大，掌握数字基带的处理流程和关键算法可以有针对性的对无线性能进行调优。

**2、现有解决方案**

数字基带的处理流程和关键算法实现，各个芯片厂家都有自己的实现方式；

不管是哪一种实现方法，在实际应用中并没有针对各种应用场景进行针对性的调优，无法满足测试及实际应用中某些高标准的要求。

**3、问题**

请大家结合自身知识，结合wifi领域的最新成果，调研业内当前802.11编码解码器设计的研究现状和进展，以Xilinx ZC706评估板和ADRV9371射频子卡为例，构建2x2的802.11n/ac验证平台。 要求对802.11数字基带处理流程、主要算法给出设计思路。

要求：请您以Word输出整体运作方案，并将其中要点以PPT形式进行输出，在极致挑战环节进行宣讲。