**高性能低功耗异构SOC架构设计研究**

1. **背景**

随着人们对人工智能概念的不断深入研究，人工智能产品将很快的应用到人们的生产和生活当中，人们对人工智能芯片的需求量也会越来越大。人工智能芯片应用领域之广、场景之复杂，对芯片架构的设计是一项巨大的挑战。

1. **现有解决方案**

异构SOC架构与专用加速器结合是目前比较常用的解决方案，通过将特定应用场景分解成不同时间上的不同任务，再映射到不同的资源上，完成芯片架构的设计。完成上述步骤，需要先解决如下三个问题

1. 针对特定的应用场景，传统使用的芯片架构是什么样的？引入人工智能后，芯片架构需要有什么样的变化？
2. 什么样的软硬件划分既能够保证芯片架构的性能，也能给芯片预留一定的灵活性以应对协议、算法在一定范围内的演进和优化？选用什么样的处理器来满足芯片不同类型的软件功能？
3. 什么样的微架构设计，可以保证高优先级的处理器对存储的访问时延更低、效率更高？怎么样可以对低优先级的处理器进行流量控制，保证高优先级通道的流量需求？怎么样可以做到动态功耗的精细控制？
4. **问题：**

请结合你熟悉或者感兴趣的领域，谈谈该领域人工智能的应用趋势，并尝试设计一个芯片架构，同时回答上述三个问题。

要求：请您以Word输出整体运作方案，并将其中要点以PPT形式进行输出，在极致挑战环节进行宣讲。